

DIAGRAMA DE BLOQUES GENERAL DEL SISTEMA

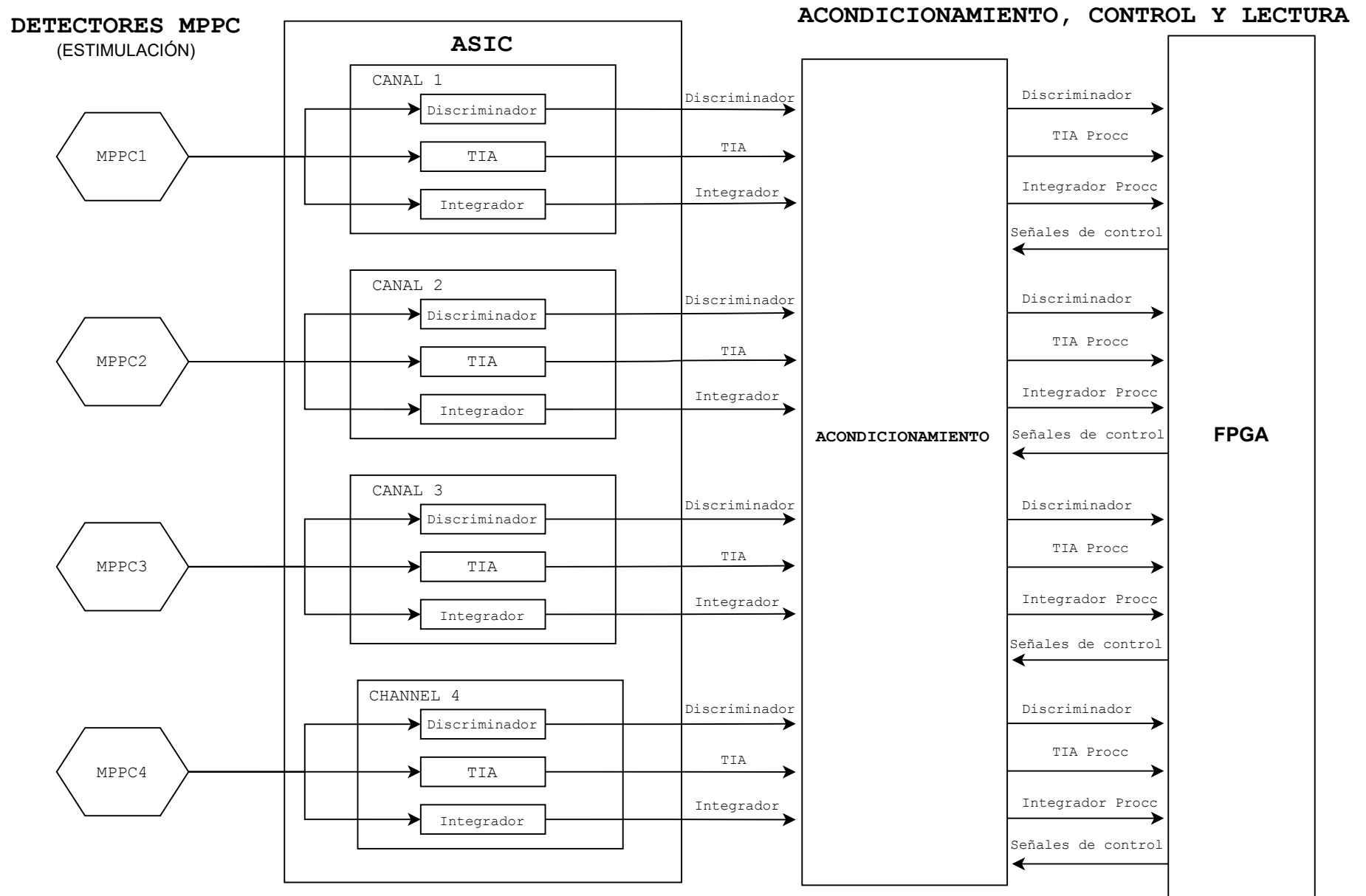


DIAGRAMA DE BLOQUES ETAPA DE ACONDICIONAMIENTO PARA LAS SALIDAS DE 1 DE LOS 4 CANALES DEL ASIC

