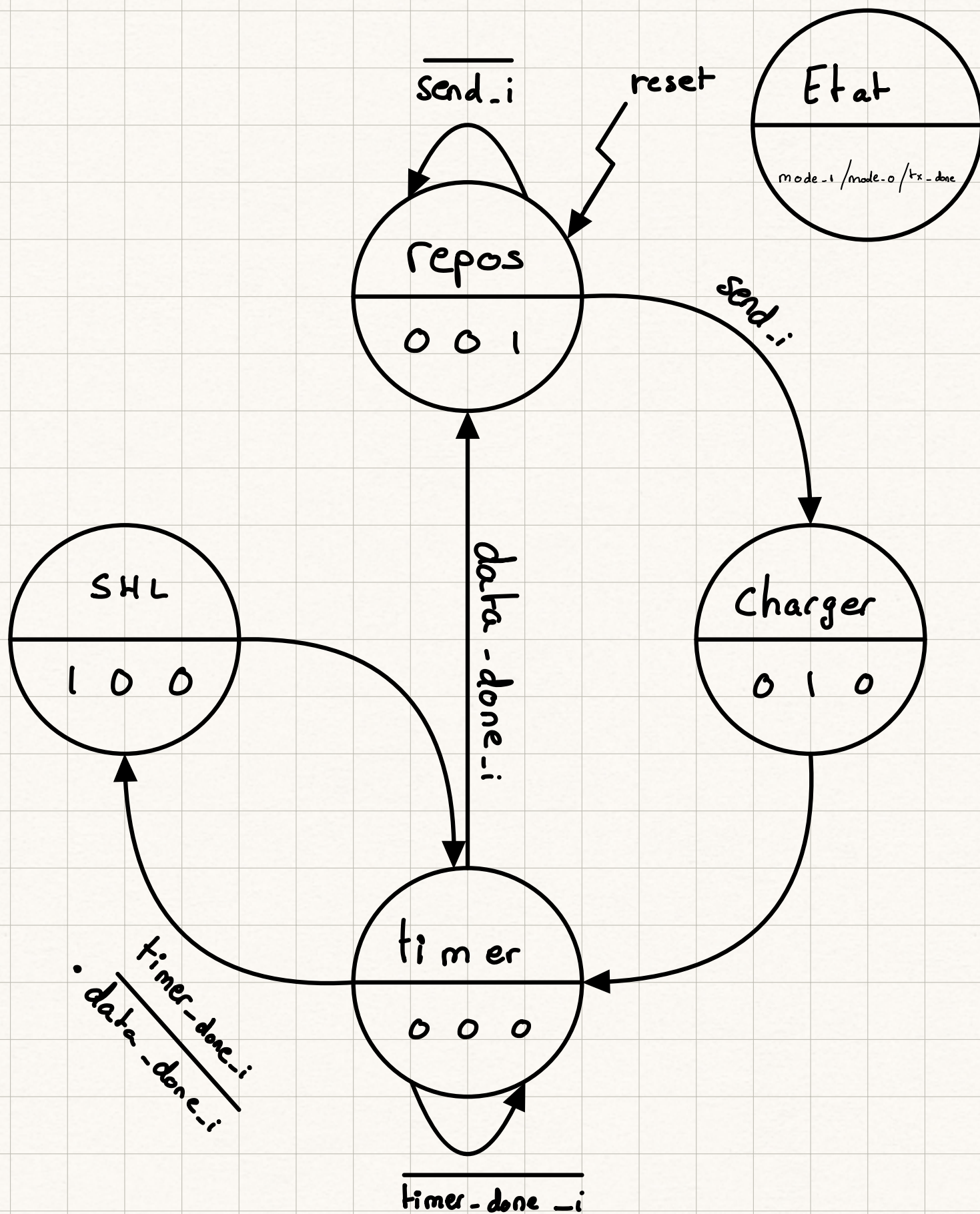


Graphe des états



sh1	timer	charger	repos	000	001	010	011	100	101	110	111	Mode-1	Mode-0	tx-done
0	0	0	1	(repos)	(repos)	(repos)	(repos)	charger	charger	charger	charger	0	0	1
0	0	1	0	timer	timer	timer	timer	timer	timer	timer	timer	0	1	0
0	1	0	0	(timer)	repos	SHL	repos	(timer)	repos	SHL	repos	0	0	0
1	0	0	0	timer	timer	timer	timer	timer	timer	timer	timer	1	0	0

Ordre des entrées: send_i / timer_done_i / data - done_i

Table des états

Equations des états futurs:

$$\cdot \text{repos}^+ = \text{repos} \cdot \overline{\text{send}_i} + \text{timer} \cdot \text{data_done}_i$$

$$\cdot \text{charger}^+ = \text{repos} \cdot \text{send}_i$$

$$\cdot \text{timer}^+ = \text{charger} + \text{timer} \cdot \overline{\text{timer_done}_i} + \text{shl}$$

$$\cdot \text{shl}^+ = \text{timer} \cdot \text{timer_done}_i \cdot \overline{\text{data_done}_i}$$

Equations des sorties:

$$\cdot \text{mode_1_0} = \text{shl}$$

$$\cdot \text{mode_0_0} = \text{charger}$$

$$\cdot \text{tx_done_0} = \text{repos}$$

Légendes couleurs équations:

● États

○ Entrées

Liste entrées/sorties MSS

Entrées	Détails
send_i	Bouton pour l'envoi des données
data_done_i	Détecte si toutes les données ont été envoyées
timer_done_i	Détecte si le timer (3124 cycles) est terminé
clk_i	Clock du circuit
reset_i	Reset du circuit (état repos)

Sorties	Détails
mode.1.0	Bit 1 de la sélection du mode
mode.0.0	Bit 0 de la sélection du mode
tx_done.0	Transmission terminée