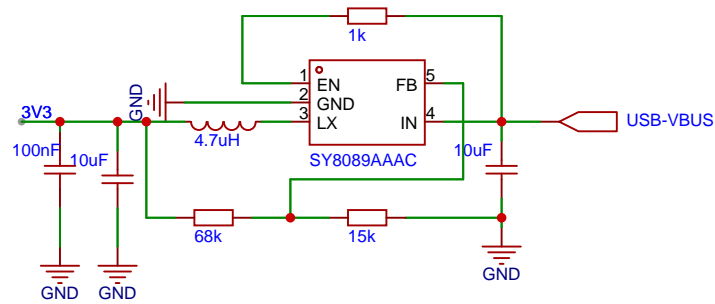
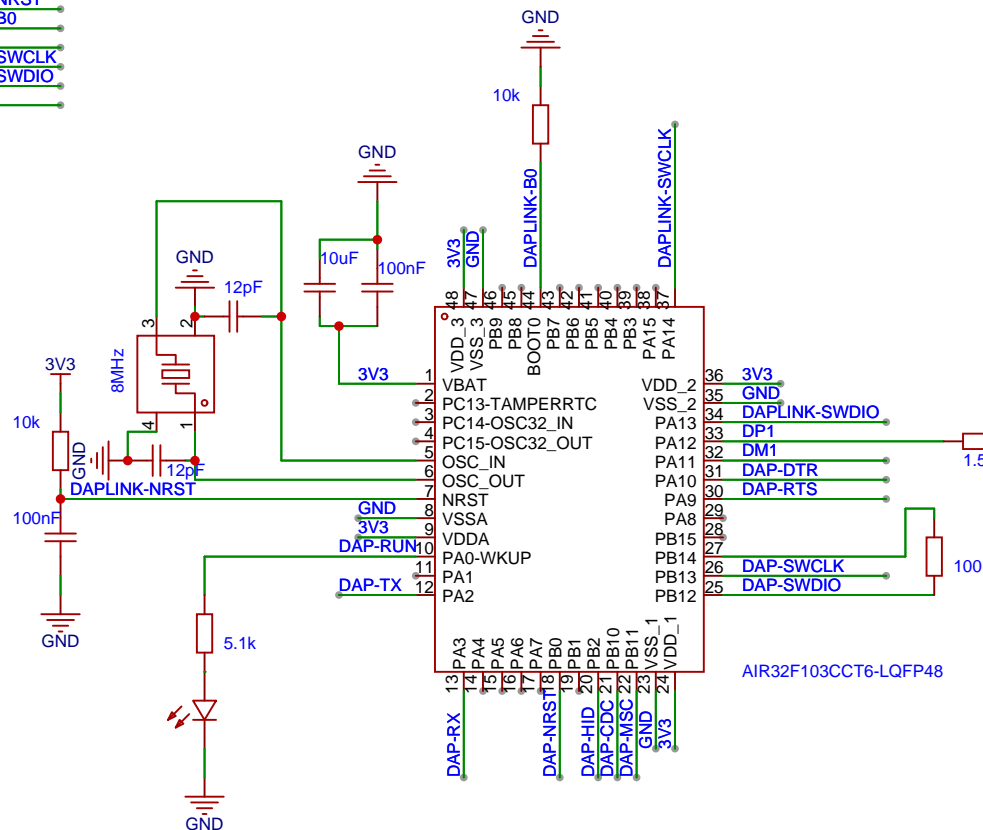
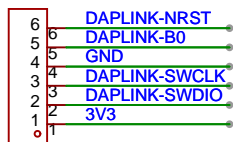


原理图	Schematic-ExtBoard-001			更新日期	2024-03-19
				创建日期	2024-03-18
图页	USBHub			物料编码	
绘制		ExtBoard-001			
审阅					
		版本	尺寸	页	1 共 5
		V1.0	A4	嘉立创EDA	



原理图	Schematic-ExtBoard-001			更新日期	2024-03-18
				创建日期	2024-03-18
图页	Power			物料编码	
绘制		ExtBoard-001			
审阅					
		版本	尺寸	页 2 共	5
嘉立创EDA		V1.0	A4	嘉立创EDA	



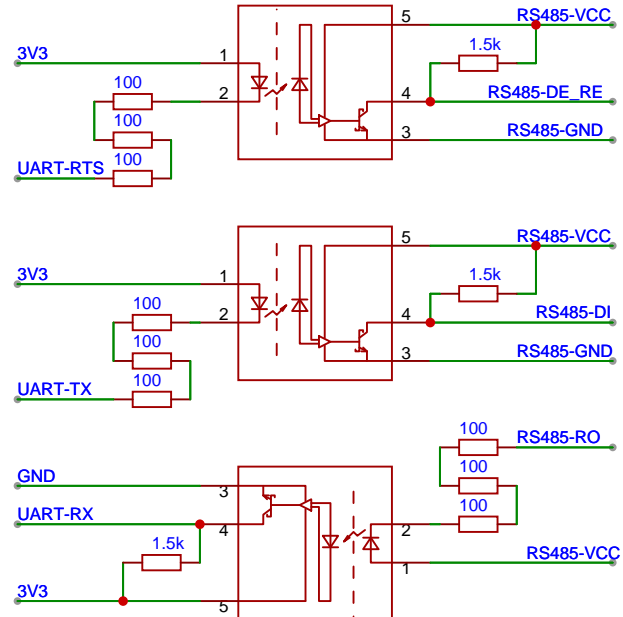
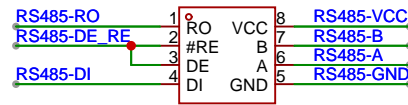
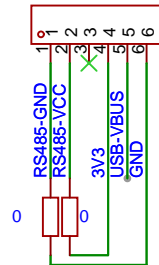
DAPLink 有4个状态指示灯，源码可以自定义
RUN状态灯 PA0
HID状态灯 PB2
CDC状态灯 PB10
MSC状态灯 PB11

引脚定义：
DAP_SWDIOPB12
DAP_SWCLK PB13
DAP_NRST PB0 DAP对外输出复位脚
DAP_TX PA2
DAP_RX PA3
DAP_RTS PA9
DAP_DTR PA10

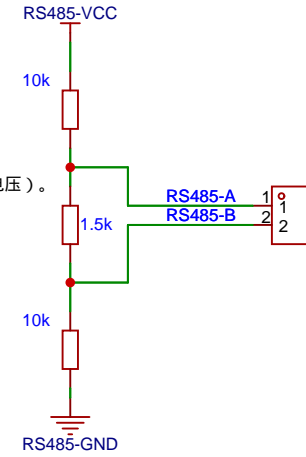
DAPLink主要有以下功能：
1.对Core进行调试(包括编程，运行监测)。
2.提供串口与Core通信。
DAPLink的程序通常不会有较大的改变。

原理图	Schematic-ExtBoard-001		更新日期	2024-04-02
			创建日期	2024-03-18
图页	DAPLink		物料编码	
绘制		ExtBoard-001		
审阅				
		版本	尺寸	页 3 共 5
嘉立创EDA		V1.0	A4	嘉立创EDA

此处放置排针，实际应当焊接隔离电源模块。
若不焊接，可选装0欧姆电阻



UART空闲状态为高电平。
故AB间应在空闲时大于200mV（判定接收1的阈值电压）。
注意：
中间的电阻并非终端电阻。
RS485首尾仍需终端电阻。



原理图	Schematic-ExtBoard-001		更新日期	2024-03-19
			创建日期	2024-03-19
图页	RS485		物料编码	
绘制	ExtBoard-001			
审阅				
	版本	尺寸	页	5 共 5
嘉立创EDA		V1.0	A4	嘉立创EDA