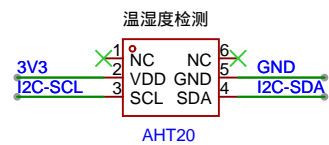
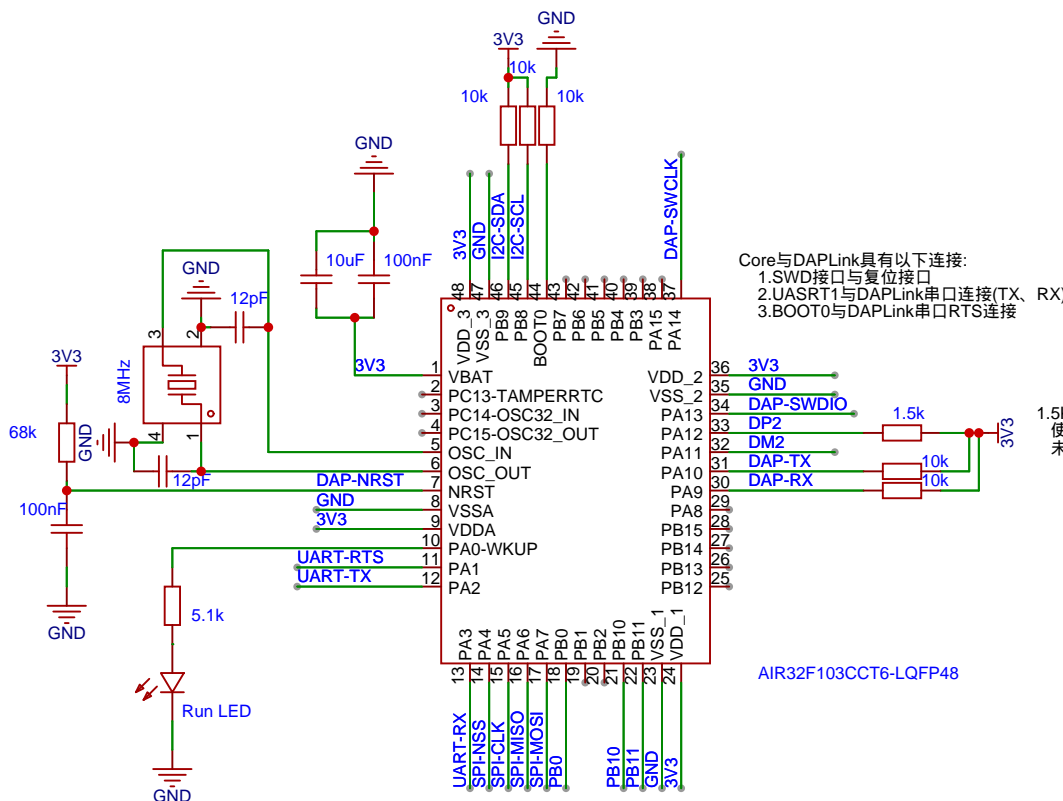
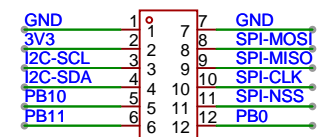


原理图	Schematic-ExtBoard-001			更新日期	2024-03-18
				创建日期	2024-03-18
图页	Power			物料编码	
绘制		ExtBoard-001			
审阅					
		版本	尺寸	页 2 共	5
		V1.0	A4	嘉立创EDA	



AHT20



顶板接口

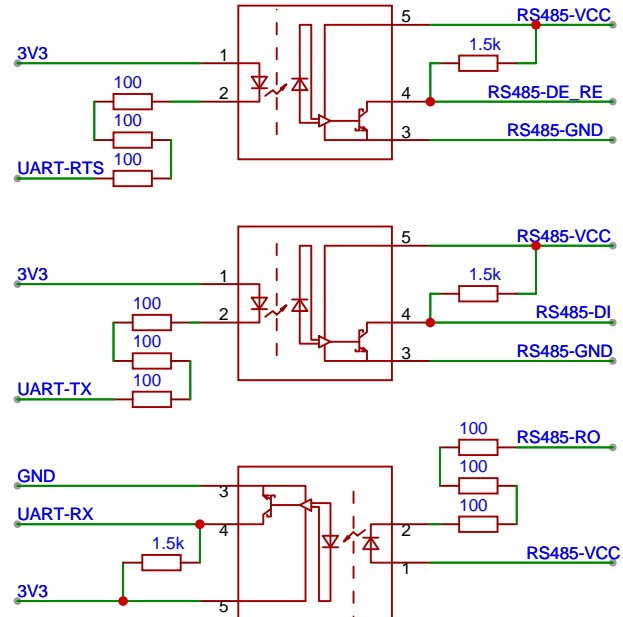
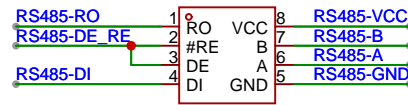
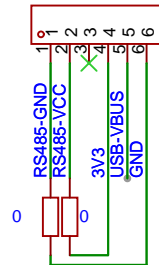
Core与DAPLink具有以下连接:
1.SWD接口与复位接口
2.UASRT1与DAPLink串口连接(TX、RX)
3.BOOT0与DAPLink串口RTS连接

1.5K电阻默认应不焊接,仅当以下情况焊接:
使用USB
未使用内部上拉电阻

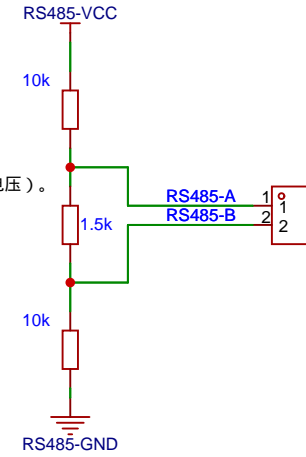
Core对外接口:
1.UART接口(半双工) UASRT2(PA1-RTS、PA2-TX、PA3-RX)

原理图	Schematic-ExtBoard-001			更新日期	2024-04-02
				创建日期	2024-03-19
图页	Core			物料编码	
绘制	ExtBoard-001				
审阅					
		版本	尺寸	页 4 共 5	
		V1.0	A4	嘉立创EDA	

此处放置排针，实际应当焊接隔离电源模块。
若不焊接，可选装0欧姆电阻



UART空闲状态为高电平。
故AB间应在空闲时大于200mV（判定接收1的阈值电压）。
注意：
中间的电阻并非终端电阻。
RS485首尾仍需终端电阻。



原理图	Schematic-ExtBoard-001		更新日期	2024-03-19
			创建日期	2024-03-19
图页	RS485		物料编码	
绘制	ExtBoard-001			
审阅				
		版本	尺寸	页 5 共 5
		V1.0	A4	嘉立创EDA