

HM-CORE

一段简单介绍

HM-CORE开源SOC硬件平台由德国Trenz Electronic进行开源原理图和PCB板图设计，HMLAB进行重设计和分发制造，并继续保持开源，以让更多人以更容易的途经接触到Xilinx ZYNQ SOC平台。板载的XC7Z010芯片集成双核ARM Cortex-A9处理器和Artix-7 FPGA逻辑资源，使其成为一款理想的轻量级科研/教育/商用平台，适合将你的智能算法移植到嵌入式智能设备上。

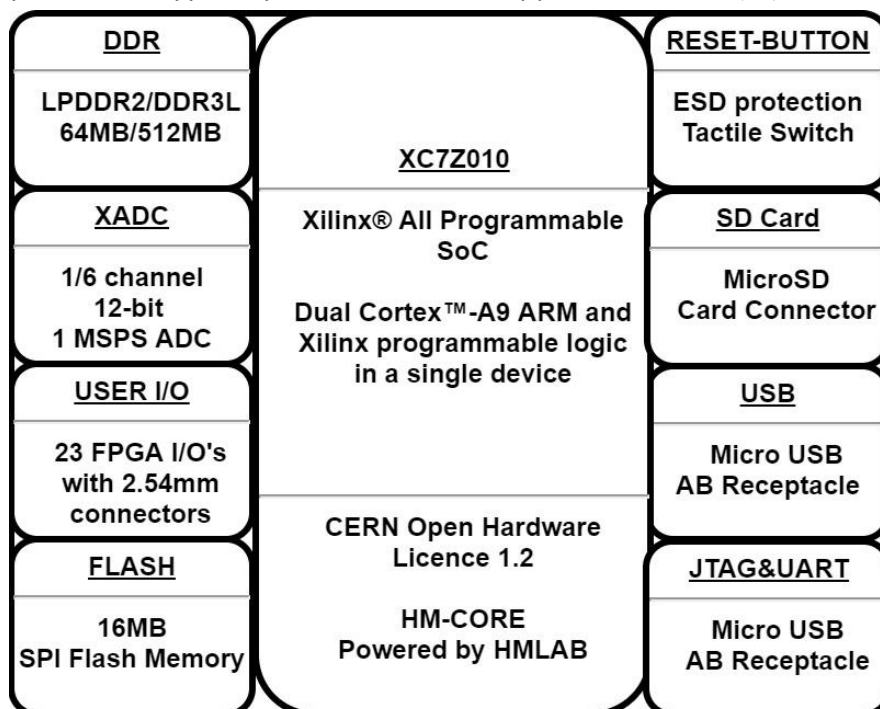
不同平台的配置

HM-CORE产品线拥有多个版本以满足不同场景的需求。

	HM-CORE-A	HM-CORE-B
SOC	XC7Z010	XC7Z010
PS	Dual-core ARM Cortex-A9 MPCore™ with CoreSight™	Dual-core ARM Cortex-A9 MPCore™ with CoreSight™
PL	Artix-7 FPGA	Artix-7 FPGA
DDR	LPDDR2 64MB	DDR3L 512MB
USB	Hi-Speed USB2.0 ULPI Transceiver	Hi-Speed USB2.0 ULPI Transceiver
SD	MicroSD Card socket	MicroSD Card socket
FLASH	SPI Flash Memory 16MB	SPI Flash Memory 16MB
JTAG	On-board USB JTAG	On-board USB JTAG
I/O	23 FPGA I/O's available on board-to-board connectors	23 FPGA I/O's available on board-to-board connectors
UART	On-board USB UART	On-board USB UART
SIZE	50.80mm x 68.58mm	50.80mm x 68.58mm
LICENCE	CERN Open Hardware Licence 1.2	CERN Open Hardware Licence 1.2

了解你的板卡资源

HM-CORE开源SOC硬件平台采用Arduino外形结构，板载Zynq-7010芯片、64/512MB DDR内存芯片、16MB固态FLASH配置芯片、MicroSD卡插槽、MicroUSB OTG接口、板载JTAG调试器和UART接口、微型复位键、LED指示灯和通过2.54mm接插件引出的23个用户I/O引脚。



应用到不同场景

IP和智能相机	汽车驾驶员辅助，驾驶员信息和信息娱乐
加密货币算法加解密	工业电机控制，工业网络
图像视频处理、无人驾驶、嵌入式视觉	广播相机
智能音箱热词响应	医疗诊断和成像
深度神经网络、机器学习、人工智能	LTE无线电和基带

立即开始你的设计



现在获取你的HM-CORE开发套件

登陆网址: www.hm-lab.com/hm-core 获取更多信息

For more information, please visit: www.hm-lab.com/hm-core