

```

initial begin
    mem[0] = 32'h00310093; // ADDI x1, x2, 3
    mem[1] = 32'hFFD28113; // ADDI x2, x5, -3 (SUBI 흉내)
    mem[2] = 32'h00944493; // XORI x9, x8, 9
    mem[3] = 32'h00C5A513; // ORI x10, x11, 12
    mem[4] = 32'h00F6C613; // ANDI x12, x13, 15
    mem[5] = 32'h00311013; // SLLI x0, x2, 3
    mem[6] = 32'h00315013; // SRLI x0, x2, 3
    mem[7] = 32'h40315013; // SRAI x0, x2, 3
    mem[8] = 32'h00312013; // SLTI x0, x2, 3
    mem[9] = 32'h00313013; // SLTIU x0, x2, 3
end

```

