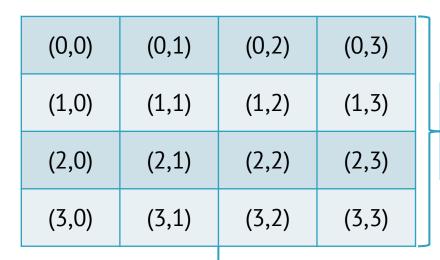


Оптимизация алгоритмов с использованием OpenMP

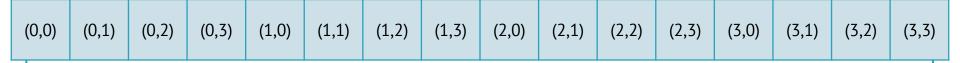
Эдуард Храмченков

- Основная память медленная
- Часть данных которые требуются программе попадают в кэш
- Если данных нет в кэше, программа обращается в основную память (cache miss – промах мимо кэша)
- Данные размещаются в кэше кусками, которые называются блоками
- Каждый блок занимает одну строку кэша

- Необходимо по возможности минимизировать число промахов
- Как правило нет возможности управлять тем, какие данные попадут в кэш
- Используемые данные должны максимально попадать в кэш
- Пример в С/С++ 2-мерные массивы хранятся в памяти последовательно по рядам



Логическое размещение данных



Физическое размещение данных

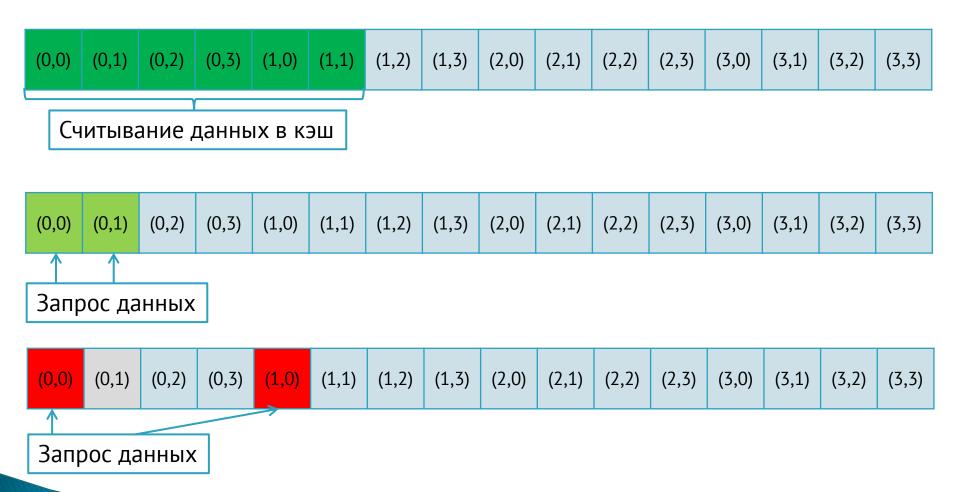


- Если программа обращается к элементу (0, 0)
 в кэш попадет целая строка массива
- Доступ к элементам массива необходимо осуществлять построчно, а не столбцами

- Если программа обращается к элементу (0, 0)
 в кэш попадет целая строка массива
- Доступ к элементам массива необходимо осуществлять построчно, а не столбцами

```
for (int i=0; i<n; i++)
    for (int j=0; j<n; j++)
        sum+=a[i][j];</pre>
```

```
for (int j=0; j<n; j++)
    for (int i=0; i<n; i++)
        sum+=a[i][j];</pre>
```





- В С/С++ использовать многомерные массивы/векторы невыгодно с точки зрения производительности (или boost/eigen/etc)
- 2- и 3-мерные массивы разворачиваются в одномерные, где элементы соотносятся как: $a[i][j] = \bar{a}[i*N_x+j]$

$$a[i][j][k] = \bar{a}[i * N_x + j * N_y + k]$$

- Переупорядочивание цикла помогает улучшить паттерн доступа к памяти
- Переупорядочивание не должно изменять порядок доступа к одному и тому же месту в памяти
- Переупорядочивание способно также улучшить порядок выполнения команд на конвейере процессора и увеличить параллельные регионы

- Слияние циклов объединение нескольких циклов в один для снижения издержек и увеличения вычислений на итерацию
- Слияние не должно изменять порядок доступа к одному и тому же месту памяти
- Иногда необходимо изменение кода итерации объединенного цикла для обеспечения корректности вычислений

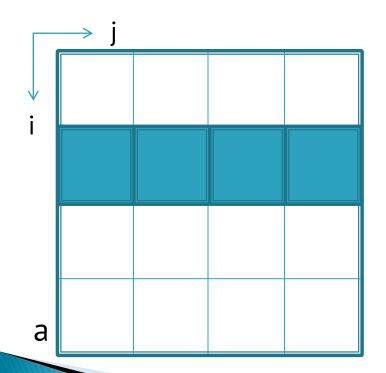
```
for (int i=0; i<n; i++)
{
     a[i] = b[i] * 2;
     c[i] = a[i] + 2;
     x[i] = 2 * x[i];
}</pre>
```

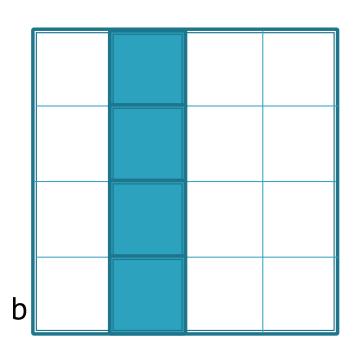
- Разделение цикла операция по разбиению итерации цикла на несколько итераций в разных циклах
- Полезна в случаях если данные итераций не умещаются в кэш или если разные части итерации требуют разной оптимизации
- Пример переупорядочивание исходного цикла невозможно из-за с[i]

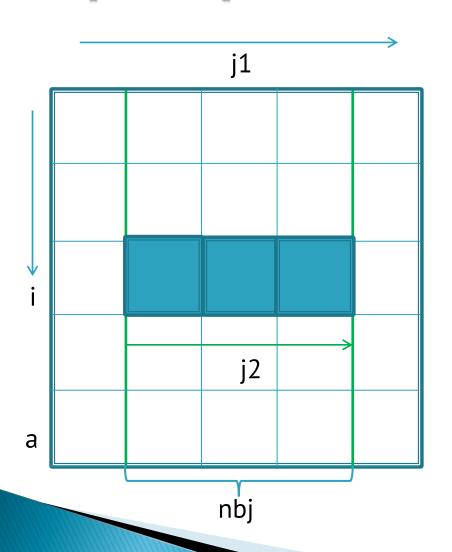
```
for (int i=0; i<n; i++)
           c[i] = exp(i/n);
           for (int j=0; j<m; j++)
                     a[j][i] = b[j][i] + d[j] * c[i];
for (int i=0; i<n; i++)
           c[i] = exp(i/n);
for (int j=0; j<m; j++)
           for (int i=0; i<n; i++)
                      a[j][i] = b[j][i] + d[j] * c[i];
```

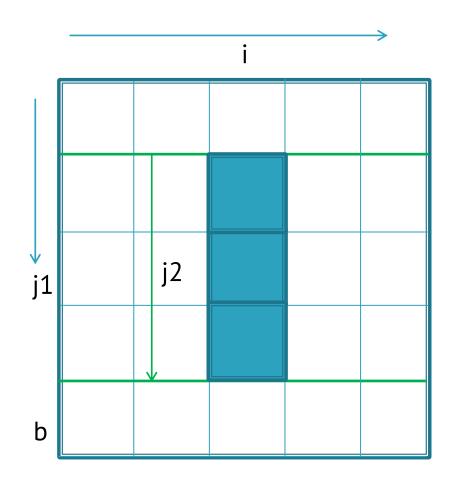
- Разбиение на блоки эффективная техника для подгонки данных цикла под попадание в кэш
- Применима в случаях когда данные имеют слишком большой объем, когда паттерн доступа к памяти неэффективен, когда итерации цикла зависят друг от друга
- Заменяет исходный цикл на несколько, обрабатывающих каждый свои данные

 Транспонирование матрицы – плохой паттерн доступа к памяти у матрицы b





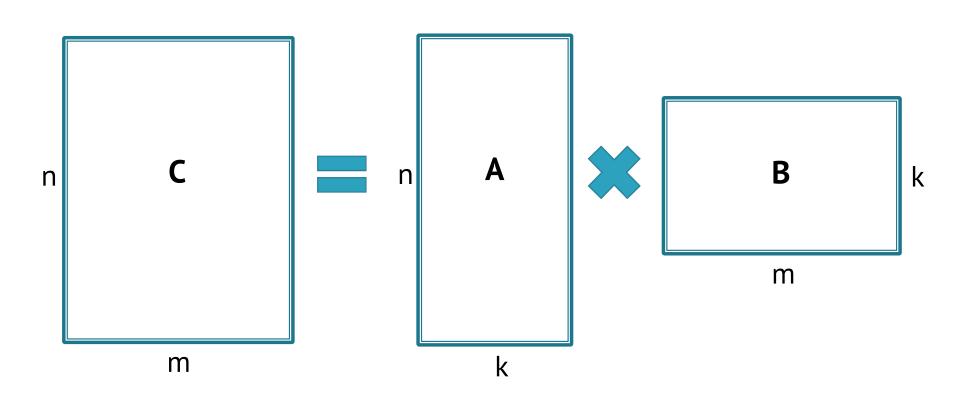




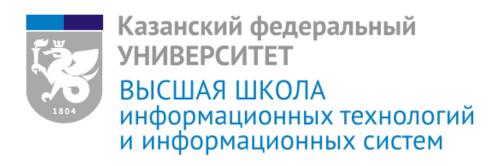


 Перемножение двух матриц – часто используемая операция линейной алгебры

$$c_{i,j} = \sum_{k=0}^{n-1} a_{i,k} * b_{k,j}$$



- Блочный алгоритм перемножение матриц с помощью перемножения подматриц, с целью уместить данные в кэш
- Транспонирование матрицы b перед умножением, чтобы улучшить паттерн доступа к памяти



Вопросы

ekhramch@kpfu.ru