Legge Ingressi:

Out

| | •• | | | | | | | | | | | | | | | | | | | | | |
|----|----|---|----|----|----|----|----|----|-----|-----|-----|-----|----|----|-----|----|----|----|----|----|----|----|
| 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | 17 | 18 | 19 | 20 | 21 | 22 | 23 |
| 02 | 01 | L | 00 | M1 | M2 | M3 | M4 | 00 | MC1 | MC2 | MC3 | MC4 | 01 | 01 | CRC | | | | | | | |

Mx= Parte matricola CPU

Mix=Parte matricola I/O

Risp.:

| 1 (10 | ٧ | | | | | | | | | | | | | | | | | | | | | |
|-------|----|---|----|-----|-----|-----|-----|----|----|----|----|----|----|-----|----|----|----|----|----|----|----|----|
| 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | 17 | 18 | 19 | 20 | 21 | 22 | 23 |
| 02 | 01 | L | 00 | MC1 | MC2 | MC3 | MC4 | M1 | M2 | М3 | M4 | 01 | XX | CRC | | | | | | | | |

XX=valore stato ingressi binario 8bit 01=Ingresso 1 ON 02=ingresso 2 ON 03=ingressi 1 e 2 ON 04=ingresso 3 ON...

Legge Uscite:

Ou

| Out | | | | | | | | | | | | | | | | | | | | | | |
|-----|----|---|----|----|----|----|----|----|-----|-----|-----|-----|----|----|-----|----|----|----|----|----|----|----|
| 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | 17 | 18 | 19 | 20 | 21 | 22 | 23 |
| 02 | 01 | L | 00 | M1 | M2 | M3 | M4 | 00 | MC1 | MC2 | MC3 | MC4 | 01 | 02 | CRC | | | | | | | |

MCx= Parte matricola CPU

Mx=Parte matricola I/O

Risp.:

| | ۲ | | | | | | | | | | | | | | | | | | | | | |
|----|----|---|----|-----|-----|-----|-----|----|----|----|----|----|----|-----|----|----|----|----|----|----|----|----|
| 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | 17 | 18 | 19 | 20 | 21 | 22 | 23 |
| 02 | 01 | L | 00 | MC1 | MC2 | MC3 | MC4 | M1 | M2 | М3 | M4 | 01 | XX | CRC | | | | | | | | |

XX=valore stato uscite binario 8bit 01= uscite 1 ON 02= uscite 2 ON 03= uscite 1 e 2 ON 04= uscite 3 ON...

Imposta Uscite singolo impulso:

Out

| Out | | | | | | | | | | | | | | | | | | | | | | |
|-----|----|---|----|----|----|----|----|----|-----|-----|-----|-----|----|----|----|----|----|-----|----|----|----|----|
| 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | 17 | 18 | 19 | 20 | 21 | 22 | 23 |
| 02 | 01 | L | 00 | M1 | M2 | M3 | M4 | 00 | MC1 | MC2 | MC3 | MC4 | 02 | 02 | NN | P1 | P2 | CRC | | | | |

MCx= Parte matricola CPU

Mx=Parte matricola I/O

NN= valore stato uscite binario 8bit 01= uscite 1 ON 02= uscite 2 ON 03= uscite 1 e 2 ON 04= uscite 3 ON...

P1 = parte alta, P2 = parte bassa (valore tempo = P1 * 256 + P2)

Risp.:

| | - | | | | | | | | | | | | | | | | | | | | | |
|----|----|---|----|-----|-----|-----|-----|----|----|----|----|----|----|-----|----|----|----|----|----|----|----|----|
| 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | 17 | 18 | 19 | 20 | 21 | 22 | 23 |
| 02 | 01 | L | 00 | MC1 | MC2 | MC3 | MC4 | M1 | M2 | М3 | M4 | 02 | XX | CRC | | | | | | | | |

XX=valore stato uscite binario 8bit 01= uscite 1 ON 02= uscite 2 ON 03= uscite 1 e 2 ON 04= uscite 3 ON...

Imposta Uscite multi impulso:

Out:

| - | | | | | | | | | | | | | | | | | | | | | | | |
|----|---|----|---|----|----|----|----|----|-----|-----|-----|-----|----|----|----|----|----|----|----|----|-----|----|----|
| 1 | | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | 17 | 18 | 19 | 20 | 21 | 22 | 23 |
| 02 | 2 | 01 | L | 00 | M1 | M2 | М3 | M4 | MC1 | MC2 | MC3 | MC4 | 02 | 03 | NN | NI | P1 | P2 | p1 | p2 | CRC | | |

MCx= Parte matricola CPU

Mx=Parte matricola I/O

NN= valore stato uscite binario 8bit 01= uscite 1 ON 02= uscite 2 ON 03= uscite 1 e 2 ON 04= uscite 3 ON...

NI= valore di impulsi da dare (se in configurazione è = 0 faccio sempore n.ro 1 impulsi)

P1 = parte alta, P2 = parte bassa (valore tempo = P1 * 256 + P2)

p1 = parte alta, p2 = parte bassa (valore tempo pausa = p1 * 256 + p2)

Risp.:

| 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | 17 | 18 | 19 | 20 | 21 | 22 | 23 |
|----|----|---|----|-----|-----|-----|-----|----|----|----|----|----|----|-----|----|----|----|----|----|----|----|----|
| 02 | 01 | L | 00 | MC1 | MC2 | MC3 | MC4 | M1 | M2 | М3 | M4 | 02 | XX | CRC | | | | | | | | |

XX=valore stato uscite binario 8bit 01= uscite 1 ON 02= uscite 2 ON 03= uscite 1 e 2 ON 04= uscite 3 ON...

Scrive Led Tasti legge Tasto premuto:

Out:

| 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | 17 | 18 | 19 | 20 | 21 | 22 | 23 |
|----|----|---|----|----|----|----|----|-----|-----|-----|-----|----|----|----|----|----|----|-----|----|----|----|----|
| 02 | 01 | L | 00 | M1 | M2 | M3 | M4 | MC1 | MC2 | MC3 | MC4 | 02 | 04 | AA | BB | CC | DD | CRC | | | | |

Mx= Parte matricola CPU

Mix=Parte matricola I/O

AA=blocco da 1 a 8 tasti led Verde (libero) es: 01 tasto 1 02 Tasto 2 04 tasto 2....

CC= blocco da 1 a 8 tasti led Rosso (occupato)

BB= blocco da 9 a 16 tasti led Verde (libero)

DD= blocco da 9 a 16 tasti led Verde (occupato)

Risp.:

| | -p | | | | | | | | | | | | | | | | | | | | | |
|----|----|---|----|-----|-----|-----|-----|----|----|----|----|----|----|-----|----|----|----|----|----|----|----|----|
| 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | 17 | 18 | 19 | 20 | 21 | 22 | 23 |
| 02 | 01 | L | 00 | MC1 | MC2 | MC3 | MC4 | M1 | M2 | M3 | M4 | 00 | NN | CRC | | | | | | | | |

NN=valore tasto

Imposta Tastiera a zero:

Out:

| Ou | ٠. | | | | | | | | | | | | | | | | | | | | | |
|----|----|---|----|----|----|----|----|-----|-----|-----|-----|----|----|----|----|----|----|-----|----|----|----|----|
| 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | 17 | 18 | 19 | 20 | 21 | 22 | 23 |
| 02 | 01 | L | 00 | M1 | M2 | M3 | M4 | MC1 | MC2 | MC3 | MC4 | 02 | 04 | 00 | 00 | 00 | 00 | CRC | | | | |

Mx= Parte matricola CPU

Mix=Parte matricola I/O

Risp.:

| 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | 17 | 18 | 19 | 20 | 21 | 22 | 23 |
|----|----|---|----|-----|-----|-----|-----|----|----|----|----|----|----|-----|----|----|----|----|----|----|----|----|
| 02 | 01 | L | 00 | MC1 | MC2 | MC3 | MC4 | M1 | M2 | М3 | M4 | 00 | 00 | CRC | | | | | | | | |