软件工程 专业 22 届 4 班 姓名 胡峻讳第 组 同组人员 _____ _ 课程名称计算机组成原理实验实验名称门电路逻辑功能及参数到试实验实验日期 2023 年 9 月 21 日 [实验目的] 1. 熟悉数字逻辑实验未统的使用方法· 2. 掌握集成电路芯片的实验提线方法 3. 学提门电路的逻辑功能并进行电压参数测试 [实验设备] 1.数字逻辑实验系统 3. 集成电路芯片 *接地 GND ②74LS86-2输入端四异或门 技也Vec GND与接地

		专业	届_		1	姓名_		第	<u></u> źI	1 6	组人员。				
课程之	名称			实验	金名称						_ 实验	日期_	年_	月_	日
<u> </u>	4LS0.	2 - 2	2 输)	へ端!	 四或才	丰门									
18年 / ← 18年	- 14	13	/2	11	/0	9	8								
			E	igg	t	7	}								
)					<u>, , , , , , , , , , , , , , , , , , , </u>									
			1	F											
		1 2	3	4	-	6	7	,						-	
	<u> </u>					٠	GN	D >t	 養地						
<u> </u>	1 LS0	4 -	六反ス	祖器											
	Vcc	Al '	Y 6	As)	ls A	4	Y#								
技行V T	14	13	/2	n	10	9	8			1 1		-			
_		-Do-		-bo		_ 	_		-	E 1	The state of	17	ь.		
-				-	<u> </u>							-			
						Į!	3	12	1	,		-			
	1	2	3	4	2	6	7	超	te						
1	A	Υ, ,	Å	Ý. A	b	ſs	GND					1 ,			
3.万	用表			E' .		1 × 2		1.5	÷.					1	
[实验	原搜	2]													
		是程电		Till settal, a					100						
担金3															
		本组							•	,					
		2選輯						_					-		
电影	全外从	与门	.或i、	.利疗	」三す		13	哈们	将列车	う非门	(或非)	了.专或	非门子		

	 专	业/	虽班	姓名	3	21	1 同组人	- 页			
课程》	名称		实验	名称			ý	验日期_	年	月_	日
[玄弘	6内容]	er saleta en estado de Sentido				ATT TOTAL					
1.741	S00型	与非门	逻辑功	能测试							
				满A.B输入	(信号,)	H"	或"1"表	示抗入	高电平		
	"L" 或"										
				门输出状态	总。žLE	D亮N	寸,表示;	T输出扩	态消		
•				大态为"o"	•					14	
				能是否正在	À						7
	15-15-2		, ,								
	A			\ Y	選	洋表达	式: Y=	$\overline{A \cdot B}$. 39
	В			,	- 11		H 7 H 7		2 10		
		•	4LS00	-	t Kandan	a	- J.	es eav			
	139	ヤ	非门		. 1.	or of	TEM			* 31	
	与非门:	输入输	出电平关	 系		与非i.]逻辑证	施表			
		输λB	1				输入B				
	0	0				0	0	1	8 2		
	0	1	ign Ling	lege e Nove	, 4	0	-1	1	¥1 - r - u		
	1 -	0	1	8	4 Å 1	1 -	0	/			
	1	1	0	1		1	1	0		*	-
										j.	+6
J. 741	.S86-헬-	弄成门边	罗辑功 角	 E测试	- * .						
				\$A.B输入了	岩,用"	H ["] 或	"1"表示:)平,		, 1
	"L"或				,						
				门输出状	杰当L	ED序	财.款;	7翰出状	态为"」"		
				状态为"0			12	W. I. I.			
-				能是否正在		* 1 \$,			4, .
- V.	10/1-14		/ / //	10 - 0 - /-							

	_专业	届	_班 姓名_	第	组目	组人员_			-
课程名称_			实验名称			_ 实验日	期	_年_	_ A E
A -	<u> </u>	\rightarrow	_ Y 選	辑裁式:	Y=A⊕E	8 = AB+	ĀB		
		386	· .		<u> </u>		· ·		
- 1 - 1	弄或	<u>i] </u>	·	. ,					
	新 入. 新	太电平关系		异或1]選輯功	施表			
输入A	输入B	输出Y		输入A	输入B	输出了			
0	0	0		0	0	0			
0	1	=: , 1 ,		0	1	1			
	0	1		/	0	/			1
/	. /	0		1	1	0			,
·						-			
3. 74 LSO2	型或非	门逻辑	动能测试		5 2 2			- 1	
(1)用逻辑(包平开关?	给门输	(端A·B揃入1	言号,同"H"	或"1"表	示输 众喜	炮平,)	7	
<u>"」" </u>								Ť	
(2)用发光	二极管((LED)星	示门输出状态	s。当LED亮	H,标i	了输出	<u>表为"</u> 1	";	
当 LED)	灰时,表	示门输出	t状态力"0″		4				
(3)将结果	填入表1	中,判断	功能是否正	确					; ·
- A 								_	
В)	<u> </u>	逻	辑表达式:	Y= A+	·B			
7	41502					år,		, ,	
	排门		· ·						
		<u>.</u>				ė	_ % 's		
	1	1 g1 1 1	T S						

		= <u>4k</u>	店	姓名	第.	组	同组人	1	-	and annual contract to the last
课程	名称		实马	会名称			实验	金日期	年_	月
	或非门	输入输出	比平关系		或非正	逻辑证	放能表			
		输入B	,		新人A	新人B	输出了			
	0	0	1		0	0	/			
	0	: 1:	0		0	1	0			
	1	0	0		1	0	0			
	1	1.	0		1	1	0			
					* , 1	1 100	3 2			
4.7	4LS04.3	反相器	逻辑功	能测试		- S = 185	in the second			
				A输入信号	,用"H"或	"1"表示	新酒	坪,用"L"	"或"。	1.00
	示輸入							•		
(4) 月	发光二百	极管(LE	D)显示i]输出状态。	当LEDA	亳时,表	示门输出	忧态为	",";	
	LED灭	时,表示	门输出	大态为"o"						
		. •		功能是否正	确					,
						. 1 .	À			
A	ر ا	<u>></u> —	-Y	逻辑	表达式:	Y= Ã				
	非			11 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1		ing the second	1		1	h
	相器输	入. 輸出	种关系		非门边	罗辑功	能表			,
	输入A	输出	Y		输入户	输给	λΥ.			
	0	1		_	0		/			
	1	0		r ', , ,	1	() 1	-	-1	
										,
<u>5. j</u>]电压]	传输特	性测试	1						
选	年-组艺	排门按	国所示:	接线,每给	这一个输	入电压	通过电	压测量证	刚出	
相	交的输出	机电压,	净测得	的数据填入	下表中,	根据所	例数据	绘制Vi-1	从的展 .	
		l .			'	,	,		1	

	专业	届		£	姓名_		第_	组	同组	人员_					_
课程名称_	1		_ 实	验名称) 					实验	日期_	年		月	日
住狗特性	电路图	:													
VCC	-/														
			<u> </u>	-		1 11									
Vi	2	74LS00	<u>/</u>	¥-	1 2 2 2									-	
<u>=</u>				42											
输入输出		7.				0-	- 0.4	- 01	/		Ι.	. 04	-		
	0 0.60											-			
<u> Vo 49</u> Von	3 4.93	4.70	477	4./2	3.47	3.10	3.04	3.09	0.00	0.00	0.00	0.00			
5	1.75	1							s'·	<i>;</i>					
3,00						ie,			• 1		- 3 -				
3 30	• *	1 1	-												
7		: 1	! !	1											
	-2"				. (198. 16		S 1/	1 (2.25 t) - 150 t) - 150 t)				a 2	an -		
0	0.60 120 12	802% 26	50 2,50 2,5	142St 2.	86 3.00 4	∞ 4.9¥	<i>> v</i> ,		,					-	
[实验小约	刮		· Æ	1.1											
1.各实验?	吉花:	3				a 1							1	_ 1 =1	
① 74LSO	0型符	合与礼	门遇	辑功	能	, ' ' '	E							-	
<u> </u>						2 80									
374LS03					能										
@ 74LS04											-				
图门电影							1 01					,			_
<u>り当り</u>	在0个	J.40V	内附					附加	低电平	,输出	高吧				
	在2.40	۷ ~ ₂ ,8	SV内B												

	专业	班 _	姓名	第	组 同组人	. 页		
课程名称_		实验/	名称		实	验日期	年	月日
- 通は太	沙库硷	在门电路设	强功能测证	太海验中 在	伊州不同共	片识穿	talei	
		.非门的逻辑						
•		国时熟悉了	-	,				
			•					
	•	找, 让书本				•	1	
		存在一定的。	•					-
国之的	动手能力	与认真的态:	度,以后实验?	及更加认真多	取做列零	扶	-	
				1		~ ! *		
			- 14			2 ,		
					- "			-
		a dia			•		,_	
•		,						
		_						
		7				-		
10								
					=			
	D ju d							
3		·			· ·		-	
		14		-				
	- 1 -	1 ¹¹	* - 4					
7								
	1	1	*.					
	- KI		g.		4 T ₂ 5 5	i a fi age		
	84							
		en de la companya de						