



Câu 1

Để thực hiện 1 lệnh xử lý dữ liệu, bộ vi xử lý phải trải qua:

- ☐ A. 7 công đoạn
- ☐ B. 6 công đoạn
- ☒ C. 5 công đoạn
- ☐ D. 8 công đoạn



Câu 2

Xét các công đoạn của bộ vi xử lý để thực hiện một lệnh xử lý dữ liệu, thứ tự nào là đúng:

- ☐ A. Nhận dữ liệu -> xử lý dữ liệu -> nhận lệnh -> giải mã lệnh -> ghi dữ liệu
- ☒ B. Nhận lệnh -> giải mã lệnh -> nhận dữ liệu -> xử lý dữ liệu -> ghi dữ liệu
- ☐ C. Nhận lệnh -> nhận dữ liệu -> giải mã lệnh -> xử lý dữ liệu -> ghi dữ liệu
- ☐ D. Giải mã lệnh -> nhận dữ liệu -> xử lý dữ liệu -> ghi dữ liệu -> nhận lệnh



Câu 3

Bộ vi xử lý nhận lệnh tại:

- ☐ A. Bộ nhớ hoặc thiết bị ngoại vi
- ☒ B. Bộ nhớ



Câu 4

Với công đoạn nhận dữ liệu của CPU, thứ tự thực hiện là:

- ☒ A. Địa chỉ -> ngăn nhớ -> tập thanh ghi
- ☐ B. Địa chỉ -> tập thanh ghi -> ngăn nhớ
- ☐ C. Ngăn nhớ -> tập thanh ghi -> địa chỉ
- ☐ D. Tập thanh ghi -> địa chỉ -> ngăn nhớ



Câu 5

Với công đoạn xử lý dữ liệu của CPU, thứ tự thực hiện là:

- ☐ A. ALU -> thanh ghi dữ liệu -> thực hiện phép toán
- ☒ B. ALU -> thực hiện phép toán -> thanh ghi dữ liệu
- ☐ C. Thực hiện phép toán -> thanh ghi dữ liệu -> ALU
- ☐ D. Thực hiện phép toán -> ALU -> thanh ghi dữ liệu



Câu 6

Đối với các thanh ghi (trong CPU), phát biểu nào sau đây là SAI?

- ☒ A. Người lập trình có thể thay đổi nội dung của mọi thanh ghi
- ☐ B. Nằm trong bộ vi xử lý



Câu 7

Đối với các thanh ghi địa chỉ (trong CPU), phát biểu nào sau đây là đúng:

- ☐ A. Có nhiều hơn 4 loại
- ☒ B. Có ít nhất 3 loại
- ☐ C. Có tất cả 2 loại
- ☐ D. Chỉ có 1 loại



Câu 8

Trong tổ chức thanh ghi, phát biểu nào sau đây là SAI?

- ☐ A. Thanh ghi trạng thái còn gọi là thanh ghi cờ
- ☐ B. Có hai loại cờ
- ☒ C. Chỉ có một loại cờ
- ☐ D. Thanh ghi trạng thái chứa các trạng thái xử lý



Câu 9

Đối với cờ nhớ (CF), phát biểu nào sau đây là SAI?

- ☐ A. được thiết lập khi phép toán có nhớ ra khỏi bit cao nhất
- ☒ B. Đây là cờ báo tràn đối với số có dấu



Câu 10

Đầu vào của ALU là:

- ☒ A. toán hạng và mã lệnh cho biết thao tác được thực hiện.
- ☐ B. toán hạng và mã nguồn chương trình cho biết thao tác được thực hiện.
- ☐ C. giá trị biến của toán hạng và mã cho biết thao tác được thực hiện;
- ☐ D. phép toán và mã lệnh cho biết thao tác được thực hiện.



Câu 11

Xét các tín hiệu điều khiển từ bus hệ thống đến CPU, phát biểu nào sau đây là SAI?

- ☐ A. Tín hiệu xin ngắt
- ☐ B. Không phải là tín hiệu điều khiển đọc ngăn nhớ
- ☐ C. Tín hiệu xin nhường bus
- ☒ D. Tín hiệu trả lời đồng ý nhường bus



Câu 12

Đối với khối điều khiển trong CPU, phát biểu nào sau đây là đúng:

- ☒ A. Giải mã lệnh được chuyển từ thanh ghi lệnh đến
- ☐ B. Giải mã lệnh được chuyển từ thanh ghi trạng thái đến



Câu 13

Loại BUS nào làm nhiệm vụ điều khiển các tín hiệu đọc/ ghi dữ liệu giữa chip vi xử lý và bộ nhớ:

- ☐ A. BUS địa chỉ
- ☐ B. BUS điều khiển
- ☒ C. BUS dữ liệu
- ☐ D. BUS địa chỉ và BUS điều khiển



Câu 14

Bus điều khiển

- ☐ A. Truyền các tín hiệu điều khiển từ CPU tới các thiết bị vào/ra
- ☐ B. Truyền các tín hiệu điều khiển từ CPU tới bộ nhớ
- ☐ C. Điều khiển hoạt động của máy tính
- ☒ D. Truyền các tín hiệu điều khiển phục vụ hoạt động của máy tính



Câu 15

Cho lệnh assembly: ADD BX, 10. Toán hạng nguồn thuộc:

- ☐ A. Mode địa chỉ trực tiếp
- ☐ B. Không tồn tại lệnh



Câu 16

Đối với mode địa chỉ dịch chuyển, phát biểu nào sau đây là SAI?

- ☐ A. Có sự tham gia của mode địa chỉ gián tiếp qua thanh ghi
- ☒ B. Là sự kết hợp: mode gián tiếp qua thanh ghi và mode tức thì
- ☐ C. Có sự tham gia của mode địa chỉ trực tiếp
- ☐ D. Địa chỉ toán hạng là: nội dung thanh ghi + hằng số



Câu 17

Đối với mode địa chỉ trực tiếp, phát biểu nào sau đây là SAI?

- ☐ A. Để tìm được toán hạng, phải biết địa chỉ ngăn nhớ
- ☐ B. Toán hạng là nội dung của ngăn nhớ
- ☒ C. Để tìm được toán hạng, phải biết địa chỉ thanh ghi
- ☐ D. Toán hạng là nội dung của ngăn nhớ có địa chỉ được chỉ ra trong lệnh



Câu 18

Đối với mode địa chỉ dịch chuyển, phát biểu nào sau đây là đúng:

- ☐ A. Có sự tham gia của mode địa chỉ tức thì
- ☐ B. Có sự tham gia của mode địa chỉ thanh ghi



Câu 19

Đối với mode địa chỉ ngăn xếp, phát biểu nào sau đây là SAI?

- ☒ A. Dùng một con trỏ chỉ ngăn nhớ đầu và cuối ngăn xếp
- ☐ B. Toán hạng là ngăn nhớ đỉnh ngăn xếp
- ☐ C. Dùng hai con trỏ chỉ ngăn nhớ đầu và ngăn nhớ cuối tách biệt
- ☐ D. Toán hạng được ngầm hiểu



Câu 20

Đối với lệnh hợp ngữ (assembly), phát biểu nào sau đây là SAI?

- ☐ A. Mã lệnh cho biết thao tác cần thực hiện
- ☒ B. Toán hạng cho biết thao tác cần thực hiện
- ☐ C. Có 2 thành phần: mã lệnh và các toán hạng
- ☐ D. Toán hạng cho biết nơi chứa dữ liệu cần tác động



Câu 21

Trong hợp ngữ (assembly), mã lệnh là:

- ☐ A. Mật mã cho biết lệnh cần thực hiện nằm ở đâu trong bộ nhớ
- ☐ B. Chuỗi số nhị phân chỉ ra lệnh nằm ở đâu trong bộ nhớ



Câu 22

Trong mode địa chỉ gián tiếp qua ngăn nhớ có các đặc điểm:

- ☐ A. Ngăn nhớ được trỏ bởi Trường địa chỉ của lệnh chứa địa chỉ của toán hạng; Chỉ có thể gián tiếp hai lần; CPU phải thực hiện tham chiếu bộ nhớ hai lần để tìm toán hạng;
- ☐ B. Giá trị được chỉ bởi Trường địa chỉ của lệnh chứa địa chỉ của toán hạng; Có thể gián tiếp hai lần; CPU phải thực hiện tham chiếu bộ nhớ hai lần để tìm toán hạng;
- ☒ C. Ngăn nhớ được trỏ bởi Trường địa chỉ của lệnh chứa địa chỉ của toán hạng; Có thể gián tiếp nhiều lần; CPU phải thực hiện tham chiếu bộ nhớ nhiều lần để tìm toán hạng;
- ☐ D. Giá trị được chỉ bởi Trường địa chỉ của lệnh chứa địa chỉ của toán hạng; Có thể gián tiếp nhiều lần; CPU phải thực hiện tham chiếu bộ nhớ nhiều lần để tìm toán hạng;



Câu 23

Xét lệnh LOAD Lệnh này thuộc:

- ☐ A. Nhóm lệnh chuyển điều khiển
- ☐ B. Nhóm lệnh vào/ra
- ☒ C. Nhóm lệnh chuyển dữ liệu
- ☐ D. Nhóm lệnh số học



Câu 24

Xét lệnh ROTATE. Lệnh này thuộc:

- ☒ A. Nhóm lệnh logic

- ☐ D. Nhóm lệnh chuyển điều khiển



Câu 25

Trong một lệnh máy trong máy tính có nhiều địa chỉ toán hạng thì:

- ☐ A. Các lệnh phức tạp hơn; Cần ít thanh ghi; Chương trình có nhiều lệnh hơn; Nhận lệnh và thực hiện lệnh chậm hơn;
- ☒ B. Các lệnh phức tạp hơn; Cần nhiều thanh ghi; Chương trình có ít lệnh hơn; Nhận lệnh và thực hiện lệnh chậm hơn;
- ☐ C. Các lệnh phức tạp hơn; Cần nhiều thanh ghi; Chương trình có ít lệnh hơn; Nhận lệnh và thực hiện lệnh nhanh;
- ☐ D. Các lệnh đơn giản hơn; Cần nhiều thanh ghi; Chương trình có ít lệnh hơn; Nhận lệnh và thực hiện lệnh chậm hơn;



Câu 26

Quá trình nhận dữ liệu (toán hạng) khi thực hiện lệnh trong CPU diễn ra gồm các bước:

- ☐ A. CPU đưa địa chỉ của toán hạng ra bus địa chỉ; CPU phát tín hiệu điều khiển đọc; Toán hạng được đọc từ CPU vào Bộ nhớ;
- ☐ B. CPU đưa dữ liệu của toán hạng ra bus địa chỉ; CPU phát tín hiệu điều khiển đọc; Toán hạng được đọc vào CPU;
- ☐ C. CPU đưa địa chỉ của toán hạng ra bus địa chỉ; CPU phát tín hiệu điều khiển ghi; Toán hạng được đọc vào CPU;
- ☒ D. CPU đưa địa chỉ của toán hạng ra bus địa chỉ; CPU phát tín hiệu điều khiển đọc; Toán hạng được đọc vào CPU;

Câu 27

Cho lệnh assembly: SUB 100, CX. Toán hạng nguồn thuộc:

- ☐ A. Mode địa chỉ trực tiếp
- ☒ B. Không tồn tại lệnh
- ☐ C. Mode địa chỉ tức thì
- ☐ D. Mode địa chỉ hằng số



Câu 28

Cho lệnh assembly: SUB CX, 70. Phát biểu nào sau đây là SAI?

- ☒ A. Toán hạng đích không thuộc mode địa chỉ thanh ghi
- ☐ B. Toán hạng nguồn không thuộc mode địa chỉ trực tiếp
- ☐ C. Toán hạng đích không thuộc mode địa chỉ gián tiếp
- ☐ D. Toán hạng nguồn thuộc mode địa chỉ tức thì



Câu 29

Cho lệnh assembly: ADD DX, [40]. Phát biểu nào sau đây là đúng:

- ☐ A. Toán hạng đích không thuộc mode địa chỉ thanh ghi
- ☒ B. Toán hạng đích thuộc mode địa chỉ thanh ghi
- ☐ C. Toán hạng nguồn không thuộc mode địa chỉ trực tiếp
- ☐ D. Toán hạng nguồn thuộc mode địa chỉ tức thì

Câu 30

Cho lệnh assembly: PUSH AX. Phát biểu nào sau đây là SAI?

- ☐ A. Toán hạng nguồn thuộc mode địa chỉ thanh ghi
- ☐ B. Toán hạng đích thuộc mode địa chỉ stack
- ☒ C. Không có toán hạng nguồn
- ☐ D. Toán hạng đích được ngầm hiểu

