

1. 能够用来存储一些固定的指令，CPU可以快速调用指令
2. 为了节省引脚，地址只安排了一半的引脚，需要分两次接受地址信号，第一次接受行信号第二次接受列信号。
3.
 - 地址变化，读出可能不稳定，如果还有别的电路的信号，则可能发生冲突。
 - 地址变化，可能写入其他单元，数据不稳定，可能写入的不是我们想要的。
4. 无法提高存的速度，失去交叉存储器的特性