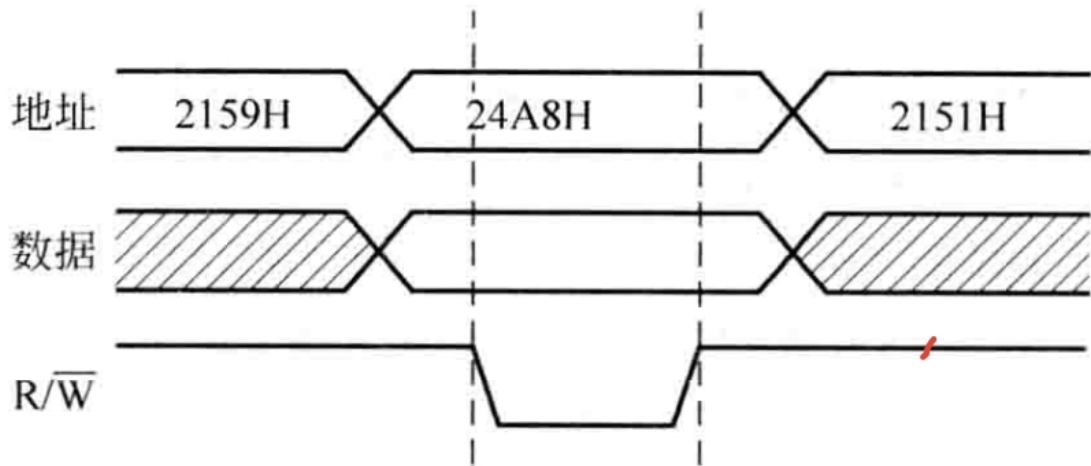
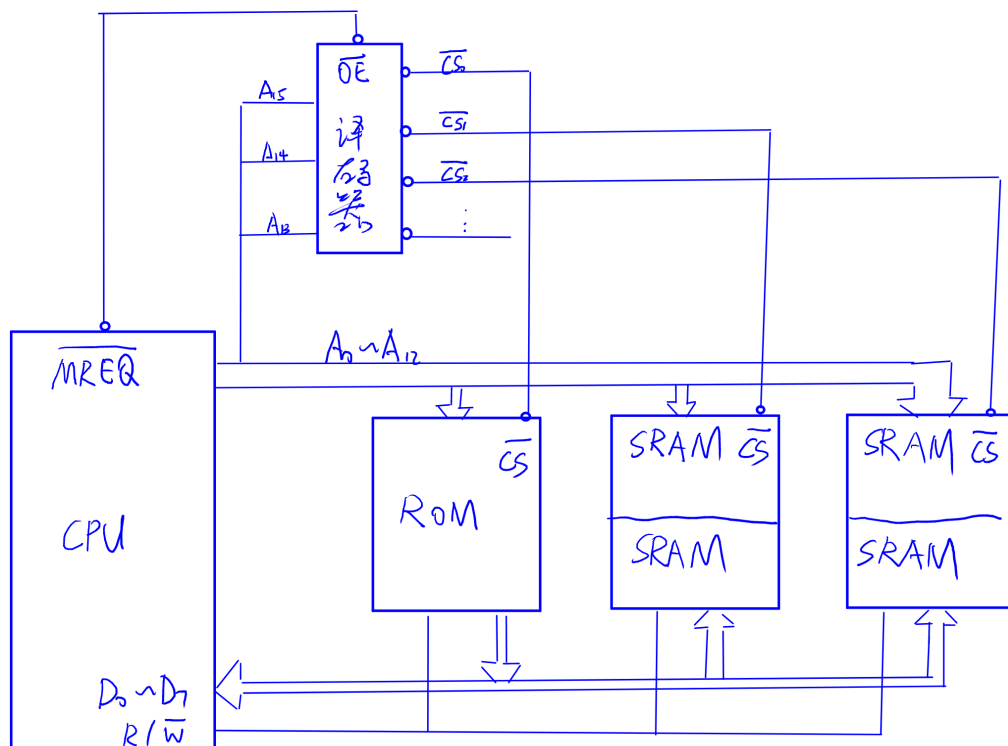


1.day16

1. R/W 命令往后延，地址不允许变化。



2. (1) 要128片
(2) $2\text{ms}/128 = 15.6\mu\text{s}$
- 3.



4. SRAM读写速度快，稳定性高，但是造价贵，一般容量较小。DRAM则容量巨大，读写速度稍慢，但是稳定性较差，需要频繁刷新，且易干扰。
5. EPROM整个擦写过程非常麻烦，需要用紫外线擦写，写入之后还要保护使其不受紫外线影响。而EEPROM则可以直接用电信号写入擦除
6. 4个存储体，每个存储体由32个256M一位存储器芯片构成。，需要16条地址线。
7. (1) 96个
(2) 27个

(3) 27个