

LABORATORIUM SISTEM DIGITAL DAN ARSITEKTUR KOMPUTER

DEPARTEMEN TEKNIK KOMPUTER FAKULTAS TEKNOLOGI INFORMASI UNIVERSITAS ANDALAS

Sekretariat: Kampus Limau Manis, Padang 25163 Telp./ PABX: (0751)72584 – 72497 Ext.26. Fax. (0751) 72566



RUBRIK PENILAIAN PRAKTIKUM LOGIKA DIGITAL TAHUN AJARAN 2024/2025 MODUL III

Rubrik Penilaian Presentasi Kelompok			
Hari/Tanggal		Rabu/ 6 November 2024	
Nama Praktikan/ NO BP		Salsabila Qatrun Nisa/ 2311512028	
Nama/No.	BP Anggota		
1	Rahmat Fajar Saputra/ 2311512036		
2	Fadhilla Amalia/ 2311512026		
3			
4			
Capaian Pe	 embelajaran Mata Ku	liah yang diakses:	
CPMK-2 CPMK-3 I CPMK-4 N CPMK-5 I	Mahasiswa menguas Mahasiswa menguasa Menguasai teori dan k	onstrasikan kemampuan komunikasi lisan dan tulisan yang berkaitan dengan aspek teknis dan non teknis (CP-2, CP-8) ai konsep-konsep matematika untuk memecahkan berbagai masalah yang berkaitan dengan logika (CP-2, CP-5) ai dasar sistem dijital pada konsep rangkaian kombinasional dan sekuensial (CP-2, CP-5) consep sistem bilangan yang digunakan pada sistem dijital, seperti bilangan biner, desimal dan hexadesimal (CP-2, CP-5) situasi yang dihadapi dan menangani berbagai kegiatan secara simultan pada berbagai kondisi (CP-2, CP-8) ikum Logika Digital	