

## 2.1 SLC—DDC(ループ制御)

### 2.1.4 演算ブロック

演算ブロックは、ループ制御で使用される演算機能を機能単位にまとめたものです。

表 2-1-6 に標準演算ブロックの一覧を示します。

表 2-1-6 標準演算ブロック一覧表

ファンクション コード	略称	名 称	1 個/ ループ *4	ファンクション コード	略称	名 称	1 個/ ループ *4
F00	ALGC	論理演算器		F31	APSM	温度補正付パルス積算計	
F01	ESTS	ステータス変更器		F32	CBCH	バッチカウンタ	○
F02	AINP	一般入力処理演算器	○	F33	EPSV	バッチカウンタデータ設定、収集ブロック	
F03	AROT	開平演算器					
F04	CDEV	偏差演算器	○	F37	COLC	ワンループコントローラ通信ブロック	○ *1
F05	CPID	偏差入力 PID 演算器	○				
F06	ALMT	リミッタ演算器		F39	ELBA	ワンループ・通信ブロック (1)	*1
F07	COUT	出力処理演算器	○	F40	ELBD	ワンループ・通信ブロック (2)	*1
F08	AHLA	上下限警報器		F41	CGFC	品種設定器	○
F09	AADS	加減算演算器		F42	CQUE	品種予約器	○
F10	AMLD	乗除算演算器		F43	APRG	プログラムパターン発生器	
F11	ASEL	セレクト演算器		F44	CPOD	パルス出力処理演算器 (1)	○
F12	ACON	スイッチ付多点定数発生器		F45	CPOA	パルス出力処理演算器 (2)	○ *2
F13	ASWH	アナログスイッチ		F46	CDPF	偏差 PID 演算器	○
F14	APRO	勾配設定関数発生器		F47	AONE	ワンショット検出器	
F15	ASUM	アナログ積算器		F48	EBLS	BLS 演算器	
F16	EPAR	データ設定器		F49	AFBD	複合論理演算器	
F17	ATPR	温圧密度補正演算器		F50	ECTP	デジウェイ通信	
F18	ACNV	関数変換器		F52	BRPT	バッチ収集器	
F19	ALAG	一次遅れ+むだ時間演算器		F54	CVLV	電動弁操作器	
F20	ADTC	むだ時間補償演算器		F64	LTIM	定刻タイミング検出演算器	
F21	AFFM	フィードフォワードモデル演算器		F65	EALO	簡易形警報一括出力演算器	
F22	ABND	ゲイン付不感帯演算器		F66	EHLD	ホールド処理演算器	
F23	AMPR	多段関数発生器		F67	LBCD	BCD—BINARY 変換器	
F24	ASSS	スロースタート・ストップ演算器		F68	LBIN	BINARY—BCD 変換器	
F25	AFIL	移動平均フィルタ演算器		F69	LDAY	時刻退避演算器	
F26	AMMA	最大値、最小値、平均値演算器		F70	ECAL	四則演算器	
F27	ARTA	勾配検出器		F71	LGET	データ一括収集演算器	
F28	CRAT	比率設定器	○	F72	ETIM	間欠信号出力演算器	
F29	CONF	ON—OFF 調節器	○	F73	LEVT	定刻検出演算器	
F30	CTNF	時間比例 ON—OFF 調節器	○				

**注** : 演算ブロックの機能については、2.1.9 項「演算ブロック仕様」を参照ください。ファンクションコードは、ループスケッチの登録を行うときに、演算ブロックの種類を指定するために用います。