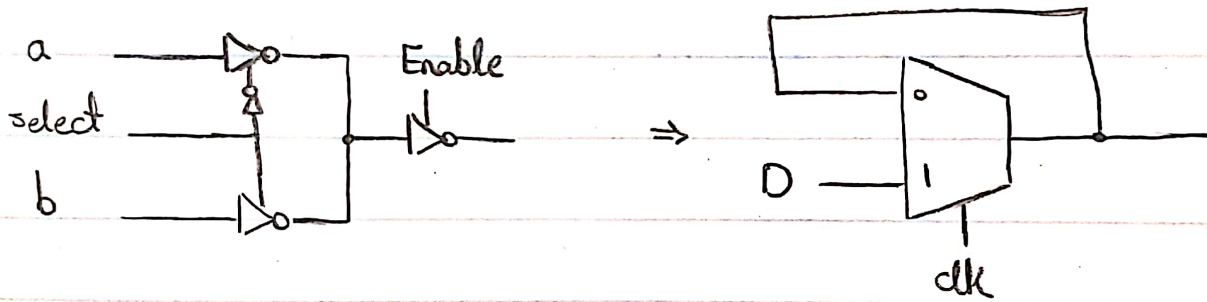


تمرین کامپیوتری 4 مدار منطقی
استاد نوای

محمد هادی بابالو
810199380

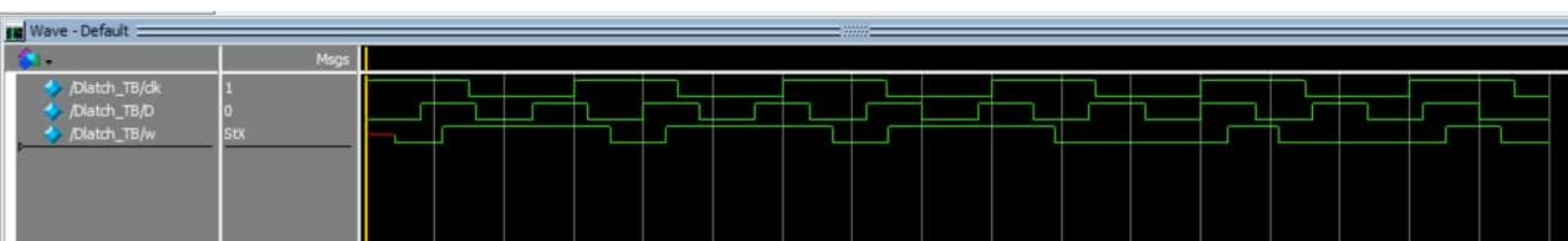


(1)

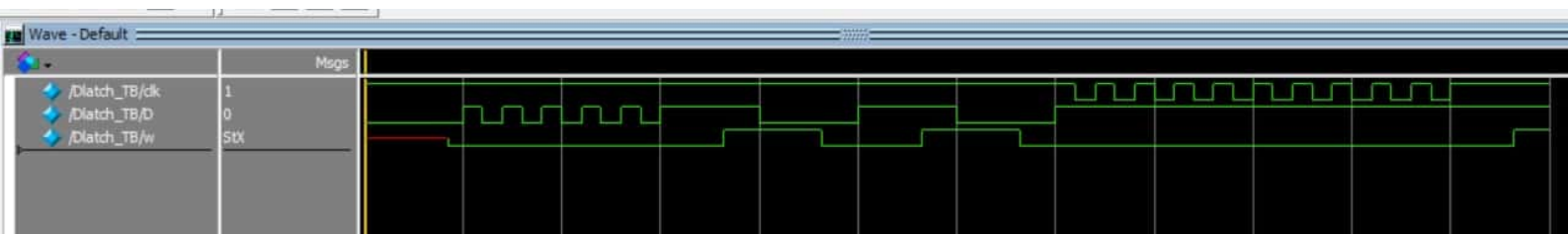
a.

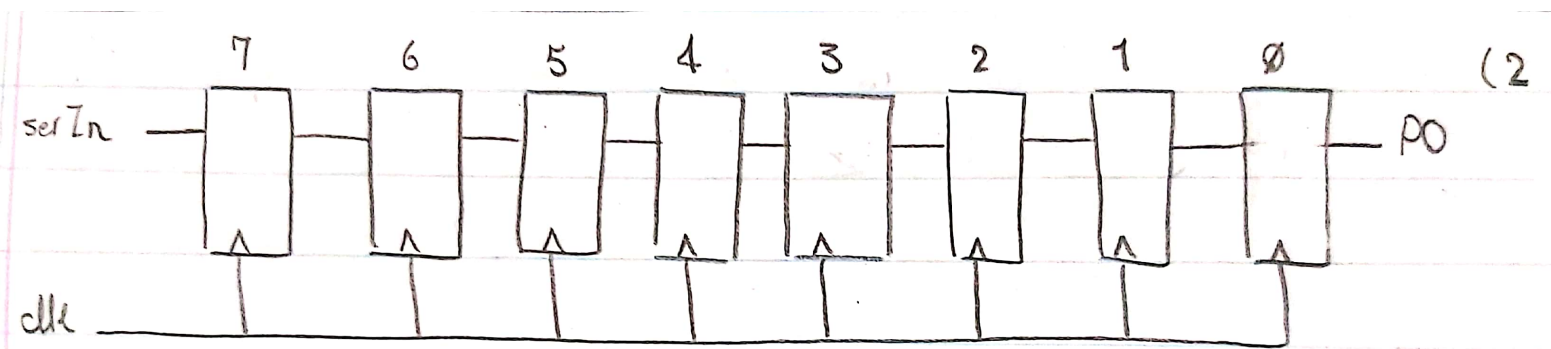
b.

c.

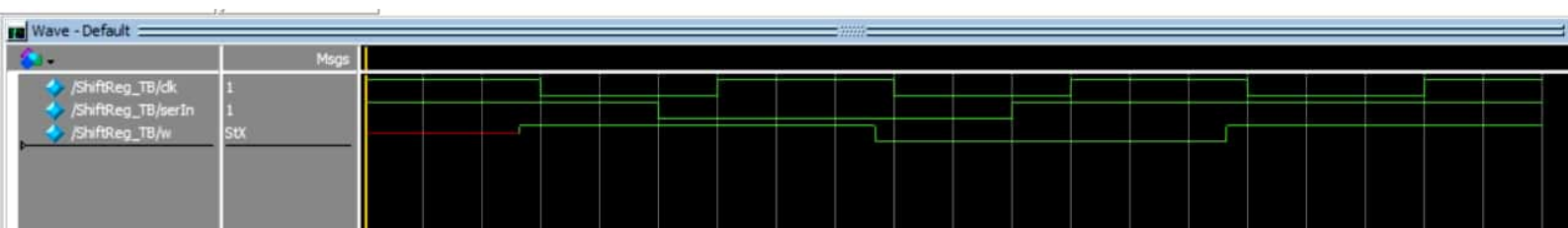


d.



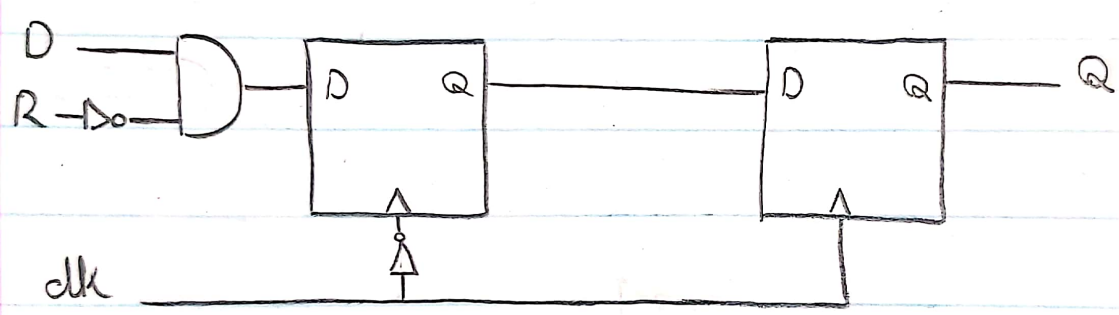


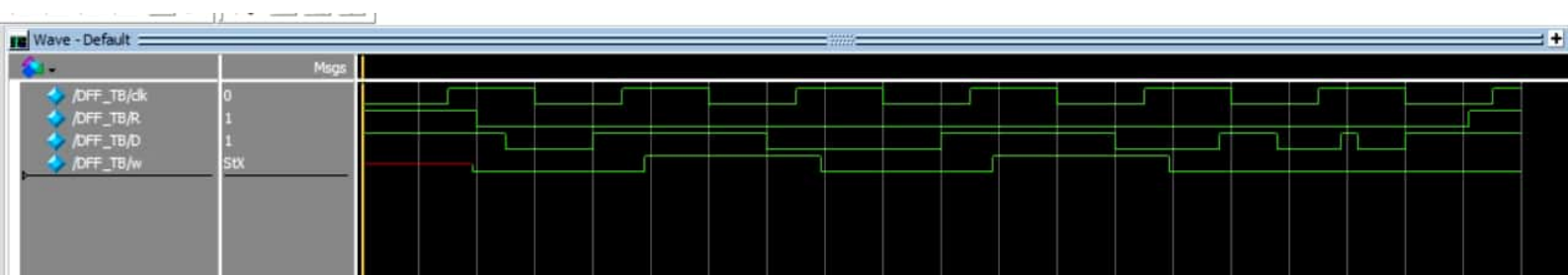
a.



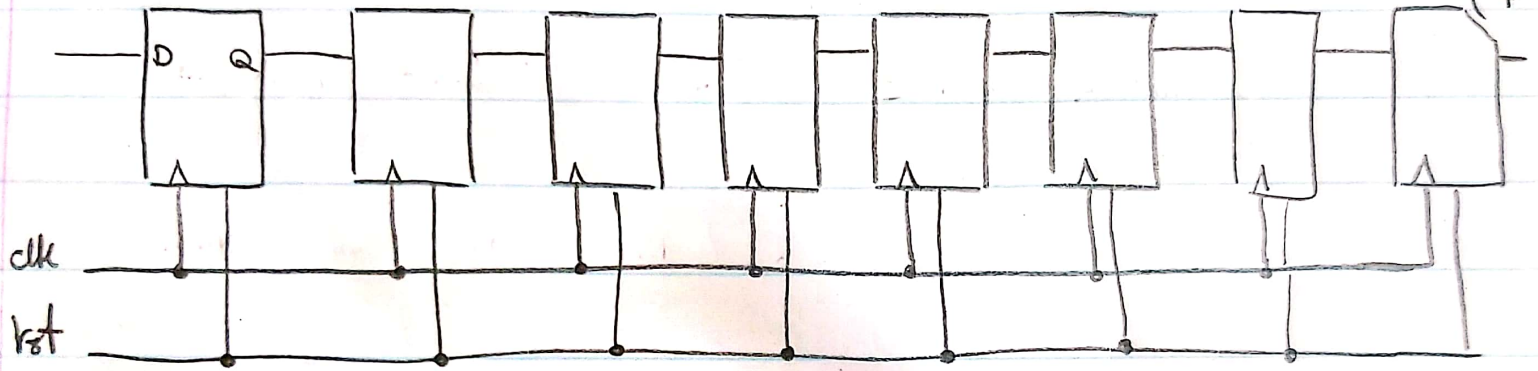
b. دست کار نمی‌کند. چون به جای flip flop از latch استفاده کرده‌ایم. یعنی setn ما به جای اینکه مرحله، مرحله جلو برود، لatch بعدی برسد، وقتی که کلاک یک سیگنال یک مرتبه تا انتها می‌رود و در po خروجی می‌شود که این در شبیه‌ساز هم واقع است.

(3)

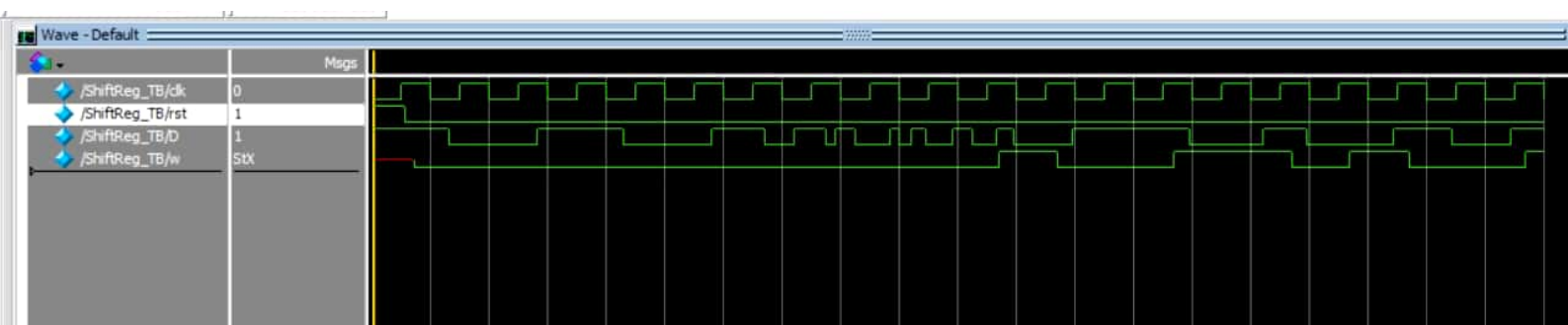


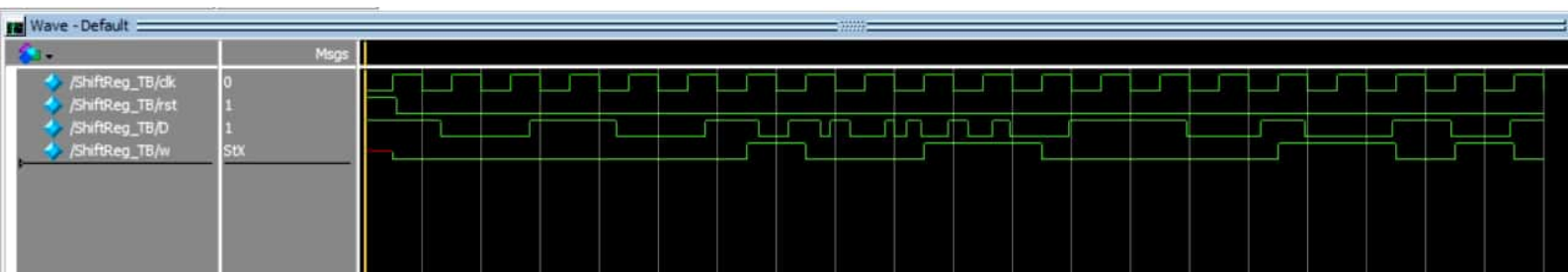


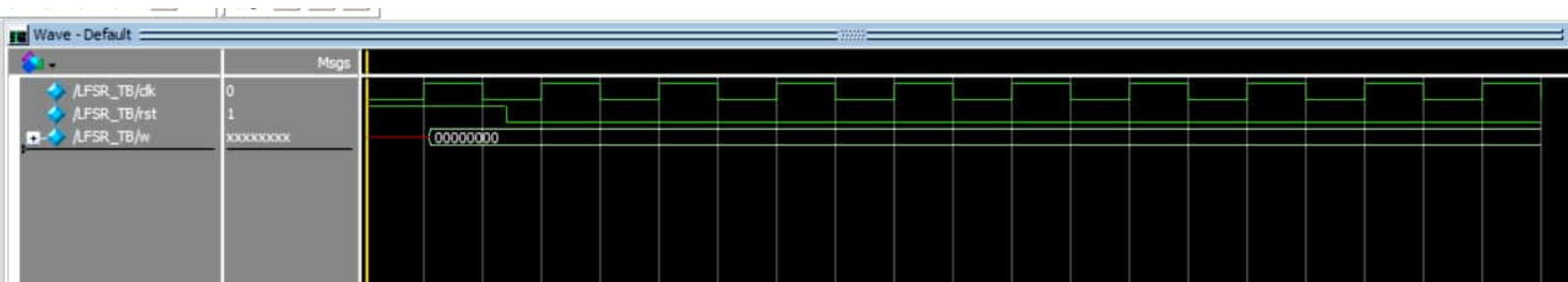
(4)



a. بخاطر اینکه در اینجا از flip flop استفاده کردیم و فقط رجیستر مرحله ، مرحله
 شیفتر شده و جلو می رود و نه نالساخی.







c.

d.

e.

