Katedra Inżynierii Komputerowej Politechnika Częstochowska

Laboratorium Programowania niskopoziomowego

Laboratorium 3

dr inż. Dziwiński Piotr

2 Laboratorium 3

1 Implementacja instrukcji warunkowej if

Proszę napisać wstawkę asemblerową realizującą warunek logiczny taki, jak w poniższym kodzie programu

Rozwiązanie:

 Prosz ę napisać wstawkę asemblerową realizującą warunek logiczny taki, jak w poniższym kodzie programu

Rozwiązanie:

2 Zadanie 1

Proszę napisać wstawkę asemblerową realizującą warunek logiczny taki, jak w poniższym kodzie programu

3 Zadanie 2

Proszę napisać wstawkę asemblerową realizującą warunek logiczny taki, jak w poniższym kodzie programu

4 Konstrukcja switch ... case

Proszę napisać wstawkę asemblerową realizującą instrukcje **switch** ... **case** tak, jak w poniższym kodzie programu

4 Laboratorium 3

Rozwiązanie:

```
int case_1_asm(int x, int op)
        int wynik;
\_asm {
                        // op
        mov ecx, op;
                                // x
// case 3:
        mov eax, x;
        cmp ecx, 3;
        jе
                case3;
                                // case 5:
        cmp ecx, 5;
        jе
                case5;
                                //jeżeli nic nie pasuje to default
        jmp case default;
case3:
        add eax, 7;
        jmp case_nic;
                        //jeżeli było break
case 5:
        mul eax;
        jmp case_nic; //jezeli byto break
case\_default:
        mov eax, 0;
case\_nic:
        mov wynik, eax;
```

5 Zadanie 3

Proszę napisać wstawkę asemblerową realizującą instrukcje
 ${\bf switch}\,\dots\,{\bf case}\,\,{\rm tak},$ jak w poniższym kodzie programu

6 Organizowanie obiegu pętli

Proszę napisać wstawkę asemblerową realizujący pętlę **for** tak, jak w poniższym kodzie programu. Pętle należy zaimplementować przy wykorzystaniu instrukcji skoku **jnz** oraz **loop**.

```
int for_example(int N)
{
     int suma=0;
     for(int i=0;i<N;i++)
     {
          suma+=i;
     }
     return suma;
}</pre>
```

Rozwiązanie 1 zawierające pełną implementację pętli:

```
int for_example_asm1(int N)
{
   int suma;
   __asm
   {
        mov ecx, N;
        xor eax, eax;
        xor ebx, ebx; //int i=0;

skok:
        cmp ebx, ecx; // i < N
        jae koniec; // to koniec pętli
        //fragment pętli
        add eax, ebx;
        inc ebx;
        jmp skok;

koniec:
        mov suma, eax;
}
        return suma;
}</pre>
```

Opis instrukcji:

- **cmp** wykonuje odejmowanie (przeznaczenie źródło), zależnie od wyniku ustawia odpowiednie flagi, z których korzystają później instrukcje skoku,
- jae skocz (jump) jeżeli większe (above) lub równe (equal),
- jmp skok bezwarunkowy.

6 Laboratorium 3

Rozwiązanie 2 zawierające najprostszą implementację pętli przy wykorzystaniu instrukcji **jnz** (skocz jeżeli nie zero(**n**ot **z**ero)):

Rozwiązanie 3 zawierające najprostszą implementację pętli przy wykorzystaniu instrukcji loop:

Pytania problemowe:

- Jaką konstrukcję pętli w języku C++ przypomina najprostsza postać pętli w asemblerze?
- Czy postać pętli for jest łatwa do przepisania na dosłowny kod asemblera?

7 Zadanie 4

Proszę napisać wstawkę asemblerową realizującą pętlę **for** taką, jak w poniższym kodzie programu. Należy napisać dwie implementacje przy wykorzystaniu instrukcji skoku **jnz** oraz **loop**.

```
int silnia_for(int N)
{
    int silnia=1;
    for(int i=1; i<=N; i++)
    {
        silnia = silnia *i;
    }
    return silnia;
}</pre>
```

8 Zadanie 5

Proszę napisać wstawkę asemblerową realizującą pętlę \mathbf{while} taką, jak w poniższym kodzie programu.

```
int while_example(int N)
{
    int wynik;
    int i=1;
    while(i<=2*N)
    {
        wynik+=i;
    }
    return wynik;
}</pre>
```