数电实验 12

姓名: 梁冠軒 学号: 19335118

一、实验目的

- 1.8421BCD 码检测电路
- 2. AD 和 DA 转换电路

二、实验要求

- 1.8421BCD 码检测电路
- 2. 先把数转换为电, 再把电转换为数, 对比先前两次数是否相同

三、实验内容

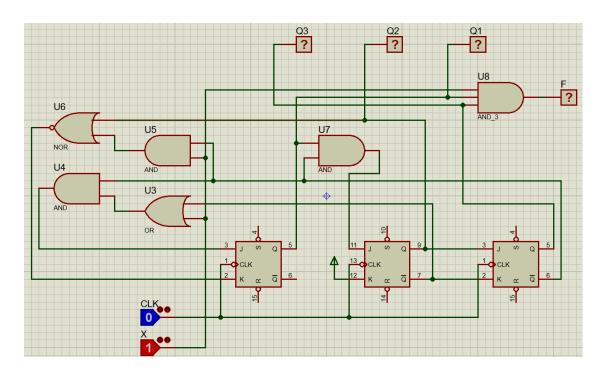
1.

	D-0	nı (= 0	10			
A=000	-		F:	= 101			
1	0	• 1	XQ3	001/0	010/0	11	10
000	001/0	001/0	01	000/0	000/0	mode	xxxx
001	010/0	011/0	11	0000	00 0/1	mode	xx/x
0 10	100/0	101/0	(c	001/0	011/0	101/0	101/0
011	101/0	101/0					
100	000/0	000/0					
101	000/0	000/					
00011	10		1	0001	11	10	
00 00	1)0		00	OU	0	0	
0100	XX		01/	00	×	X	
11 0 0	XX		11 -	0 0	X	×	
10	MD		10/	01(1	101	0	
$Q_1^{n+1} = Q_1^{n+1}$	3 62 01	+ 0201	(Q2 n+1 =	= 03	, Q ₂	Q _I
00 01 1	110	+ XQ3	10	001	11	10	
00 0 01/	ID		00	00	a	0	
01 0 6 7	CX		01 0	0	×	x	
11 00	xx		11	0	X	X	
10 0 0	VV		10	0 0	0	0	
$Q_3^{n+1} = 0$	12		F	= X(330	1	

注:实验内容的条理性和美观性将影响实验报告的分数。对实验结果是否拍照不作要求,重点在于实验内容的描述和关键代码的解释。

$$Q_{1}^{n+1} = \overline{Q_{3}} \overline{Q_{2}} \overline{Q_{1}} + Q_{2} Q_{1} + X \overline{Q_{3}} = \overline{Q_{3}} \overline{Q_{2}} \overline{Q_{1}} + Q_{2} Q_{1} + X \overline{Q_{3}} \overline{Q_{1}} + Q_{2} Q_{1} + X \overline{Q_{3}} \overline{Q_{1}} + Q_{2} \overline{Q_{3}} + Q_{2} \overline{Q_{3}}$$

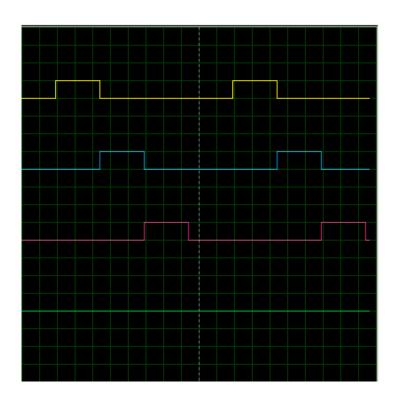
电路图:



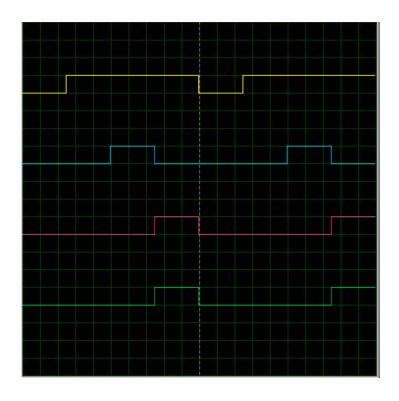
检验:

波形图由上到下分别为 Q1 Q2 Q3 F

X为0时:

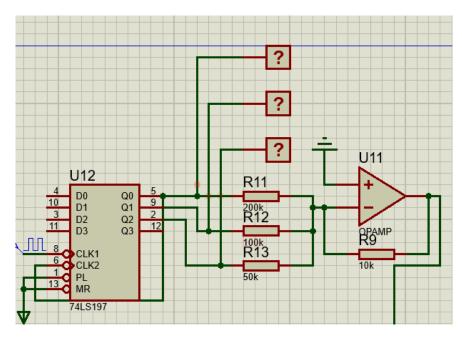


X 为 1 时:



2.

DA 转换电路:

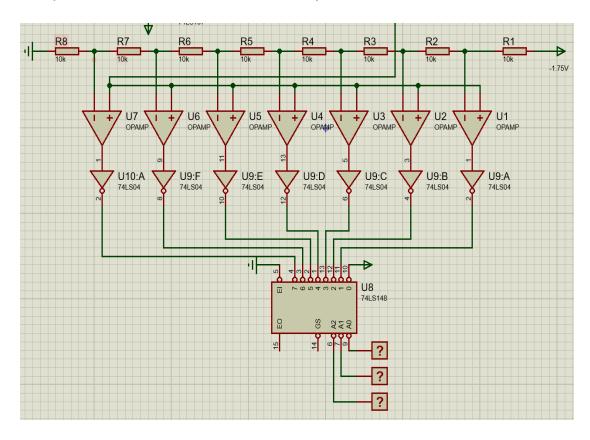


通过计算得知最高电压即输出为 111 时,为-1.75V

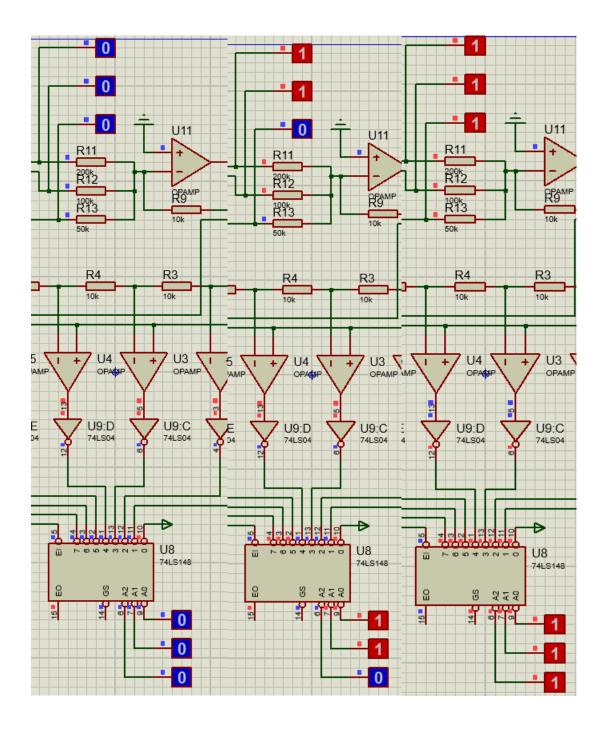
AD 转换电路:

电压设置为-1.75V

由于 proteus 的优先三八编码器是从 0 开始的, 所以和教材的做法有所不同



检验:



四、实验总结

- 1. 掌握了如何通过卡诺图化简得到逻辑方程,实现8421BCD码检验电路
- 2. 掌握了如何实现 AD 和 DA 电路, 并且设置正确的电压和电阻值达到所需要的效果