بسم الله الرحمن الرحیم

نام و نام خانوادگی: حمیدرضا ولیزاده

درس : برنامه نویسی شی گرا

موضوع: حافظه Stack memory وmemory Heap

حافظه در رم به دو دسته اصلی تقسیم می‌شود:

* حافظه استک (Stack memory): این نوع حافظه برای ذخیره داده‌های محلی (local variables) و پارامترهای توابع (function parameters) استفاده می‌شود. حافظه استک به صورت LIFO (Last In First Out) مدیریت می‌شود، یعنی آخرین داده‌ای که در حافظه استک قرار می‌گیرد، اولین داده‌ای است که از حافظه استک خارج می‌شود.
* حافظه هیپ (Heap memory): این نوع حافظه برای ذخیره داده‌هایی استفاده می‌شود که اندازه و عمر آنها مشخص نیست. حافظه هیپ به صورت خودکار توسط سیستم عامل مدیریت می‌شود.

**حافظه استک**

حافظه استک در قسمت بالای حافظه رم قرار دارد و به صورت LIFO مدیریت می‌شود. یعنی آخرین داده‌ای که در حافظه استک قرار می‌گیرد، اولین داده‌ای است که از حافظه استک خارج می‌شود.

در زبان‌های برنامه‌نویسی، حافظه استک برای ذخیره داده‌های زیر استفاده می‌شود:

* متغیرهای محلی (local variables): متغیرهایی که در بدنه یک تابع یا روش تعریف می‌شوند، متغیرهای محلی نامیده می‌شوند. این متغیرها در حافظه استک ذخیره می‌شوند.
* پارامترهای توابع (function parameters): داده‌هایی که به یک تابع یا روش ارسال می‌شوند، پارامترهای آن تابع یا روش نامیده می‌شوند. این پارامترها در حافظه استک ذخیره می‌شوند.
* آدرس بازگشتی (return address): آدرس کدی که پس از بازگشت از یک تابع یا روش باید اجرا شود، آدرس بازگشتی نامیده می‌شود. این آدرس در حافظه استک ذخیره می‌شود.

**حافظه هیپ**

حافظه هیپ در قسمت پایین حافظه رم قرار دارد و به صورت خودکار توسط سیستم عامل مدیریت می‌شود.

در زبان‌های برنامه‌نویسی، حافظه هیپ برای ذخیره داده‌های زیر استفاده می‌شود:

* اشیا (objects): در زبان‌های برنامه‌نویسی شی‌گرا، اشیا در حافظه هیپ ذخیره می‌شوند.
* آرایه‌های بزرگ (large arrays): آرایه‌هایی که اندازه آنها بیش از اندازه حافظه استک است، در حافظه هیپ ذخیره می‌شوند.
* داده‌هایی که اندازه و عمر آنها مشخص نیست: داده‌هایی که اندازه و عمر آنها مشخص نیست، در حافظه هیپ ذخیره می‌شوند.

تفاوت‌های حافظه استک و هیپ

جدول زیر تفاوت‌های حافظه استک و هیپ را خلاصه می‌کند:

|  |  |  |
| --- | --- | --- |
| ویژگی | حافظه استک | حافظه هیپ |
| محل قرارگیری | بالای حافظه رم | پایین حافظه رم |
| نحوه مدیریت | توسط CPU | توسط سیستم عامل |
| نحوه دسترسی | LIFO | FIFO |
| کاربرد | ذخیره داده‌های محلی، پارامترهای توابع، آدرس بازگشتی | ذخیره اشیا، آرایه‌های بزرگ، داده‌هایی با اندازه و عمر مشخص نیست |