## Лабораторна робота №2

Тема: Організація паралельного інтерфейсу

Мета: Ознайомитися з інтегрованим середовищем для розробки і налагодження програми MPLAB IDE, вивчити структуру програми, навчиться виконувати налагодження програму, набути практичних навичок роботи з пакетом MPLAB

```
#include<pl6f84a.inc>
A equ 0x11
ORG 0
movlw 0xff ;все разряды на ввод
tris PORTB ;данные попадают в регистр трис
movlw 0x00;настройка на вывод
tris PORTA
loop movf PORTB,w ; w-прочитать данные
movwf A;перенести в яч с аккумулятора
movwf PORTA ; 8 разрядов,но 4 попадаюта 4 нет
swapf A,W ;обмен
movwf PORTA
goto loop
end
```

Рисунок 1 – код програми

Рисунок 2 - компіляція програми

Меню Debugger - Stimulus - New Workbook в колонці Pin / SFR черзі вибираємо виводи порту В, відповідні одиницям в числі М (176 = 1011 0000) (RB0, RB1, RB2, RB4, RB6), потім в колонці Action вибираємо Set High.



Рисунок 3 - вибираємо висновки порту В

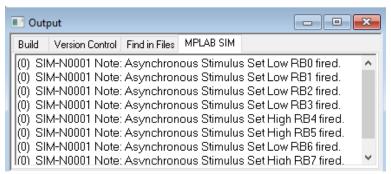


Рисунок 4 – натискаем fire

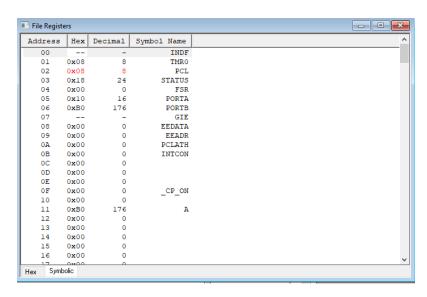


Рисунок 5 - перегляд пам'яті даних

Address ⊽	SFR Name	Hex
	WREG	0x0B
00	INDF	
01	TMR0	0x09
02	PCL	0x04
03	STATUS	0x18
04	FSR	0x00
05	PORTA	0x0B
06	PORTB	0 <b>x</b> B0
08	EEDATA	0x00
09	EEADR	0 <b>x</b> 00
0A	PCLATH	0x00
0B	INTCON	0x00
81	OPTION_REG	0xFF
85	TRISA	0x00
86	TRISB	0xFF
88	EECON1	0x00
89	EECON2	0x00

Рисунок 6 - перегляд спеціальних регістрів

_		і спеціальних регістрів			
	1	000	30FF		MOVLW 0xff
	2	001	0066		TRIS PORTB
	3	002	3000		MOVLW 0
	4	003	0065		TRIS PORTA
>	5	004	0806	loop	MOVF PORTB, W
	6	005	0091		MOVWF A
	7	006	0085		MOVWF PORTA
	8	007	0E11		SWAPF A, W
	9	800	0085		MOVWF PORTA
	10	009	2804		GOTO loop
	11	00A	3FFF		
	12	00B	3FFF		
	13	00C	3FFF		

Рисунок 7 - Перегляд пам'яті програм

## Висновок

Число М переклали в двійковий код: 87 -> 0101 0111 і за допомогою "асинхронних стимулів" подали на виводи порту В мікроконтролера (в симуляторі).