

Práctico IV

Implementación de sección crítica e interrupciones

**Implementación de Sistemas Operativos I
Maestría en Sistemas Embebidos
Año 2023**

Docentes

Mg. Ing. Gonzalo Sanchez

Esp. Ing. Hannes Sciarrone

Tabla de contenido

Registro de cambios	3
Actividades a realizar	4
Sección crítica	4
Interrupciones	4

Registro de cambios

Revisión	Cambios realizados	Fecha
1.0	Creación del documento	06/10/2023

Actividades a realizar

Sección crítica

Un RTOS cuenta con métodos que permiten ejecutar código de manera segura. Esto quiere decir que nunca será interrumpido y se asegura que jamás se realizara un cambio de contexto hasta terminar las operaciones.

Como parte del trabajo práctico se pide implementar la API de entrada y salida de una sección crítica.

Interrupciones

Un RTOS por lo general necesita la manera de tener conocimiento de las variables exteriores al ambiente de ejecución de este. Para el caso de la materia sería el MCU. La forma de tener conocimiento de estas variables es a través de las interrupciones proporcionadas por el hardware.

Para esta parte del trabajo se debe realizar las API para registrar y remover las interrupciones (IRQ). Tener en cuenta que el vector donde se alojan las interrupciones registradas tendrá un handler con la lógica a ejecutar dentro de ella.