[在此处键入文档摘要。摘要通常为文档内容的简短概括。在此处键入文档摘要。摘要通常为文档内容的简短概括。]

32位MIPS处理器实验报告

[键入文档副标题]

汤宸

成大立

李云飞 2016011017

目录

[实验目的（包含需求） 2](#_Toc519702972)

[设计方案 2](#_Toc519702973)

[整体架构 2](#_Toc519702974)

[ALU 2](#_Toc519702975)

[单周期 2](#_Toc519702976)

[流水线 2](#_Toc519702977)

[模块设计 2](#_Toc519702978)

[ALU 2](#_Toc519702979)

[汇编器 2](#_Toc519702980)

[串口 2](#_Toc519702981)

[定时器外设（这里面把中断处理写了） 2](#_Toc519702982)

[单周期 2](#_Toc519702983)

[流水线 2](#_Toc519702984)

[关键代码 3](#_Toc519702985)

[仿真结果 3](#_Toc519702986)

[调试情况 3](#_Toc519702987)

[综合情况 3](#_Toc519702988)

[感想体会 3](#_Toc519702989)

# 实验目的（包含需求）

# 设计方案

## 成员分工

## 整体架构

### ALU

### 单周期

### 流水线

## 模块设计

### ALU

### 汇编器

### 串口

### 定时器外设（这里面把中断处理写了）

### 单周期

#### 控制单元

#### PC

### 流水线

#### 数据通路

#### 转发单元

#### 冒险检测

# 关键代码

# 仿真结果

# 调试情况

# 综合情况

# 感想体会