Note Gabriel Dupuis **Nand2Tetris**

**Comment Créer une NOT GATE à partir d’une NAND GATE?**

**NAND GATE**



Table de NAND

|  |  |  |
| --- | --- | --- |
| a | b | out |
| 0 | 0 | 1 |
| 1 | 0 | 1 |
| 0 | 1 | 1 |
| 1 | 1 | 0 |

Pour arriver au résultat not il faut qu’il y est qu’un seul input, si c’est 1 il faut que ce soit 0 et si c’est 0 il faut que ce soit 1.

soit :

|  |  |
| --- | --- |
| a | out |
| 0 | 1 |
| 1 | 0 |

Pour arriver à cela on peut joindre les PIN d’un Nand pour avoir un seul input.



Ce qui donnerais une table de ce genre :

|  |  |  |
| --- | --- | --- |
| a | a | out |
| 0 | 0 | 1 |
| 1 | 1 | 0 |

Représentation d’une Not Gate (aussi appelé inverter)

NOT ANSI Labelled.svg