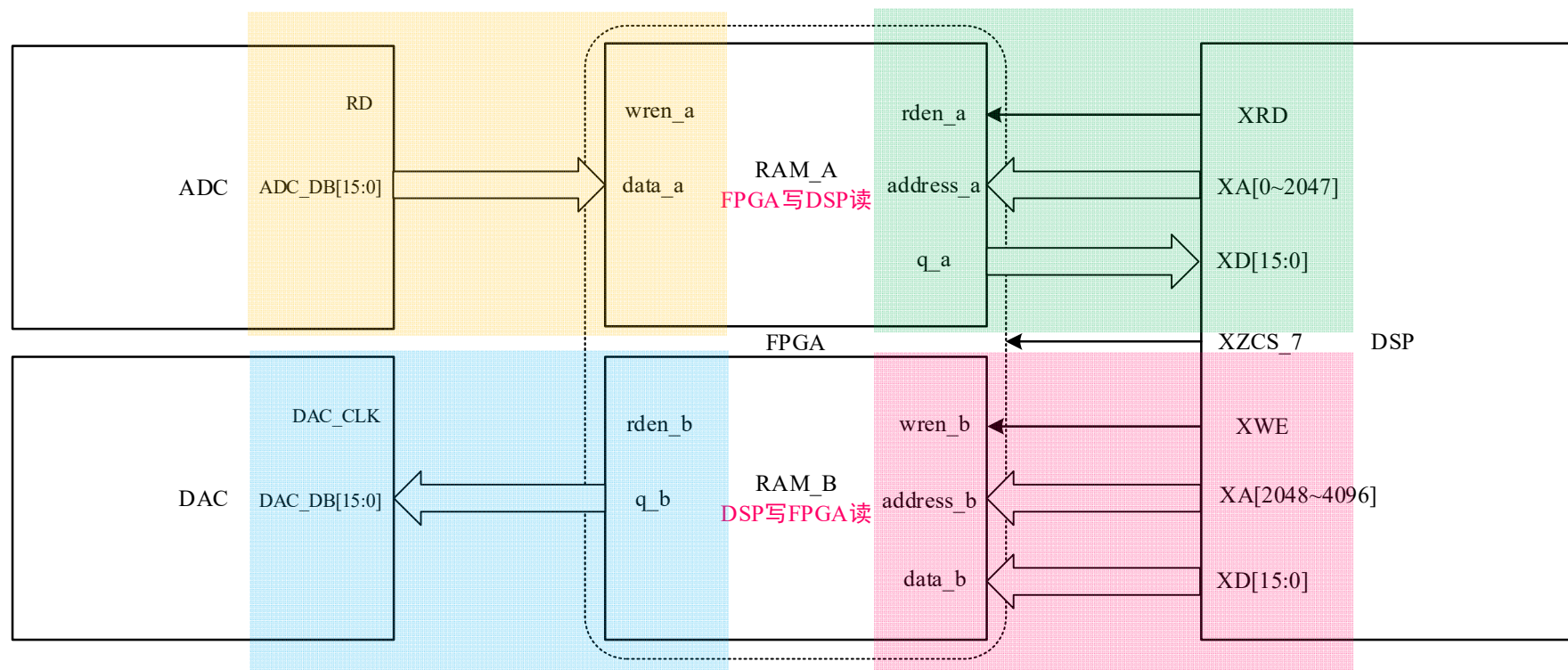


系统框图



ADC 向 RAM_A 传数据为 FPGA 写操作

DAC 从 RAM_B 取数据为 FPGA 读操作

FPGA 向 DSP 传数据为 DSP 读操作

DSP 向 FPGA 写数据为 DSP 写操作

说明:

1.DSP 是主控, FPGA 通过接受来自 DSP 的 XWE、XRD、XZCS 等信号控制 RAM 的读写

2.DSP 或 FPGA 写满对应的地址区域后会向对方发送写满信号来通知对方读取数据