# 安徽大学 20<u>19</u>—20<u>20</u>学年第<u>1</u>学期 《 数字逻辑 》(A卷)考试试题参考答案及评分标准

- 一、解答题(共25分,每题5分)
- 1. 解答: B+D
- 2. 解答:

$$F' = \overline{\overline{A + B} \cdot C} \cdot \left[ (\overline{B} + \overline{D}) \cdot C + \overline{(A + \overline{B}) \cdot \overline{D}} \right]$$

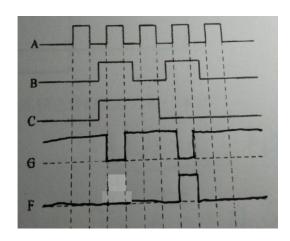
$$\overline{F} = \overline{\overline{AB} + C} \cdot \left[ (B + D) \cdot \overline{C} + \overline{(A\overline{B}) + \overline{D}} \right]$$

- 3. 解答:  $F = A + \overline{BC} + B\overline{D}$
- 4. 解答:

AB				
CD	00	01	11	10
00	d)	1	0	d
01	0	1	0	0
11	d	1	d	0
10	1	1	0	1

 ${\rm F(A,B,C,D)} = \sum m(2,4,5,6,7,10) + \sum d(0,3,8,15) = \overline{\rm A}{\rm B} + \overline{\rm B}\overline{\rm D}$ 

5. 解答:



## 二、组合电路设计题(共10分)

[解答]

(1) 列出真值表,写出输出函数的最简与或式;(6分)

#### ①. 分析题意,写出真值表

A、B、C、D四项性能指标 用1表示满足,0表示不满足,产 品L合格用1表示,不合格用0 表示,可列出真值表如下;

ABCD	L	ABCD	L
0000	0	1000	0
0001	0	1001	0
0010	0	1010	0
0011	0	1011	1
0100	0	1100	0
0101	0	1101	1
0110	0	1110	1
0111	0	1111	1

(4

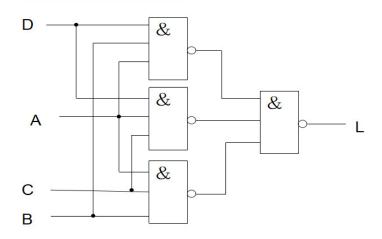
分)

#### ②. 由真值表写表达式

$$L = ABD + ACD + ABC$$
 (2  $\%$ )

- (2) 用与非门实现, 画出电路图。(4分)
  - ③.写成与非门表达式

$$L = ABD + ACD + ABC$$
$$= \overline{ABD} \cdot \overline{ACD} \cdot \overline{ABC}$$



# 三、组合电路分析题(共16分)

(1) 写出逻辑函数表达式; (6分)

$$F_1 = A \cdot \overline{AB}$$

$$F_2 = \overline{A \cdot \overline{AB} + B \cdot \overline{AB}}$$

$$F_3 = B \cdot \overline{AB}$$

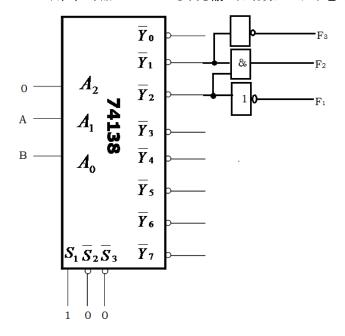
(2) 列出真值表; (3分)

Α	В	F <sub>1</sub>	F <sub>2</sub>	F <sub>3</sub>
0	0	0	1	0
0	1	0	0	1
1	0	1	0	0
1	1	0	1	0

#### (3) 说明电路的逻辑功能。(2分)

这是一个比较器,比较 AB 两个数的大小。A>B 时, $F_1$ 输出为 1,A<B 时, $F_3$ 输出为 1;A=B 时, $F_2$ 输出为 1.

(4) 用译码器 74LS138 实现输出函数, 画出电路图。(5分)



#### 四、时序电路分析题(共17分)

[解答]

(1) 写出激励函数表达式,输出函数表达式和电路的次态方程;(8分)

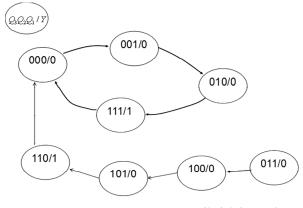
$$\begin{split} & J_{1} = \overline{Q_{2}^{n}Q_{3}^{n}}, \quad K_{1} = 1 \\ & J_{2} = Q_{1}^{n}, \quad K_{2} = \overline{Q_{1}^{n}} \cdot \overline{Q_{3}^{n}} \\ & J_{3} = \quad Q_{2}^{n}, \quad K_{3} = Q_{2}^{n} \\ & \quad Y = Q_{2}^{n}Q_{3}^{n} \\ & Q_{1}^{n+1} = \overline{Q_{2}^{n}} \cdot \overline{Q_{3}^{n}} \cdot \overline{Q_{1}^{n}} \\ & Q_{2}^{n+1} = Q_{1}^{n} \cdot \overline{Q_{2}^{n}} + \overline{Q_{1}^{n}} \cdot \overline{Q_{3}^{n}} \cdot Q_{2}^{n} \\ & Q_{3}^{n+1} = Q_{2}^{n} \cdot \overline{Q_{3}^{n}} + \overline{Q_{2}^{n}} \cdot Q_{3}^{n} \end{split}$$

批改说明:这里有3组激励函数表达式、1组输出函数表达式和3组电路状态方程,共7组,学生每写错一组,扣除一分。

(2) 画出状态表和状态图: (6分)

Q <sub>3</sub> n	Q <sub>2</sub> n	Q <sub>1</sub> n	<b>Q</b> <sub>3</sub> n+1	Q <sub>2</sub> n+1	Q <sub>1</sub> n+1	Υ
0	0	0	0	0	1	0
0	0	1	0	1	0	0
0	1	0	1	1	1	0
1	1	1	0	0	0	1
0	1	1	1	0	0	0
1	0	0	1	0	1	0
1	0	1	1	1	0	0
1	1	0	0	0	0	1

状态表 (3分):



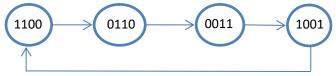
状态图 (3分):

(3)分析电路的逻辑功能。(3分) 四进制计数器,Y为进位输出信号。

#### 五、时序电路设计题(共15分)

[解答]

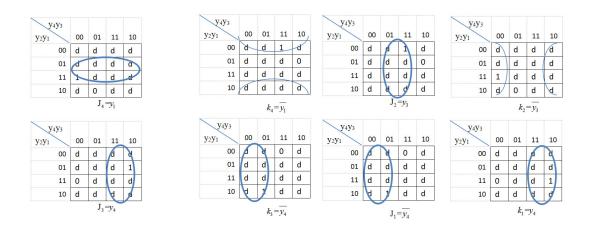
(1) 画出 4 个灯泡循环右移的状态图和状态表; (7 分) 状态图: (3 分)



状态表: (4分)

$\mathcal{Y}_4$	$y_3$	$y_2$	$y_1$	$y_4^{n+1}$	$y_3^{n+1}$	$\mathcal{Y}_{2}^{n+1}$	$\mathcal{Y}_{1}^{n+1}$
0	0	0	0	d	d	d	d
0	0	0	1	d	d	d	d
0	0	1	0	d	d	d	d
0	0	1	1	1	0	0	1
0	1	0	0	d	d	d	d
0	1	0	1	d	d	d	d
0	1	1	0	0	0	1	1
0	1	1	1	d	d	d	d
1	0	0	0	d	d	d	d
1	0	0	1	1	1	0	0
1	0	1	0	d	d	d	d
1	0	1	1	d	d	d	d
1	1	0	0	0	1	1	0
1	1	0	1	d	d	d	d
1	1	1	0	d	d	d	d
1	1	1	1	d	d	d	d

## (2) 使用 JK 触发器设计电路,求解激励函数表达式;(8分)



#### 六、综合设计题(共17分)

(1) 求解受血编码器真值表,输血编码器真值表以及判别器真值表。(7分)输血和受血编码器输出均为两位二进制编码。统一为,A型血:00;B型血:01;AB型血:10;O型血:11。

输血编码器真值表

 $\chi_6$  $G_3$  $G_4$ 0 1 0 1 0 0 0 1 0 1 0 0 0 1 1 1 其余情况 d

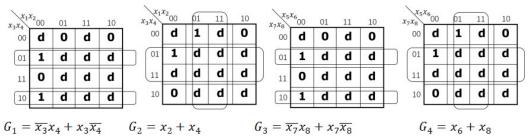
受血编码器真值表

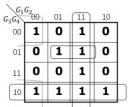
$x_1$	$x_2$	$x_3$	<i>x</i> <sub>4</sub>	$G_1$	$G_2$
1	0	0	0	0	0
0	1	0	0	0	1
0	0	1	0	1	0
0	0	0	1	1	1
	其余忖	d	d		

#### 判别器真值表

	$G_1$	$G_2$	$G_3$	$G_4$	F
Α	0	0	0	0	1
型	0	0	0	1	0
	0	0	1	0	1
	0	0	1	1	0
В	0	1	0	0	0
型	0	1	0	1	1
	0	1	1	0	1
	0	1	1	1	0
AB	1	0	0	0	0
型	1	0	0	1	0
	1	0	1	0	1
	1	0	1	1	0
0型	1	1	0	0	1
型	1	1	0	1	1
	1	1	1	0	1
	1	1	1	1	1

(2) 求解  $G_1$ 、 $G_2$ 、  $G_3$ 、 $G_4$  以及 F 的最简与或表达式; (10 分)





 $F = G_3 \overline{G_4} + G_1 G_2 + G_2$