

第 3 章 组合逻辑电路（导学 1）

一、基本概念

1. 组合逻辑电路、分析、设计、功能表；
2. 奇偶校验器、数据选择器；
3. 编码器、二进制优先编码器、二—十进制优先编码器；
4. 译码器、二进制译码器、二—十进制译码器、显示译码器

二、主要内容

1. 组合逻辑电路的定义和特点；
2. 组合逻辑电路的分析方法和分析步骤；
3. 组合逻辑电路的设计方法和设计步骤；
4. 奇偶校验器、数据选择器的功能和应用；
5. 编码器的功能和应用；
6. 译码器的功能和应用。

三、重点内容

1. 组合逻辑电路的分析方法、设计方法及其步骤；
2. 数据选择器 74LS153、74LS151 的功能和应用电路的分析与设计；
3. 利用编码器 74LS148 构成的应用电路的分析和设计；
4. 利用译码器 74LS138、7442 构成的应用电路的分析和设计。