

## 第 3 章 组合逻辑电路（导学 2）

### 一、基本概念

1. 共阴、共阳、数码管；
2. 半加、全加、串行进位、超前进位；
3. 数值比较

### 二、主要内容

1. 显示译码器的功能和应用；
2. 一位加法器的构成类型、特点和功能；
3. 多位加法器的构成类型、特点和功能；
4. 一位数值比较器的构成原理和功能；
5. 多位数值比较器的构成原理和功能。

### 三、重点内容

1. 显示译码器 7448 的功能和使用方法；
2. 全加器的符号、功能和逻辑表达式；
3. 超前进位加法器 74LS283 的功能和使用方法；
4. 利用四位加法器 74LS283 构成的应用电路的分析和设计；
5. 利用四位数值比较器 CC14585 构成的应用电路的分析；
6. 各种常用中规模组合逻辑电路构成的应用电路的分析和设计。