

第 8 章 可编程逻辑器件 (导学)

一、基本概念

1. PLD、FPLA、PAL、GAL;
2. 与阵列、或阵列、互补输出缓冲器、三态输出缓冲器、缺省表示、固定、可编程、输出逻辑宏单元 (OLMC)、结构控制字

二、主要内容

1. 可编程逻辑器件的特点、结构组成、逻辑符号惯用画法;
2. 现场可编程逻辑阵列 (FPLA) 结构特点和应用;
3. 可编程阵列逻辑 (PAL) 结构特点和应用;
4. 通用阵列逻辑 (GAL) 结构特点和应用

三、本章重点

1. 可编程逻辑器件的特点和结构;
2. FPLA、PAL、GAL 结构特点的比较;
3. 利用 FPLA、PAL 构成的电路如何进行分析或设计。