

可编程逻辑器件

1. 由 JK 触发器和 PLA 构成的时序电路如图 8.1 所示，分析其功能（列出状态转换表、画出状态转换图，描述其功能，并说明其能否自启动）。

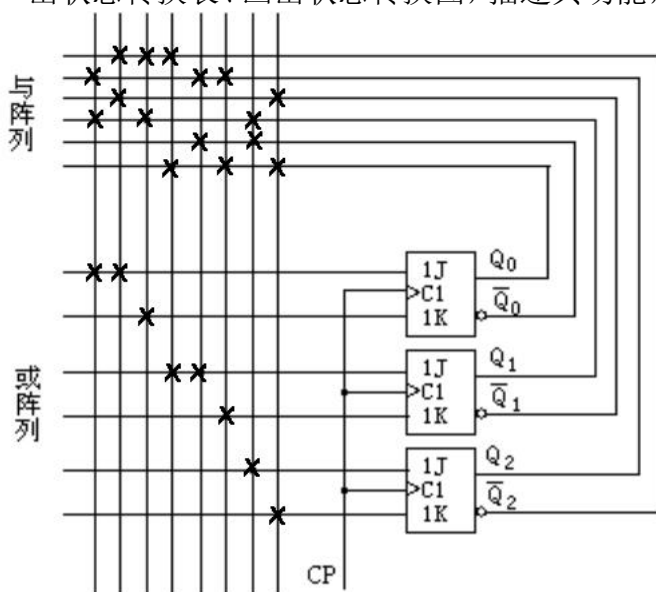


图 8.1

2. 试用如图 8.2 所示的 PLA 器件设计一保密锁逻辑电路。在此电路中，保密锁上有 A、B、C 三个按钮。当三个按钮同时按下时，或 A、B 两个同时按下时，或按下 A、B 中的任一位按钮时，锁就能被打开；而不符合上列组合状态时，将使电铃发出报警响声。要求写出必要的设计步骤，并画出 PLA 阵列连接的逻辑图。

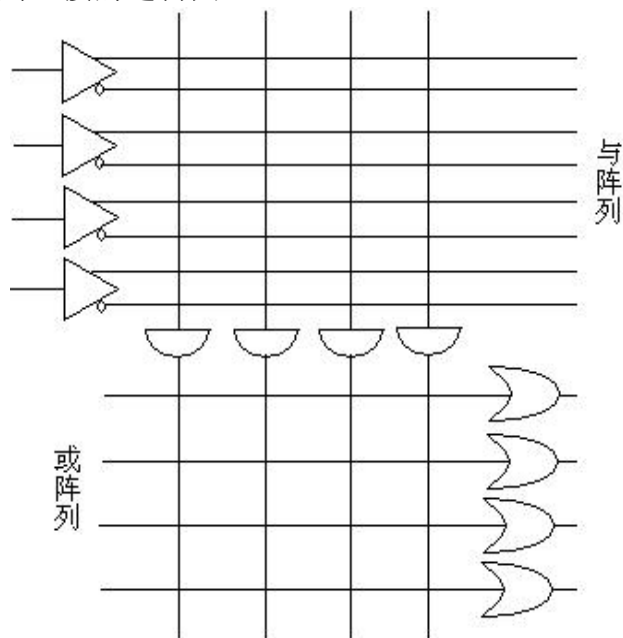


图 8.2