

[010412500001] - Kiến trúc máy tính - CN22CLCA

[Khóa học của tôi](#) / [Các khoá học của tôi](#) / [HKI2324 Kiến trúc máy tính 010412500001](#) / [Day11 \(22th Nov., 2023\) - Wed \(2](#) / [EMU Test](#)

Bắt đầu vào lúc	Thứ tư, 22 Tháng mười một 2023, 11:00 AM
Trạng thái	Đã xong
Kết thúc lúc	Thứ tư, 22 Tháng mười một 2023, 11:30 AM
Thời gian thực hiện	29 phút 41 giây
Điểm	19,00/28,00
Điểm	6,79 trên 10,00 (68%)

Câu hỏi 1

Đúng  
Đạt điểm 1,00 trên 1,00

Given assembly code: SUB 100,CX. **Examine** the type of the source operand's addressing mode.

- Select one:
- ☐

 a. Implied addressing mode
- ☐

 b. Direct addressing mode
- ☐

 c. Immediate addressing mode
- ☒

 d. This code is invalid ✓

Câu trả lời của bạn đúng  
The correct answer is: This code is invalid

Câu hỏi 2

Đúng  
Đạt điểm 1,00 trên 1,00

**Determine** the addressing mode of the source operand in this line of code:  
ADD AX,CX

- Select one:
- ☐

 a. Register indirect
- ☐

 b. Immediate
- ☒

 c. Register ✓
- ☐

 d. Memory

Câu trả lời của bạn đúng  
The correct answer is: Register

Sai

Đạt điểm 0,00 trên 1,00

Choose the incorrect statement

```
MOV REG, memory
MOV memory, REG
MOV REG, REG
MOV memory, immediate
MOV REG, immediate
MOV memory, memory
```

- Select one:
- ☐

a. The "Immediate" can have the values of w5, -24, 3Fh, or 10001101b.
- ☐

b. The command MOV memory, memory makes two memory locations have the same value.
- ☐

c. The operands can be formatted as [BX], [BX+SI+7], and variable.
- ☒

d. After executing the command Move REG, memory, the content of the REG is the same as the content of the memory whose address is "memory". ❌

Câu trả lời của bạn sai.

The correct answer is: The command MOV memory, memory makes two memory locations have the same value.

Câu hỏi 4

Sai

Đạt điểm 0,00 trên 1,00

Choose the correct statement

```
include 'emu8086.inc'

ORG 100h
MOV AL, 2
CMP AL, 3
JNE label1
PRINT 'AL = 3.'
JMP exit
label1:
PRINT 'Al <> 3.'
exit:
RET
```

- Select one:
- ☐

a. Both flags CF and ZF are zero after running the program.
- ☐

b. The command PRINT 'AL = 3.' is never executed.
- ☐

c. All are correct
- ☒

d. The command JMP is never executed. ❌

Câu trả lời của bạn sai.


The correct answer is: All are correct

Đúng

Đạt điểm 1,00 trên 1,00

All instructions below can **make change of all** of the flags : CF, ZF, SF, OF, PF, AF

Select one:

- ☐ a. CMP, TEST, SHR, SHL
- ☐ b. TEST, OR, AAA, MUL
- ☒ c. ADD, SUB, CMP, AND 
- ☐ d. JC, CMP, ADD, DIV

Câu trả lời của bạn đúng

The correct answer is: ADD, SUB, CMP, AND

## Câu hỏi 6

Đúng

Đạt điểm 1,00 trên 1,00

All instructions below can **make change of** \_\_\_\_\_:

**AAA, MUL, CMP**

Select one:

- ☐ a. Carry Flag (CF) and Zero Flag (ZF)
- ☐ b. Overflow Flag (OF) and Interrupt enable Flag (IF)
- ☒ c. Carry Flag (CF) and Auxiliary Flag (AF) 
- ☐ d. Sign Flag (SF) and Parity Flag (PF)

Câu trả lời của bạn đúng

The correct answer is: Carry Flag (CF) and Auxiliary Flag (AF)

## Câu hỏi 7


Đúng

Đạt điểm 1,00 trên 1,00

**Elicit** the result after running the line of code with AL=8Ah and CL=2

**SHR AL,CL**

Select one:

- ☒ a. AL=22h; CL=2 
- ☐ b. AL=8h; CL=2
- ☐ c. AL=42h; CL=2
- ☐ d. AL=10h; CL=2

Câu trả lời của bạn đúng


The correct answer is: AL=22h; CL=2

Đúng

Đạt điểm 3,00 trên 3,00

We call an address formed with 2 registers *effective address*. By default, the DS segment register **works with** \_\_\_\_\_ registers.

Select one:

- ☐ a. SS and SI
- ☒ b. BX and SI 
- ☐ c. DI and SP
- ☐ d. SI and BP

Câu trả lời của bạn đúng

The correct answer is: BX and SI

## Câu hỏi 9

Đúng

Đạt điểm 1,00 trên 1,00

CLO2.1 – PI2.1 - BLOOM2

In 8086 architecture, the instruction to copy operand2 to operand1 is \_\_\_\_\_

Select one:

- ☐ a. **MOVSW** operand1, operand2
- ☐ b. **MOVE** operand1, operand2
- ☐ c. **MOVSB** operand1, operand2
- ☒ d. **MOV** operand1, operand2 

Câu trả lời của bạn đúng

The correct answer is: **MOV** operand1, operand2


## Câu hỏi 10

Sai

Đạt điểm 0,00 trên 3,00

CPU makes a calculation of physical address by multiplying the segment register \_\_\_\_ (1) by \_\_\_\_ (2) and adding general purpose register \_\_\_\_ (3) to it .

Select one:

- ☐ a. (1) DX; (2) 100; (3) DI
- ☐ b. (1) SS; (2) 10; (3) SP
- ☐ c. (1) DS; (2) 10 h; (3) SI
- ☒ d. (1) CS; (2) 100 h; (3) SS 

Câu trả lời của bạn sai.

The correct answer is: (1) DS; (2) 10 h; (3) SI

Sai

Đạt điểm 0,00 trên 1,00

Choose the **right statement about the results** of the program below

```
05 org 100h
06
07 MOV AL, var11
08 MOV BX, var2
09
10 RET
11
12 VAR1 DB 7
13 var2 DW 1234h
```

Select one:

- ☐ a. We get an error message for line 12.
- ☐ b. The content of AL register is 7h.
- ☒ c. The content of BX equals to the content of var2. ❌
- ☐ d. We get an error message for line 07.

Câu trả lời của bạn sai.

The correct answer is: We get an error message for line 07.

## Câu hỏi 12

Đúng

Đạt điểm 1,00 trên 1,00

The **common characteristic** of segment registers (CS, DS, ES, SS) in x8086 is \_\_\_\_\_

Select one:

- ☐ a. They all point at segment where variables are defined.
- ☐ b. They all point at the segment containing the current program.
- ☐ c. They all point at the segment containing the stack.
- ☒ d. They all have a very special purpose - pointing at accessible blocks of memory. ✔️

Câu trả lời của bạn đúng

The correct answer is: They all have a very special purpose - pointing at accessible blocks of memory.

Đúng

Đạt điểm 1,00 trên 1,00

Choose the right statement about the program below

```
include 'emu8086.inc'

ORG 100h

mov ah, 1
int 21h

RET
```

Select one:

- ☐ a. The AL is always changed its content whenever a pressed ASCII code is entered by a user.
- ☒ b. The AL is updated by the ASCII code entered by pressing a key, and the screen show only the visible character located in AL. ✓
- ☐ c. The AL is updated by the ASCII code entered by pressing a key, and the screen show this character located in AL.
- ☐ d. The AL is updated by the ASCII code entered by pressing a key, and the screen does not show this character .

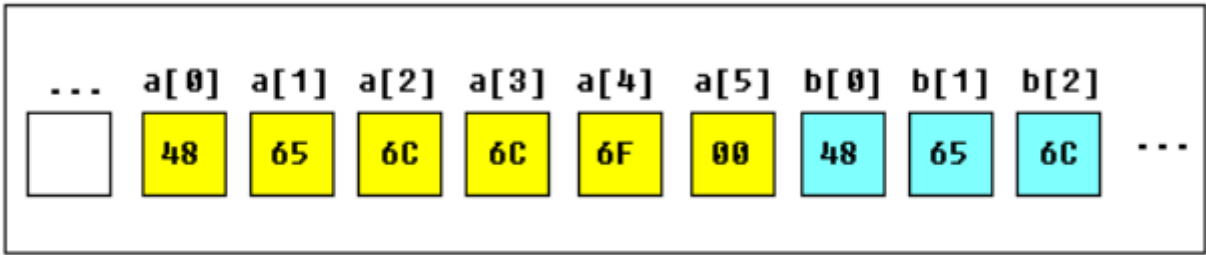
Câu trả lời của bạn đúng

The correct answer is: The AL is updated by the ASCII code entered by pressing a key, and the screen show only the visible character located in AL.

Sai

Đạt điểm 0,00 trên 1,00

The chart below **shows a part of the memory** where the arrays named **a** and **b** are declared as: \_\_\_\_\_



- Select one:
- ☐ a. **a** DB 48, 65, 6C, 6C, 6F, 00h  
**b** DB 'Hello', 0
- ☐ b. **a** DB 48, 65, 6C, 6C, 6F, 00  
**b** DB 'Hello', 0
- ☒ c. **a** DB 48h, 65h, 6Ch, 6Ch, 6Fh, 00h  
**b** DB 'Hello', 0 ❌
- ☐ d. **a** DB 48h, 65h, 6Ch, 6Ch, 6Fh, 00h  
**b** DB 'Hel', 0

Câu trả lời của bạn sai.

The correct answer is: **a** DB 48h, 65h, 6Ch, 6Ch, 6Fh, 00h

**b** DB 'Hel', 0

## Câu hỏi 15

Đúng

Đạt điểm 1,00 trên 1,00

After **compiling and executing** these line of codes with the input values AX=1000H; BX=2000H; CX=3000H, determine the value of the registers.

PUSH AX  
PUSH BX  
PUSH CX  
POP AX  
POP BX  
POP CX

- Select one:
- ☐ a. AX=3000H; BX=1000H; CX=2000H
- ☐ b. AX=2000H; BX=3000H; CX=1000H
- ☒ c. AX=3000H; BX=2000H; CX=1000H ✔️
- ☐ d. AX=1000H; BX=2000H; CX=3000H

Câu trả lời của bạn đúng

The correct answer is: AX=3000H; BX=2000H; CX=1000H

Sai

Đạt điểm 0,00 trên 1,00

Choose the **right statement about the results** of the program below

```
ORG 100h      ;
MOV AX, 0B800h ;
MOV DS, AX    ;.
MOV CL, 'A'   ;.
MOV CH, 1101_1111b ;.
MOV BX, 15Eh  ;.
MOV [BX], CX  ;
RET          ;.
```

- Select one:
- ☐ a. Set CL to ASCII code of 'a'
  - ☒ b. Copy contents of DX to memory at 015E:B800 ✖
  - ☐ c. Copy contents of CX to memory at B800:015E
  - ☐ d. Set AH to hexadecimal value of 8Bh

Câu trả lời của bạn sai.

The correct answer is: Copy contents of CX to memory at B800:015E

Câu hỏi 17

Đúng

Đạt điểm 1,00 trên 1,00

Choose the right **statement about characteristic** of registers in x8086

- Select one:
- ☐ a. The the accumulator register AX is an eight-bit register.
  - ☒ b. When we modify any of the 8 bit registers which belong to general purpose registers (AX, BX, CX, DX) 16-bit register is also updated correspondingly, and vice-versa. ✔
  - ☐ c. Because registers are located inside the CPU, they are much slower than memory.
  - ☐ d. Accessing data in a register located inside the CPU usually takes no time because this task always need the use of a system bus.

Câu trả lời của bạn đúng

The correct answer is: When we modify any of the 8 bit registers which belong to general purpose registers (AX, BX, CX, DX) 16-bit register is also updated correspondingly, and vice-versa.



Đúng

Đạt điểm 1,00 trên 1,00

**Choose correct statement** about the result of line of codes:

mov ah,01b

int 21h

Select one:

- ☐ a. Input a string.
- ☒ b. Input a character. ✓
- ☐ c. Output a string.
- ☐ d. Output a character.

Câu trả lời của bạn đúng

The correct answer is: Input a character.

Câu hỏi 19

Đúng

Đạt điểm 1,00 trên 1,00

**Elicit** the result after running all the assembly codes below.

mov ax, VALUE

mov bx, ax

shl ax, 2

add ax, bx

shl bx, 3

sub ax, bx

Select one:

- ☐ a.  $AX = (-4) * VALUE$
- ☐ b.  $AX = (-5) * VALUE$
- ☒ c.  $AX = (-3) * VALUE$  ✓
- ☐ d.  $AX = (-2) * VALUE$

Câu trả lời của bạn đúng

The correct answer is:  $AX = (-3) * VALUE$

Đúng

Đạt điểm 3,00 trên 3,00

The \_\_\_\_ register in x8086 **functions as** the PC (Program Counter) register in IAS computer architecture.

Select one:

- ☐ a. SP - the stack pointer
- ☒ b. IP - the instruction pointer ✓
- ☐ c. AX - the accumulator register
- ☐ d. Si - the source index register

Câu trả lời của bạn đúng

The correct answer is: IP - the instruction pointer

## Câu hỏi 21

Sai

Đạt điểm 0,00 trên 1,00

Choose the right statement about code lines below

```
include 'emu8086.inc'
```

```
ORG 100h
```

```
MOV CX, 5
```

```
label1:
```

```
PRINTN 'loop!'
```

```
LOOP label1
```

```
RET
```

Select one:

- ☐ a. All are correct.
- ☐ b. The address of the label "lable1" is called at least one time.
- ☒ c. The phrase "loop!" appears 5 times. ✗
- ☐ d. The phrases "loop!" are in separate lines.

Câu trả lời của bạn sai.

The correct answer is: All are correct.

Đúng

Đạt điểm 1,00 trên 1,00

Choose the replacement instructions for code line number 2 below

```
01 ORG 100h ; this directive required for a simple 1 segment .com program
02 MOV AX, 0B800h ; set AX to hexadecimal value of B800h.
03 MOV DS, AX ; copy value of AX to DS.
04 MOV CL, 'A' ; set CL to ASCII code of 'A', it is 41h.
05 MOV CH, 1101_1111b ; set CH to binary value.
06 MOV BX, 15Eh ; set BX to 15Eh.
07 MOV [BX], CX ; copy contents of CX to memory at B800:015E
08 RET ; returns to operating system.
```

Select one:

- ☐ a. 

MOV AH, B8H  
MOV AL, 0
- ☒ b. 

MOV AH, 0B8H  
MOV AL, 00H

 ✓
- ☐ c. 

MOV AX, B800h
- ☐ d. 

MOV AL, 0o  
MOV AH, B8H

Câu trả lời của bạn đúng

The correct answer is: 

MOV AH, 0B8H  
MOV AL, 00H

◀ Test 8

Chuyển tới...

EMU- optional ▶