#### 2.b) Einstellen des USART des ATMega16

Die Taktfrequenz des Zielsystems ist 10 Mhz. Die gewünschte Baudrate ist 38400 Baud.

- Welcher Wert wird im USART Baud Rate Register (UBRRL) eingestellt?
- Wie groß ist die Abweichung von der gewünschten Baudrate?
- Durch welche Maßnahme lässt sich die Abweichung minimieren?

XTAL2 XTAL1

(ADC8) PA8

(ADC7) PA7

(ADC5) PA5

(ADC4) PA4

(ADC3) PA3

(ADC2) PA2

(ADC1) PA1

(ADC0) PA0

PC7

PC6

PC:

PC3

PC2

PC1

PCC

Taster 2

Taster 1.

ADCH ADCL

2.00

1.70

## 3) Anwendungsbeispiel

#### 3.a) Port Initialisierung

Gib für das vorliegende Beispiel die Initialisierung des Port C an, um die LEDs ansteuern zu können und die Taster entsprechend auswerten zu können. Trage die Werte entsprechend in den Code unten ein. Unbelegte Eingänge sollen nicht hochohmige sein!

\_\_\_/2P

# 3.b) Kreuze die **richtigen** Aussagen an

- ☐ Die rote LED hängt von der Taste 2 ab.
- ☐ Wenn Taste 2 gedrückt ist, leuchtet die grüne LED.
- ☐ Die Variable old\_state ist überflüssig, da sie bei jedem Durchlauf überschrieben wird.
- ☐ Das Leuchten der grünen LED ist unabhängig von Taste 1.
- ☐ Die rote LED ändert den Zustand nur beim Drücken der Taste 1.

/5P

```
#include <avr/io.h>
 int main(void) {
   int old_state=0, new_state;
   DDRC= ;
   PORTC= ;
   while(1)
   { if (PINC&0x08) {
       PORTC |=0 \times 02;
     else {
       PORTC&=0xFD;
     }
     new state=PINC;
     if ( (old state&0x04) && ( (new state&0x04)==0) ) {
       PORTC=(PORTC\&0xFE) | ((PINC>>3)\&0x01);
     }
     old_state=new_state;
   return 0;
}
```

### 3.c) Verwendung des 10 Bit ADC des ATMega16

Der ADC wird für das obige Schaltungsbeispiel wie folgt konfiguriert: Multiplexer auf Kanal 0; als Referenz wird die Spannung an AREF verwendet; das Ergebnis ist rechts ausgerichtet (siehe Registerbeschreibung). Welcher Wert steht nach einer Konversion im Register ADCH und ADCL?

-	-	-	-	-	-	ADC9	ADC8
ADC7	ADC6	ADC5	ADC4	ADC3	ADC2	ADC1	ADC0