3)	Syncl	nrones	Desi	gn																						
Α—	1 þ 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1									3.a) Zeichne den kritischen Pfad ein/ Wie groß ist die Verzögerung im kritischen Pfad?														/1P		
В — С —	10ns & AB' 10ns 21																									
einer		ning ndige t tchen e				s Timi	ing I	Diag	ramn	n ur	ıter	Ber	rücks	sich	ıtigu	ing (der V	Verz	öge	runş	gsze	it. E	ine l	- Brei		/3P on
A										_																
В																										
С																										
A'																										
B'																										
AB	, _																									
ВС	, =																									
Y																										
3.d) Markiere im obigen Timing Diagramm die Auswirkung des logischen Hazards (des Glitches)/2P 3.e) <u>BONUSFRAGE</u> : Erweitere die Schaltung, um den logischen Hazard zu vermeiden/2P 4) Ausgangstreiber - Multiple Choice/4P Es können keine, eine oder mehrere Antworten richtig sein.															′2P											
L3 IX	Jillicii	Keme,	CIIIC	ouci	men	rere 1	1110	Orte		Tote)pen		Tri-											
Kanr Kanr Benö Arbe Kanr Mehi	n hoch n bei '1 otigt ex itet m n bei '(rere A n eine	an ve ohmig L' Stron kterner ittels (O' Stron usgän LED a nintegr	sein n trei n Pull Gegen n sen ge kö	iben I-Up itakte iken innen iern	Wide endst	erstand ufe ounder	d n wer			Pol		Col		or S	State									_		/2P
0 1 0	1 0 1	0 0 1 1 0 0	1 1	-			Linl eine	em Ü	bert	ragı	ıng	sfeh	ıler g	eko	omn	nen :)				Parit	ät ve	erser	ıdet	. Ist	es zu
0	0	0 0 1 0	0				Kan	ın de	er Fe	nler	K0	rrıgi	iert v	ver	den	und	wei	nn ja	ı, w	ie?						