Strided Access I oder II:

Ich habe versucht, die verschiedenen Grafiken in eine zu packen und xticks zu setzen, aber man konnte da kaum was erkennen

Verschiedene Random Messungen durchprobiert, hinten noch zwei Zusatzfolien

Strided Access: Beobachtungen

32 Ist die Line Size des L1 Caches

Ist 1024 die Page Size?

CudaMalloc() und CudaMallocHost()

Graphen liegen perfekt übereinander

Die hören aber später auf, da unten gesamtzahl threads und nicht zahl threads pro block geplotted

Unified Memory:

Unified Memory wird einmal allociert und dann vom Treiber automatisch hin und her geschoben. Idee: Schreibe zuerst das Array voll mit memset (dann ist es auf der CPU) und dann mit CudaMemset (dann ist es auf der GPU)

Man kann hier besser erkennen, dass die Graphen jeweils vorher enden

Tendenz bestätigt sich, erkläre Abweichungen zum Messfehler

Keine genauere Messung der Standardabweichung da lange Messung

Anhand der Daten lässt sich nicht erkennen ob nur zufällige Abweichung

Producer-Consumer-Verhältnis (Erklärung):

Code ist im Anhang, man könnte tiefer drauf eingehen, macht aber ev weniger Sinn

Kommunikationsmessung: Laufzeit ohne Kommunikation  
Zeit wird ziemlich linear mehr, was sehr erwartbar ist, da die kopierte datenmenge auch linear wächst