


Projektname:	HC-1 (16 Bit)	 TECHNISCHE HOCHSCHULE MITTELHESSEN
Dokument:	Prüfprotokoll (Version 1)	
Bearbeiter:	Steffen Rühl, Danilo Kaltwasser, Manuel Sachmann	
Team Nr.:	3	
Datum:	18.09.2016	

Prüfprotokoll

Zur einfacheren Darstellung sind die Zahlen vom binären in das hexadezimale System umgerechnet.

1. Prüfung der 8-Bit Befehle

a. IN- und OUT-Befehl


Eingabe	Soll-Ausgabe	Ist-Ausgabe
0001	0001	0001
F2C3	F2C3	F2C3
0DA4	0DA4	0DA4

b. LOAD- und STORE-Befehl

Eingabe	Soll-Ausgabe	Ist-Ausgabe
503D 91C2	503D	503D
0001 3425	0001	0001
ACD5 1234	ACD5	ACD5

c. ADD-Befehl

Eingabe	Soll-Ausgabe	Ist-Ausgabe
3241 + 5316	8557	8557
0001 + A4D9	A4DA	A4DA
53CD + 26F2	7ABF	7ABF

Projektname:	HC-1 (16 Bit)	 TECHNISCHE HOCHSCHULE MITTELHESSEN
Dokument:	Prüfprotokoll (Version 1)	
Bearbeiter:	Steffen Rühl, Danilo Kaltwasser, Manuel Sachmann	
Team Nr.:	3	
Datum:	18.09.2016	

d. SUB-Befehl


Eingabe	Soll-Ausgabe	Ist-Ausgabe
5316 - 3241	20D5	20D5
A4D9 - 0001	A4D8	A4D8
53CD - 26F2	2CDB	2CDB

e. NAND-Befehl

Eingabe	Soll-Ausgabe	Ist-Ausgabe
4251 6372	BDAF	BDAF
1252 ABCD	FDBF	FDBF
D6F2 4DA2	BB5D	BB5D

f. JZ- und JPOS-Befehl

Eingabe	Soll-Ausgabe	Ist-Ausgabe
0000	0004	0004
5362	0006	0006
8526	0001	0001

Projektname:	HC-1 (16 Bit)	
Dokument:	Prüfprotokoll (Version 1)	
Bearbeiter:	Steffen Rühl, Danilo Kaltwasser, Manuel Sachmann	
Team Nr.:	3	
Datum:	18.09.2016	

2. Prüfung der 16-Bit Befehle

a. IN- und OUT-Befehl


Eingabe	Soll-Ausgabe	Ist-Ausgabe
0580	0580	0580
C201	C201	C201
5789	5789	5789

b. LOAD- und STORE-Befehl

Eingabe	Soll-Ausgabe	Ist-Ausgabe
3257 0191	3257	3257
D8C7 2A41	D8C7	D8C7
4532 7843	4532	4532

c. ADD-Befehl

Eingabe	Soll-Ausgabe	Ist-Ausgabe
2415 0843	2C58	2C58
1257 3257	44AE	44AE
53CD + 26F2	7ABF	7ABF

Projektname:	HC-1 (16 Bit)	 TECHNISCHE HOCHSCHULE MITTELHESSEN
Dokument:	Prüfprotokoll (Version 1)	
Bearbeiter:	Steffen Rühl, Danilo Kaltwasser, Manuel Sachmann	
Team Nr.:	3	
Datum:	18.09.2016	

d. SUB-Befehl


Eingabe	Soll-Ausgabe	Ist-Ausgabe
0080 0140	00C0	00C0
002B 2001	1FD6	1FD6
0500 0834	0334	0334

e. NAND-Befehl

Eingabe	Soll-Ausgabe	Ist-Ausgabe
2908 6061	DFFF	DFFF
3E46 A928	D7FF	D7FF
01E0 1E20	FFDF	FFDF

f. JZ- und JPOS Befehl

Eingabe	Soll-Ausgabe	Ist-Ausgabe
8103	0001	0001
0015	0006	0006
0000	0004	0004

Projektname:	HC-1 (16 Bit)	 TECHNISCHE HOCHSCHULE MITTELHESSEN
Dokument:	Prüfprotokoll (Version 1)	
Bearbeiter:	Steffen Rühl, Danilo Kaltwasser, Manuel Sachmann	
Team Nr.:	3	
Datum:	18.09.2016	

Änderungsnachweis:

Version	Art der Änderung	Datum
1	Erstausgabe	18.09.2016