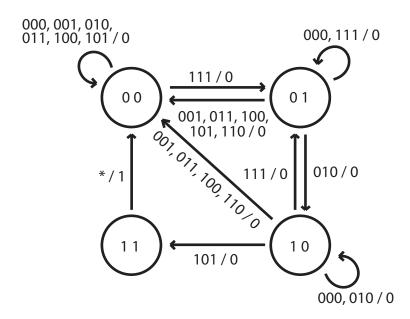
Fremgangsmetode:

Valgte kode 7-2-5

Lagde så tilstandsdiagram, fylte så tilstandstabellen. Tegnet ikke karnaughdiagram i og med at vi bruker "Build Circuit" funksjonen og så på det som litt unødvendig. Implementerte så kretsen i logisim, la opp det grunnleggende vi fikk i obligen, lagde ny "circuit" og la til inputs og outputs. Brukte så "Analyze Circuit" funksjonen og fylte ut tabellen med min egen. Fant ut at det var smart å la 0-0-0 gå i samme tilstand så man klarer å trykke neste siffer. En annen ting jeg gjorde var å få det samme tallet til å sende deg tilbake i samme tilstand, dette for å gjøre det mulig å holde et siffer over flere klokkesignaler.

Tilstandsdiagram:



Tilstandstabellen:

Q1	andst Q0	X2	X1	Х0	D1	D0	Out
0	0	0	0	0	0	0	0
0	0	0	0	1	0	0	0
0	0	0	1	0	0	0	0
0	0	0	1	1	0	0	0
0	0	1	0	0	0	0	0
0	0	1	0	1	0	0	0
0	0	1	1	0	0	0	0
0	0	1	1	1	0	1	0
0	1	0	0	0	0	1	0
0	1	0	0	1	0	0	0
0	1	0	1	0	1	0	0
0	1	0	1	1	0	0	0
0	1	1	0	0	0	0	0
0	1	1	0	1	0	0	0
0	1	1	1	0	0	0	0
0	1	1	1	1	0	1	0
1	0	0	0	0	1	0	0
1	0	0	0	1	0	0	0
1	0	0	1	0	1	0	0
1	0	0	1	1	0	0	0
1	0	1	0	0	0	0	0
1	0	1	0	1	1	1	0
1	0	1	1	0	0	0	0
1	0	1	1	1	0	1	0
1	1	0	0	0	0	0	1
1	1	0	0	1	0	0	1
1	1	0	1	0	0	0	1
1	1	0	1	1	0	0	1
1	1	1	0	0	0	0	1
1	1	1	0	1	0	0	1
1	1	1	1	0	0	0	1
1	1	1	1	1	0	0	1