```
┌─────────────────────────┐
│          Port           │
└─────────────────────────┘
             ▲
             │
┌─────────────────────────┐
│      BaseSlavePort      │
└─────────────────────────┘
             ▲
             │
┌─────────────────────────┐
│       SlavePort         │
└─────────────────────────┘
             ▲
             │
┌─────────────────────────┐
│      MemoryPort         │
└─────────────────────────┘
```