```
┌─────────────────────────────────┐
│              Port               │
└─────────────────────────────────┘
                 ▲
                 │
┌─────────────────────────────────┐
│         BaseMasterPort          │
└─────────────────────────────────┘
                 ▲
                 │
┌─────────────────────────────────┐
│           MasterPort            │
└─────────────────────────────────┘
                 ▲
                 │
┌─────────────────────────────────┐
│        QueuedMasterPort         │
└─────────────────────────────────┘
                 ▲
                 │
┌─────────────────────────────────┐
│         MemMasterPort           │
└─────────────────────────────────┘
```