

## Ujian Tengah Semester Semester Ganjil 2019/2020

## Alajabar Boolean dan Rangkaian Logika – FEH2H3 Senin, 14 Oktober 2019, 10.15 – 11.35 (80 menit)

Tim Dosen: RTP, DHA, NYB, MHO, VST, VSW

= Ujian bersifat CLOSE ALL, kalkulator TIDAK diperbolehkan, HP dimatikan=

Dilarang keras bekerja sama dan melakukan perbuatan curang. Jika dilakukan, maka dianggap pelanggaran =
 Kerjakan soal langsung pada kertas ujian ini. Tidak disediakan kertas tambahan. Untuk perhitungan, gunakan bagian kosong di lembar nomor soal yang bersangkutan.

bagian kosong di lembar nomor soal yang bersangkutan.							
Nama Mahasiswa:	NIM:	Kelas/ Dosen:	Ruang:	Nilai:			
			J				
			•••••				
Salinlah pernyataan berikut:		Tanda Tangan Mahasiswa:					
Saya mengerjakan ujian ini dengan jujur							
pelanggaran, maka saya bersedia mener							
•••••							
••••••							
•••••							

NO	CAPAIAN PEMBELAJARAN PROGRAM STUDI/PROGRAM LEARNING OUTCOME (PLO)						
1	Bertakwa kepada Tuhan Yang Maha Esa dan mampu menunjukkan sikap religius.						
	Mempunyai pengetahuan dan kemampuan untuk menggunakan ilmu dasar matematika, sains, dan						
2	rekayasa.						
	Mempunyai kemampuan merancang suatu sistem, komponen, atau proses untuk memenuhi						
	kebutuhan yang diharapkan dalam batasan-batasan realistis termasuk pengiriman konten						
3	broadband melalui metode rekayasa dibidang telekomunikasi.						
	Mempunyai kemampuan merancang dan melaksanakan eksperimen, termasuk menganalisis dan						
4	menginterpretasikan data secara ilmiah menggunakan metode ilmiah.						
	Mempunyai kemampuan untuk mengidentifikasi, memformulasi, dan menyelesaikan						
5	permasalahan rekayasa telekomunikasi.						
	Mempunyai keterampilan dalam mengoperasikan perangkat keras, menggunakan aplikasi						
	perangkat lunak dan kemampuan pemrograman yang berkaitan dengan teknologi informasi dan						
6	telekomunikasi.						
7	Mempunyai kemampuan untuk berkomunikasi secara efektif baik lisan maupun tulisan						
	Kemampuan merencanakan menyelesaikan dan mengevaluasi tugas di dalam batasan-batasan						
8	yang ada.						
9	Mampu menunjukkan sikap peran serta dalam kelompok kerja multi disiplin dan lintas budaya.						
10	Mampu menunjukkan sikap bertanggung jawab yang sesuai dengan etika profesi.						
	Mampu memahami kebutuhan akan pembelajaran sepanjang hayat termasuk akses terhadap isu-						
11	isu mutakhir di bidang telekomunikasi dan wawasan kewirausahaan.						

CAPAIAN PEMBELAJARAN MATA KULIAH/ COURSE LEARNING OUTCOME (CLO)				PROGRAM LEARNING OUTCOME (PLO)(ber tanda silang pada PLO yang sesuai)									
		1	2	3	4	5	6	7	8	9	10	11	
CLO 1	Memahami Aljabar Boolean dan penyederhanaannya menggunakan persamaan dan K-Map dan Memahami sistem bilangan biner		Х										
CLO 2	CLO 2 Mampu menganalisa dan merancang rangkaian logika kombinasional dan rangkaian logika sequential												
CLO 3	Mampu menggunakan Program Aplikasi untuk perancangan Rangkaian Logika						Х						

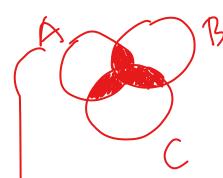
## **CLO 1:** Memahami Aljabar Boolean dan penyederhanaannya menggunakan persamaan dan K-Map dan memahami sistem bilangan biner

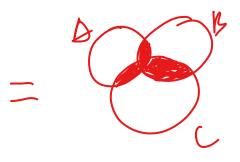
## PLO 2 : Mempunyai pengetahuan dan kemampuan untuk menggunakan ilmu dasar matematika, sains, dan rekayasa

1. (5 point) Buktikan persamaan logika berikut adalah benar dengan menggambarkan diagram Venn

 $\overline{A}BC + A\overline{B}C + AB\overline{C} + ABC = AB + AC + BC$ 

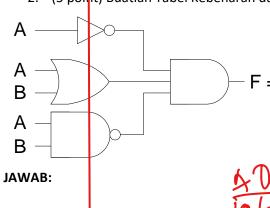
JAWAB:



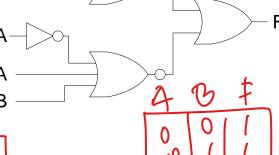




2. (5 point) Buatlah Tabel Kebenaran dari masing-masing rangkaian logika dibawah ini:

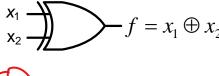


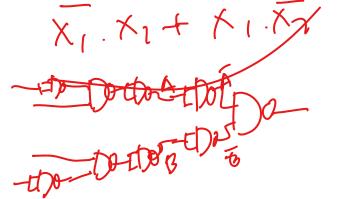


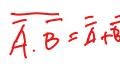




3. (10 point) Berikut adalah gerbang logika XOR, gambarkan rangkaian logika yang ekivalen dengan menggunakan HANYA gerbang logika NAND (tidak diperkenankan menggunakan gerbang logika selain NAND)

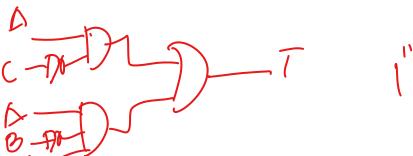






4"

4. (5 point) Gambar rangkaian logika dari persamaan berikut:  $T=A\bar{C}+A\bar{B}C$ 

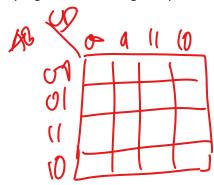


5. (20 point) Dari tabel kebenaran dibawah ini, tentukan:

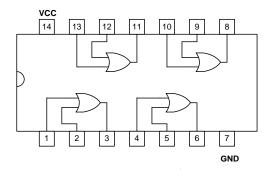
Berdasarkan Tabel Kebenaran Berikut, pergunakan Karnaugh Map untuk mencari persamaan logika yang paling sederhana

untuk output M dan K.

	INF	OL	JT		
Α	В	С	D	М	K
0	0	0	0	1	1
0	0	0	1	Х	1
0	0	1	0	Х	1
0	0	1	1	1	0
0	1	0	0	1	X
0	1	0	1	0	X
0	1	1	0	1	1
0	1	1	1	Х	0
1	0	0	0	Х	1
1	0	0	1	1	1
1	0	1	0	1	0
1	0	1	1	0	0
1	1	0	0	1	0
1	1	0	1	Х	0
1	1	1	0	0	X
1	1	1	1	0	X



6. (5 point) Berikut adalah gambar skematik IC TTL 74LS32 (OR):



Lengkapi tabel dibawah ini berdasarkan konfigurasi pin input/output IC diatas:

PIN I/O	1	2	3	4	5	6	7	8	9	10	11	12	13	14
LOGIKA	0		0	1	1		0		0	1		1	0	1

- 7. (20 point) Sederhanakan fungsi logika berikut dengan menggunakan Aljabar Boole:
- $F_1 = \overline{A}.\overline{B}.C + A.C + B.C$
- $F_2 = \overline{A + \overline{A.C} + B}$
- $F_3 = \overline{A} + A.B.\overline{C} + \overline{\overline{A} + C}$

8. (15 point) Lengkapi tabel berikut

Decimal	Biner	Oktal	Неха
	111011101101		
		78	
1998			
			ADE
			FF7
2019			

9. (15 point) Selesaikan operasi aritmatika berikut:

	Pengurangan	Penjumlahan
Biner	100010 1000100 -	110010 11001 +
Hexadesimal	A7 12 -	4A 8F +_
Oktal	70 31 -	71 28 +
BCD	0001 0010 0011 0010 0011 0101 0110 -	0010 0001 0010 1000 1110 0011 +