

Ujian Akhir Semester Semester Genap 2020/2021 Elektronika – FEG2F4

Rabu, 30 Juni 2021, 08.30 s/d 08.45 (15 menit) Tim Dosen: VSW, MNG, EFS, TSP, TON, RWL

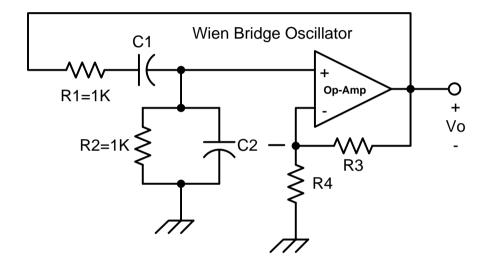
= Kumpulkan soal dalam bentuk PDF pada LMS (atau sesuai instruksi masing-masing dosen kelas masingmasing) sebelum batas waktu yang ditentukan per soal dengan identitas yang jelas= = Dilarang keras melakukan perbuatan curang. Jika dilakukan, maka dianggap pelanggaran =

MOHON TULISKAN NAMA DAN NIM PADA LEMBAR JAWABAN DENGAN JELAS

BOBOT NILAI = 15

WAKTU PENGERJAAN 15 MENIT

Perhatikan rangkaian Osilator Wien Bridge dibawah ini :



- a) Jelaskan syarat atau kriteria apa yang harus dipenuhi oleh sebuah rangkaian elektronik bisa berosilasi.
- b) Untuk sebuah osilator sinusoidal jenis Jembatan Wien supaya bisa berosilasi di frekuensi 50 KHz. Tentukan nilai C bila R1dan R2 sama nilainya $10 \mathrm{K}\Omega$
- c) Tentukan pula nilai R3 dan R4 supaya bisa memenuhi penguatan yang dipersyaratkan untuk berosilasi