

# 计算机组成原理选择题汇总

1. 若十进制数据为 134.75，则其二进制数为（ ）

选项 A) 10000110.01      选项 B) 10000110.11

选项 C) 10010110.01      选项 D) 10110110.11

2. 若八进制数据为 135.75，则其二进制数为（ ）

选项 A) 1010100.111101      选项 B) 1011101.111101

选项 C) 1011100.111101      选项 D) 1111100.101101

十进制的小数转换为二进制，主要是小数部分乘以 2，取整数部分依次从左往右放在小数点后，直至小数点后为 0

二进制的小数转换为十进制主要是乘以 2 的负次方，从小数点后开始，依次乘以 2 的负一次方，2 的负二次方，2 的负三次方等

二进制小数转换为八进制小数，即从小数点为分界点，向左（向右）每三位取成一位，将这三三位二进制按权相加，然后按顺序进行排列，小数点的位置不变，得到的数字就是我们所求的八进制数

八进制小数转二进制小数，即将一位八进制数分解成三位二进制数，用三位二进制按权相加去凑这位八进制数，小数点位置照旧

二进制小数转十六进制小数，即从小数点为分界点，向左（向右）每四位取成一位，接着将这四四位二进制按权相加，然后按顺序进行排列，小数点的位置不变

十六进制小数转二进制小数，即将一位十六进制数分解成四位二进制数，用四位二进制按权相加去凑这位十六进制数，小数点位置照旧

十、八、十六可通过先转二进制间接转换

3. 下列数中，最小的数是哪项（ ）

选项 A)  $(111111)_2$        $(63)_{10}$       选项 B)  $(72)_8$        $(58)_{10}$

选项 C)  $(2F)_{16}$        $(47)_{10}$       选项 D)  $(50)_{10}$

4. 在下面数中最小的数为（ ）

选项 A)  $(101001)_2$        $(41)_{10}$       选项 B)  $(52)_8$        $(42)_{10}$

选项 C)  $(101001)_{BCD}$        $(29)_{10}$       选项 D)  $(2B)_{16}$        $(43)_{10}$

5. 设有二进制数  $X = -1101110$ ，若采用 8 位二进制数表示，则  $[X]_{补}$  = （ ）

选项 A) 11101101      选项 B) 10010011

选项 C) 00010011      选项 D) 10010010

6. 设寄存器位数为 8 位，机器数采用补码形式（含一位符号位）对应于十进制数 -27，寄存器内为（ ）      二进制 1001 1011      反码 1110 0100      补码 1110 0101      E5H

选项 A) 27H      选项 B) 9BH      选项 C) E5H      选项 D) 5AH

7. 某机字长 32 位，采用定点小数表示，符号位为 1 位，尾数为 31 位，则可表示的最大正小数数为（ ）

选项 A)  $+(2^{31} - 1)$       选项 B)  $-(1 - 2^{-32})$

选项 C)  $+(1 - 2^{-31})$       选项 D)  $-(1 - 2^{-31})$

8. 若定点整数 64 位，含 1 位符号位，补码表示，则所能表示的绝对值最大负数为（ ）

选项 A)  $-2^{64}$       选项 B)  $-(2^{64} - 1)$       选项 C)  $-2^{63}$       选项 D)  $-(2^{63} - 1)$

9. 定点小数反码  $[X]_{反} = X_0.X_1 \cdots X_n$  表示的数值范围是（ ）

- 选项 A)  $-1+2^{-n} < X \leq 1-2^{-n}$       选项 B)  $-1+2^{-n} \leq X \leq 1-2^{-n}$   
 选项 C)  $-1+2^{-n} \leq X \leq 1-2^{-n}$       选项 D)  $-1+2^{-n} < X < 1-2^{-n}$
10. 设浮点数阶码为 8 位 (含 1 位阶符), 尾数为 24 位 (含 1 位数符), 则 32 位二进制补码浮点规格化数对应的十进制真值中最大负数为 ( )  
 选项 A)  $2^{127}(1-2^{-23})$       最大正数      选项 B)  $2^{-129}$       最小正数  
 选项 C)  $2^{-128}(-2^{-1}-2^{-23})$       选项 D)  $-2^{127}$       最小负数
11. 某机器字长 16 位, 浮点表示时, 其中含 1 位阶符、5 位阶码、1 位尾符、9 位尾数, 则它能表示的最大浮点数是 ( )  
 选项 A)  $2^{31} \times (1-2^{-9})$       选项 B)  $-2^{31} \times (1-2^{-9})$   
 选项 C)  $2^{32} \times (1-2^{-9})$       选项 D)  $-2^{32} \times (1-2^{-9})$
12. 采用变址寻址可扩大寻址范围, 且 ( )  
 选项 A) 变址寄存器内容由用户确定, 在程序执行过程中不可变  
 选项 B) 变址寄存器内容由操作系统确定, 在程序执行过程中可变  
 选项 C) 变址寄存器内容由用户确定, 在程序执行过程中可变  
 选项 D) 变址寄存器内容由操作系统确定, 在程序执行过程中不可变
13. 假设寄存器 R 中的数值为 200, 主存地址为 200 和 300 的地址单元中存效的内容分别是 300 和 400, 则 ( ) 方式下访问到的操作数为 200  
 选项 A) 直接寻址 200      选项 B) 寄存器间接寻址(R)  
 选项 C) 存储器间接寻址(200)      选项 D) 寄存器寻址 R
14. 指令系统中采用不同寻址方式的目的主要是 ( )  
 选项 A) 实现存储程序和程序控制  
 选项 B) 可以直接访问外存  
 选项 C) 缩短指令长度, 扩大寻址空间, 提高编程灵活性  
 选项 D) 提供扩展操作码的可能并降低指令译码难度
15. 指令周期是指 ( )  
 选项 A) CPU 从主存取出一条指令的时间  
 选项 B) CPU 执行一条指令的时间  
 选项 C) CPU 从主存取出一条指令加上执行一条指令的时间  
 选项 D) 时钟周期时间
16. 下列说法中, 合理的是 ( )  
 选项 A) 执行各条指令的机器周期数相同, 各机器周期的长度固定  
 选项 B) 执行各条指令的机器周期数相同, 各机器周期的长度可变  
 选项 C) 执行各条指令的机器周期数可变, 各机器周期的长度固定  
 选项 D) 执行各条指令的机器周期数可变, 各机器周期的长度可变
17. 存储周期是指 ( )  
 选项 A) 存储器的写入时间  
 选项 B) 存储器进行连续写操作允许的最短间隔时间  
 选项 C) 存储器进行连续读或写操作所允许的最短间隔时间  
 选项 D) 指令执行时间
18. 时序控制中的同步控制是 ( )  
 选项 A) 只适用于 CPU 控制的方式      选项 B) 只适用于外围设备控制的方式  
 选项 C) 由统一时序信号控制的方式      选项 D) 所有指令执行时间都相同的方式
19. 下列说法中正确的是 ( )  
 选项 A) 加法指令的执行周期一定要访存

- 选项 B) 加法指令的执行周期一定不访存  
 选项 C) 指令的地址码给出存储器地址的加法指令，在执行周期一定访存  
 选项 D) 指令的地址码给出存储器地址的加法指令，在执行周期不一定访存
20. 浮点运算器的描述中，正确的描述是 ( )  
 选项 A) 阶码部件可实现加、减、乘、除四种运算  
 选项 B) 阶码部件只进行阶码相加、相减和比较操作  
 选项 C) 阶码部件只进行阶码相加、相减操作  
 选项 D) 尾数部件只进行乘法和除法运算
21. 下列有关运算器的描述中正确的是 ( )  
 选项 A) 只作算术运算，不作逻辑运算      选项 B) 只作加法运算  
 选项 C) 能暂时存放运算结果      选项 D) 以上都不正确
22. 串行运算器结构简单，其运算规律是 ( )  
 选项 A) 由低位到高位先行进行进位运算  
 选项 B) 由高位到低位先行进行借位运算  
 选项 C) 由低位到高位逐位运算  
 选项 D) 由高位到低位逐位运算
23. CPU 运算方法中，原码乘法描述正确的是 ( )  
 选项 A) 先取操作数绝对值相乘，符号位单独处理  
 选项 B) 用原码表示操作数，然后直接相乘  
 选项 C) 被乘数用原码表示，乘数取绝对值，然后相乘  
 选项 D) 乘数用原码表示，被乘数取绝对值，然后相乘
24. 当定点运算发生溢出时，应该进行 ( )  
 选项 A) 向左规格化      选项 B) 向右规格化  
 选项 C) 发出出错信息      选项 D) 舍入处理
25. 在补码运算方法中，将补码 00.1010 右移一位的结果为 ( ) (补符号位)  
 选项 A) 01.0100      选项 B) 00.0100  
 选项 C) 11.0100      选项 D) 00.0101
26. 在补码运算方法中，将补码 00.1010 左移一位的结果为 ( )  
 选项 A) 01.0100      选项 B) 00.0100  
 选项 C) 11.0100      选项 D) 00.0101
27. 在补运算方法中，将补码 11.1010 右移一位的结果为 ( )  
 选项 A) 01.0100      选项 B) 11.0100      选项 C) 11.1101      选项 D) 11.0101
28. 在补运算方法中，将补码 11.1010 左移一位的结果为 ( )  
 选项 A) 01.0100      选项 B) 11.0100      选项 C) 11.1101      选项 D) 11.0101
29. 在浮点机中，判断原码规格化形式的原则是 ( )  
 选项 A) 尾数的符号位与第一数位不同  
 选项 B) 尾数的第一数位为 1，数符任意  
 选项 C) 尾数的符号位与第一数位相同      判断补码规格化形式  
 选项 D) 阶符与数符不同
30. 计算机系统中采用补码运算的目的是为了 ( )  
 选项 A) 与手工运算方式保持一致      选项 B) 提高运算速度  
 选项 C) 简化计算机的设计      选项 D) 提高运算的精度
31. 在用比较法进行补码一位乘法时，若相邻两位乘数  $Y_iY_{i+1}$  为 11 时，则下一步操作是 ( )

选项 A) 原部分积直接右移一位 为 00 11 时

选项 B) 原部分积+[X]补, 右移一位 为 01 时

选项 C) 原部分积+[-X]补, 右移一位 为 10 时

选项 D) 原部分积+[Y]补, 右移一位

判断 y 的最后两位的时候, 遵循这样的规则:

为 00 或者为 11 的时候, 直接右移一位

为 01 的时候, 加 x 的补, 然后右移一位

为 10 的时候, 加 -x 的补, 然后右移一位

32. 下面有关定点补码乘法器的描述中, 正确的是 ( )

选项 A) 被乘数的符号和乘数的符号都参加运算

选项 B) 乘数寄存器必须具有右移功能, 并增设一位附加位, 其初态为 “1”

选项 C) 乘数使用双符号位 (被乘数使用双符号位)

选项 D) 用计数器控制乘法次数, 若乘数尾数为 n 位, 当计数器计到 n+1 时 (初始为 0) 完成乘法运算并移位 (不移位)

33. 下面有关定点补码乘法器的描述中, 正确的是 ( )

选项 A) 被乘数和乘数取绝对值参加运算

选项 B) 乘数寄存器必须具有右移功能, 并增设一位附加位, 其初态为 “1”

选项 C) 被乘数使用双符号位

选项 D) 用计数器控制乘法次数, 若乘数尾数为 n 位, 当计数器计到 n+1 时 (初始为 0) 完成乘法运算并移位 (不移位)

34. CPU 运算方法中, 运算结果发生溢出的特征是 ( )

选项 A) 两操作数的符号位不相同

选项 B) 两操作数的符号位相同, 并与运算结果的符号位相同

选项 C) 两操作数的符号位相同, 并与运算结果的符号位不相同

选项 D) 以上都不正确

35. CPU 运算方法中, 运算结果发生溢出的特征是 ( )

选项 A) 运算结果的符号位进位和最高有效位的进位都是 0

选项 B) 运算结果的符号位进位和最高有效位的进位都是不相同

选项 C) 运算结果的符号位进位和最高有效位的进位都为 1

选项 D) 都不正确

36. 若采用双符号位补码运算, 运算结果的符号位为 01, 则 ( )

选项 A) 产生了负溢出 (下溢) 选项 B) 产生了正溢出 (上溢)

选项 C) 结果正确, 为正数 选项 D) 结果正确, 为负数

第一符号位表示最终结果的符号, 第二符号位表示运算结果是否溢出

当第二位和第一位符号相同, 则未溢出, 不同, 则溢出

01 表示正溢出, 10 表示负溢出

37. 在定点数运算中产生溢出的原因是 ( )

选项 A) 运算过程中最高位产生了进位或借位

选项 B) 参加运算的操作数超过了机器的表示范围

选项 C) 运算的结果的操作数超过了机器的表示范围

选项 D) 寄存器的位数太少, 不得不舍弃最低有效位

38. 微程序控制器中, 机器指令与微指令的关系是 ( )

选项 A) 每一条机器指令由一条微指令执行

选项 B) 每一条机器指令由一段用微指令编成的微程序来解释执行

- 选项 C) 一段机器指令组成的程序可由一条微指令来执行  
 选项 D) 一条微指令由若干条机器指令组成
39. 为确定下一条微指令的地址，通常采用断定方式，其基本思想是 ( )  
 选项 A) 用程序计数器 PC 来产生后继微指令地址  
 选项 B) 用微程序计数器  $\mu PC$  来产生后继微指令地址  
 选项 C) 通过微指令顺序控制字段由设计者指定或由设计者指定的判别字段控制产生后继微指令地址  
 选项 D) 通过指令中指定一个专门字段来控制产生后继微指令地址
40. 下面周期中与微指令的执行周期对应的是 ( )  
 选项 A) 指令周期      选项 B) 机器周期      选项 C) 节拍周期      选项 D) 时钟周期
41. 某一 RAM 芯片，其容量为  $512K \times 8$  位，该芯片引出线的最小数目应为 ( )  
 选项 A) 23      选项 B) 25      选项 C) 50      选项 D) 29  
 19 根地址线 ( $2^{19}=512K$ )、8 根数据线、1 根片选线、1 根读写线
42. 某按字节编址的 SRAM 芯片，其容量为  $1M \times 8$  位，连同电源和接地端、控制端有 E 和 R/W，该芯片的管脚引出线数目是 ( )      20+8+4  
 选项 A) 20      选项 B) 28      选项 C) 30      选项 D) 32
43. 某一 RAM 芯片，其容量为  $1024 \times 8$  位，电源端和接地端，连同片选和读/写信号该芯片引出腿的最小数目为 ( )      10+8+4  
 选项 A) 22      选项 B) 20      选项 C) 17      选项 D) 19
44. 某机字长 32 位，存储容量 1MB，若按字编址，它的寻址范围是 ( )  
 选项 A) 1M      选项 B) 512KB      选项 C) 56K      选项 D) 256K  
 以字寻址，字长 32 位，那么一个地址就对应 4 个字节 (32 位) 所以 1MB 的地址范围就是  $1M/4=256K$
45. 现有一模型机系统的地址总线条数为 13 条，则其理论寻址范围是 ( )  
 选项 A) 0 0000 0000 0000 ~ 1 1111 1111 1111  
 选项 B) 0 0000 0000 0000 ~ 0 1111 1111 1111  
 选项 C) 0 ~ FFFH  
 选项 D) 128K
46. 某机主存容量为  $4M \times 16$  位，且存储字长等于指令字长，若该机指令系统可完成 108 种操作，操作码位数固定，且具有 4 种不同的寻址方式，则单操作数指令中直接寻址方式的寻址范围为 ( )  
 选项 A) 256K      选项 B) 8M      选项 C) 128      选项 D) 4M
- |         |          |         |
|---------|----------|---------|
| 7       | 2        | 7       |
| OP(操作码) | M(寻址方式码) | A(形式地址) |
47. 有一个  $16K \times 16$  的存储器，由  $1K \times 8$  位的 DRAM 芯片构成，则需要多少片芯片 ( )  
 选项 A) 16      选项 B) 64      选项 C) 32      选项 D) 128
48. 地址线  $A_{15} \sim A_0$  (低)，若选取用  $16K \times 1$  存储芯片构成 64KB 存储器则应由地址码 ( ) 译码产生片选信号  
 选项 A)  $A_{15}$  和  $A_{14}$       选项 B)  $A_{15}$   
 选项 C)  $A_{15}$ 、 $A_{14}$ 、 $A_{13}$       选项 D)  $A_{14}$   
 用  $16K \times 1$  芯片构成 64KB 的存储器，需要的芯片数量为： $(64K \times 8) / (16K \times 1) = 32$ ，每 8 片一组分成 4 组，每组按位扩展方式组成一个  $16K \times 8$  位的模块，4 个模块按字扩展方式构成 64KB 的存储器存储器的容量为  $64K=2^{16}$ ，需要 16 位地址，选用  $A_{15} \sim A_0$  为地址线每个模块的容量为  $16K=2^{14}$  需要 14 位地址，选用  $A_{13} \sim A_0$  为每个模块提供地址

## A15、A14 通过 2-4 译码器对 4 个模块进行片选

49. 设 CPU 有 16 条地址线, 8 条数据线,  $0 \sim 8191$  为系统程序区,  $8192 \sim 32767$  为用户程序区域, 可用芯片为 RAM (2KB, 8KB, 32KB) 和 ROM ( $1K \times 4$  位,  $16K \times 1$  位,  $4K \times 4$  位, 2KB, 8KB), 则下面描述正确的是 ( )

选项 A) 系统程序区域需要 8KB 的 ROM 芯片 1 片

选项 B) 系统程序区域需要  $4K \times 4$  位的 ROM 芯片 2 片

选项 C) 系统程序区域需要 8KB 的 RAM 芯片 1 片

选项 D) 系统程序区域需要  $1K \times 4$  位的 ROM 芯片 8 片

50. 在常用磁盘中, 下面描述正确的是 ( )

选项 A) 外圈磁道容量大于内圈磁道容量      选项 B) 各道容量不等

选项 C) 各磁道容量相同

选项 D) 内圈磁道容量大于外圈磁道容量

51. 某磁盘的记录面的内磁道直径为 22cm, 外磁道直径为 33cm, 道密度为 80 道/cm, 则这个磁盘每面的磁道数量是 ( )  $80 \times (33-22) / 2$

选项 A) 440

选项 B) 880

选项 C) 760

选项 D) 1024

52. 某磁盘的记录面的内磁道直径为 22cm, 最大位密度为 1600b/cm, 则这个磁盘每条磁道的容量是 ( )

选项 A)  $2200 \pi B$

选项 B)  $4400 \pi B$

选项 C)  $4096 \pi B$

选项 D)  $35000 \pi b$

53. 某磁盘存储器的转速为 3000 转/分, 每道记录信息为 12288 字节, 最小磁道直径为 230mm, 则磁盘的传输率是 ( )  $3000 \text{ 转/分} \text{ 即 } 50 \text{ 转/每秒} \quad 50 \times 12288$

选项 A)  $614400 B/s$

选项 B)  $614400 \pi B/s$

选项 C)  $11500 \pi B/s$

选项 D)  $690000 \pi B/s$

54. 下列各种记录方式中, 不具自同步能力的是 ( )

选项 A) 不归零制 NRZ0

选项 B) 改进型调频制 MFM

选项 C) 调相制 PM

选项 D) 调频制 FM

自同步能力是指从读出的数据中自动提取同步信号的能力, 其能力大小可用最小磁化翻转间隔与最大磁化翻转间隔的比值来表示, 比值越大, 则自同步能力越强在各种记录方式中, NRZ、NRZ0、NRZ1 记录方式没有自同步能力, PM, FM, MFM 记录方式具有自同步能力

55. 关于磁记录方式中的不归零制的描述不正确的是 ( )

选项 A) 对连续记录的“1”或“0”, 写电流不改变方向

选项 B) 在记录数据时, 磁头线圈中不是有正向电流, 就是有反向电流, 即磁头线圈总是有电流流过

选项 C) 在位单元的中间位置, 电流由负到正变化为“1”, 由正到负为“0”

选项 D) 流过磁头的电流在记录“1”时改变方向, 在记录“0”时, 电流方向不变

56. 关于磁记录方式中不归零-1 制的描述不正确的是 ( )

选项 A) 记录“1”时电流方向改变, 记录“0”时电流方向维持不变

选项 B) 记录“1”时电流为正向电流, 记录“0”时, 电流为负向电流(应为不变)

选项 C) 读出数据时, 无感应电势为“0”, 有感应电势为“1”

选项 D) 不归零-1 制需要外加同步信号来区分连续的“0”或连续的“1”

57. 关于磁记录方式的描述不正确的是 ( )

选项 A) 改进型调频制比调频制的转变区域少, 因此可以通过压缩位单元长度来达到提高记录密度

选项 B) 调相制中读取数据是利用相位不同来区分“0”和“1”的

选项 C) 不归零-1 制中读取数据是利用有无感应电势来区分“0”和“1”的



选项 D) 不归零-1 制编码自身就能区分连续的“0”或连续的“1”

58. 在调频制记录方式中, 是利用 ( ) 来写 0 或 1  
 选项 A) 电平高低的变化                      选项 B) 电流幅值的变化  
 选项 C) 电流相位的变化                      选项 D) 电流频率的变化
59. 关于磁记录方式中的改进型调频制的描述正确的是 ( )  
 选项 A) 在位单元的中间位置不会发生电流方向改变  
 选项 B) 在位单元的中间位置一定会发生电流方向改变  
 选项 C) 在记录 2 个以上的“0”时, 在它们交界处改变电流方向, 记录“1”时, 位单元中间位置电流翻转  
 选项 D) 改进型调频制比调频制的转变区域多, 不利用压缩位单元长度来提高存储密度
60. 在海明校验码中, 下面描述中不正确的是 ( )  
 选项 A) 校验码是由有效信息位和校验位拼接构成  
 选项 B) 第  $i$  位校验位占据校验码的  $2^{i-1}$  位置  
 选项 C) 具有检测 2 位同时出错的能力  
 选项 D) 具有 1 位纠错能力
61. 如果多项式为  $G(X) = X^3 + X + 1$ , 有效信息位 1010, 则其 CRC 校验码为 ( )  
 选项 A) 1010101                      选项 B) 1010011                      选项 C) 1010111                      选项 D) 1001011  
 1010 左移三位 1010 000 除以多项式 1011 余 11      11+1010000=1010011
62. 在主存和 CPU 之间增加 Cache 的目的是 ( )  
 选项 A) 扩大主存的容量                      选项 B) 增加 CPU 中通用寄存器的数量  
 选项 C) 解决 CPU 和主存之间的速度匹配                      选项 D) 代替 CPU 中的寄存器工作
63. 在 Cache 的地址映射中, 若主存中的任意一块均可映射到 Cache 内的任意一块的位置上, 则这种方法称为 ( )  
 选项 A) 全相联映射                      选项 B) 直接映射  
 选项 C) 组相联映射                      选项 D) 混合映射
64. 在 Cache 的地址映射中, 若主存中的页只能映射到 Cache 内的固定页位置上, 则这种方法称为 ( )  
 选项 A) 全相联映射                      选项 B) 直接映射  
 选项 C) 组相联映射                      选项 D) 混合映射
65. 在程序的执行过程中, Cache 与主存的地址映射是由 ( )  
 选项 A) 操作系统来管理的                      选项 B) 程序员调度的  
 选项 C) 由硬件自动完成的                      选项 D) 用户软件完成
66. 设主存容量为 256K 字, Cache 容量为 2K 字, 页面大小为 4, 则 Cache 内能够装入总页数为 ( )  
 选项 A) 512                      选项 B) 256                      选项 C) 2K                      选项 D) 256K
67. 设主存容量为 256K 字, Cache 容量为 2K 字, 页面大小为 4, 按字编址, 则当 Cache 和内存的映射方式为直接映射时, 内存地址  $A_0 \sim A_{17}$  中的表示 Cache 页号编码为 ( )  
 页面大小 4 占低两位      Cache 有  $2K/4=512$  页 占 9 位  
 选项 A)  $A_0 \sim A_4$                       选项 B)  $A_2 \sim A_{10}$   
 选项 C)  $A_{11} \sim A_{17}$                       选项 D)  $A_0 \sim A_1$

## 按字寻址

- 主存容量 256K字= $2^{18}$ 字 地址线18位
- Cache容量 2K字= $2^{11}$ 字 地址线11位
- 块长为4
  - 主存块数  $256K/4=64K$  地址线16位
  - Cache块数  $2K/4=512$  地址线9位
- Cache块数为512块, 格式

Cache字块地址	字块内地址
9	2

## 直接映射下主存地址格式

主存字块标记	Cache字块地址	字块内地址
7	9	2

68. 一个组相联映射方式中, 主存包含 4096 页, 每页由 128 字组成, 主存按字编址, 则主存地址码位数为 ( ) 12+7

选项 A) 16 选项 B) 19 选项 C) 32 选项 D) 12

69. 一个组相联映射的 Cache 由 64 页构成, 每组内包含 4 页, 按字编址, 主存包含 4096 页, 每页由 128 字组成, 则主存地址码中组内页号所占位数为 ( ) 主存组内页数等于 Cache 组数

选项 A) 6 选项 B) 2 选项 C) 13 选项 D) 4

70. 虚拟段页式存储管理方案的特性为 ( )

- 选项 A) 空间浪费大、存储共享不易、存储保护容易、不能动态连接
- 选项 B) 空间浪费小、存储共享容易、存储保护不易、不能动态连接
- 选项 C) 空间浪费大、存储共享不易、存储保护容易、能动态连接
- 选项 D) 空间浪费小、存储共享容易、存储保护容易、能动态连接

71. 在页式虚拟存储管理系统中, 下面描述正确的是 ( )

- 选项 A) 虚页号就是假的页编号
- 选项 B) 虚页号是不存在的页编号
- 选项 C) 虚页号是虚拟存储空间中页面的编号
- 选项 D) 以上都不正确

72. 虚拟存储中, 下面描述正确的是 ( )

- 选项 A) 页式管理中的虚拟地址的页号是程序人员自己设定的假地址
- 选项 B) 页式管理中, 每个程序占用的空间是整数个页面
- 选项 C) 段式管理中, 段的大小是固定的
- 选项 D) 段页式管理中, 段的大小和段内的页面大小不变

73. 某页式存储管理, 页面大小为 2KB, 逻辑地址空间包含 16 页, 物理空间共有 8 页, 逻辑地址的位数为 ( )

选项 A) 20 选项 B) 15 选项 C) 14 选项 D) 13

逻辑地址空间包含 16 页, 页大小 2KB, 逻辑地址空间为 32KB, 逻辑地址 4+11=15 位

74. 在页式管理的虚拟存储系统中, 用户虚地址空间为 32 页, 页面大小为 1KB, 主存物理为 16KB 已知用户程序有 10 页长, 若虚页 0、1、2、3 已经被调入到主存 8、7、4、10 页中, 则虚地址 0AC5H 所对应的物理地址是 ( )

选项 A) 0AC5H 选项 B) 12C5H 选项 C) 14C5H 选项 D) 13C5H

页长 1KB, 所以页内地址为 10 位

主存物理页面数: 16 页, 共 14 位地址码(其中页面号 4 位, 页内地址 10 位)

用户虚地址空间: 32 页, 共 15 位地址码(其中页面号 5 位, 页内地址 10 位)

0AC5H=00 1010 1100 0101B, 页面号为 2, 已被调入到主存页 4,



所以，物理地址中的页面号为 4，页内地址与虚地址的页内地址相同，

所以是：01 0010 1100 0101=12C5H

75. 下面所列的（ ）不属于系统总线接口的功能
  - 选项 A) 数据缓冲
  - 选项 B) 数据转换
  - 选项 C) 状态设置
  - 选项 D) 完成算术和逻辑运算
76. 计算机系统的输入输出接口是（ ）之间的交接界面
  - 选项 A) CPU 与存储器
  - 选项 B) 主机与外围设备
  - 选项 C) 存储器与外围设备
  - 选项 D) CPU 与系统总线
77. 串行接口是指（ ）
  - 选项 A) 接口与系统总线之间串行传送，接口与 I/O 设备之间串行传送
  - 选项 B) 接口与系统总线之间串行传送，接口与 I/O 设备之间并行传送
  - 选项 C) 接口与系统总线之间并行传送，接口与 I/O 设备之间串行传送
  - 选项 D) 接口与系统总线之间并行传送，接口与 I/O 设备之间并行传送
78. 并行接口是指（ ）
  - 选项 A) 接口与系统总线之间串行传送，接口与 I/O 设备之间串行传送
  - 选项 B) 接口与系统总线之间串行传送，接口与 I/O 设备之间并行传送
  - 选项 C) 接口与系统总线之间并行传送，接口与 I/O 设备之间串行传送
  - 选项 D) 接口与系统总线之间并行传送，接口与 I/O 设备之间并行传送
79. 在串行传输时，被传输的数据（ ）
  - 选项 A) 在发送设备和接受设备中都是进行串行到并行的变换
  - 选项 B) 在发送设备和接受设备中都是进行并行到串行的变换
  - 选项 C) 发送设备进行串行到并行的变换，在接受设备中都是进行并行到串行的变换
  - 选项 D) 发送设备进行并行到串行的变换，在接受设备中都是进行串行到并行的变换
80. 外设编址在单独编址下，下面正确的描述是（ ）
  - 选项 A) 一个具体地址只能对应输入输出设备
  - 选项 B) 一个具体地址只能对应内存单元
  - 选项 C) 一个具体地址既可对应输入输出设备，也可对应内存单元
  - 选项 D) 只对应内存单元或只对应 I/O 设备
81. 电子计算机主存内的 ROM 是指（ ）
  - 选项 A) 不能改变其内的数据
  - 选项 B) 只能读出数据，不能写入数据
  - 选项 C) 通常用来存储系统程序
  - 选项 D) 以上都是
82. 外设编址在统一编址下，下面描述正确的是（ ）
  - 选项 A) 一个具体地址既能对应内存单元又能对应一个 I/O 端口地址
  - 选项 B) 通常采用传送指令 MOV 对 I/O 端口进行操作
  - 选项 C) 可以使用传送指令 MOV 对 I/O 端口操作，但是需要设置访存区分标记
  - 选项 D) 同一个具体地址可能是内存地址，也可能是 I/O 端口地址
83. 总线从设备是（ ）主设备：获得总线控制权的设备
  - 选项 A) 掌握总线控制权的设备
  - 选项 B) 申请作为从设备的设备
  - 选项 C) 被主设备访问的设备
  - 选项 D) 总线裁决部件
84. 在总线上，同一时刻（ ）
  - 选项 A) 只能有一个主设备控制总线传输操作
  - 选项 B) 只能有一个从设备控制总线传输操作
  - 选项 C) 只能有一个主设备和一个从设备控制总线传输操作
  - 选项 D) 可以有多个主设备控制总线传输操作

85. 系统总线中控制线的功能是 ( )  
选项 A) 提供主存、I/O 接口设备的控制信号和响应信号  
选项 B) 提供数据信息  
选项 C) 提供时序信号  
选项 D) 提供主存、I/O 接口设备的响应信号
86. 挂接在总线上的多个部件 ( )  
选项 A) 只能分时向总线发送数据, 并只能分时从总线接收数据  
选项 B) 只能分时向总线发送数据, 但可同时从总线接收数据  
选项 C) 可同时向总线发送数据, 并同时从总线接收数据  
选项 D) 可同时向总线发送数据, 但只能分时从总线接收数据
87. 信息只用一条传输线, 且采用脉冲传输的方式称为 ( )  
并行 电平信号  
选项 A) 串行传输 选项 B) 并行传输  
选项 C) 并行和串行传输 选项 D) 分时传输
88. 在不同速度的设备之间传送数据, ( )  
选项 A) 必须采用同步控制方式  
选项 B) 必须采用异步控制方式  
选项 C) 可以选用同步方式, 也可选用异步方式  
选项 D) 必须采用应答方式
89. 主机、外设不能并行工作的方式 ( )  
选项 A) 程序查询方式 选项 B) 中断方式  
选项 C) 通道方式 选项 D) IOP 方式
90. 总线的异步通信方式正确说法 ( )  
选项 A) 不采用时钟信号, 只采用握手信号  
选项 B) 只采用时钟信号, 不采用握手信号  
选项 C) 既不采用时钟信号, 又不采用握手信号  
选项 D) 既采用时钟信号, 又采用握手信号
91. 链式查询方式的总线仲裁方式中, 若有  $n$  个设备, 则 ( )  
选项 A) 有几条总线请求信号 选项 B) 公用一条总线请求信号  
选项 C) 有  $n-1$  条总线请求信号 选项 D) 无法确定
92. 三种集中式总线控制中, ( ) 方式对电路故障最敏感  
选项 A) 链式查询 选项 B) 计数器定时查询  
选项 C) 独立请求 选项 D) 以上都不正确
93. 在三种集中式总线控制中, ( ) 方式响应时间最快  
选项 A) 链式查询 选项 B) 计数器定时查询  
选项 C) 独立请求 选项 D) 以上都不是
94. 在集中式仲裁总线中, 针对链式查询方式描述正确的是 ( )  
选项 A) 比独立请求、集水器查询的响应速度快  
选项 B) 仲裁电路复杂、容易扩展、对线路故障不敏感等  
选项 C) 设备优先级关系固定, 可能使得外设长时间无法使用总线  
选项 D) 都不正确
95. 在集中式总线仲裁中, 针对计数器定时查询方式描述正确的是 ( )  
选项 A) 比独立请求方式的响应速度快  
选项 B) 可以通过改变计数策略达到改变设备优先级



- 选项 A) 程序中断方式中有中断请求, DMA 方式中没有中断请求  
 选项 B) 程序中断方式和 DMA 方式中实现数据传送都需中断请求  
 选项 C) 程序中断方式和 DMA 方式中都有中断请求, 但目的不同  
 选项 D) DMA 要等到指令周期结束时才进行周期窃取
107. 微型机系统中, 主机和高速硬盘进行数据交换一般采用( ) 方式  
 选项 A) 程序中断控制  
 选项 B) 直接存储访问(DMA)  
 选项 C) 程序直接控制  
 选项 D) 通道控制
108. 完整的计算机系统应包括( )  
 选项 A) 运算器、存储器和控制器  
 选项 B) 外部设备和主机  
 选项 C) 主机和实用程序  
 选项 D) 配套的硬件设备和软件系统
109. 计算机系统中的存储器系统是指( )  
 选项 A) RAM 存储器  
 选项 B) ROM 存储器  
 选项 C) 主存储器  
 选项 D) 主存储器和外存储器
110. 冯·诺依曼机工作方式的基本特点是( )  
 选项 A) 多指令流单数据流  
 选项 B) 按地址访问并顺序执行指令  
 选项 C) 堆栈操作  
 选项 D) 存储器按内部选择地址
111. 下列说法中不正确的是( )  
 选项 A) 任何可以由软件实现的操作也可以由硬件来实现  
 选项 B) 固件就功能而言类似于软件, 而从形态来说又类似于硬件  
 选项 C) 在计算机系统的层次结构中, 微程序级属于硬件级, 其他四级都是软件级  
 选项 D) 面向高级语言的机器是完全可以实现的
112. 在机器数( ) 中, 零的表示形式是唯一的  
 选项 A) 原码  
 选项 B) 补码  
 选项 C) 反码  
 选项 D) 原码和反码
113. 针对 8 位二进制数, 下列说法中正确的是( ) 移码(增码)是符号位取反的补码  
 选项 A) -127 的补码为 10000000  
 选项 B) -127 的反码等于 0 的移码  
 选项 C) +1 的移码等于 -127 的反码  
 选项 D) 0 的补码等于 -1 的反码
114. 一个 8 位二进制整数采用补码表示, 且由 3 个“1”和 5 个“0”组成, 则最小值为( )  
 选项 A) -127  
 选项 B) -32  
 选项 C) -125  
 选项 D) -3
115. 若某数 x 的真值为 -0.1010, 在计算机中该数表示为 1.0110, 则该数所用的编码方法是( ) 码 原码、反码、补码应该分别是 1.1010, 1.0101, 1.0110  
 选项 A) 原  
 选项 B) 补  
 选项 C) 反  
 选项 D) 移
116. 长度相同但格式不同的 2 种浮点数, 假定前者阶段长、尾数短, 后者阶段短、尾数长, 其他规定均相同, 则它们可表示的数的范围和精度为( )  
 选项 A) 两者可表示的数的范围和精度相同  
 选项 B) 前者可表示的数的范围大但精度低  
 选项 C) 后者可表示的数的范围大且精度高  
 选项 D) 前者可表示的数的范围大且精度高  
 阶码越长范围越大, 尾数越长精度越高
117. 运算器虽有许多部件组成, 但核心部分是( )  
 选项 A) 数据总线  
 选项 B) 算术逻辑运算单元  
 选项 C) 多路开关  
 选项 D) 通用寄存器
118. 在定点二进制运算器中, 减法运算一般通过( ) 来实现  
 选项 A) 原码运算的二进制减法器  
 选项 B) 补码运算的二进制减法器  
 选项 C) 补码运算的十进制加法器  
 选项 D) 补码运算的二进制加法器

119. 在定点运算器中, 无论采用双符号位还是单符号位, 必须有( ), 它一般用( )来实现
- 选项 A) 译码电路, 与非门                      选项 B) 编码电路, 或非门  
选项 C) 溢出判断电路, 异或门                  选项 D) 移位电路, 与或非门
120. 下列说法中正确的是( )
- 选项 A) 采用变形补码进行加减运算可以避免溢出 能判溢出, 但不能避免  
选项 B) 只有定点数运算才有可能溢出, 浮点数运算不会产生溢出  
选项 C) 只有带符号数的运算才有可能产生溢出  
选项 D) 将两个正数相加有可能产生溢出
121. 在定点数运算中产生溢出的原因是( )
- 选项 A) 运算过程中最高位产生了进位或借位  
选项 B) 参加运算的操作数超过了机器的表示范围  
选项 C) 运算的结果的操作数超过了机器的表示范围  
选项 D) 寄存器的位数太少, 不得不舍弃最低有效位
122. 下溢指的是( )
- 选项 A) 运算结果的绝对值小于机器所能表示的最小绝对值  
选项 B) 运算的结果小于机器所能表示的最小负数  
选项 C) 运算的结果小于机器所能表示的最小正数  
选项 D) 运算结果的最低有效位产生的错误
123. 存储单元是指( )
- 选项 A) 存放一个二进制信息位的存储元    选项 B) 存放一个机器字的所有存储元集合  
选项 C) 存放一个字节的的所有存储元集合    选项 D) 存放两个字节的的所有存储元集合
124. 和外存储器相比, 内存储器的特点是( )
- 选项 A) 容量大、速度快、成本低                  选项 B) 容量大、速度慢、成本高  
选项 C) 容量小、速度快、成本高                  选项 D) 容量小、速度快、成本低
125. 某计算机字长 16 位, 存储器容量 64KB, 若按字编址, 那么它的寻址范围是( )
- 选项 A) 64K                  选项 B) 32K                  选项 C) 64KB                  选项 D) 32KB
126. 某 DRAM 芯片, 其存储容量为 512K×8 位, 该芯片的地址线和数据线数目为( )
- 选项 A) 8, 512                  选项 B) 512, 8                  选项 C) 18, 8                  选项 D) 19, 8
127. 某计算机字长 32 位, 其存储容量为 4MB, 若按字编址, 它的寻址范围是( )
- 选项 A) 1M                  选项 B) 4MB                  选项 C) 4M                  选项 D) 1MB
128. EPROM 是指( )
- 选项 A) 只读存储器                                  选项 B) 随机存储器  
选项 C) 可编程只读存储器                          选项 D) 可擦写可编程只读存储器
129. 寄存器间接寻址方式中, 操作数处在( )
- 选项 A) 通用寄存器                                  选项 B) 内存单元  
选项 C) 程序计数器                                  选项 D) 堆栈
130. 扩展操作码是( )
- 选项 A) 操作码字段外辅助操作字段的代码  
选项 B) 操作码字段中用来进行指令分类的代码  
选项 C) 指令格式中的操作码  
选项 D) 一种指令优化技术, 不同地址数指令可以具有不同的操作码长度
131. 单地址指令中为了完成两个数的算术运算, 除地址码指明的一个操作数外, 另一个数常采用( )



- 选项 A) 堆栈寻址模式      选项 B) 立即寻址方式  
 选项 C) 隐含寻址方式      选项 D) 间接寻址方式
132. 对某个寄存器中操作数的寻址方式称为( )寻址  
 选项 A) 直接      选项 B) 间接      选项 C) 寄存器      选项 D) 寄存器间接
133. 变址寻址方式中, 操作数的有效地址等于( )  
 选项 A) 基值寄存器内容加上形式地址(位移量)  
 选项 B) 堆栈指示器内容加上形式地址  
 选项 C) 变址寄存器内容加上形式地址  
 选项 D) 程序计数器内容加上形式地址
134. 程序控制类指令的功能是( )  
 选项 A) 进行算术运算和逻辑运算  
 选项 B) 进行主存与 CPU 之间的数据传送  
 选项 C) 进行 CPU 和 I/O 设备之间的数据传送  
 选项 D) 改变程序执行的顺序
135. 异步控制方式常用于( )作为其主要控制方式  
 选项 A) 在单总线结构计算机中访问主存与外设      选项 B) 微型机的 CPU 控制中  
 选项 C) 组合逻辑控制的 CPU 中      选项 D) 微程序控制器中
136. 在一个微周期中( )  
 选项 A) 只能执行一个微操作  
 选项 B) 能执行多个微操作, 但它们一定是并行操作的  
 选项 C) 能顺序执行多个微操作  
 选项 D) 只能执行相斥性的操作
137. 在 CPU 中跟踪指令后继地址的寄存器是( )  
 选项 A) 主存地址寄存器      选项 B) 程序计数器  
 选项 C) 指令寄存器      选项 D) 状态寄存器
138. 中央处理器是指( )  
 选项 A) 运算器      选项 B) 控制器  
 选项 C) 运算器和控制器      选项 D) 运算器、控制器和主存储器
139. 计算机操作的最小时间单位是( )  
 选项 A) 时钟周期      选项 B) 指令周期  
 选项 C) CPU 周期      选项 D) 外围设备
140. 就微命令的编码方式而言, 若微操作命令的个数已确定, 则( )  
 选项 A) 直接表示法比编码表示法的微指令字长短  
 选项 B) 编码表示法比直接表示法的微指令字长短  
 选项 C) 编码表示法与直接表示法的微指令字长相等  
 选项 D) 编码表示法与直接表示法的微指令字长大小关系不确定
141. 下列说法中正确的是( )  
 选项 A) 微程序控制方式和硬布线控制方式相比较, 前者可以使指令的执行速度更快  
 选项 B) 若采用微程序控制方式, 则可用  $\mu PC$  取代 PC  
 选项 C) 控制存储器可以用掩模 ROM、EPROM 或闪速存储器实现  
 选项 D) 指令周期也称为 CPU 周期
142. 系统总线中地址线的功用是( )  
 选项 A) 用于选择主存单元  
 选项 B) 用于选择进行信息传输的设备



- 选项 C) 用于指定主存单元和 I/O 设备接口电路的地址  
选项 D) 用于传送主存物理地址和逻辑地址
143. 数据总线的宽度由总线的( )定义  
选项 A) 物理特性 选项 B) 功能特性 选项 C) 电气特性 选项 D) 时间特性
144. 在单机系统中, 多总线结构的计算机的总线系统一般由( )组成  
选项 A) 系统总线、内存总线和 I/O 总线 选项 B) 数据总线、地址总线和控制总线  
选项 C) 内部总线、系统总线和 I/O 总线 选项 D) ISA 总线、VESA 总线和 PCI 总线
145. 下列陈述中不正确的是( )  
选项 A) 总线结构传送方式可以提高数据的传输速度  
选项 B) 与独立请求方式相比, 链式查询方式对电路的故障更敏感  
选项 C) PCI 总线采用同步时序协议和集中式仲裁策略  
选项 D) 总线的带宽即总线本身所能达到的最高传输速率
146. 中断发生时, 由硬件更新程序计数器 PC, 而不是由软件完成, 主要是为了( )  
选项 A) 能进入中断处理程序并正确返回源程序  
选项 B) 节省内容  
选项 C) 提高处理机的速度  
选项 D) 使中断处理程序易于编址, 不易出错
147. 在 I/O 设备、数据通道、时钟和软件这 4 项中, 可能成为中断源的是( )  
选项 A) I/O 设备 选项 B) I/O 设备和数据通道  
选项 C) I/O 设备、数据通道和时钟 选项 D) I/O 设备、数据通道、时钟和软件
148. 单级中断与多级中断的区别是( )  
选项 A) 单级中断只能实现单中断, 而多级中断可以实现多重中断  
选项 B) 单级中断的硬件结构是一维中断, 而多级中断的硬件结构是二维中断  
选项 C) 单级中断处理机只通过一根外部中断请求线接到它的外部设备系统而多级中断, 每一个 I/O 设备都有一根专用的外部中断请求线
149. 在单级中断系统中, CPU 一旦响应中断, 则立即关闭( )标志, 以防止本次中断服务结束前同级的其他中断源产生另一次中断进行干扰  
选项 A) 中断允许 选项 B) 中断请求 选项 C) 中断屏蔽
150. 为了便于实现多级中断, 保存现场信息最有效的方法是采用( )  
选项 A) 通用寄存器 选项 B) 堆栈  
选项 C) 储存器 选项 D) 外存
151. 为实现 CPU 与外部设备并行工作, 必须引入的基础硬件是( )  
选项 A) 缓冲器 选项 B) 通道  
选项 C) 时钟 选项 D) 相联寄存器
152. 中断允许触发器用来( )  
选项 A) 表示外设是否提出了中断请求 选项 B) CPU 是否响应了中断请求  
选项 C) CPU 是否在进行中断处理 选项 D) 开放或关闭可屏蔽硬中断
153. 采用 DMA 方式传递数据时, 每传送一个数据就要占用一个( )时间  
选项 A) 指令周期 选项 B) 机器周期  
选项 C) 存储周期 选项 D) 总线周期
154. 周期挪用方式常用于( )方式的输入/输出中  
选项 A) DMA 选项 B) 中断  
选项 C) 程序传送 选项 D) 通道
155. 表示主存容量的常用单位为( )

- 选项 A) 数据块数                      选项 B) 字节数  
选项 C) 扇区数                      选项 D) 记录项数
156. 通道是重要的 I/O 方式, 其中适合连接大量终端及打印机的通道是( )  
选项 A) 数组多路通道    选项 B) 选择通道              选项 C) 字节多路通道
157. 磁表面存储器不具备的特点是( )  
选项 A) 存储密度高              选项 B) 可脱机保存  
选项 C) 速度快                      选项 D) 容量大
158. 计算机的外部设备是指( )  
选项 A) 输入/输出设备              选项 B) 外存设备  
选项 C) 远程通信设备              选项 D) 除了 CPU 和内存以外的其他设备
159. 在微型机系统中外部设备通过( )与主板的系统总线相连接  
选项 A) 累加器                      选项 B) 设备控制器  
选项 C) 计数器                      选项 D) 寄存器
160. 若十进制数据为 137.5 则其八进制数为( )  
A、89.8              B、211.4              C、211.5              D、1011111.101
161. 若  $x$  补=0.1101010, 则  $x$  原=( )  
A、1.0010101    B、1.0010110    C、0.0010110    D、0.1101010
162. 为了缩短指令中某个地址段的位数, 有效的方法是采取( )  
A、立即寻址    B、变址寻址    C、间接寻址    D、寄存器寻址
163. 下列数中, 最小的数是( )  
选项 A) (101001)2    选项 B) (52)8              选项 C) (2B)16              选项 D) 45
164. 下列数中, 最大的数是( )  
选项 A) (101001)2    选项 B) (52)8              选项 C) (2B)16              选项 D) 45
165. 已知:  $X = -0.0011$ ,  $Y = -0.0101$  ( $X+Y$ ) 补=( )  
A. 1. 1 1 0 0                      B. 1. 1 0 1 0  
C. 1. 0 1 0 1                      D. 1. 1 0 0 0
166. 一个 512KB 的存储器, 地址线和数据线的总和是( ) 19+8  
选项 A) 17    选项 B) 19    选项 C) 27    选项 D) 36
167. 某计算机字长是 16 位它的存储容量是 64KB, 按字编址, 它们寻址范围是( )  
选项 A) 64K    选项 B) 32KB    选项 C) 32K    选项 D) 16KB
168. 零地址运算指令在指令格式中不给出操作数地址, 因此它的操作数来自( )  
选项 A) 立即数和栈顶    选项 B) 栈顶和次栈顶  
选项 C) 暂存器和栈顶    选项 D) 寄存器和内存单元
169. RISC 是( )的简称  
选项 A) 精简指令系统计算机                      选项 B) 大规模集成电路  
选项 C) 复杂指令计算机                      选项 D) 超大规模集成电路
170. CISC 是( )的简称  
选项 A) 精简指令系统计算机                      选项 B) 大规模集成电路  
选项 C) 复杂指令计算机                      选项 D) 超大规模集成电路
171. CPU 中通用寄存器的位数取决于( )  
选项 A) 存储容量                      选项 B) 机器字长  
选项 C) 指令的长度                      选项 D) CPU 的管脚数
172. 计算机内存储器可以采用( )  
选项 A) RAM 和 ROM                      选项 B) 只有 ROM

- 选项 C) 只有 RAM                      选项 D) RAM 和 SAM
173. CPU 响应中断的时间是 (    )
- 选项 A) 中断源提出请求                      选项 B) 取指周期结束  
选项 C) 执行周期结束                      选项 D) 间址周期结束
174. 垂直型微指令的特点是 (    )
- 选项 A) 微指令格式垂直表示                      选项 B) 控制信号经过编码产生  
选项 C) 采用微操作码                      选项 D) 采用微指令码
175. 使用垂直型微指令编写的微程序长度 (    )
- 选项 A) 较少                      选项 B) 较多                      选项 C) 较长                      选项 D) 较短
176. 单条水平型微指令与单条垂直型微指令比较, 指令所占位数 (    )
- 选项 A) 较少                      选项 B) 较多                      选项 C) 较长                      选项 D) 较短
177. 微指令格式分为水平型和垂直型, 水平型微指令的位数 (    ), 用它编写的微程序 (    )
- 选项 A) 较多、较长                      选项 B) 较多、较短  
选项 C) 较少、较长                      选项 D) 较少、较短
178. 基址寻址方式中, 操作数的有效地址是 (    )
- 选项 A) 基址寄存器内容加上形式地址 (位移量)  
选项 B) 程序计数器内容加上形式地址  
选项 C) 变址寄存器内容加上形式地址  
选项 D) 寄存器内容加上形式地址
179. 常用的虚拟存储器寻址系统由 (    ) 两级存储器组成
- 选项 A) 主存—辅存                      选项 B) Cache—主存  
选项 C) Cache—辅存                      选项 D) 主存—硬盘
180. DMA 访问主存时, 让 CPU 处于等待状态, 等 DMA 的一批数据访问结束后, CPU 再恢复工作, 这种情况称作 (    )
- 选项 A) 停止 CPU 访问主存                      选项 B) 周期挪用  
选项 C) DMA 与 CPU 交替访问                      选项 D) DMA
181. 在运算器中不包含 (    )
- 选项 A) 状态寄存器                      选项 B) 数据总线  
选项 C) ALU                      选项 D) 地址寄存器
182. 计算机操作的最小单位时间是 (    )
- 选项 A) 时钟周期                      选项 B) 指令周期  
选项 C) CPU 周期                      选项 D) 中断周期
183. 用以指定待执行指令所在地址的是 (    )
- 选项 A) 指令寄存器                      选项 B) 数据计数器  
选项 C) 程序计数器 pc                      选项 D) 累加器
184. 下列描述中 (    ) 是正确的
- 选项 A) 控制器能理解、解释并执行所有的指令及存储结果  
选项 B) 一台计算机包括输入、输出、控制、存储及算逻运算五个单元  
选项 C) 所有的数据运算都在 CPU 的控制器中完成  
选项 D) 以上答案都正确
185. 一个  $16K \times 32$  位的存储器, 其地址线和数据线的总和是 (    )
- 选项 A) 48                      选项 B) 46                      选项 C) 36                      选项 D) 32
186. 某计算机字长是 16 位, 它的存储容量是 1MB, 按字编址, 它的寻址范围是 (    )
- $1MB/2b=1024kb/2b=512k$

- 选项 A) 512K    选项 B) 1M    选项 C) 512KB    选项 D) 1MB
187. 浮点数的表示范围和精度取决于 (    )  
选项 A) 阶码的位数和尾数的机器数形式  
选项 B) 阶码的机器数形式和尾数的位数  
选项 C) 阶码的位数和尾数的位数  
选项 D) 阶码的机器数形式和尾数的机器数形式
188. 响应中断请求的条件是 (    )  
选项 A) 外设提出中断  
选项 B) 外设工作完成和系统允许时  
选项 C) 外设工作完成和中断标记触发器为“1”时  
选项 D) CPU 提出中断
189. 以下叙述中 (    ) 是错误的  
选项 A) 取指令操作是控制器固有的功能, 不需要在操作码控制下完成  
选项 B) 所有指令的取指令操作都是相同的  
选项 C) 在指令长度相同的情况下, 所有指令的取指操作都是相同的  
选项 D) 一条指令包含取指、分析、执行三个阶段
190. 下列叙述中 (    ) 是错误的  
选项 A) 采用微程序控制器的处理器称为微处理器 cpu  
选项 B) 在微指令编码中, 编码效率最低的是直接编码方式  
选项 C) 在各种微地址形成方式中, 增量计数器法需要的顺序控制字段较短  
选项 D) CMAR 是控制器中存储地址寄存器
191. 中断向量可提供 (    )  
选项 A) 被选中设备的地址    选项 B) 传送数据的起始地址  
选项 C) 中断服务程序入口地址    选项 D) 主程序的断点地址
192. 水平型微指令的特点是 (    )  
选项 A) 一次可以完成多个操作    选项 B) 微指令的操作控制字段不进行编码  
选项 C) 微指令的格式简短    选项 D) 微指令的格式较长
193. 存储字长是指 (    )  
选项 A) 存放在一个存储单元中的二进制代码组合  
选项 B) 存放在一个存储单元中的二进制代码位数  
选项 C) 存储单元的个数  
选项 D) 机器指令的位数
194. CPU 通过 (    ) 启动通道  
选项 A) 执行通道命令    选项 B) 执行 I/O 指令  
选项 C) 发出中断请求    选项 D) 程序查询
195. 对有关数据加以分类、统计、分析, 这属于计算机在 (    ) 方面的应用  
选项 A) 数值计算    选项 B) 辅助设计  
选项 C) 数据处理    选项 D) 实时控制
196. 以下叙述 (    ) 是正确的  
选项 A) 外部设备一旦发出中断请求, 便立即得到 CPU 的响应  
选项 B) 外部设备一旦发出中断请求, CPU 应立即响应  
选项 C) 中断方式一般用于处理随机出现的服务请求  
选项 D) 程序查询用于键盘中断
197. 加法器采用先行进位的目的是 (    )

- 选项 A) 优化加法器的结构      选项 B) 节省器材  
选项 C) 加速传递进位信号      选项 D) 增强加法器结构
198. 指令寄存器的位数取决于 (    )  
选项 A) 存储器的容量      选项 B) 指令字长  
选项 C) 机器字长      选项 D) 存储字长
199. 下列叙述中 (    ) 是正确的  
选项 A) 控制器产生的所有控制信号称为微指令  
选项 B) 微程序控制器比硬连线控制器更加灵活  
选项 C) 微处理器的程序称为微程序  
选项 D) 指令就是微指令
200. CPU 中的译码器主要用于 (    )  
选项 A) 地址译码      选项 B) 指令译码  
选项 C) 选择多路数据至 ALU      选项 D) 数据译码
201. 直接寻址的无条件转移指令功能是将指令中的地址码送入 (    )  
选项 A) PC      选项 B) 地址寄存器  
选项 C) 累加器      选项 D) ALU
202. 下列器件中存取速度最快的是 (    )  
选项 A) Cache    选项 B) 主存      选项 C) 寄存器      选项 D) 辅存
203. 直接、间接、立即三种寻址方式指令的执行速度, 由快至慢的排序是 (    )  
选项 A) 直接、立即、间接      选项 B) 直接、间接、立即  
选项 C) 立即、直接、间接      选项 D) 立即、间接、直接
204. 存放欲执行指令的寄存器是 (    )  
选项 A) MAR    选项 B) PC    选项 C) MDR      选项 D) IR
205. 在独立请求方式下, 若有 N 个设备, 则 (    )  
选项 A) 有一个总线请求信号和一个总线响应信号  
选项 B) 有 N 个总线请求信号和 N 个总线响应信号  
选项 C) 有一个总线请求信号和 N 个总线响应信号  
选项 D) 有 N 个总线请求信号和一个总线响应信号
206. 下述说法中 (    ) 是正确的  
选项 A) 半导体 RAM 信息可读可写, 且断电后仍能保持记忆  
选项 B) 半导体 RAM 是易失性 RAM, 而静态 RAM 中的存储信息是不易失的  
选项 C) 半导体 RAM 是易失性 RAM, 而静态 RAM 只有在电源不掉时, 所存信息是不易失的  
选项 D) 静态 RAM 是易失性 RAM, 而半导体 RAM 中的存储信息是不易失的
207. 计算机中表示地址时, 采用 (    )  
选项 A) 原码      选项 B) 补码      选项 C) 反码      选项 D) 无符号数
208. 由编译程序将多条指令组合成一条指令, 这种技术称做 (    )  
选项 A) 超标量技术      选项 B) 超流水线技术  
选项 C) 超长指令字技术      选项 D) 超字长
209. 计算机执行乘法指令时, 由于其操作较复杂, 需要更多的时间, 通常采用 (    ) 控制方式  
选项 A) 延长机器周期内节拍数的      选项 B) 异步  
选项 C) 中央与局部控制相结合的      选项 D) 同步
210. 微程序放在 (    ) 中  
选项 A) 存储器控制器      选项 B) 控制存储器

- 选项 C) 主存储器                      选项 D) Cache
211. 在 CPU 的寄存器中, ( ) 对用户是完全透明的  
选项 A) 程序计数器                      选项 B) 指令寄存器  
选项 C) 状态寄存器                      选项 D) 通用寄存器
212. 运算器由许多部件组成, 其核心部分是 ( )  
选项 A) 数据总线                      选项 B) 算术逻辑运算单元  
选项 C) 累加寄存器                      选项 D) 多路开关
213. DMA 接口 ( )  
选项 A) 可以用于主存与主存之间的数据交换                      选项 B) 内有中断机制  
选项 C) 内有中断机制, 可以处理异常情况                      选项 D) 内无中断机制
214. 以下叙述中错误的是 ( )  
选项 A) 指令周期的第一个操作是取指令  
选项 B) 为了进行取指令操作, 控制器需要得到相应的指令  
选项 C) 取指令操作是控制器自动进行的  
选项 D) 指令第一字节含操作码
215. 主存和 CPU 之间增加高速缓冲存储器的目的是 ( )  
选项 A) 解决 CPU 和主存之间的速度匹配问题                      选项 B) 扩大主存容量  
选项 C) 既扩大主存容量, 又提高了存取速度                      选项 D) 扩大辅存容量
216. 以下叙述 ( ) 是错误的  
选项 A) 一个更高级的中断请求一定可以中断另一个中断处理程序的执行  
选项 B) DMA 和 CPU 必须分时使用总线  
选项 C) DMA 的数据传送不需 CPU 控制  
选项 D) DMA 中有中断机制
217. 一条指令中包含的信息有 ( )  
选项 A) 操作码、控制码    选项 B) 操作码、向量地址                      选项 C) 操作码、地址码
218. 在各种异步通信方式中, ( ) 速度最快  
选项 A) 全互锁    选项 B) 半互锁    选项 C) 不互锁
219. 在下列因素中, 与 Cache 的命中率无关的是 ( )  
选项 A) Cache 块的大小    选项 B) Cache 的容量                      选项 C) 主存的存取时间
220. 在计数器定时查询方式下, 若计数从 0 开始, 则 ( )  
选项 A) 设备号小的优先级高  
选项 B) 每个设备使用总线的机会相等  
选项 C) 设备号大的优先级高
221. Cache 的地址映象中, 若主存中的任一块均可映射到 Cache 内的任一块的位置上, 称作 ( )  
选项 A) 直接映象                      选项 B) 全相联映象                      选项 C) 组相联映象
222. 微指令操作控制字段的每一位代表一个控制信号, 这种微程序的控制 (编码) 方式是 ( )  
选项 A) 字段直接编码                      选项 B) 直接编码                      选项 C) 混合编码
223. 在取指令操作之后, 程序计数器中存放的是 ( )  
选项 A) 当前指令的地址    选项 B) 程序中指令的数量    选项 C) 下一条指令的地址
224. 以下叙述中 ( ) 是正确的  
选项 A) RISC 机一定采用流水技术  
选项 B) 采用流水技术的机器一定是 RISC 机



- 选项 C) CISC 机一定不采用流水技术
225. 在一地址格式的指令中, 下列 ( ) 是正确的  
选项 A) 仅有一个操作数, 其地址由指令的地址码提供  
选项 B) 可能有一个操作数, 也可能有两个操作数  
选项 C) 一定有两个操作数, 另一个是隐含的
226. I/O 采用不统一编址时, 进行输入输出操作的指令是 ( )  
选项 A) 控制指令      选项 B) 访存指令      选项 C) 输入输出指令
227. 设机器字长为 64 位, 存储容量为 128MB, 若按字编址, 它的寻址范围是 ( )  
选项 A) 16MB      选项 B) 16M      选项 C) 32M
228. 寻址便于处理数组问题 ( )  
选项 A) 间接寻址      选项 B) 变址寻址      选项 C) 相对寻址
229. 超标量技术是 ( )  
选项 A) 缩短原来流水线的处理器周期  
选项 B) 在每个时钟周期内同时并发多条指令  
选项 C) 把多条能并行操作的指令组合成一条具有多个操作码字段的指令
230. I/O 与主机交换信息的方式中, 中断方式的特点是 ( )  
选项 A) CPU 与设备串行工作, 传送与主程序串行工作  
选项 B) CPU 与设备并行工作, 传送与主程序串行工作  
选项 C) CPU 与设备并行工作, 传送与主程序并行工作
231. 设寄存器内容为 11111111, 若它等于 +127, 则为 ( )  
选项 A) 原码      选项 B) 补码      选项 C) 反码      选项 D) 移码
232. 设机器数采用补码形式 (含 1 位符号位), 若寄存器内容为 9BH, 则对应的十进制数为 ( )  
选项 A) -27      选项 B) -97      选项 C) -101      选项 D) 155
233. 设寄存器内容为 80H, 若它对应的真值是 -127, 则该机器数是 ( )  
选项 A) 原码      选项 B) 补码      选项 C) 反码      选项 D) 移码
234. 设机器数字长为 32 位, 一个容量为 16MB 的存储器, CPU 按半字寻址, 其寻址范围是 ( )  
选项 A)  $2^{24}$       选项 B)  $2^{23}$       选项 C)  $2^{22}$       选项 D)  $2^{21}$
235. 在中断接口电路中, 向量地址可通过 ( ) 送至 CPU  
选项 A) 地址线      选项 B) 数据线      选项 C) 控制线      选项 D) 状态线
236. 在程序的执行过程中, Cache 与主存的地址映象是由 ( )  
选项 A) 程序员调度的  
选项 B) 操作系统管理的  
选项 C) 由程序员和操作系统共同协调完成的  
选项 D) 硬件自动完成的
237. 总线复用方式可以 ( )  
选项 A) 提高总线传输带宽      选项 B) 增加总线功能  
选项 C) 减少总线中信号线数量      选项 D) 提高 CPU 利用率
238. 下列说法中正确的是 ( )  
选项 A) Cache 与主存统一编址, Cache 的地址空间是主存地址空间的一部分  
选项 B) 主存储器只由易失性的随机读写存储器构成  
选项 C) 单体多字存储器主要解决访存速度的问题  
选项 D) Cache 不与主存统一编址, Cache 的地址空间不是主存地址空间的一部分

239. 在采用增量计数器法的微指令中，下一条微指令的地址（ ）  
选项 A) 在当前的微指令中      选项 B) 在微指令地址计数器中  
选项 C) 在程序计数器      选项 D) 在 CPU 中
240. 由于 CPU 内部操作的速度较快，而 CPU 访问一次存储器的时间较长，因此机器周期通常由（ ）来确定  
选项 A) 指令周期      选项 B) 存取周期      选项 C) 间址周期      选项 D) 执行周期
241. RISC 机器（ ）  
选项 A) 不一定采用流水技术      选项 B) 一定采用流水技术  
选项 C) CPU 配备很少的通用寄存器      选项 D) CPU 配备很多的通用寄存器
242. 在下列寻址方式中，（ ）寻址方式需要先计算，再访问主存  
选项 A) 立即      选项 B) 变址      选项 C) 间接      选项 D) 直接
243. I/O 采用统一编址时，进行输入输出操作的指令是（ ）  
选项 A) 控制指令      选项 B) 访存指令      选项 C) 输入输出指令      选项 D) 程序指令
244. 设机器字长为 32 位，存储容量为 16MB，若按双字编址，其寻址范围是（ ）  
选项 A) 8MB      选项 B) 2M      选项 C) 4M      选项 D) 16M
245. （ ）寻址对于实现程序浮动提供了较好的支持  
选项 A) 间接寻址      选项 B) 变址寻址      选项 C) 相对寻址      选项 D) 直接寻址
246. 超流水线技术是（ ）  
选项 A) 缩短原来流水线的处理器周期  
选项 B) 在每个时钟周期内同时并发多条指令  
选项 C) 把多条能并行操作的指令组合成一条具有多个操作码字段的指令  
选项 D) 以上都不对
247. 若 9BH 表示移码（含 1 位符号位），其对应的十进制数是（ ）  
选项 A) 27      选项 B) -27      选项 C) -101      选项 D) 101
248. 在二地址指令中（ ）是正确的  
选项 A) 指令的地址码字段存放的一定是操作数  
选项 B) 指令的地址码字段存放的一定是操作数地址  
选项 C) 运算结果通常存放在其中一个地址码所提供的地址中  
选项 D) 指令的地址码字段存放的一定是操作码
249. 某机字长 8 位，采用补码形式（其中 1 位为符号位），则机器数所能表示的范围是（ ）  
选项 A) -127 ~ 127      选项 B) -128 ~ +128  
选项 C) -128 ~ +127      选项 D) -128 ~ +128
250. 在（ ）的计算机系统中，外设可以和主存储器单元统一编址，因此可以不使用 I/O 指令  
选项 A) 单总线      选项 B) 双总线      选项 C) 三总线      选项 D) 以上三种总线
251. 从信息流的传输速度来看，（ ）系统工作效率最低  
选项 A) 单总线      选项 B) 双总线      选项 C) 三总线      选项 D) 多总线
252. 某计算机字长是 32 位，它的存储容量是 64KB 按字编址，它的寻址范围是（ ）  
选项 A) 16KB      选项 B) 16K      选项 C) 32K      选项 D) 32KB
253. Cache 的地址映象中（ ）比较多的采用“按内容寻址”的相联存储器来实现  
选项 A) 直接映象      选项 B) 全相联映象  
选项 C) 组相联映象      选项 D) 以上都有
254. 在磁盘存储器中，查找时间是（ ）  
选项 A) 使磁头移动到要找的柱面上所需的时间

- 选项 B) 在磁道上找到要找的扇区所需的时间  
 选项 C) 在扇区中找到要找的数据所需的时间  
 选项 D) 以上都不对
255. 在控制器的控制信号中, 相容的信号是 ( ) 的信号  
 选项 A) 可以相互替代                      选项 B) 可以相继出现  
 选项 C) 可以同时出现                      选项 D) 不可以同时出现
256. CPU 不包括 ( )  
 选项 A) 地址寄存器                      选项 B) 指令寄存器 IR  
 选项 C) 地址译码器                      选项 D) 通用寄存器
257. 设寄存器内容为 10000000, 若它等于 0, 则为 ( )  
 选项 A) 原码                      选项 B) 补码                      选项 C) 反码                      选项 D) 移码
258. 设寄存器内容为 10000000, 若它等于 -0, 则为 ( )  
 选项 A) 原码                      选项 B) 补码                      选项 C) 反码                      选项 D) 移码
259. 若一个 8 比特组成的字符至少需 10 个比特来传送, 这是 ( ) 传送方式  
 选项 A) 同步                      选项 B) 异步                      选项 C) 并联                      选项 D) 混合
260. 计算机使用总线结构的主要优点是便于实现积木化, 缺点是 ( )  
 选项 A) 地址信息、数据信息和控制信息不能同时出现  
 选项 B) 地址信息与数据信息不能同时出现  
 选项 C) 两种信息源的代码在总线中不能同时传送  
 选项 D) 地址信息与数据信息能同时出现
261. 下列叙述中 ( ) 是正确的  
 选项 A) 主存可由 RAM 和 ROM 组成                      选项 B) 主存只能由 ROM 组成  
 选项 C) 主存只能由 RAM 组成                      选项 D) 主存只能由 SRAM 组成
262. 可编程的只读存储器 ( )  
 选项 A) 不一定是可改写的                      选项 B) 一定是可改写的  
 选项 C) 一定是不可改写的                      选项 D) 以上都不对
263. 变址寻址和基址寻址的有效地址形成方式类似, 但是 ( )  
 选项 A) 变址寄存器的内容在程序执行过程中是不可变的  
 选项 B) 在程序执行过程中, 变址寄存器和基址寄存器和内容都可变的  
 选项 C) 在程序执行过程中, 基址寄存器的内容不可变, 变址寄存器中的内容可变  
 选项 D) 变址寄存器的内容在程序执行过程中是可变的
264. 在原码加减交替除法中, 符号位单独处理, 参加操作的数是 ( )  
 选项 A) 原码                      选项 B) 绝对值  
 选项 C) 绝对值的补码                      选项 D) 补码
265. DMA 方式 ( )  
 选项 A) 既然能用于高速外围设备的信息传送, 也就能代替中断方式  
 选项 B) 不能取代中断方式  
 选项 C) 也能向 CPU 请求中断处理数据传送  
 选项 D) 能取代中断方式
266. 设变址寄存器为 X, 形式地址为 D, 某机具有先间址后变址的寻址方式, 则这种寻址方式的有效地址为 ( )  
 选项 A)  $EA = (X) + D$                       选项 B)  $EA = (X) + (D)$   
 选项 C)  $EA = ((X) + D)$                       选项 D)  $EA = X + D$
267. 程序计数器 PC 属于 ( )

- 选项 A) 运算器    **选项 B) 控制器**    选项 C) 存储器    选项 D) I/O 设备
268. 目前在小型和微型计算机里最普遍采用的字母与字符编码是 (    )  
选项 A) BCD 码    选项 B) 十六进制代码    **选项 C) ASCII 码**    选项 D) 海明码
269. 在下述有关不恢复余数法何时需恢复余数的说法中, (    ) 是正确的  
选项 A) 最后一次余数为正时, 要恢复一次余数  
**选项 B) 最后一次余数为负时, 要恢复一次余数**  
选项 C) 最后一次余数为 0 时, 要恢复一次余数  
选项 D) 任何时候都不恢复余数
270. (    ) 可区分存储单元中存放的是指令还是数据  
选项 A) 存储器    选项 B) 运算器    **选项 C) 控制器**    选项 D) 用户
271. 所谓三总线结构的计算机是指 (    )  
选项 A) 地址线、数据线和控制线三组传输线  
**选项 B) I/O 总线、主存总线和 DMA 总线三组传输线**  
选项 C) I/O 总线、主存总线和系统总线三组传输线  
选项 D) 设备总线、主存总线和控制总线三组传输线.
272. 某计算机字长是 32 位, 它的存储容量是 256KB, 按字编址, 它的寻址范围是 (    )  
选项 A) 128K    **选项 B) 64K**    选项 C) 64KB    选项 D) 128KB
273. 主机与设备传送数据时, 采用 (    ), 主机与设备是串行工作的  
**选项 A) 程序查询方式**    选项 B) 中断方式    选项 C) DMA 方式    选项 D) 通道
274. 在整数定点机中, 下述第 (    ) 种说法是正确的  
选项 A) 原码和反码不能表示  $-1$ , 补码可以表示  $-1$   
**选项 B) 三种机器数均可表示  $-1$**   
选项 C) 三种机器数均可表示  $-1$ , 且三种机器数的表示范围相同  
选项 D) 三种机器数均不可表示  $-1$
275. 向量中断是 (    )  
选项 A) 外设提出中断  
选项 B) 由硬件形成中断服务程序入口地址  
**选项 C) 由硬件形成向量地址, 再由向量地址找到中断服务程序入口地址**  
选项 D) 以上都不对
276. 将微程序存储在 EPROM 中的控制器是 (    ) 控制器  
选项 A) 静态微程序    选项 B) 毫微程序    **选项 C) 动态微程序**    选项 D) 微程序
277. 隐指令是指 (    )  
选项 A) 操作数隐含在操作码中的指令  
选项 B) 在一个机器周期里完成全部操作的指令  
选项 C) 指令系统中已有的指令  
**选项 D) 指令系统中没有的指令**
278. 当用一个 16 位的二进制数表示浮点数时, 下列方案中第 (    ) 种最好  
选项 A) 阶码取 4 位 (含阶符 1 位), 尾数取 12 位 (含数符 1 位)  
**选项 B) 阶码取 5 位 (含阶符 1 位), 尾数取 11 位 (含数符 1 位)**  
选项 C) 阶码取 8 位 (含阶符 1 位), 尾数取 8 位 (含数符 1 位)  
选项 D) 阶码取 6 位 (含阶符 1 位), 尾数取 12 位 (含数符 1 位)
- 279. 在中断周期中, 由 (    ) 将允许中断触发器置 “0”**  
选项 A) 关中断指令    选项 B) 机器指令  
选项 C) 开中断指令    **选项 D) 中断隐指令**

280. 在单总线结构的 CPU 中, 连接在总线上的多个部件 ( )  
选项 A) 某一时刻只有一个可以向总线发送数据, 并且只有一个可以从总线接收数据  
选项 B) 某一时刻只有一个可以向总线发送数据, 但可以有多个同时从总线接收数据  
选项 C) 可以有多个同时向总线发送数据, 并且可以有多个同时从总线接收数据  
选项 D) 可以有多个同时向总线发送数据, 但可以有一个同时从总线接收数据
281. 一个  $16K \times 8$  位的存储器, 其地址线和数据线的总和是 ( )  
选项 A) 48      选项 B) 46      选项 C) 17      选项 D) 22
282. 在间址周期中, ( )  
选项 A) 所有指令的间址操作都是相同的  
选项 B) 凡是存储器间接寻址的指令, 它们的操作都是相同的  
选项 C) 对于存储器间接寻址或寄存器间接寻址的指令, 它们的操作是不同的  
选项 D) 以上都不对
283. 下述说法中 ( ) 是正确的  
选项 A) EPROM 是可改写的, 因而也是随机存储器的一种  
选项 B) EPROM 是可改写的, 但它不能用作随机存储器用  
选项 C) EPROM 只能改写一次, 故不能作为随机存储器用  
选项 D) EPROM 是可改写的, 但它能用作随机存储器用
284. 打印机的分类方法很多, 若按能否打印汉字来区分, 可分为 ( )  
选项 A) 并行式打印机和串行式打印机      选项 B) 击打式打印机和非击打式打印机  
选项 C) 点阵式打印机和活字式打印机      选项 D) 激光打印机和喷墨打印机
285. 用户与计算机通信的界面是 ( )  
选项 A) CPU      选项 B) 外围设备      选项 C) 应用程序      选项 D) 系统程序
286. 有些计算机将一部分软件永恒地存于只读存储器中, 称之为 ( )  
选项 A) 硬件      选项 B) 软件      选项 C) 固件      选项 D) 辅助存储器
287. 计算机中有关 ALU 的描述, ( ) 是正确的  
选项 A) 只做算术运算, 不做逻辑运算      选项 B) 只做加法  
选项 C) 能存放运算结果      选项 D) 以上答案都不对
288. 某一 RAM 芯片, 其容量为  $512 \times 8$  位, 除电源和接地端外, 该芯片引出线的最少数目是 ( )  
选项 A) 21      选项 B) 17      选项 C) 19      选项 D) 20
289. 活动头磁盘存储中, 信息写入或读出磁盘是 ( ) 进行的  
选项 A) 并行方式      选项 B) 串行方式  
选项 C) 串并方式      选项 D) 并串方式
290. 下列 ( ) 种说法有误差  
选项 A) 任何二进制整数都可用十进制表示  
选项 B) 任何二进制小数都可用十进制表示  
选项 C) 任何十进制整数都可用二进制表示  
选项 D) 任何十进制小数都可用二进制表示
291. 堆栈寻址方式中, 设 A 为累加器, SP 为堆栈指示器, MSP 为 SP 指示的栈顶单元, 如果进栈操作的动作顺序是  $(SP - 1) \rightarrow SP, (A) \rightarrow MSP$ , 那么出栈操作的动作顺序应为 ( )  
选项 A)  $(MSP) \rightarrow A, (SP) + 1 \rightarrow SP$       选项 B)  $(SP) + 1 \rightarrow SP, (MSP) \rightarrow A$   
选项 C)  $(SP) - 1 \rightarrow SP, (MSP) \rightarrow A$       选项 D) 以上都不对
292. 通道程序是由 ( ) 组成  
选项 A) I/O 指令      选项 B) 通道控制字 (或称通道指令)

选项 C) 通道状态字

选项 D) 微程序

293. 在磁盘和磁带两种磁表面存储器中, 存取时间与存储单元的物理位置有关, 按存储方式分, ( )

选项 A) 二者都是串行存取

选项 B) 磁盘是部分串行存取, 磁带是串行存取

选项 C) 磁带是部分串行存取, 磁盘是串行存取

选项 D) 二者都是并行存取

294. 总线通信中的同步控制是 ( )

选项 A) 只适合于 CPU 控制的方式

选项 B) 由统一时序控制的方式

选项 C) 只适合于外围设备控制的方式

选项 D) 只适合于主存

295. 在控制器的控制方式中, 机器周期内的时钟周期个数可以不相同, 这属于 ( )

选项 A) 同步控制

选项 B) 异步控制

选项 C) 联合控制

选项 D) 局部控制

296. 下述 ( ) 种情况会提出中断请求

选项 A) 产生存储周期“窃取”

选项 B) 在键盘输入过程中, 每按一次键

选项 C) 两数相加结果为零

选项 D) 结果溢出

297. 一个节拍信号的宽度是指 ( )

选项 A) 指令周期

选项 B) 机器周期

选项 C) 时钟周期

选项 D) 存储周期

298. 在下列四句话中, 最能准确反映计算机主要功能的是 。

选项 A) 计算机可以存储大量信息

选项 B) 计算机能代替人的脑力劳动

选项 C) 计算机是一种信息处理机

选项 D) 计算机可实现高速运算

299. 1946 年 2 月, 在美国诞生了世界上第一台电子数字计算机, 它的名字叫 ( ), 1949 年研制成功的世界上第一台存储程序式的计算机称为 ( )

选项 A) EDVAC 选项 B) EDSAC 选项 C) ENIAC 选项 D) UNIVAC-I

选项 A) EDVAC 选项 B) EDSAC 选项 C) ENIAC 选项 D) UNIVAC-I

300. 计算机硬件能直接执行的只能是 ( )

选项 A) 符号语言

选项 B) 机器语言

选项 C) 汇编语言

选项 D) 机器语言和汇编语言

301. 存储器主要用来 ( )

选项 A) 存放程序

选项 B) 存放数据

选项 C) 存放微程序

选项 D) 存放程序和数据

302. 目前我们所说的个人台式商用机属于 ( )

选项 A) 巨型机

选项 B) 中型机

选项 C) 小型机

选项 D) 微型机

303. 至今为止, 计算机中所含所有信息仍以二进制方式表示, 其原因是 ( )

选项 A) 节约元件

选项 B) 运算速度快

选项 C) 物理器件性能决定

选项 D) 信息处理方便

304. 对计算机软、硬件资源进行管理, 是 ( ) 的功能

选项 A) 操作系统

选项 B) 数据库管理系统

选项 C) 语言处理程序

选项 D) 用户程序

305. 企事业单位用计算机计算、管理职工工资, 这属于计算机的 ( ) 应用领域

选项 A) 科学计算

选项 B) 数据处理

选项 C) 过程控制

选项 D) 辅助设计

306. 微型计算机的发展以 ( ) 技术为标志

选项 A) 操作系统

选项 B) 微处理器

选项 C) 硬盘

选项 D) 软件



307. 4 输入端“与非”门的某一输入端的输入为“0”，那么它的输出值是（ ）  
 选项 A) “0”      选项 B) 取决于其他输入端的输入      选项 C) “1”
308. CPU 中有若干寄存器，其中存放存储器中数据和指令地址的寄存器是（ A ），暂存数据和指令的寄存器是（ C ），存放 CPU 将要执行的下一条指令地址的寄存器是（ B ）。  
 选项 A) 地址寄存器      选项 B) 程序计数器  
 选项 C) 数据寄存器      选项 D) 指令寄存器
309. 状态寄存器中的各个状态标志位是依据（ ）来置位的  
 选项 A) 算术逻辑部件上次的运算结果      选项 B) CPU 将要执行的指令  
 选项 C) CPU 已执行的指令      选项 D) 累加器中的数据
310. 触发器的状态由时钟脉冲的上升沿时 D（数据）端的状态决定，而与触发器的原状态无关，这种触发器是（ ）  
 选项 A) J-K 触发器      选项 B) R-S 基本触发器  
 选项 C) D 型触发器      选项 D) R-S 同步触发器
311. 在总线中起数据暂存和缓冲作用的器件是（ ）  
 选项 A) 总线传输器      选项 B) 三态门  
 选项 C) 总线控制器      选项 D) 总线缓冲器
312. 为协调计算机各部件的工作，需要（ ）来提供统一的时钟。  
 选项 A) 总线缓冲器      选项 B) 时钟发生器  
 选项 C) 总线控制器      选项 D) 操作命令发生器
313. 正逻辑下的“或非”门是负逻辑下的（ ）  
 选项 A) “与”门      选项 B) “或”门  
 选项 C) “与非”门      选项 D) “异或”门
314. 1010AH 是（ ）  
 选项 A) 表示一个二进制数      选项 B) 表示一个十六进制数  
 选项 C) 表示一个十进制数      选项 D) 表示一个错误的数
315. 将十进制数  $15/2$  表示成二进制浮点规格化数（阶符 1 位，阶码 2 位，数符 1 位，尾数 4 位）是（ ）  
 选项 A) 01101111      选项 B) 01101110      选项 C) 01111111      选项 D) 11111111  
 $7.5$  化成二进制是  $111.1 = 0.1111 \times 2^3$  阶码是 3 即 11，为正数，故阶符为 0  
 $7.5$  为正数，数符为 0 尾数为 0.1111 用 1111 表示  
 拼接后为 0 11 0 1111 即 01101111
316. 十进制数 5 的单精度浮点数 IEEE754 代码为（ ）  
 选项 A) 01000000101000000000000000000000  
 选项 B) 11000000101000000000000000000000  
 选项 C) 01100000101000000000000000000000  
 选项 D) 11000000101000000000000000000000  
 Float 1 位表示数字的符号，用 8 位来表示指数，用 23 位来表示尾数  
 Double 1 位表示数字的符号，用 11 位来表示指数，用 52 位来表示尾数  
 $5d=101b$  规格化  $1.01 \times 2^2$  即指数为  $2+127=129d=1000\ 0001b$   
 $1.01$  则化为 001 0000 0000 0000  
 组合 0100 0000 1001 0000 0000 0000
317. 能发现两位错误并能纠正一位错的编码是（ ）  
 选项 A) CRC 码      选项 B) 海明码      选项 C) 偶校验码      选项 D) 奇校验码
318. 在大量数据传送中常用的且有效的检验法是（ ）

- 选项 A) CRC 码    选项 B) 海明码    选项 C) 偶校验码    选项 D) 奇校验码
319. 下列存储器中, 速度最慢的是 (    )  
选项 A) 半导体存储器    选项 B) 光盘存储器  
选项 C) 磁带存储器    选项 D) 硬盘存储器
320. 某一 SRAM 芯片, 容量为  $16K \times 1$  位, 则其地址线有 (    )  
选项 A) 14 根    选项 B) 16K 根    选项 C) 16 根    选项 D) 32 根
321. 下列部件 (设备) 中, 存取速度最快的是 (    )  
选项 A) 光盘存储器    选项 B) CPU 的寄存器  
选项 C) 软盘存储器    选项 D) 硬盘存储器
322. 计算机的存储器采用分级存储体系的目的是 (    )  
选项 A) 便于读写数据    选项 B) 减小机箱的体积  
选项 C) 便于系统升级    选项 D) 解决存储容量、价格与存取速度间的矛盾
323. 相联存储器是按 (    ) 进行寻址的存储器  
选项 A) 地址指定方式    选项 B) 堆栈存取方式  
选项 C) 内容指定方式    选项 D) 地址指定与堆栈存取方式结合
324. 某 SRAM 芯片, 其容量为  $1K \times 8$  位, 加上电源端和接地端后, 该芯片的引出线的最少数目应为 (    )  
选项 A) 23    选项 B) 25    选项 C) 50    选项 D) 20
325. 程序计数器 PC 在 (    ) 中  
选项 A) 运算器    选项 B) 控制器    选项 C) 存储器    选项 D) I/O 接口
326. 计算机主频的周期是指 (    )  
选项 A) 指令周期    选项 B) 时钟周期  
选项 C) CPU 周期    选项 D) 存取周期
327. 以硬布线方式构成的控制器也叫 (    )  
选项 A) 组合逻辑型控制器    选项 B) 微程序控制器  
选项 C) 存储逻辑型控制器    选项 D) 运算器
328. 一个节拍脉冲持续的时间长短是 (    )  
选项 A) 指令周期    选项 B) 机器周期  
选项 C) 时钟周期    选项 D) 以上都不是
329. 直接转移指令的功能是将指令中的地址代码送入 (    )  
选项 A) 累加器    选项 B) 地址寄存器  
选项 C) PC    选项 D) 存储器
330. 状态寄存器用来存放 (    )  
选项 A) 算术运算结果    选项 B) 逻辑运算结果  
选项 C) 运算类型    选项 D) 算术、逻辑运算及测试指令的结果状态
331. 某寄存器中的值有时是地址, 这只有计算机的 (    ) 才能识别它  
选项 A) 译码器    选项 B) 判断程序  
选项 C) 指令    选项 D) 时序信号
332. 使主机从外部获取信息的设备称为 (    )  
选项 A) 外部存储器    选项 B) 外部设备    选项 C) 输入设备    选项 D) 输出设备
333. 在显示器的技术指标中, 数据  $640 \times 480$ ,  $1024 \times 768$  等表示 (    )  
选项 A) 显示器屏幕的大小    选项 B) 显示器显示字符的最大行数和列数  
选项 C) 显示器的颜色指标    选项 D) 显示器的分辨率
334. 有一个 CRT 的分辨率是  $1024 \times 768$  像素, 颜色数为 256 色, 则刷新存储器的容量是

- ( ) 显存容量=水平分辨率×垂直分辨率×颜色位数/8bit=1024×768×8/8=768KB  
选项 A) 768KB      选项 B) 512KB      选项 C) 256KB      选项 D) 2MB
335. CRT 图形显示器的分辨率表示( )  
选项 A) 一个图像点(像素)的物理尺寸  
选项 B) 显示器一行能显示的最大图像点数与一列能显示的最大图像点数  
选项 C) 显示器屏幕可视区域的大小  
选项 D) 显示器能显示的字符个数
336. 黑白显示器具有( )级灰度  
选项 A) 1      选项 B) 2      选项 C) 4      选项 D) 16
337. 为看到稳定图像, 显示器刷新频率应大于( )  
选项 A) 15 帧/S      选项 B) 30 帧/S      选项 C) 50 帧/S      选项 D) 100 帧/S
338. 图形显示器可显示( B ), 图像显示器可显示( A )  
选项 A) 有亮暗层次的照片      选项 B) 没有亮暗层次的线条图  
选项 C) 立体图形      选项 D) 有亮暗层次的线条图
339. 显示器的灰度级是指( )  
选项 A) 显示器的亮度      选项 B) 显示字符的清晰程度  
选项 C) 显示器中光点亮暗的层次级别      选项 D) 显示器上能显示的光点数
340. CRT 的颜色数为真彩色, 则它的颜色位是( )  
选项 A) 24 位      选项 B) 8 位      选项 C) 16 位      选项 D) 32 位
341. D/A 转换器是( )  
选项 A) 把数字量转为模拟量, 并把转化结果输入到计算机。  
选项 B) 把模拟量转为数字量, 并把转化结果输入到计算机。  
选项 C) 把计算机输出的模拟量转换成数字量。  
选项 D) 把计算机输出的数字量转换成模拟量。
342. 双向打印机的特点是( )  
选项 A) 左右双向同时打印。  
选项 B) 既可选择从左向右打印, 也可选择从右向左打印。  
选项 C) 先从左向右打印, 再从右向左打印。  
选项 D) 具有两个打印头。
343. 在单独(独立)编址下, 下面的说法是( )是对的  
选项 A) 一个具体地址只能对应输入输出设备  
选项 B) 一个具体地址只能对应内存单元  
选项 C) 一个具体地址既可对应输入输出设备, 也可对应内存单元  
选项 D) 只对应内存单元或只对应 I/O 设备
344. 在关中断状态, 不可响应的中断是( )  
选项 A) 硬件中断      选项 B) 软件中断  
选项 C) 可屏蔽中断      选项 D) 不可屏蔽中断
345. 禁止中断的功能可由( )来完成  
选项 A) 中断触发器      选项 B) 中断允许触发器  
选项 C) 中断屏蔽触发器      选项 D) 中断禁止触发器
346. 在微机系统中, 主机与高速硬盘进行数据交换一般用( )方式  
选项 A) 程序中断控制      选项 B) DMA  
选项 C) 程序直接控制      选项 D) 通道方式
347. 常用于大型计算机的控制方式是( )

- 选项 A) 程序中断控制      选项 B) DMA  
选项 C) 程序直接控制      **选项 D) 通道方式**
348. 中断系统是由 ( ) 实现的  
选项 A) 仅用硬件      选项 B) 仅用软件  
选项 C) 软、硬件结合      **选项 D) 以上都不对**
349. DMA 数据的传送是以 ( ) 为单位进行的  
选项 A) 字节      选项 B) 字      **选项 C) 数据块**      选项 D) 位
350. DMA 是在 ( ) 之间建立的直接数据通路  
选项 A) CPU 与外设      **选项 B) 主存与外设**  
选项 C) 外设与外设      选项 D) CPU 与主存
351. 数组多路通道数据的传送是以 ( ) 为单位进行的  
选项 A) 字节      选项 B) 字      **选项 C) 数据块**      选项 D) 位
352. 通道是特殊的处理器, 它有自己的 ( ), 故并行工作能力较强  
选项 A) 运算器      选项 B) 存储器  
**选项 C) 指令和程序**      选项 D) 以上均有
353. 下列 I/O 控制方式中, 主要由程序实现的是 ( )  
选项 A) PPU (外围处理机)      **选项 B) 中断方式**  
选项 C) DMA 方式      选项 D) 通道方式
354. 产生中断的条件是 ( )  
选项 A) 一条指令执行结束      **选项 B) 机器内部发生故障**  
**选项 C) 一次 I/O 操作开始**      **选项 D) 一次 DMA 操作开始**
355. 在微机系统中, 外设通过 ( ) 与主板的系统总线相连接  
**选项 A) 适配器**      选项 B) 设备控制器  
选项 C) 计数器      选项 D) 寄存器
356. 对于低速输入输出设备, 应当选用的通道是 ( )  
选项 A) 数组多路通道      **选项 B) 字节多路通道**  
选项 C) 选择通道      选项 D) DMA 专用通道
357. CPU 的芯片中的总线属于 ( )  
**选项 A) 内部**      选项 B) 局部      选项 C) 系统      选项 D) 板级
358. 下面所列的 ( ) 不属于系统总线接口的功能  
选项 A) 数据缓冲      选项 B) 数据转换  
选项 C) 状态设置      **选项 D) 完成算术和逻辑运算**
359. 同步通信比异步通信具有较高的传输频率, 这是因为 ( )  
选项 A) 同步通信不需要应答信号  
选项 B) 同步通信方式的总线长度较短  
**选项 C) 同步通信一个公共时钟信号进行同步**  
选项 D) 同步通信中各部件存取时间比较短
360. 在计数器定时查询方式下, 若从 0 开始计数, 则 ( )  
选项 A) 用于选择主存单元地址      选项 B) 用于选择进行信息传输的设备  
**选项 C) 用于选择外存地址**      选项 D) 用于指定主存和 I/O 设备接口电路的地址
361. CPU 的控制总线提供 ( )  
选项 A) 数据信号流  
选项 B) 存储器和 I/O 设备的时序信号和控制信号  
选项 C) 来自 I/O 设备和存储器的响应信号

选项 D) B 和 C

362. 在菊花链方式下, 越靠近控制器的设备 ( )

选项 A) 得到总线使用权的机会越多, 优先级越高

选项 B) 得到总线使用权的机会越少, 优先级越低

选项 C) 得到总线使用权的机会越多, 优先级越低

选项 D) 得到总线使用权的机会越少, 优先级越高

363. 在独立方式下, 若有几个设备, 则 ( )

选项 A) 有几个总线请求信号和几个总线响应信号

选项 B) 有一个总线请求信号和一个总线响应信号

选项 C) 总线请求信号多于总线响应信号

选项 D) 总线请求信号少于总线响应信号

364. 在链式查询方式下, 若有  $n$  个设备, 则 ( )

选项 A) 有几条总线请求信号

选项 B) 公用一条总线请求信号

选项 C) 有  $n-1$  条总线请求信号

选项 D) 无法确定

365. 下面描述的流水 CPU 基本概念中, 不正确的表达是 ( )

选项 A) 流水 CPU 是以空间并行性为原理构造的处理器

选项 B) 流水 CPU 一定是 RISC 机器

选项 C) 流水 CPU 一定是多媒体 CPU

选项 D) 流水 CPU 是以时间并行性为原理构造的处理器

366. 流水 CPU 是由一系列叫做“段”的处理部件构成的, 和具备  $m$  个并行部件的 CPU 相比, 一个  $m$  段流水 CPU ( )

选项 A) 具备同等水平的吞吐能力

选项 B) 不具备同等水平的吞吐能力

选项 C) 吞吐能力小于前者的吞吐能力

选项 D) 吞吐能力大于前者的吞吐能力

367. 光学计算机的特点是 ( ) (多选)

选项 A) 比电子计算机快

选项 B) 比电子计算机功耗大

选项 C) 光传输失真大

选项 D) 光器件开关速度比电子器件快

选项 E) 不同波长的光波会发生干涉

选项 F) 光器件带宽比电子器件大

368. 冯·诺依曼计算机中指令和数据均以二进制形式存放在存储器中, CPU 区分它们的依据是 ( )

选项 A) 指令操作码的译码结果

选项 B) 指令和数据的寻址方式

选项 C) 指令周期的不同阶段

选项 D) 指令和数据所在的存储单元

369. 假定变量  $i$ ,  $f$ ,  $d$  数据类型分别为  $\text{int}$ ,  $\text{float}$ ,  $\text{double}$  ( $\text{int}$  用补码表示,  $\text{float}$  和  $\text{double}$  用 IEEE754 单精度和双精度浮点数据格式表示), 已知  $i=785$ ,  $f=1.5678e3$ ,  $d=1.5e100$ , 若在 32 位机器中执行下列关系表达式, 则结果为真的是 ( )

(I)  $i==(int)(float)i$

(II)  $f==(float)(int)f$

(III)  $f==(float)(double)f$

(IV)  $(d+f)-d==f$

选项 A) 仅 I 和 II

选项 B) 仅 I 和 III

选项 C) 仅 II 和 III

选项 D) 仅 III 和 IV

370. 一个 C 语言程序在一台 32 位机器上运行。程序中定义了三个变量  $x$ ,  $y$  和  $z$ , 其中  $x$  和  $z$  是  $\text{int}$  型,  $y$  为  $\text{short}$  型。当  $x=127$ ,  $y=-9$  时, 执行赋值语句  $z=x+y$  后,  $x$ 、 $y$  和  $z$  的值分别是:

选项 A)  $x=0000007FH$ ,  $y=FFF9H$ ,  $z=00000076H$

选项 B)  $x=0000007FH$  ,  $y=FFF9H$  ,  $z=FFFF0076H$

选项 C)  $x=0000007FH$  ,  $y=FFF7H$  ,  $z=FFFF0076H$

选项 D)  $x=0000007FH$  ,  $y=FFF7H$  ,  $z=00000076H$

371. 某计算机主存容量为 64KB, 其中 ROM 区为 4KB, 其余为 RAM 区, 按字节编址, 现要用  $2K \times 8$  位的 ROM 芯片和  $4K \times 4$  位的 RAM 芯片来设计该存储器, 则需要上述规格的 ROM 芯片数和 RAM 芯片数分别是 ( )

选项 A) 1、15      选项 B) 2、15      选项 C) 1、30      选项 D) 2、30

372. 假定用若干个  $2K \times 4$  位芯片组成一个  $8K \times 8$  位的存储器, 则地址  $0B1FH$  所在芯片的最小地址是 ( )

选项 A)  $0000H$       选项 B)  $0600H$       选项 C)  $0700H$       选项 D)  $0800H$

373. 下列有关 RAM 和 ROM 的叙述中, 正确的是 ( )

I、RAM 是易失性存储器, ROM 是非易失性存储器

II、RAM 和 ROM 都是采用随机存取的方式进行信息访问

III、RAM 和 ROM 都可用作 Cache

IV、RAM 和 ROM 都需要进行刷新

选项 A) 仅 I 和 II

选项 B) 仅 II 和 III

选项 C) 仅 I, II, III

选项 D) 仅 II, III, IV

374. 在大多数情况下, 一条机器指令中是不直接用二进制代码来指定 ( )

选项 A) 下一条指令的地址

选项 B) 操作的类型

选项 C) 操作的地址

选项 D) 都不正确

375. 某计算机的 Cache 共有 16 块, 采用 2 路组相连映射方式, 每个主存块大小为 32 字节, 按字节编址。主存号 129 号单元所在主存块应装入到 cache 的组号是 ( )

选项 A) 0

选项 B) 2

选项 C) 4

选项 D) 6

376. 假设某计算机的存储系统由 Cache 和主存组成。某程序执行过程中访存 1000 次, 其中访问 cache 缺失 (未命中) 50 次, 则 Cache 的命中率是 ( )

选项 A) 5%

选项 B) 9.5%

选项 C) 50%

选项 D) 95%

377. 某机器字长 16 位, 主存按字节编址, 转移指令采用相对寻址, 由两个字节组成, 第一字节为操作码字段, 第二字节为相对位移量字段。假定取指令时, 每取一个字节 PC 自动加 1。若某转移指令所在主存地址为  $2000H$ , 相对位移量字段的内容为  $06H$ , 则该转移指令成功转以后的目标地址是 ( )

选项 A)  $2006H$

选项 B)  $2007H$

选项 C)  $2008H$

选项 D)  $2009H$

378. 下列关于 RISC 的叙述中, 错误的是 ( )

选项 A) RISC 普遍采用微程序控制器

选项 B) RISC 大多数指令在一个时钟周期内完成

选项 C) RISC 的内部通用寄存器数量相对 CISC 多

选项 D) RISC 的指令数、寻址方式和指令格式种类相对 CISC 少

379. 某计算机的指令流水线由四个功能段组成, 指令流经各功能段的时间 (忽略各功能段之间的缓存时间) 分别是  $90ns$ 、 $80ns$ 、 $70ns$  和  $60ns$ , 则该计算机的 CPU 时钟周期至少是 ( )

选项 A)  $90ns$

选项 B)  $80ns$

选项 C)  $70ns$

选项 D)  $60ns$

380. 相对于微程序控制器, 硬布线控制器的特点是 ( )

选项 A) 指令执行速度慢, 指令功能的修改和扩展容易

选项 B) 指令执行速度快, 指令功能的修改和扩展难



选项 C) 指令执行速度快, 指令功能的修改和扩展容易

选项 D) 指令执行速度快, 指令功能的修改和扩展难

381. 下列存储器中, 汇编语言程序员可见的是 ( )

选项 A) 存储器地址寄存器 (MAR) 选项 B) 程序计数器 (PC)

选项 C) 存储器数据寄存器 (MDR) 选项 D) 指令寄存器 (IR)

382. 下列不会引起指令流水阻塞的是 ( )

选项 A) 数据旁路 选项 B) 数据相关

选项 C) 条件转移 选项 D) 资源冲突

383. 假设某系统总线在一个总线周期中并行传输 4 字节信息, 一个总线周期占用 2 个时钟周期, 总线时钟频率为 10MHz, 则总线带宽是 ( )  $4/2/1/10\ 000000=20\ 000000$

选项 A) 10MB/s 选项 B) 20MB/S

选项 C) 40MB/S 选项 D) 80MB/S

384. 下列选项中的英文缩写均为总线标准的是 ( )

选项 A) PCI、CRT、USB、EISA 选项 B) ISA、CPI、VESA、EISA

选项 C) ISA、SCSI、RAM、MIPS 选项 D) ISA、EISA、PCI、PCI-Express

385. CRT 的分辨率为  $1024 \times 1024$  像素, 像素的颜色数为 256, 则刷新存储器的容量是 ( )

选项 A) 256KB 选项 B) 512KB 选项 C) 1MB 选项 D) 8MB

386. 在 PC 机所配置的显示器中, 若显示控制卡上刷新存储器的容量为 1MB, 则当采用  $800 \times 600$  的分辨率模式时, 每个像素最多可以有 ( ) 种不同颜色。

$1000000/800/600=2$  即  $2 \times 8$  十六位

选项 A) 256 选项 A) 65536 选项 A) 16M 选项 A) 4096

387. 假定一台计算机的显示存储器用 DRAM 芯片实现, 若要求显示分辨率为  $1600 \times 1200$ , 颜色深度为 24 位, 帧频为 85Hz, 显示总带宽的 50% 用来刷新屏幕, 则需要的显存总带宽至少约为 ( )

选项 A) 245 Mbps 选项 B) 979 Mbps 选项 C) 1958 Mbps 选项 D) 7834Mbps

$**\text{显存总带宽} = 1600 \times 1200 \times 24b \times 85\text{Hz} \times 2 = 7\ 833\ 600\ 000\ \text{bps} \approx 7834\text{Mbps}$

388. 下列选项中, 能引起外部中断的事件是 ( )

选项 A) 键盘输入 选项 B) 除数为 0

选项 C) 浮点运算下溢 选项 D) 访存缺页

389. 单级中断系统中, 中断服务程序执行顺序是 ( )

I、保护现场 II、开中断 III、关中断 IV、保存断点

V、中断事件处理 VI、恢复现场 VII、中断返回

选项 A) I→V→VI→II→VII 选项 B) III→I→V→VII

选项 C) III→IV→V→VI→VII 选项 D) IV→I→V→VI→VII

390. 计算机系统上的存贮器系统是指 ( )

选项 A) RAM 存贮器 选项 B) ROM 存贮器

选项 C) 主存贮器 选项 D) cache、主存贮器和外存贮器

391. 某机字长 32 位, 其中 1 位符号位, 31 位表示尾数。若用定点小数表示, 则最大正小数为 ( )

选项 A)  $+(1 - 2^{-32})$  选项 B)  $+(1 - 2^{-31})$  选项 C)  $2^{-32}$  选项 D)  $2^{-31}$

392. 算术/逻辑运算单元 74181ALU 可完成 ( )

选项 A) 16 种算术运算功能

选项 B) 16 种逻辑运算功能

- 选项 C) 16 种算术运算功能和 16 种逻辑运算功能  
 选项 D) 4 位乘法运算和除法运算功能
393. 相联存贮器是按 ( ) 进行寻址的存贮器。  
 选项 A) 地址方式                      选项 B) 堆栈方式  
 选项 C) 内容指定方式              选项 D) 地址方式与堆栈方式
394. 以下叙述中正确描述的句子是 ( )  
 选项 A) 同一个 CPU 周期中, 可以并行执行的微操作叫相容性微操作  
 选项 B) 同一个 CPU 周期中, 不可以并行执行的微操作叫相容性微操作  
 选项 C) 同一个 CPU 周期中, 可以并行执行的微操作叫相斥性微操作  
 选项 D) 同一个 CPU 周期中, 不可以并行执行的微操作叫相斥性微操作
395. 带有处理器的设备一般称为 ( ) 设备  
 选项 A) 智能化    选项 B) 交互式    选项 C) 远程通信    选项 D) 过程控制
396. 六七十年代, 在美国的 ( ) 州, 出现了一个地名叫硅谷。该地主要工业是 ( ) 它也是 ( ) 的发源地  
 选项 A) 马萨诸塞 , 硅矿产地, 通用计算机  
 选项 B) 加利福尼亚, 微电子工业, 通用计算机  
 选项 C) 加利福尼亚, 硅生产基地, 小型计算机和微处理机  
 选项 D) 加利福尼亚, 微电子工业, 微处理机
397. 若浮点数用补码表示, 则判断运算结果是否为规格化数的方法是 ( )  
 选项 A) 阶符与数符相同为规格化数  
 选项 B) 阶符与数符相异为规格化数  
 选项 C) 数符与尾数小数点后第一位数字相异为规格化数  
 选项 D) 数符与尾数小数点后第一位数字相同为规格化数
398. 定点 16 位字长的字, 采用 2 的补码形式表示时, 一个字所能表示的整数范围是 ( )  
 选项 A)  $-2^{15} \sim + (2^{15} - 1)$                       选项 B)  $-(2^{15} - 1) \sim + (2^{15} - 1)$   
 选项 C)  $-(2^{15} + 1) \sim + 2^{15}$                       选项 D)  $-2^{15} \sim + 2^{15}$
399. 交叉存贮器实质上是一种 ( ) 存贮器, 它能 ( ) 执行 ( ) 独立的读写操作  
 选项 A) 模块式, 并行, 多个                      选项 B) 模块式串行, 多个  
 选项 C) 整体式, 并行, 一个                      选项 D) 整体式, 串行, 多个
400. 描述 PCI 总线中基本概念不正确的句子是 ( )  
 选项 A) HOST 总线不仅连接主存, 还可以连接多个 CPU  
 选项 B) PCI 总线体系中有三种桥, 它们都是 PCI 设备  
 选项 C) 以桥连接实现的 PCI 总线结构不允许许多条总线并行工作  
 选项 D) 桥的作用可使所有的存取都按 CPU 的需要出现在总线上
401. 描述 PCI 总线中基本概念不正确的句子是 ( )  
 选项 A) PCI 总线是一个与处理器无关的高速外围总线  
 选项 B) PCI 总线的基本传输机制是猝发式传送  
 选项 C) PCI 设备一定是主设备  
 选项 D) 系统中只允许有一条 PCI 总线
402. 现代计算机内部一般采用二进制形式, 我国历史上的 ( ) 即反映了二值逻辑的思想, 它最早记载在 ( ) 上, 距今已有约 ( ) 千年  
 选项 A) 八卦图、论衡、二                      选项 B) 算筹、周脾算经、二

- 选项 C) 算筹、九章算术、一      选项 D) 八卦图、周易、三
403. 双端口存储器在 ( ) 情况下会发生读/写冲突。
- 选项 A) 左端口与右端口的地址码不同
- 选项 B) 左端口与右端口的地址码相同
- 选项 C) 左端口与右端口的数据码不同
- 选项 D) 左端口与右端口的数据码相同
404. 一张 3.5 寸软盘的存储容量为 ( ) MB, 每个扇区存储的固定数据是 ( )
- 选项 A) 1.44MB , 512B      选项 B) 1MB, 1024
- 选项 C) 2MB, 256B      选项 D) 1.44MB, 512KB
405. 对计算机的产生有重要影响的是 ( )
- 选项 A) 牛顿、维纳、图灵      选项 B) 莱布尼兹、布尔、图灵
- 选项 C) 巴贝奇、维纳、麦克斯韦      选项 D) 莱布尼兹、布尔、克雷
406. 假定下列字符码中有奇偶校验位, 但没有数据错误, 采用偶校校验的字符码是 ( )
- 选项 A) 11001011      选项 B) 11010110      选项 C) 11000001      选项 D) 11001001
407. 按其数据流的传递过程和控制节拍来看, 阵列乘法器可认为是 ( )
- 选项 A) 全串行运算的乘法器      选项 B) 全并行运算的乘法器
- 选项 C) 串一并行运算的乘法器      选项 D) 并一串型运算的乘法器
408. 由于 CPU 内部的操作速度较快, 而 CPU 访问一次主存所花的时间较长, 因此机器周期通常用 ( ) 来规定
- 选项 A) 主存中读取一个指令字的最短时间
- 选项 B) 主存中读取一个数据字的最长时间
- 选项 C) 主存中写入一个数据字的平均时间
- 选项 D) 主存中读取一个数据字的平均时间
409. 具有自同步能力的记录方式是 ( )
- 选项 A) NRZ0      选项 B) NRZ1      选项 C) PM      选项 D) MFM
410. IEEE1394 的高速特性适合于新型高速硬盘和多媒体数据传送, 它的数据传输率可以是 ( )
- 选项 A) 100 兆位 / 秒      选项 B) 200 兆位 / 秒
- 选项 C) 400 兆位 / 秒      选项 D) 300 兆位 / 秒
411. 四片 74181ALU 和 1 片 74182CLA 器件相配合, 具有如下进位传递功能 ( )
- 选项 A) 行波进位
- 选项 B) 组内先行进位, 组间先行进位
- 选项 C) 组内先行进位, 组间行波进位
- 选项 D) 组内行波进位, 组间先行进位
412. CD-ROM 光盘的标准播放时间为 60 分钟。在计算模式 1 情况下, 光盘的存储容量为 ( )
- 选项 A) 601M 选项 B)      选项 B) 527MB
- 选项 C) 630M 选项 B)      选项 D) 530MB
- 模式一的扇区模式有 2048 字节的数据, 并且有很强的检测和纠错能力。
- 扇区总数=60\*60\*75=270000 (扇区)
- 模式一存放计算机程序和数据, 其存储容量为
- 27000\*2048/1024/1024=527MB

413. 八位微型计算机中乘除法大多数用 ( ) 实现  
选项 A) 软件 选项 B) 硬件 选项 C) 固件 选项 D) 专用片子
414. 采用虚拟存贮器的主要目的是 ( )  
选项 A) 提高主存贮器的存取速度  
选项 B) 扩大主存贮器的存贮空间, 并能进行自动管理和调度  
选项 C) 提高外存贮器的存取速度  
选项 D) 扩大外存贮器的存贮空间
415. 算术右移指令执行的操作是 ( )  
选项 A) 符号位填 0, 并顺次右移 1 位, 最低位移至进位标志位  
选项 B) 符号位不变, 并顺次右移 1 位, 最低位移至进位标志位  
选项 C) 进位标志位移至符号位, 顺次右移 1 位, 最低位移至进位标志位  
选项 D) 符号位填 1, 并顺次右移 1 位, 最低位移至进位标志位  
逻辑右移: 最高位补 0, 各位(包括符号位)依次右移, 最低位移至进位标志位
416. 美国视频电子标准协会定义了一个 VGA 扩展集, 将显示方式标准化, 这称为著名的 ( ) 显示模式  
选项 A) AVGA 选项 B) SVGA 选项 C) VESA 选项 D) EGA
417. 我国在 ( ) 年研制成功了第一台电子数字计算机, 第一台晶体管数字计算机于 ( ) 年完成  
选项 A) 1946, 1958 选项 B) 1950, 1968  
选项 C) 1958, 1961 选项 D) 1959, 1965
418. 定点计算机用来进行 ( )  
选项 A) 十进制数加法运算 选项 B) 定点数运算  
选项 C) 浮点数运算 选项 D) 既进行定点数运算也进行浮点数运算
419. 双端口存储器所以能高速进行读/写, 是因为采用 ( )  
选项 A) 高速芯片 选项 B) 两套相互独立的读写电路  
选项 C) 流水技术 选项 D) 新型器件
420. 描述 Future bus+ 总线中基本概念不正确的句子是 ( )  
选项 A) Future bus+ 总线是一个高性能的同步总线标准  
选项 B) 基本上是一个异步数据定时协议  
选项 C) 它是一个与结构、处理器、技术有关的开发标准  
选项 D) 数据线的规模在 32 位、64 位、128 位、256 位中动态可变
421. CD-ROM 光盘是 ( ) 型光盘, 可用做计算机的 ( ) 存储器和数字化多媒体设备  
选项 A) 重写, 内 选项 B) 只读, 外 选项 C) 一次, 外 选项 D) 多次, 内
422. 目前大多数集成电路生产中, 所采用的基本材料为 ( )  
选项 A) 单晶硅 选项 B) 非晶硅 选项 C) 锑化钼 选项 D) 硫化镉
423. 为了使设备相对独立, 磁盘控制器的功能全部转移到设备中, 主机与设备间采用 ( ) 接口  
选项 A) SCSI 选项 B) 专用 选项 C) ESDI 选项 D) RISC
424. I/O 标准接口 SCSI 中, 一块主适配器可以连接 ( ) 台具有 SCSI 接口的设备  
选项 A) 6 选项 B) 7--15 选项 C) 8 选项 D) 10
425. 没有外存贮器的计算机监控程序可以存放在 ( )  
选项 A) RAM 选项 B) ROM 选项 C) RAM 和 ROM 选项 D) CPU

426. 如果浮点数尾数用补码表示, 则判断下列哪一项的运算结果是规格化数 ( )  
 选项 A) 1.11000 选项 B) 0.01110 选项 C) 1.00010 选项 D) 0.01010
427. 以下描述中基本概念不正确的句子是 ( )  
 选项 A) PCI 总线不是层次总线  
 选项 B) PCI 总线采用异步时序协议和分布仲裁策略 同步与集中式控制  
 选项 C) FUTURE BUS+ 总线能支持 64 位地址  
 选项 D) FUTURE BUS+ 总线适合于高成本的较大规模计算机系统
428. 用于笔记本电脑的外存储器一般是 ( )  
 选项 A) 软磁盘 选项 B) 硬磁盘 选项 C) 固态硬盘 选项 D) 光盘
429. 描述当代流行总线结构中基本概念不正确的句子是 ( )  
 选项 A) 当代流行总线的结构不是标准总线  
 选项 B) 当代总线结构中, CPU 和它私有的 cache 一起作为一个模块与总线相连  
 选项 C) 系统中只允许有一个这样的 CPU 模块
430. 一台计算机对  $n$  个数据源进行分时采集, 送入主存, 然后分时处理。采集数据时, 最好的方案是使用 ( )  
 选项 A) 堆栈缓冲区 选项 B) 一个指针的缓冲区  
 选项 C) 两个指针的单缓冲区 选项 D)  $n$  个指针的  $n$  个缓冲区
431. 设 32 位浮点数中, 符号位为 1 位, 阶码为 8 位, 尾数位为 23 位, 则它所能表示的最大规格化正数为 ( )  
 选项 A)  $+(2 - 2^{-23}) \times 2^{+127}$  选项 B)  $[1 + (1 - 2^{-23})] \times 2^{+127}$   
 选项 C)  $+(2 - 2^{-23}) \times 2^{+255}$  选项 D)  $2^{+127} - 2^{-23}$
432. 位操作类指令的功能是 ( )  
 选项 A) 对 CPU 内部通用寄存器或主存某一单元任一位进行状态检测 (0 或 1)  
 选项 B) 对 CPU 内部通用寄存器或主存某一单元任一位进行状态强置 (0 或 1)  
 选项 C) 对 CPU 内部通用寄存器或主存某一单元任一位进行状态检测或强置  
 选项 D) 进行移位操作
433. 操作控制器的功能是 ( )  
 选项 A) 产生时序信号  
 选项 B) 从主存取出一条指令  
 选项 C) 完成指令操作的译码  
 选项 D) 从主存取出指令, 完成指令操作码译码, 并产生有关的操作控制信号, 以解释执行该指令
434. 采用串行接口进行七位 ASCII 码传送, 带有一位奇偶校验位为 1 位起始位和 1 位停止位, 当波特率为 9600 波特时, 字符传送速率为 ( ) 9600/(7+1+1+1)  
 选项 A) 960 选项 B) 873 选项 C) 1371 选项 D) 480
435. 3.5 英寸软盘记录方式采用 ( )  
 选项 A) 单面双密度 选项 B) 双面双密度  
 选项 C) 双面高密度 选项 D) 双面单密度
436. 通道对 CPU 的请求形式是 ( )  
 选项 A) 自陷 选项 B) 中断 选项 C) 通道命令 选项 D) 跳转指令
437. 2000 年超级计算机最高运算速度达到 ( ) 次  
 选项 A) 100 亿次 选项 B) 1000 亿次 选项 C) 5000 亿次 选项 D) 10000 亿次
438. 50 年代, 为了发挥 ( ) 的效率, 提出了 ( ) 技术, 从而发展了操作系统, 通过

它对（ ）进行管理和调度。

选项 A) 计算机 操作系统 计算机

选项 B) 计算 并行 算法

选项 C) 硬件设备 多道程序 硬软资源

选项 D) 硬件设备 晶体管 计算机

439. 下列表达式中正确的运算结果为（ ）

选项 A)  $(10101)_2 \times (2)_{10} = (20202)_2$

选项 B)  $(10101)_3 \times (2)_{10} = (20202)_3$

选项 C)  $(10101)_3 \times (3)_{10} = (30303)_3$

选项 D)  $(101010)_3 - (20202)_3 = (11011)_3$

440. （ ）表示法主要用于表示浮点数中的阶码。

选项 A) 原码

选项 B) 补码

选项 C) 反码

选项 D) 移码

441.  $[X]_{\text{补}} = 1.X_1X_2X_3X_4$ , 当满足（ ）时,  $X > -1/2$  成立

选项 A)  $X_1=1$ ,  $X_2 \sim X_4$  至少有一个为 1

选项 B)  $X_1=1$ ,  $X_2 \sim X_4$  任意

选项 C)  $X_1=0$ ,  $X_2 \sim X_4$  至少有一个为 1

选项 D)  $X_1=0$ ,  $X_2 \sim X_4$  任意

442. 以下四种类型指令中, 执行时间最长的是（ ）

选项 A) RR 型指令

选项 B) RS 型指令

选项 C) SS 型指令

选项 D) 程序控制指令

443. 单地址指令为了完成两个数的算术运算, 除地址指明的一个操作数外, 另一个操作数常采用（ ）寻址方式

选项 A) 堆栈

选项 B) 立即

选项 C) 隐含

选项 D) 间接

444. 从器件角度看, 计算机经历了四代变化。但从系统结构看, 至今绝大多数计算机仍属于（ ）型计算机

选项 A) 并行

选项 B) 冯. 诺依曼

选项 C) 智能

选项 D) 实时处理

445. 有关运算器的描述, （ ）是正确的。

选项 A) 只做加法

选项 B) 只做算术运算

选项 C) 既做算术运算又做逻辑运算

选项 D) 只做逻辑运算

446. 常用的虚拟存储系统由（ ）两级存储器组成, 其中辅存是大容量的磁表面存储器。

选项 A) cache—主存

选项 B) 主存—辅存

选项 C) cache—辅存

选项 D) 通用寄存器—主存

447. 通常划分计算机发展时代是以（ ）为标准的。

选项 A) 所用的电子元器件

选项 B) 运算速度

选项 C) 计算机结构

选项 D) 所用语言

448. 60 多年来, 计算机在提高速度、增加功能、缩小体积、降低成本和扩大应用等方面不断发展。下面是有关计算机近期发展趋势的看法:

I、计算机的体积更小, 甚至可以像纽扣一样大小

II、计算机的速度更快, 每秒可以完成几十亿次基本运算

III、计算机的智能越来越高, 它将不仅能听、能说, 而且能取代人脑进行思考

IV、计算机的价格会越来越便宜

其中可能性不大的是（ ）

选项 A) I 和 II

选项 B) III

选项 C) I 和 III

选项 D) IV

449. 电子计算机的发展已经经历了四代, 四代计算机的主要元器件分别是（ ）

选项 A) 电子管、晶体管、中小规模集成电路、激光器件

选项 B) 晶体管、中小规模集成电路、激光器件、光介质

选项 C) 电子管、晶体管、中小规模集成电路、大规模集成电路



- 选项 D) 电子管、数码管、中小规模集成电路、激光器件
450. 电子计算机技术在半个世纪中虽有很大的进步，但至今其运行仍遵循着一位科学家提出的基本原理。他是 ( )
- 选项 A) 牛顿    选项 B) 爱因斯坦    选项 C) 爱迪生    选项 D) 冯·诺依曼
451. 计算机中数据处理中心是 ( )
- 选项 A) 主机    选项 B) 运算器    选项 C) 控制器    选项 D) I/O 系统
452. 以下说法错误的是 ( )
- 选项 A) 计算机的机器字长是指数据存储与运算的基本单位
- 选项 B) 寄存器由触发器构成
- 选项 C) 计算机中一个字的长度都是 32 位
- 选项 D) 磁盘可以永久性存放数据和程序
453. 以下说法错误的是 ( )
- 选项 A) 硬盘是外部设备
- 选项 B) 软件的功能与硬件的功能在逻辑上是等效的
- 选项 C) 硬件实现的功能一般比软件实现具有较高的执行速度
- 选项 D) 软件的功能不能由硬件取代
454. 指令是 ( )
- 选项 A) 发给计算机的一个操作命令    选项 B) 通常用于构成主存的集成电路
- 选项 C) 计算机中的一个部件    选项 D) 完成操作功能的硬件
455. 32 位微机是指该计算机所用 CPU ( )
- 选项 A) 具有 32 位的寄存器    选项 B) 能同时处理 32 位的二进制数
- 选项 C) 有 32 个寄存器    选项 D) 能处理 32 个字符
456. 下列选项中，描述浮点数操作速度的指标是 ( )
- 选项 A) MIPS    选项 B) CPI    选项 C) IPCS    选项 D) MFLOPS
457. 若一台计算机的机器字长为 4 字节，则表明该机器 ( )
- 选项 A) 能处理的数值最大为 4 位十进制数
- 选项 B) 能处理的数值最多为 4 位二进制数
- 选项 C) 在 CPU 中能够作为一个整体处理 32 位的二进制代码
- 选项 D) 在 CPU 中运算的结果最大为  $2^{32}$
458. 若十进制数为 132.75，则相应的十六进制数为 ( )
- 选项 A) 21.3    选项 B) 84.C    选项 C) 24.6    选项 D) 84.6
459. 十进制数 125 对应的十六进制数是 ( )
- 选项 A) 7D    选项 B) 82    选项 C) 7A    选项 D) 7C
460. 若十六进制数为 A3.5，则相应的十进制数为 ( )
- 选项 A) 172.5    选项 B) 179.3125    选项 C) 163.3125    选项 D) 188.5
461. 若十六进制数为 B5.4，则相应的十进制数为 ( )
- 选项 A) 176.5    选项 B) 176.25    选项 C) 181.25    选项 D) 181.5
462. 十六进制数 6AD 对应的十进制数为 ( )
- 选项 A) 1806    选项 B) 1709    选项 C) 1526    选项 D) 2045
463. 若二进制数为 1111.101，则相应的十进制数为 ( )
- 选项 A) 15.625    选项 B) 15.5    选项 C) 14.625    选项 D) 14.5
464. 下列不同进制的数中，最大的是 ( )
- 选项 A)  $(0.101)_2$     选项 B)  $(0.62)_{10}$     选项 C)  $(0.52)_8$     选项 D)  $(0.75)_{16}$
465. 以下数中最小的为 ( )

- 选项 A)  $(101001)_2$                       选项 B)  $(52)_8$   
 选项 C)  $(00101001)_{BCD}$                       选项 D)  $(233)_{16}$
466. 设有 7 位信息码 0110101, 则低位增设偶校验位后的代码是 ( )  
 选项 A) 01101010    选项 B) 00110101    选项 C) 01101011    选项 D) 10110101
467. 关于奇偶校验功能的正确描述是 ( )  
 选项 A) 均能检测奇数个错  
 选项 B) 均能检测偶数个错  
 选项 C) 奇校验检测奇数个错, 偶校验检测偶数个错  
 选项 D) 能检测出奇数个错的个数
468. 假定下列字符编码中含有奇偶校验位, 但没有发生数据错误, 那么采用奇校验的字符编码是 ( )  
 选项 A) 1010011    选项 B) 01100110    选项 C) 00110001    选项 D) 00110101
469. 用 1 位奇偶校验能检测出 1 位主存错误的百分比是 ( )  
 选项 A) 0%    选项 B) 25%    选项 C) 50%    选项 D) 100%
470. 对真值 0 表示形式唯一的机器数是 ( )  
 选项 A) 原码    选项 B) 补码和移码    选项 C) 反码    选项 D) 以上都不对
471. 若  $[x]_{\text{补}} = 1.1101010$ , 则  $[x]_{\text{原}} =$  ( )  
 选项 A) 1.0010101    选项 B) 1.0010110    选项 C) 0.0010110    选项 D) 0.1101010
472. 设寄存器位数为 8 位, 机器数采用补码表示 (含 1 位符号位)。对应于十进制数 -27, 寄存器内容为 ( )  
 选项 A) 27H    选项 B) 9BH    选项 C) E5H    选项 D) C6H
473. 设寄存器位数为 8 位, 机器数采用补码表示 (含 1 位符号位), 则十进制数 -26 存放在寄存器中的内容是 ( )  
 选项 A) 26H    选项 B) 9BH    选项 C) E6H    选项 D) 5AH
474. 若寄存器内容为 1111 1111, 若它等于 +127, 则为 ( )  
 选项 A) 原码    选项 B) 补码    选项 C) 反码    选项 D) 移码
475. 若寄存器内容为 1111 1111, 若它等于 -1, 则为 ( )  
 选项 A) 原码    选项 B) 补码    选项 C) 反码    选项 D) 移码
476. 若寄存器内容为 0000 0000, 若它等于 -128, 则为 ( )  
 选项 A) 原码    选项 B) 补码    选项 C) 反码    选项 D) 移码
477. 若寄存器内容为 1000 0000, 若它等于 -128, 则为 ( )  
 选项 A) 原码    选项 B) 补码    选项 C) 反码    选项 D) 移码
478. 一个 16 位无符号二进制数的表示范围是 ( )  
 选项 A)  $0 \sim 65536$     选项 B)  $0 \sim 65535$     选项 C)  $-32768 \sim 32767$     选项 D)  $-32768 \sim 32768$
479. 若定点整数 64 位, 含 1 位符号位, 采用补码表示, 则表示最大正数为 ( )  
 选项 A)  $2^{64}$     选项 B)  $2^{64}-1$     选项 C)  $2^{63}$     选项 D)  $2^{63}-1$
480. 定点小数反码  $[x]_{\text{反}} = x_0.x_1 \cdots x_n$  表示的数值范围是 ( )  
 选项 A)  $-1+2^{-n} < x \leq 1-2^{-n}$     选项 B)  $-1+2^{-n} \leq x < 1-2^{-n}$   
 选项 C)  $-1+2^{-n} \leq x \leq 1-2^{-n}$     选项 D)  $-1+2^{-n} < x < 1-2^{-n}$
481. 一个  $n+1$  位整数  $x$  原码的数值范围是 ( )  
 选项 A)  $-2^n + 1 < x < 2^n - 1$     选项 B)  $-2^n + 1 \leq x < 2^n - 1$   
 选项 C)  $-2^n + 1 < x \leq 2^n - 1$     选项 D)  $-2^n + 1 \leq x \leq 2^n - 1$
482. 在下列有关补码和移码关系的叙述中, ( ) 是不正确的  
 选项 A) 相同位数的补码和移码表示具有相同的数据表示范围

选项 B) 零的补码和移码表示相同

选项 C) 同一个数的补码和移码表示, 其数值部分相同, 符号相反

选项 D) 一般用移码表示浮点数的阶码, 而补码表示定点整数

483. 计算机内部的定点数大多用补码表示, 以下是一些关于补码特点的叙述

I、零的表示是唯一的

II、符号位可以和数值部分一起参加运算

III、和其真值的对应关系简单、直观

IV、减法可以用加法来实现

在以上叙述中, ( ) 是补码表示的特点

选项 A) I 和 II

选项 B) I 和 III

选项 C) I 和 II 和 III

选项 D) I 和 II 和 IV

484. 补码定点整数 1001 0101 右移一位后的值为 ( )

选项 A) 0100 1010

选项 B) 0100 1010 1

选项 C) 1000 1010

选项 D) 1100 1010

485. 补码定点整数 0101 0101 左移 2 位后的值为 ( )

选项 A) 0100 0111

选项 B) 0101 0100

选项 C) 0100 0110

选项 D) 0101 0101

486. 计算机内的减法是用 ( ) 来实现的

选项 A) 将被减数加到减数上

选项 B) 从被减数中减去减数

选项 C) 补数的相加

选项 D) 从减数中减去被减数

487. 补码的加减法是指 ( )

选项 A) 操作数用补码表示, 两数相加减, 符号位单独处理, 减法用加法代替

选项 B) 操作数用补码表示, 符号位和数值位一起参加运算, 结果的符号与加减相同

选项 C) 操作数用补码表示, 连同符号位直接相加减, 减某数用加负某数的补码代替, 结果的符号在运算中形成

选项 D) 操作数用补码表示, 由数符决定两数的操作, 符号位单独处理

488. 两补码相加, 采用 1 位符号位, 则当 ( ) 时, 表示结果溢出

选项 A) 最高位有进位

选项 B) 最高位进位和次高位进位异或结果为 0

选项 C) 最高位为 1

选项 D) 最高位进位和次高位进位异或结果为 1

489. 下列说法中正确的是 ( )

选项 A) 采用变形补码进行加减运算可以避免溢出

选项 B) 只有定点数运算才有可能溢出, 浮点数运算不会产生溢出

选项 C) 定点数补码减法中两个正数相减不会产生溢出

选项 D) 只有将两个正数相加时才有可能产生溢出

490. 如果  $x$  为负数, 由  $[x]_{\text{补}}$  求  $[-x]_{\text{补}}$  是 ( )

选项 A)  $[x]_{\text{补}}$  各位保持不变

选项 B)  $[x]_{\text{补}}$  符号位变反, 其他各位不变

选项 C)  $[x]_{\text{补}}$  除符号位外, 各位变反, 末位加 1

选项 D)  $[x]_{\text{补}}$  连同符号位一起各位变反, 末位加 1

491. 在采用原码一位乘法计算  $x \times y$  时, 当乘数最低位  $y_i$  为 1 时, ( )

选项 A) 被乘数  $x$  连同符号位与原部分积相加后, 右移一位

选项 B) 被乘数绝对值  $|x|$  与原部分积相加后, 右移一位

选项 C) 被乘数  $x$  连同符号位右移一位后, 再与原部分积相加

选项 D) 被乘数绝对值  $|x|$  右移一位后, 再与原部分积相加

492. 采用规格化的浮点数是为了 ( )  
 选项 A) 增加数据的表示范围      选项 B) 方便浮点运算  
 选项 C) 防止运算时数据溢出      **选项 D) 增加数据的表示精度**
493. 以下 ( ) 表示法主要用来表示浮点数中的阶码  
 选项 A) 原码      选项 B) 补码      选项 C) 反码      **选项 D) 移码**
494. 在浮点数的表示范围中, ( ) 在机器数据中不出现, 是隐含的  
 选项 A) 阶码      **选项 B) 基数**      选项 C) 尾数      选项 D) 符号
495. 浮点加减运算中的对阶指 ( )  
**选项 A) 将较小的一个阶码调整到与较大的一个阶码相同**  
 选项 B) 将较大的一个阶码调整到与较小的一个阶码相同  
 选项 C) 将被加数的阶码调整到与加数的阶码相同  
 选项 D) 将加数的阶码调整到与被加数的阶码相同
496. 假定采用 IEEE 754 单精度浮点数格式表示一个数为 45100000H, 则该数为 ( )  
 选项 A)  $(+1.125)_{10} \times 2^{10}$       **选项 B)  $(+1.125)_{10} \times 2^{11}$**   
 选项 C)  $(+0.125)_{10} \times 2^{11}$       选项 D)  $(+0.125)_{10} \times 2^{10}$   
 45100000H=0100 0101 0001 0000 0000 0000 0000 0000, 符号位=0, 阶码=10001010, 尾数=001000000000000000000000. 阶码真值=10001010-1111111=1011B=11。因为隐含了尾数最高数位, 尾数为 1.001, 所以其真值为  $(+1.125)_{10} \times 2^{11}$
497. 如果浮点数的尾数用补码表示, 则下列 ( ) 中的尾数是规格化形式  
 选项 A) 1.11000      选项 B) 0.01110      选项 C) 0.01010      **选项 D) 1.00010**
498. float 型数据通常用 IEEE 754 单精度浮点数格式表示, 若编译器将 float 型变量 x 分配在一个 32 位浮点寄存器 FR1 中, 且  $x = -8.25$ , 则 FR1 的内容是 ( )  
**选项 A) C104 0000H**      选项 B) C242 0000H  
 选项 C) C184 0000H      选项 D) C1C2 0000H  
 符号位=1,  $1000.01=1.00001 \times 2^3$ , 阶码真值为 3 阶码为  $3+127=130$  即 1000 0010  
 尾数为 000 0100 0000 0000 0000 0000  
 所以 1100 0001 0000 0100 0000 0000 0000 0000=C104H
499. 使用 74LS181 这种器件来构成一个 16 位的 ALU, 需要使用 ( ) 片。  
 选项 A) 2      **选项 B) 4**      选项 C) 8      选项 D) 16
500. 用 4 片 74181 和 1 片 74182 相配合, 具有 ( ) 传递功能  
 选项 A) 串行进位      选项 B) 组内并行进位, 组间串行进位  
 选项 C) 组内串行进位, 组间并行进位      **选项 D) 组内、组间均为并行进位**
501. 磁盘属于 ( ) 类型的存储器  
 选项 A) 随机存取存储器      选项 B) 只读存储器  
 选项 C) 顺序存取存储器      **选项 D) 直接存取存储器**
502. 某计算机系统, 其操作系统保存在硬盘上, 其内存储器应该采用 ( )  
 选项 A) RAM      选项 B) ROM      **选项 C) RAM 和 ROM**      选项 D) 都不对
503. 计算机的存储系统是指 ( )  
 选项 A) RAM      选项 B) ROM  
 选项 C) 主存储器      **选项 D) Cache、主存储器和外存储器**
504. 一般存储系统由三级组成, 下列关于各级存储器的作用及速度、容量的叙述中正确的是 ( )  
 选项 A) 主存存放正在 CPU 中运行的程序, 速度较快, 容量很大  
 选项 B) Cache 存放当前所有频繁访问的数据, 特点是速度最快、容量较小

- 选项 C) 外存存放需联机保存但暂时不执行的程序和数据, 容量很大且速度很慢  
选项 D) 外存存放需联机保存但暂时不执行的程序和数据, 容量很大且速度很快
505. 在下列几种存储器中, CPU 可直接访问的是 ( )  
选项 A) 主存储器 选项 B) 磁盘 选项 C) 磁带 选项 D) 光盘
506. 在存储器层次结构中, 存储器从速度最快到最慢的排列顺序是 ( )  
选项 A) 寄存器-主存-Cache-辅存 选项 B) 寄存器-主存-辅存-Cache  
选项 C) 寄存器-Cache-辅存-主存 选项 D) 寄存器-Cache-主存-辅存
507. 在存储器层次结构中, 存储器从容量最大到最小的排列顺序是 ( )  
选项 A) 寄存器-主存-Cache-辅存 选项 B) 寄存器-主存-辅存-Cache  
选项 C) 辅存-主存-Cache-寄存器 选项 D) 寄存器-Cache-主存-辅存
508. 以下 ( ) 表示从主存 M 中读出数据  
选项 A)  $M(MAR) \rightarrow MDR$  选项 B)  $(MDR) \rightarrow M(MAR)$   
选项 C)  $M(MDR) \rightarrow MAR$  选项 D)  $(MAR) \rightarrow M(MDR)$
509. 以下 ( ) 表示向主存 M 中写入数据  
选项 A)  $M(MAR) \rightarrow MDR$  选项 B)  $(MDR) \rightarrow M(MAR)$   
选项 C)  $M(MDR) \rightarrow MAR$  选项 D)  $(MAR) \rightarrow M(MDR)$
510. 用户程序所存放的主存空间属于 ( )  
选项 A) 随机存取存储器 选项 B) 只读存储器  
选项 C) 顺序存取存储器 选项 D) 直接存取存储器
511. 下面有关系统主存的叙述中, 错误的是 ( )  
选项 A) RAM 是可读可写存储器, ROM 是只读存储器  
选项 B) ROM 和 RAM 的访问方式相同, 都采用随机访问方式进行  
选项 C) 系统的主存由 RAM 和 ROM 组成  
选项 D) 系统的主存都是用 DRAM 芯片实现的
512. 半导体静态存储器 SRAM 的存储原理是 ( )  
选项 A) 依靠双稳态电路 选项 B) 依靠定时刷新  
选项 C) 依靠读后再生 选项 D) 信息不再变化
513. 动态 RAM 的特点是 ( )  
选项 A) 工作中存储内容动态地变化  
选项 B) 工作中需要动态地改变访存地址  
选项 C) 每隔一定时间刷新一遍  
选项 D) 每次读出后需根据原存内容全部刷新一遍
514. 和静态 RAM 相比, 动态 RAM 具有 ( ) 优点  
选项 A) 容量能随应用任务需要动态变化  
选项 B) 成本低、功耗低  
选项 C) 掉电后内容不会丢失  
选项 D) 内容不需要再生
515. DRAM 的刷新是以 ( ) 为单位进行的  
选项 A) 存储单元 选项 B) 行 选项 C) 列 选项 D) 存储元
516. 某 SRAM 芯片, 其存储容量为  $64K \times 16$  位, 进行寻址的存贮器为 ( )  
选项 A) 6, 16 选项 B) 16, 4 选项 C) 6, 8 选项 D) 16, 16
517. 某存储器容量为  $32K \times 16$  位, 则 ( )  
选项 A) 地址线为 16 根, 数据线为 32 根 选项 B) 地址线为 32 根, 数据线为 32 根  
选项 C) 地址线为 15 根, 数据线为 16 根 选项 D) 地址线为 15 根, 数据线为 32 根

518. 某内存若为 16MB, 则表示其容量为 ( ) KB  
选项 A) 16      **选项 B) 16384**      选项 C) 1024      选项 D) 16000
519. 既具有 SRAM 读写的灵活性和较快的访问速度, 又在断电后可不丢失信息的 ROM 是 ( )  
选项 A) EEPROM      **选项 B) FLASH**      选项 C) EPROM      选项 D) PROM
520. 下列存储器中可电改写的只读存储器是 ( )  
**选项 A) EEPROM**      选项 B) EPROM      选项 C) ROM      选项 D) RAM
521. 下列几种存储器中, ( ) 是易失性存储器  
**选项 A) Cache**      选项 B) EPROM      选项 C) Flash Memory      选项 D) CDROM
522. 若数据在存储器中采用以低字节地址为字地址的存放方式, 则十六进制数 12345678H 的存储字节顺序按地址从小到大依次是 ( )  
选项 A) 12345678      **选项 B) 78563412**      选项 C) 87654321      选项 D) 34127856
523. 某计算机字长为 32 位, 存储器容量为 16MB, CPU 按半字寻址时可寻址的单元数为 ( )  
选项 A)  $2^{24}$       **选项 B)  $2^{23}$**       选项 C)  $2^{22}$       选项 D)  $2^{21}$
524. 某计算机字长为 16 位, 存储器容量为 64KB, CPU 按字寻址, 其可寻址的单元数是 ( )  
选项 A) 64K      选项 B) 32KB      **选项 C) 32K**      选项 D) 64KB
525. 4 片 16K×8 位的存储芯片, 可设计为 ( ) 容量的存储器  
**选项 A) 32K×16 位**      选项 B) 16K×16 位  
选项 C) 32K×8 位      选项 D) 8K×16 位
526. 16 片 2K×4 位的存储器可以设计为 ( ) 存储容量的 16 位存储器  
选项 A) 16K      选项 B) 32K      **选项 C) 8K**      选项 D) 2K
527. 设 CPU 地址总线有 24 根, 数据总线有 32 根, 用 512K×8 位的 RAM 芯片构成该机的主存储器, 则该机主存最多需要 ( ) 片这样的存储芯片。  
选项 A) 256      选项 B) 512      选项 C) 64      **选项 D) 128**
528. 某计算机主存容量为 64KB, 其中 ROM 区为 4KB, 其余为 RAM 区, 按字节编址。现用 2K×8 位的 ROM 芯片和 4K×4 位的 RAM 芯片来设计该存储器, 则需要上述规则的 ROM 芯片数和 RAM 芯片数分别是 ( ) **2 30**  
选项 A) 15      选项 B) 15      **选项 C) 30**      **选项 D) 2**
529. 某计算机存储器按字节编址, 主存地址空间大小为 64MB, 现用 4M×8 位的 RAM 芯片组成 32MB 的主存储器, 则存储器地址寄存器 MAR 的位数至少是 ( )  
选项 A) 22 位      选项 B) 23 位      选项 C) 25 位      **选项 D) 26 位**
530. 用存储容量为 16K×1 位的存储器芯片来组成一个 64K×8 位的存储器, 则在字方向和位方向上分别扩展了 ( ) 倍  
选项 A) 4 和 2      选项 B) 8 和 4      选项 C) 2 和 4      **选项 D) 4 和 8**
531. 多模块交叉存储器实际上是一种模块式存储器, 它能 ( ) 独立的读写操作  
**选项 A) 并行执行多个**      选项 B) 串行执行多个  
选项 C) 并行执行一个      选项 D) 串行执行一个
532. 高速缓冲存储器 Cache 一般采用 ( )  
**选项 A) 随机存取方式**      选项 B) 顺序存取方式  
选项 C) 半顺序存取方式      选项 D) 只读不写方式
533. 在 Cache 中, 常用的替换策略有: 随机法 RAN 选项 D) 先进先出法 FIFO 和近期最少使用法 LRU, 其中与局部性原理密切相关的是 ( )  
选项 A) 随机法 RAND      **选项 B) 近期最少使用法 LRU**  
选项 C) 先进先出法 FIFO      选项 D) 都不是
534. 在虚存中页表分为快表和慢表, 以下关于页表的叙述中正确的是 ( )



- 选项 A) 快表和慢表都存储在主存中, 但快表比慢表容量小  
 选项 B) 快表采用了优化搜索算法, 因此查找速度快  
 选项 C) 快表比慢表的命中率高, 因此快表可以得到更多的搜索结果  
 选项 D) 快表采用快速存储器器件组成, 按照查找内容访问, 因此比慢表查找速度快
535. 以下有关虚存的叙述中, 正确的是 ( )  
 选项 A) 对应用程序员透明, 对系统程序员不透明  
 选项 B) 对应用程序员不透明, 对系统程序员透明  
 选项 C) 对应用程序员、系统程序员都不透明  
 选项 D) 对应用程序员、系统程序员都透明
536. 以下有关指令系统的说法中, 错误的是 ( )  
 选项 A) 指令系统是计算机硬件设计的重要依据  
 选项 B) 指令系统是表征一台计算机功能的重要因素  
 选项 C) 指令系统是计算机软件、硬件的界面  
 选项 D) 指令系统和机器语言无关
537. 以下有关指令系统的说法中错误的是 ( )  
 选项 A) 指令系统是一台机器硬件能执行的指令全体  
 选项 B) 任何程序运行前都要先转化为机器语言程序  
 选项 C) 指令系统只和软件设计有关, 而与机器硬件设计无关  
 选项 D) 指令系统在某种意义上, 反映一台计算机硬件的功能
538. 一个计算机系统采用 32 位单字长指令, 地址码为 12 位, 如果定义了 250 条二地址指令, 那么还可以有 ( ) 条单地址指令  
 选项 A) 4K    选项 B) 8K    选项 C) 16K    选项 D) 24K  
 用扩展操作码技术, 有 250 条二地址指令, 则还剩 6 条用于扩展, 可设计出单地址指令  $6 \times 2^{12}$  单地址指令, 结果为 24K。
539. 采用可变操作码的重要原则是 ( )  
 选项 A) 操作码长度可变    选项 B) 使用频率高的指令采用短操作码  
 选项 C) 使用频率低的指令采用短操作码    选项 D) 满足整数边界原则
540. 某指令系统指令长为 8 位, 每一个地址码 3 位, 用扩展操作码技术。若指令系统具有 2 条二地址指令, 10 条零地址指令, 则最多有 ( ) 条一地址指令  
 选项 A) 20    选项 B) 14    选项 C) 10    选项 D) 6  
 用扩展操作码技术, 具有 2 条二地址指令、10 条零地址指令, 所以还有  $(2^2-2) \times 2^3 \times 2^3 - 10 = 118$  种编码未用, 则一地址指令可以设计:  $118/8$  取整, 即 14 条。
541. 以下说法中正确的是 ( )  
 选项 A) 寻址方式是指令如何给出操作数或操作数地址  
 选项 B) 所有指令的寻址方式都相同  
 选项 C) 所有指令都有操作码和地址码  
 选项 D) 指令的功能与寻址方式无关
542. 假定指令中地址码所给出的是操作数的有效地址, 则该指令采用 ( ) 寻址方式  
 选项 A) 立即    选项 B) 直接    选项 C) 基址    选项 D) 相对
543. 偏移寻址通过将某个寄存器内容与一个形式地址相加而生成有效地址。下列寻址方式中, 不属于偏移寻址方式的是 ( )  
 选项 A) 间接寻址    选项 B) 基址寻址    选项 C) 相对寻址    选项 D) 变址寻址
544. 设指令中的地址码为 A, 变址寄存器为 X, 程序计数器为 PC, 则变址寻址方式的操作数地址为 ( )

选项 A) (PC) + A    选项 B) (    ) + (X)    选项 C) (A+X)    选项 D) A+ (X)

545. 对于 CISC 机和 RISC 机，以下说法错误的是 (    )

选项 A) RISC 机的指令条数比 CISC 机少

选项 B) RISC 机器的指令的平均字长比 CISC 机器指令的平均字长短

选项 C) 对大多数计算任务来说，RISC 机器程序所用的指令条数比 CISC 机器少

选项 D) RISC 机器和 CISC 机器都在发展

546. 采用相对寻址方式的转移指令占两个字节，第一字节是操作码，第二字节是相对位移量（用补码表示）。每次 CPU 从存储器取出一个字节，并自动完成  $(PC) + 1 \rightarrow PC$ 。假设执行到该转移指令时 PC 的内容为 2003H，要求转移到 200AH 地址，则该转移指令第二字节的内容应为 (    )

选项 A) 05H    选项 B) 08H    选项 C) F8H    选项 D) F5H

547. 假设某条指令的一个操作数采用变址寻址方式，变址寄存器的内容为 8H，指令中给出的形式地址为 1200H，地址为 1200H 的内存单元中内容为 12FCH，地址为 12FCH 的内存单元的内容为 38B8H，则该操作数的有效地址为 (    )

选项 A) 1200H    选项 B) 1208H    选项 C) 12FCH    选项 D) 38B8H

548. 假设某条指令的一个操作数采用一次间址寻址方式，指令中给出的形式地址为 1200H，地址为 1200H 的内存单元中内容为 12FCH，地址为 12FCH 的内存单元的内容为 38B8H，而 38B8H 单元的内容为 88F9H，则该操作数的有效地址为 (    )

选项 A) 1200H    选项 B) 12FCH    选项 C) 88F9H    选项 D) 38B8H

549. 假设某条指令的一个操作数采用两次间址寻址方式，指令中给出的地址码为 1200H，地址为 1200H 的内存单元中的内容为 12FCH，地址为 12FCH 的内存单元的内容为 38B8H，而 38B8H 单元的内容为 88F9H，则该操作数的有效地址为 (    )

选项 A) 1200H    选项 B) 12FCH    选项 C) 38B8H    选项 D) 88F9H

550. 假设某条指令的一个操作数采用寄存器间接寻址方式，假定指令中给出的寄存器编号为 8，8 号寄存器的内容为 1200H，地址为 1200H 的内存单元中的内容为 12FCH，地址为 12FCH 的内存单元的内容为 38B8H，而 38B8H 单元的内容为 88F9H，则该操作数的有效地址为 (    )

选项 A) 1200H    选项 B) 12FCH    选项 C) 38B8H    选项 D) 88F9H

551. 程序计数器的位数取决于 (    )

选项 A) 存储器的容量    选项 B) 机器字长    选项 C) 指令字长    选项 D) 都不对

552. 程序计数器用来存放指令地址，其位数和以下 (    ) 相同

选项 A) 指令寄存器 IR

选项 B) 主存数据寄存器 MDR

选项 C) 程序状态寄存器 PSW

选项 D) 主存地址寄存器 MAR

553. CPU 中的通用寄存器 (    )

选项 A) 只能存放数据，不能存放地址

选项 B) 可以存放数据和地址

选项 C) 既不能存放数据，也不能存放地址

选项 D) 可以存放数据和地址，还可以替代指令寄存器

554. 在计算机系统中表征程序和机器运行状态的部件是 (    )

选项 A) 程序计数器

选项 B) 累加寄存器

选项 C) 中断寄存器

选项 D) 程序状态字寄存器

555. 数据寄存器中既能存放源操作数，又能存放结果的称为 (    )

选项 A) 锁存器

选项 B) 堆栈

选项 C) 累加器

选项 D) 触发器

556. 下面有关 CPU 的寄存器的描述中，正确的是 (    )

选项 A) CPU 中的所有寄存器都可以被用户程序使用

- 选项 B) 一个寄存器不可能即作数据寄存器, 又作地址寄存器  
选项 C) 程序计数器用来存放指令  
选项 D) 地址寄存器的位数一般和存储器地址寄存器 MAR 的位数一样
557. 控制器的全部功能是 ( )  
选项 A) 产生时序信号  
选项 B) 从主存取出指令并完成指令操作码译码  
选项 C) 从主存取出指令、分析指令并产生有关的操作控制信号  
选项 D) 都不对
558. 指令译码器是对 ( ) 进行译码  
选项 A) 整条指令  
选项 B) 指令的操作码字段  
选项 C) 指令的地址码字段  
选项 D) 指令的地址
559. 下面 ( ) 部件不包含在中央处理器 CPU 中  
选项 A) ALU  
选项 B) 控制器  
选项 C) 寄存器  
选项 D) DRAM
560. 时序控制信号发生器的作用是 ( )  
选项 A) 从主存中取出指令  
选项 B) 完成指令操作码的分析  
选项 C) 产生控制时序  
选项 D) 产生各种操作控制信号
561. 采用同步控制的目的是 ( )  
选项 A) 提高执行速度  
选项 B) 简化控制时序  
选项 C) 满足不同操作对时间安排的需要  
选项 D) 满足不同设备对时间安排的需要
562. 从取指令开始到指令执行完成所需的时间, 称之为 ( )  
选项 A) 时钟周期  
选项 B) 机器周期  
选项 C) 访存周期  
选项 D) 指令周期
563. 假设不采用 Cache 和指令预取技术, 且机器处于“开中断”状态, 则在下列有关指令执行的叙述中, 错误的是 ( )  
选项 A) 每个指令周期中 CPU 都至少访问内存一次  
选项 B) 每个指令周期一定大于或等于一个 CPU 时钟周期  
选项 C) 空操作指令的指令周期中任何寄存器的内容都不会被改变  
选项 D) 当前程序在每条指令执行结束时都可能被外部中断打断
564. 指令周期由一到几个机器周期组成, 在第一个机器周期中 ( )  
选项 A) 从主存中取出指令字  
选项 B) 从主存中取出指令操作码  
选项 C) 从主存中取出指令地址码  
选项 D) 从主存中取出指令的地址
565. 下面有关指令周期的叙述中, 错误的是 ( )  
选项 A) 指令周期的第一个机器周期一定是取指周期  
选项 B) 所有指令的执行周期一样长  
选项 C) 在有间接寻址方式的指令周期中, 至少访问两次内存  
选项 D) 在一条指令执行结束、取下条指令之前查询是否有中断发生
566. 下面有关指令周期的叙述中, 错误的是 ( )  
选项 A) 指令周期的第一个子周期一定是取指子周期  
选项 B) 乘法指令的执行子周期和加法指令的执行子周期一样长  
选项 C) 在有间接寻址方式的指令周期中, 至少访问两次内存  
选项 D) 在一条指令执行结束、取下条指令之前查询是否有中断发生
567. 以下说法中, ( ) 是正确的  
选项 A) 指令周期等于机器周期  
选项 B) 指令周期大于机器周期

- 选项 C) 指令周期是机器周期的两倍      选项 D) 指令周期小于机器周期
568. 以下有关机器周期的叙述中, 错误的是 (    )
- 选项 A) 通常把通过一次总线事务访问一次主存或 I/O 的时间定为一个机器周期
- 选项 B) 一个指令周期包含多个机器周期
- 选项 C) 不同的指令周期所包含的机器周期数可能不同
- 选项 D) 每个指令周期都包含一个中断响应机器周期
569. 冯·诺依曼计算机中指令和数据均以二进制形式存放在存储器中, CPU 区分它们的依据是 (    )
- 选项 A) 指令操作码的译码结果      选项 B) 指令和数据的寻址方式
- 选项 C) 指令周期的不同阶段      选项 D) 指令和数据所在的存储单元
570. 以下叙述中错误的是 (    )
- 选项 A) 指令周期的第一个操作是取指令
- 选项 B) 为了进行取指令操作, 控制器需要得到相应的指令
- 选项 C) 取指操作是控制器自动进行的
- 选项 D) 指令执行时有些操作是相同的或相似的, 如取指令、取操作数地址等
571. 计算机主频的周期是指 (    )
- 选项 A) 指令周期      选项 B) 时钟周期      选项 C) CPU 周期      选项 D) 存取周期
572. 计算机的执行速度与 (    ) 有关
- 选项 A) 主频      选项 B) 主频、平均机器周期
- 选项 C) 主频、平均机器周期和平均指令周期      选项 D) 都不对
573. 在单总线结构的 CPU 中 (    )
- 选项 A) ALU 的两个输入端都可与总线相连
- 选项 B) ALU 的一个输入端与总线相连, 其输出端也可与总线相连
- 选项 C) ALU 只有一个输入端与总线相连, 其输出端需通过暂存器与总线相连
- 选项 D) 都不对
574. 一个节拍持续的时间长短是 (    )
- 选项 A) 指令周期      选项 B) 机器周期      选项 C) 时钟周期      选项 D) 都不对
575. 三级时序系统提供的三级时序信号是 (    )
- 选项 A) 指令周期、机器周期、节拍      选项 B) 指令周期、机器周期、时钟周期
- 选项 C) 机器周期、节拍、脉冲      选项 D) 指令周期、微指令周期、时钟周期
576. 超标量流水技术 (    )
- 选项 A) 缩短原来流水线的处理周期
- 选项 B) 在每个时钟周期内同时并发多条指令
- 选项 C) 把多条能并行操作的指令组合成一条具有多个操作码字段的指令
- 选项 D) 都不对
577. 以硬连线方式构成的控制器也称为 (    )
- 选项 A) 组合逻辑控制器      选项 B) 微程序控制器
- 选项 C) 存储逻辑控制器      选项 D) 运算器
578. 假设微操作控制信号用  $C_n$  表示, 指令操作码译码器输出用  $I_m$  表示, 节拍电位信号用  $M_r$  表示, 节拍脉冲信号用  $T_i$  表示, 状态反馈信号用  $B_j$  表示, 则硬布线控制器的基本原理可描述为 (    )
- 选项 A)  $C_n = f(I_m, T_i)$       选项 B)  $C_n = f(I_m, B_j)$
- 选项 C)  $C_n = f(M_r, T_i, B_j)$       选项 D)  $C_n = f(I_m, M_r, T_i, B_j)$
579. 在微程序控制器中, 执行指令微程序的首条微指令地址是通过 (    ) 得到的

- 选项 A) 程序计数器      选项 B) 前条微指令  
选项 C)  $\mu PC+1$       选项 D) 指令操作码映射
580. 微程序控制器的速度比硬布线控制器慢，主要是因为 ( )  
选项 A) 增加了从磁盘存储器读取微指令的时间  
选项 B) 增加了从主存读取微指令的时间  
选项 C) 增加了从指令寄存器读取微指令的时间  
选项 D) 增加了从控制存储器读取微指令的时间
581. 在微程序控制的计算机中，若要修改指令系统，只要 ( )  
选项 A) 改变时序控制方式      选项 B) 改变微指令格式  
选项 C) 增加微命令个数      选项 D) 改变控制存储器的内容
582. 以下说法正确的是 ( )  
选项 A) 采用微程序控制器是为了提高速度  
选项 B) 控制存储器采用高速 RAM 电路组成  
选项 C) 微指令计数器决定指令执行顺序  
选项 D) 一条微指令存放在控制存储器的一个单元中
583. 硬布线控制器与微程序控制器相比 ( )  
选项 A) 硬布线控制器的时序系统比较简单  
选项 B) 微程序控制器的时序系统比较简单  
选项 C) 两者的时序系统复杂程度相同  
选项 D) 两者时序系统复杂程度不确定
584. 微程序控制器中，控制部件向执行部件发出的某个控制信号称为 ( )  
选项 A) 微程序      选项 B) 微指令      选项 C) 微操作      选项 D) 微命令
585. 在采用增量方式的微指令中，下一条微指令的地址 ( )  
选项 A) 在微指令计数器  $\mu PC$  中      选项 B) 在程序计数器 PC 中  
选项 C) 根据条件码产生      选项 D) 在当前的微指令中
586. 在微程序控制器中，微程序的入口地址是由 ( ) 形成的  
选项 A) 机器指令的地址码字段      选项 B) 微指令的微地址字段  
选项 C) 机器指令的操作码字段      选项 D) 微指令的操作码字段
587. 微地址是指微指令 ( )  
选项 A) 在主存的存储位置      选项 B) 在堆栈的存储位置  
选项 C) 在磁盘的存储位置      选项 D) 在控制存储器的存储位置
588. 关于微指令的编码方式，下面叙述正确的是 ( )  
选项 A) 直接表示法和编码表示法不影响微指令的长度  
选项 B) 一般情况下，直接表示法的微指令位数多  
选项 C) 一般情况下，编码表示法的微指令位数多  
选项 D) 都不对
589. 兼容性微命令是指几个微命令是 ( )  
选项 A) 可以同时出现的      选项 B) 可以相继出现的  
选项 C) 可以相互替代的      选项 D) 可以相互容错的
590. 在组合逻辑控制器中，微操作控制信号的形成主要与 ( ) 信号有关  
选项 A) 指令操作码和地址码      选项 B) 指令译码信号和时钟  
选项 C) 操作码和条件码      选项 D) 状态信号和条件
591. 关于组合逻辑控制器的说法正确的是 ( )  
选项 A) 指令执行时，由微命令发生器在相应时间发出所需微命令，控制有关操作



- 选项 B) 指令执行时, 由指令自身在相应时间发出所需微命令, 控制有关操作  
选项 C) 组合逻辑控制器不包含译码器单元  
选项 D) 组合逻辑控制器不需要产生微命令
592. 微程序存放在 ( )  
选项 A) 控制存储器    选项 B) RAM    选项 C) 指令寄存器    选项 D) 内存存储器
593. 微程序控制存储器属于 ( ) 的一部分  
选项 A) 主存    选项 B) 外存    选项 C) Cache    选项 D) CPU
594. 用某个寄存器中操作数的寻址方式称为 ( ) 寻址。  
选项 A) 直接    选项 B) 间接  
选项 C) 寄存器直接    选项 D) 寄存器间接
595. 计算机使用总线结构的主要优点是便于实现积木化, 同时 ( )  
选项 A) 减少了信息传输量    选项 B) 提高了信息传输的速度  
选项 C) 减少了信息传输线的条数    选项 D) 加重了 CPU 的工作量
596. 关于磁盘容量的描述, 正确的是 ( )  
选项 A) 磁盘的格式化容量和非格式化容量是相同的  
选项 B) 磁盘的格式化容量小于非格式化容量  
选项 C) 磁盘驱动器中的各个存储面的道密度不相同  
选项 D) 磁盘的每个扇区内的二进制信息存储密度是相同
597. 单地址指令 ( )  
选项 A) 只能对单操作数进行加工处理  
选项 B) 只能对双操作数进行加工处理  
选项 C) 无处理双操作数的功能  
选项 D) 既能对单操作数进行加工处理, 也能在隐含约定另一操作数 (或地址) 时, 对双操作数进行运算
598. 活动磁头磁盘存储器的平均存取时间是指 ( )  
选项 A) 最大寻道时间加上最小寻道时间  
选项 B) 平均寻道时间加上平均等待时间  
选项 C) 平均寻道时间  
选项 D) 平均等待时间
599. 存储器的随机访问方式是指 ( )  
选项 A) 可随意访问存储器  
选项 B) 按随机文件访问存储器  
选项 C) 可对存储器进行读出与写入  
选项 D) 可按地址访问存储器任一编址单元, 其访问时间相同且与地址无关
600. 某半导体存储器, 按字节编址。其中, 0000H~07FFH 为 ROM 区, 选用 EPROM 芯片 (2KB/片); 0800H~13FFFH 为 RAM 区, 选用 RAM 芯片 (2KB/片和 1K×4/片)。则此存储器需要的芯片数量为 ( )  
选项 A) EPROM (2KB) 2 片, RAM (2KB) 1 片, RAM (1K×4) 2 片  
选项 B) EPROM (2KB) 1 片, RAM (2KB) 1 片, RAM (1K×4) 2 片  
选项 C) EPROM (2KB)、RAM (2KB)、RAM (1K×4) 各 1 片  
选项 D) 都不正确
601. 串行总线主要作用是 ( )  
选项 A) 连接主机与外围设备    选项 B) 连接主存与 CPU



- 选项 C) 连接运算器与控制器      选项 D) 连接 CPU 内部各部牛
602. 系统级的总线是用来连接(    )
- 选项 A) CPU 内部的运算器和寄存器    选项 B) 主机系统板上的所有部件
- 选项 C) 主机系统板上的各个芯片    选项 D) 系统中的各个功能模块或设备
603. 直接寻址的无条件转移指令功能是将指令中的地址码送入(    )
- 选项 A) PC 程序计数器      选项 B) AR 地址寄存器
- 选项 C) AC 累加器      选项 D) ALU 算术逻辑运算单元
604. 若有计算机的地址码长度为二进制 14 位时, 则其寻址范围是(    )
- 选项 A) 00 0000 0000 0000~01 1111 1111 1111
- 选项 B) 00 0000 0000 0000~11 1111 1111 1111
- 选项 C) 0~FFFFH
- 选项 D) 128K
605. 微程序控制器中的微程序存放在(    )
- 选项 A) 主存中      选项 B) 堆栈中
- 选项 C) 只读存储器中      选项 D) 磁盘中
606. 目前的计算机, 从原理角度, 下面描述正确的是(    )
- 选项 A) 指令以二进制形式存放, 数据以十进制形式存放
- 选项 B) 指令以形式存放, 数据以二进制形式放
- 选项 C) 指令和数据都以二进制形式存放
- 选项 D) 指令和数据都以十进制存放
607. 若  $[X]_{\text{补}} = 0.1101010$ , 则  $[X]_{\text{原}} = (    )$
- 选项 A) 1.0010101      选项 B) 1.0010110
- 选项 C) 0.0010110      选项 D) 0.1101010
608. 某机长 64 位, 1 位符号位, 63 位表示尾数, 若用定点整数表示, 则最大正整数为(    )
- 选项 A)  $+(2^{63} - 1)$       选项 B)  $+(2^{64} - 1)$
- 选项 C)  $-(2^{63} - 1)$       选项 D)  $-(2^{64} - 1)$
609. 设 CPU 有 16 条地址线, 8 条数据线, A000H~A7FFH 为系统程序区, A800H~AFFFFH 为用户程序区域, 可用存储芯片 1K X 4 位 RAM、4K X 8 位 RAM、2K X 8 位 ROM, 下面描述正确的是(    )
- 选项 A) 系统程序区需要 1 片 4K X 8 RAM
- 选项 B) 系统程序区需要 1 片 2K X 8 ROM
- 选项 C) 系统程序区需要 2 片 1K X 4 位 RAM
- 选项 D) 系统程序区需要 4 片 1K X 4 位 RAM
610. 在下列存储器中, (    ) 可以作为主存储器。
- 选项 A) 半导体存储器      选项 B) 硬盘
- 选项 C) 光盘      选项 D) 磁带
611. 某磁盘存储器每条磁道记录信息为 12288 字节, 最小磁道直径为 230mm, 则磁盘的最大位密度是(    )
- 选项 A)  $12288 / (230 * \pi)$  字节/mm      选项 B)  $12288 / (115 * \pi)$  位/mm
- 选项 C)  $12288 * 230 \pi$  位/mm      选项 D)  $12288 * 115 \pi$  字节/mm
612. 活动磁头磁盘存储中, 信息写入或读出磁盘盘片时采用(    )进行的。

- 选项 A) 并行方式                      选项 B) 串行方式  
选项 C) 串并方式                      选项 D) 并串方式
613. 采用 DMA 方式传送数据时, 每传送一次数据就要用一个( )  
选项 A) 指令周期                      选项 B) 数据周期  
选项 C) 存储周期                      选项 D) 总线周期
614. 设主存容量为 256K 字, Cache 容量为 2K 字, 按字编址, 则内存地址码位数为( )  
选项 A) 36              选项 B) 16              选项 C) 11              选项 D) 18
615. DMA 数据的传送期间, 总线控制权一般由( )  
选项 A) CPU 掌握                      选项 B) DMA 控制器掌握  
选项 C) 主存掌握                      选项 D) 外部设备掌握
616. 磁盘存储器的平均等待时间通常时间是指( )  
选项 A) 磁盘旋转一周所需的时间    选项 B) 进盘旋转半周所需的时间  
选项 C) 磁盘旋转 1/3 周所需的时间    选项 D) 磁盘旋转 2/ 3 周所需的时间
617. 在大多数磁盘中( )  
选项 A) 各磁道的位密度相同              选项 B) 最外圈磁道的位密度最大  
选项 C) 最内圈磁道的位密度最大    选项 D) 内圈磁道容量大于外圈磁道容量
618. 设 CPU 有 16 条地址线, 8 条数据线, A000H~A7FFH 为系统程序区, A800H-AFFFFH 为用户程序区域。可用存储芯片 1K\*4 位 RAM、4K\*8 位 RAM、2K\*8 位 ROM。则下面描述正确的是( )  
选项 A) 用户程序区需要 1 片 4K\*8 位 RAM  
选项 B) 用户程序区需要 1 片 2K\*8 位 ROM  
选项 C) 用户程序区需要 4 片 1K\*4 位 RAM  
选项 D) 用户程序区需要 2 片 1K\*4 位 RAM
619. 关于微程序控制器的说法不正确的是( )  
选项 A) 执行指令时, 由微命令发生器在相应时间发出所需微命令, 控制有关操作  
选项 B) 执行指令时, 实际上是转去执行对应的微程序段  
选项 C) 控制器中包含控制存储器  
选项 D) 微命令序列是由译码器生成
620. 若八进制数据为 145. 6, 则其十进制数为( )  
选项 A) 101. 85    选项 B) 101. 75    选项 C) 111. 75    选项 D) 111. 85
621. 虚地址是指( )  
选项 A) 不存在的地址                      选项 B) 用户编程可使用的地址  
选项 C) 主存地址                      选项 D) 磁盘地址
622. 在指令的地址字段中, 直接指出操作数本身的寻址方式, 称为( )  
选项 A) 隐含寻址                      选项 B) 立即寻址  
选项 C) 寄存器寻址                      选项 D) 直接寻址
623. 原码加减法是指( )  
选项 A) 操作数用原码表示, 连同符号位直接相加减  
选项 B) 操作数用原码表示, 尾数直接相加减, 符号位单独处理  
选项 C) 操作数用原码表示, 根据两数符号决定实际操作, 符号位单独处理  
选项 D) 操作数取绝对值, 直接相加减, 符号位单独处理
624. 若八进制数据为 357, 则其二进制数为( )

- 选项 A) 11110101                      选项 B) 11101111  
 选项 C) 11111011                      选项 D) 10110001
625. 堆栈指针 SP 的内容是( )  
 选项 A) 栈顶单元内容                      选项 B) 栈顶单元地址  
 选项 C) 栈底单元内容                      选项 D) 栈底单元地址
626. 数据总线、地址总线、控制总线三类是根据( )来划分的。  
 选项 A) 时序                                  选项 B) 数据格式  
 选项 C) 数据类型                              选项 D) 传输方向
627. 下面对计算机总线的描述中, 确切完备的概念是( )  
 选项 A) 地址信息、数据信息不能同时出现  
 选项 B) 地址信息与控制信息不能同时出现  
 选项 C) 数据信息与控制信息不能同时出现  
 选项 D) 两种信息源的代码不能在同一组总线中同时传送
628.  $n+1$  位的定点小数, 其补码表示的是 ( )  
 选项 A)  $-1 \leq x \leq 1-2^{-n}$                       选项 B)  $-1 < x \leq 1-2^{-n}$   
 选项 C)  $-1 \leq x < 1-2^{-n}$                       选项 D)  $-1 < x < 1-2^{-n}$
629. 计算机运算速度的单位是( ) (每秒钟所能执行的加法指令数目)  
 选项 A) MTBF                      选项 B) MIPS                      选项 C) MHZ                      选项 D) MB
630. 多联收费单据的打印所使用的打印机是( )  
 选项 A) 激光打印机                                  选项 B) 喷墨打印机  
 选项 C) 针式打印机                                  选项 D) 都不正确
631. 半导体动态存储器 DRAM 的存储原理是( )  
 选项 A) 依靠双稳态电路                                  选项 B) 依靠电容存储电荷  
 选项 C) 依靠读后再生                                  选项 D) 信息不再变化
632. 有一个  $5K \times 16$  的存储器, 由  $1K \times 4$  位和  $2KB$  的 DRAM 芯片构成, 则至少需要芯片数  
 ( )  
 选项 A) 3                      选项 B) 20                      选项 C) 6                      选项 D) 8
633. 某计算机字长为 32 位, 其存储容量为  $16M \times 32$  位, 它的地址线和数据线的总和是( )  
 选项 A) 16                      选项 B) 32                      选项 C) 64                      选项 D) 56                      (24+32)
634. 同步控制常用于( )作为其主要控制方式。  
 选项 A) 在单总线结构计算机中访问主存与外围设备时  
 选项 B) 微型机的 CPU 控制中  
 选项 C) 组合逻辑控制的 CPU 中  
 选项 D) 微程序控制器中
635. 在海明校验码中, 有效信息位为  $N$ , 校验码位数为  $K$ , 那么下面哪项正确( )  
 选项 A)  $N$  和  $K$  要满足  $2^K \geq N+K+1$                       选项 B)  $N$  和  $K$  要满足  $2^K \geq N+K$   
 选项 C)  $N$  和  $K$  要满足  $2^K \geq N+K-1$                       选项 D) 都不正确
636. 在页式管理的虚拟存储系统中, 用户虚地址空间为 64 页, 页面大小为 512B, 主存物理为 16KB, 则虚地址 1BC5H 所对应的页内地址是( )  
 选项 A) C5H                      选项 B) AC5H                      选项 C) 1C5H                      选项 D) 都不正确
637. 寄存器直接寻址方式中, 操作数处在( )  
 选项 A) 通用寄存器                                  选项 B) 内存单元

- 选项 C) 程序计数器                      选项 D) 堆栈
638. 采用直接寻址方式中, 操作数处在 ( )
- 选项 A) 主存                                  选项 B) 寄存器
- 选项 C) 直接存取存储器                  选项 D) 光盘
639. 若采用双符号位补码运算, 运算结果的符号位为 11, 则 ( )
- 选项 A) 产生了负溢出(下溢)    选项 B) 产生了正溢出(上溢)
- 选项 C) 结果正确, 为正数    选项 D) 结果正确, 为负数
640. 设置中断排队判优逻辑的目的是 ( )
- 选项 A) 产生中断源编码
- 选项 B) 使同时提出的请求中的优先级别最高者, 得到及时响应
- 选项 C) 使 CPL 能方便地转入中断服务子程序
- 选项 D) 提高中断响应速度
641. 二地址指令中, 操作数的物理位置不可能采取的型式是 ( )
- 选项 A) 寄存器-寄存器                  选项 B) 寄存器-存储器
- 选项 C) 存储器-存储器                  选项 D) 寄存器-锁存器
642. 立即寻址是指 ( )
- 选项 A) 指令中直接给出操作数地址
- 选项 B) 指令中直接给出操作数
- 选项 C) 指令中间接给出操作数
- 选项 D) 指令中间接给出操作数地址
643. 在页式管理的虚拟存储系统中, 用户虚地址空间为 32 页, 页面大小为 1KB, 主存物理为 16KB, 则虚地址 03C5H 所对应的虚页号是 ( )
- 十五位 高五位为虚页号 0000 0011 1100 0101
- 选项 A) 2                  选项 B) 10                  选项 C) 0                  选项 D) 7
644. 采用虚拟存储器的主要目的是 ( )
- 选项 A) 提高主存储器的存取速度
- 选项 B) 扩大存储器空间, 并能进行自动管理
- 选项 C) 提高外存储器的存取速度
- 选项 D) 扩大外存储器的存储空间
645. 在一个 8 位计算机系统中, 最大带符号的定点整数的补码是 ( )
- 选项 A) 01111111                  选项 B) 11111111
- 选项 C) 10000000                  选项 D) 00000001
646. 某半导体存储器容量为 2MB, 按字节编址, 选用芯片为 256K x 4, 则此存储器需要片选信号产生的逻辑部件为 ( )
- 选项 A) 3:8 译码器                  选项 B) 2:4 译码器
- 选项 C) 4:16 译码器                  选项 D) 都不正确
647. 在 Cache 与主存的映射方式中, 不能直接从主存地址中提取 Cache 页号或组号的是 ( )
- 选项 A) 直接映射    选项 B) 全相联映射    选项 C) 组相联映射    选项 D) 混合映射
648. 异步传送方式常用于 ( ) 中, 作为主要控制方式。
- 选项 A) 微型机的 CPU 内部控制    选项 B) 硬连线控制器
- 选项 C) 微程序控制器                  选项 D) 串行 I/O 总线
649. 与活动磁头磁盘存储器相比, 固定磁头磁盘存储器的特点是 ( )
- 选项 A) 不需要寻道, 速度快, 所用磁头多

- 选项 B) 需要寻道, 速度慢, 所用磁头少  
 选项 C) 不需要寻道, 速度快, 所用磁头少  
 选项 D) 需要寻道, 速度慢, 所用磁头多
650. 将二进制数 10111011 转换成八进制数是( )  
 选项 A) 563      选项 B) 274      **选项 C) 273**      选项 D) 800
651. 在页式管理的虚拟存储系统中, 用户虚地址空间为 32 页, 页面大小为 2KB. 主存物理为 16KB. 已知用户程序有 10 页长若成页 0、1、2、3 已经被调入到主存 8、7、4、10 页中, 则虚地址 13C5H 所对应的物理地址是( )  
**虚地址空间 32 页, 5 位    页面大小 2KB, 11 位    即虚地址 16 位高 5 位表示虚页号, 低 11 位表示页内地址**  
**0001 0011 1100 0101    即虚页号为 2    对应实页 4    则 0010 0011 1100 0101**  
 选项 A) 0AC5H    选项 B) 12C5H    选项 C) 14C5H    **选项 D) 23C5H**
652. 虚拟存储中, 下面描述正确的是( )  
 选项 A) 页式管理中的虚拟地址的号是程序人员自己设定的假地址  
 选项 B) 页式管理中, 每个程序占用的空间是按需分配, 不会浪费空间  
**选项 C) 段式管理中, 段的大小划分是按程序需要来分配**  
 选项 D) 段页式管理中, 段的大小和段内的页面大不变
653. 下列字符码编码中, 在没有数据错误的情况下, 采用奇校验的字符编码是( )  
**选项 A) 11001011**                      选项 B) 11010010  
 选项 C) 11001001                      选项 D) 11001111
654. 若十六进制数据为 23.1, 则其十进制数为( )  
 选项 A) 38.645    **选项 B) 35.0625**    选项 C) 35.625    选项 D) 45.624
655. 关于磁记录方式中的归零制的描述不正确的是( )  
 选项 A) 正向电流代表"1", 负向电流代表"0"  
 选项 B) 不论某位单元记录的作码是"0"还是"1", 记录电流都要恢复到零电流(即没有电流)  
**选项 C) 在记录数据时, 不论是"0"还是"1", 磁头线圈总是有电流流过**  
 选项 D) 归零制中转变区域多, 不利于提高记录密度
656. 有一个 16K X 16 位的存储器, 由 1K X 4 位的 DRAM 芯片构成, 则需要多少片芯片( )  
 选项 A) 16      **选项 B) 64**      选项 C) 32      选项 D) 128
- 657. 在采用 DMA 方式的 I/O 系统中, 其基本思想是在( )之间建立直接的数据通路。**  
 选项 A) CPU 与存储器                      选项 B) 主机与外围设备  
 选项 C) 外设与外设                      **选项 D) 外设与主存**
658. 在计算机系统中, 记录系统运行状态的部件是( )  
 选项 A) 程序计数器 **(指示当前指令的地址)**  
 选项 B) 指令寄存器 **(累加)**  
 选项 C) 中断寄存器 **(保存中断字)**  
**选项 D) 程序状态字 (保存机器运行状态)**
659. 一组相联映射的 Cache 由 64 页构成, 每组内包含 4 页。主存包含 4096 页, 每页由 128 字组成, 按字编址, 则 Cache 地址码位数为( )  
 选项 A) 6      选项 B) 19      **选项 C) 13**      选项 D) 12
660. 在下列 Cache 替换算法中, 一般说来哪一种比较好( )  
 选项 A) 随机法                      选项 B) 先进先出法

选项 C) 后进先出法      选项 D) 近期最少使用法

661. 在微程序控制器中, 把操作控制信号编成( )

选项 A) 微程序    选项 B) 微地址    选项 C) 操作码    选项 D) 微指令

662. 计算机使用总线结构便于增减外设, 同时( )

选项 A) 减少信息传输量      选项 B) 提高信息传输速度

选项 C) 减少信息传输线的条数      选项 D) 减少了存储器占用时间

663. 连接计算机与计算机之间的总线属于( ) 总线

选项 A) 片内      选项 B) 系统      选项 C) 通信      选项 D) 地址

664. 在一地址格式的指令中, 下列描述正确的是( )

选项 A) 仅有一个操作数, 其地址由指令的地址码提供

选项 B) 可能有一个操作数, 也可能有两个操作数

选项 C) 一定有两操作数, 另一个是隐含的操作数

选项 D) 只能有一个操作数的逻辑运算

665. 下面可区分存储单元中存放的是指令还是数据的是( )

选项 A) 存储器    选项 B) 运算器    选项 C) 控制器    选项 D) 用户

666. 将二进制数 01100100 转换成十六进制数是( )

选项 A) 64      选项 B) 63      选项 C) 100      选项 D) B2

667. 若 RAM 中每个存储单元为 16 位, 则下面所述正确的是( )

选项 A) 地址线也是 16 位      选项 B) 地址线与 16 位无关

选项 C) 地址线与 16 有关      选项 D) 地址线不得少于 16 位

668. 在 CRC 验码中, 如果生成多项式为  $G(X)=X^4+X+1$ , 那么在计算校验码时使用的除数代码为( )

选项 A) 10011    选项 B) 10110    选项 C) 11010    选项 D) 11011

669. 指令寄存器的作用是( )

选项 A) 保存当前指令的地址      选项 B) 保存当前正在执行的指令

选项 C) 保存下一条指令      选项 D) 保存上一条指令

670. 某半导体存储器容量为 2MB, 按字节编址, 选用芯片为 256K\* 4, 则此存储器需要的芯片数量为( )

选项 A) 8      选项 B) 20      选项 C) 6      选项 D) 16

671. 半导体存储器 EEPROM 是指( )

选项 A) 读写存储器      选项 B) 只读存储器

选项 C) 闪存存储器      选项 D) 电擦除可编程只读存储器

672. 下面哪项不是发生中断请求的条件( )

选项 A) 一条指令执行结束      选项 B) 一次 I/ O 操作结束

选项 C) 机器内部发生故障      选项 D) 一次 DMA 操作结束

673. 中断服务程序最后一条指令( )

选项 A) 转移指令      选项 B) 出栈指令

选项 C) 中断返回指令      选项 D) 回写数据指令

674. 虚拟存储中, 下面描述正确的是( )

选项 A) 页式管理中的虚拟地址是由虚页号和页内地址组成

选项 B) 页式管理中, 每个程序占用的空间是按需分配, 不会浪费空间

选项 C) 段式管理中, 段的大小划分是固定大小的

选项 D) 段页式管理中, 段的大小和段内的页面大不变



675. 某页式存储管理，页面大小为 2KB，逻辑地址空间包含 16 页，物理空间共有 8 页，物理主存空间为（ ）

选项 A) 16KB      选项 B) 32KB      选项 C) 64KB      选项 D) 8KB

676. 转移指令执行结束后，程序计数器 PC 中存放的是（ ）

选项 A) 该转移指令的地址      选项 B) 顺序执行的下条指令地址

选项 C) 转移的目标地址      选项 D) 任意指令地址

677. 如果标志寄存器 V=1，则表明（ ）

选项 A) 运算结果为有溢出      选项 B) 运算结果为有进位

选项 C) 运算结果为 1      选项 D) 运算结果为正