

汇编语言机考判断题库汇总

1. 假设存储器中从 7462H 单元开始的四个相邻字节单元中的内容依次是 32H, 46H, 52H, 0FEH, 则存放字数据 0FE52H 的字地址是 7465H。F 应该是 7464H
2. MOV 指令不影响标志位。T
3. 无条件转移指令对标志位无影响, 而条件转移指令对标志位有影响。F
4. 指令 IN AL, DX 是合法的指令。T
5. 当运算结果的低 8 位中有偶数个 1 时, 奇偶标志位 PF 被置为 1。T
6. 可以将一个存储器操作数与另一个存储器操作数相加。F
7. 在“IN AL, 端口地址”指令中, 端口地址指定了某个外部设备接口的 I/O 地址, 它实际上是一个立即数, 其范围为 0~65535。F 范围是-128-127.
8. 汇编程序和汇编语言源程序是不同的概念。T
9. 相对于某起始地址的偏移量称为偏移地址。T
10. 只能使用 PUSH, POP 类的指令对堆栈段内的内容进行操作。F
11. 立即数寻址方式不能用于目的操作数字段。T 只能用于源操作数字段
12. BP 是堆栈栈顶指针寄存器。F
13. 内存中字单元的地址必须是偶数地址。F
14. PUSH AL。F 应是 16 位的寄存器或存储器操作数。
15. SHR AX, CX。T 在 8086 中 CNT 可以是 1 或 CL, 而不能是 CX。
16. 汇编程序是用汇编语言编写的汇编语言源程序。T
17. 不能给段寄存器进行立即数方式赋值。T
18. 串操作指令一般用 CX 存放长度。T
19. 因为有段寄存器, 所以存储器要分段。F
20. 逻辑右移 1 位和算术右移 1 位的效果是一样的。F
21. 在变量定义时, 可以通过使用 ORG 伪指令指定变量在段中存储时的偏移量。T
22. 指令 SHR AX, 4 可以将 AX 的内容逻辑右移 4 位。F
23. CMP AX, BX 执行的操作时 (AX) - (BX), 结果不保存, 只改变标志寄存器中标志位的值。T
24. ASCII DW 'ABCD'。F
25. MOV SI, [SI]。T
26. 常量不占用存储空间。T
27. PUSH, POP 指令的操作数必须是字操作数。T
28. 存储器的有效地址不是唯一的。T
29. 指令 MOV AL, 255 是合法的数据传送指令。T
30. 采用 LOOP 循环时, 必须用 CX 计数。T
31. MOV DS, 2000H。F 段寄存器不能用立即数

32. 指令中目的操作数一般是不能为立即数的。T
33. IP 是指令指针寄存器，可以作为操作数参加运算。F
34. CF 位可以用来表示无符号数的溢出。T
35. ADD [SI], [BX]。F
36. 8086/8088 标志寄存器共有 16 位，每一位都有含义。F
37. 在指令中一个地址代表一个字节单元。F
38. AND 与 TEST、SUB 与 CMP 的功能相同。F
39. 符号定义语句不占内存单元，变量定义语句占内存单元。T
40. 10010110 与 01011011 异或的结果为 11001101。T
41. 指令 XCHG BX, ES 可以将寄存器 BX 和 ES 的内容互换。F XCHG 不允许使用段寄存器
42. 伪指令语句与指令语句只是不同的语句种类，没有什么本质区别。F
43. CS, DS, ES 和 SS 段都可以存放数据。T
44. CBW 可以将 BL 的数据扩展为 BX。F
45. 段间调用的子程序必须由伪操作 FAR 说明为远过程。T
46. PC 机以位作最小寻址单位。F 字节
47. 当 SRC 是立即数时，DST 可以使用存储器寻址。F
48. 指定各个逻辑段偏移地址可以使用 ORG 伪指令。T
49. LOOPE/LOOPZ 是相等/为零时转移到标号，其退出条件是 (CX)=0 或 ZF=0。T
50. POP IP。F IP 不能作为目的操作数
51. 设 327FH 和 0BFFFH 为有符号数的补码表示，则 $327FH < 0BFFFH$ 。F
52. 多个模块间的符号交叉引用要用伪指令 PUBLIC 和 EXTRN 说明。T
53. MOV AX, VAR1-VAR2+100。F
54. ADD [SI], 50。F
55. 当运算的结果有奇数个 1 时，PF=0。T
56. MOV AL, BX 是正确指令。F
57. SP 的内容可以不指向堆栈的栈顶。F
58. DW 伪指令用来定义双字。F
59. MOV 指令要影响标志位。F
60. 同一物理地址，可以有不同的逻辑地址。T
61. 1KB=1000B。F
62. 存储器中的各段不允许重叠。F 各逻辑段之间可重叠、交叉、紧密连接和分离
63. 立即数不能作为目的操作数。T
64. 所有的条件转移指令都不影响标志位。T
65. MOV BX, OFFSET NAMES。T
66. MOV AL, [BX+2]。T
67. MOV AL, [BX+3]。T

68. 当运算结果的低 8 位中有偶数个 1 时，奇偶标志位 PF 被置为 0。F
69. 条件转移指令与无条件转移指令的转移范围是一样的。T
70. 伪指令语句与指令语句有本质区别。T
71. 内存中字单元的地址可以是偶数地址。T
72. 在汇编语言源程序中，伪指令语句必须放在数据段中。F
73. MOV AX, [BP]的源操作数的物理地址为 $16 \times (DS) + (BP)$ 。F BP 在 SS 段
74. 在程序执行过程中，IP 寄存器始终保存的是下一条指令的首地址。T
75. 指令 TEST AL, 0 执行后 AL 的内容一定是全零。F 只改变标志位，不改变结果
76. 汇编语言源程序不一定包含数据段、堆栈段，但必须包含代码段。T
77. CMP AX, BX 执行的操作是 $(AX) - (BX)$ ，结果不保存，只改变标志寄存器中标志位的值。
T
78. 指令中目的操作数可以为立即数的。F
79. 可以将一个存储器操作数与另一个存储器操作数相减。F
80. 存储器以字节（8 bit）为编程单位。T
81. Intel(英特尔公司)推出 8086 微处理器是 8 位。F
82. 汇编语言是用二进制代码表示的计算机能直接识别和执行的机器指令的集合。F
83. 结构化程序设计由于采用了模块化与功能分解、自顶向下、分而治之的方法。T
84. 有符号数除以 2 可以使用算术右移指令 SAR 实现。T
85. 利用指令 OR AX, 0FFFFH 可以将 AX 寄存器置 1。T
86. 伪指令语句的功能在汇编阶段已经全部完成，所以不产生相应的目标代码。T
87. 关系运算符既可用于比较数值表达式，又可用于比较地址表达式。T
88. 使用宏指令，可以避免重复书写相同的语句序列，并减少目标代码长度。F
89. 执行所有转移指令时，都需要同时修改 IP 和 CS 的值。F
90. 在一个过程中，至少要有一条过程返回指令 RET，并且 RET 指令只能写在过程的最后。
F
91. 在循环结构中，每执行一次循环，都要依次执行其中的循环初始化、循环体和循环控制部分。T
92. 09H 功能是将指定的内存缓冲区中的字符串送屏幕显示。T
93. 地址用无符号整数来表示。T
94. 低位字节存入高地址，高位字节存入低地址。F
95. 处理器以偶地址访问（读 / 写）存储器。T
96. CPU 组成：算术逻辑部件 ALU、控制器、寄存器。T
97. 寄存器的优点有：在 CPU 内部，访问速度快，容量大，成本低，用名字表示，没有地址。F 容量小，成本高
- 存储器的优点有：在 CPU 外部，访问速度慢，容量大，成本低，用地址表示，地址可用各种方式形成。

98. 外部设备与主机的通信是通过外设接口进行的，每个接口包括一组寄存器。T
99. 数据寄存器：存放外设和主机间传送的数据。T
100. 状态寄存器：保存外设或接口的状态信息。T
- 命令寄存器：保存 CPU 发给外设或接口的控制命令
101. MOV AX, MASK [BX] [SI] 是相对基址变址寻址。T
102. BCD 码：用二进制编码的十进制数，又称二~十进制数。T
103. OPR 可用除立即数以外的任何寻址方式。T
104. 伪操作是汇编程序对源程序进行汇编时处理的操作，完成处理器选择、存储模式定义、数据定义、存储器分配、指示程序开始结束等功能。T
105. 地址计数器 \$：保存当前正在汇编的指令的地址。T
106. I/O 指令是主机与外设进行通信的最基本途径。T
107. DOS 功能调用和 BIOS 例行程序中的输入/输出功能也是由 IN 和 OUT 指令完成的。T
108. 外设的 I/O 请求——非屏蔽中断。F
109. 如果某个字变量的数据存放在奇地址单元，则 8086/8088 CPU 读写该变量时需要 2 个读写周期。T
110. 用一个字表示一个有符号的数，28 表示为 18H。F
111. 指令 XCHG AX, ES 可以将寄存器 AX 和 ES 的内容互换。F
112. 指令 JMP FAR PTR DONE 属于段间转移直接寻址。T
113. 字节数可以传送到字单元中。T
114. 因为有段寄存器，进而存储器要分段。F
115. 段寄存器中存放的是段地址的低 7 位。F
116. IP 是指令指针寄存器，所以可以作为操作数参加运算。F
117. 8088 的存储器空间为 4G。F
118. 当前可以使用的段是 4 个，无论哪个段都可以。F
- 119 汇编程序和汇编语言源程序是同样的概念。F
120. 存储器顺序编号是存储器的物理地址，但它是不唯一的。F
121. 相对于某起始地址的偏移量称为 ~~偏移~~ 段地址。F
122. 在指令中一个地址代表两个字节单元。T
123. 进、出栈操作必须以字节进行。F
124. 如果程序中没有使用 PUSH、POP 指令，则不用开辟堆栈段。F
125. 常量是不占用存储空间的。T
126. CBW 可以将 BL 的数据扩展为 CL。F
127. 调用子程序时，参数是通过实参、形参方法传送的。F
128. 段内子程序调用时，CS、IP 的内容都要进栈。F
129. 中断向量表中存放的是中断返回地址。F 入口地址
130. I/O 端口是指 CPU 可以访问到的寄存器。F

131. 当 CPU 与外设同步时, 应采用查询方式进行数据传送。F

与外设不同步时, 采用查询方式; 同步时用无条件传送方式进行数据传送

132. 当 CPU 与外设不同步时, 为了提高 CPU 的工作效率, 可采用直接传送方法。F

133. 用 REPNE SCASB 指令对字符串进行扫描, 如 (CX) 不为 0 时, 扫描结束, 那么表示在字符串中第一次遇到 AL 中指定的字符。F

134. 可屏蔽中断就是它的请求是否被 CPU 响应要受 IP 的控制。F

135. 在字符串操作指令中, DS:DI 指向源串, ES:SI 指向目的串。T

DS:SI 指向源串, ES:DI 指向目的串

136. 注释项用于说明程序段或是一条和几条指令的功能, 一般用 “;” 示注释的开始。T

137. 计算机系统通过接口与外围设备通信。T

138. 设 DS=8225H, DI=3942H, 指令 NEG BYTE PTR[DI] 操作数的物理地址是 85B92H。T

139. 执行 INC 指令除对 SF、ZF 有影响外, 还要影响的标志位是 OF, AF, PF。T

140. 重复前缀指令 REP 的重复次数由 BX 决定。F CX 决定

141. 当标志位 OF=1 时表示无符号数运算产生溢出。F

142. PSW 寄存器中共有 6 位条件状态位, 有 3 位控制状态位。T

143. 在 8086/8088 系统中, 存储器是分段的, 每段最大长度是 32K 字节。F 64K

144. 伪指令 “END 标号” 中的 “标号” 指明了程序的入口地址。T

145. 将 AX 中第 4, 5 位清 0 的指令是 AND AX, 0FFCFH。T

146. 将 AX 的低四位取反的指令是 OR AX, 0FH。F

147. Intel 8086CPU 的字长为 16 位, 地址总线为 20 位, 寻址范围为 1MB。T

148. 与指令 “LOOP AGAIN” 功能等效的两条指令依次是 DEC CX 和 JNZ AGAIN。T

149. 在汇编语言中, 一个标号和过程有 NEAR 和 FAR 两种属性。T

150. 指令 SHR 则可用有符号数除以 2。F

151. 判断无符号数运算是否溢出, 应根据 CF 标志位。T

152. 而判断有符号数运算是否溢出, 应根据 OF 标志位。T

153. 一循环程序完成查找一组数据中是否有非零数据, 控制循环应选取的循环控制指令是 LOOPZ, 这时循环程序的循环终止条件是 CX=0 或 zf=0。T

154. 乘法指令 IMUL BX 一个乘数在 BX 中, 另一个乘数一定在 AX 中, 乘积在 DX:AX 中。T

155. 8086/8088 端口地址的范围是 0000~0FFFFH。F

156. 设 AX=1000H, BX=2340H, 则在执行了指令 CMP AX, BX 后, 标志 CF= 1, ZF= 0。T

157. 段属性就是定义标号的段起始地址, 标号的段总是在 CS 寄存器中。T

158. 偏移属性就是定义标号的偏移地址, 它应安排在 IP 寄存器中。T

159. AX 的内容加 1, 但不影响 CF 的指令是 INC AX。T

160. BX 的内容加 1, 要求影响所有标志位的指令是 ADD BX, 1。T

161. 计算机中的指令由操作码和地址码两部分组成。T

162. 存储器中的各段允许重叠。T

163. 8086 的地址总线有 20 根, 寻址范围为 1M 字节。T

164. 所有的条件转移指令均不影响标志位。T
165. 段间调用的子程序必须由伪操作 FAR 说明为 近过程。F
166. 当 SRC 是立即数时, DST 一般可以使用存储器寻址。F
167. 指定各个逻辑段偏移地址不可以使用 ORG 伪指令。F
168. LOOPE/LOOPZ 是相等/为零时转移到标号, 其退出条件是 (CX) =0 或 ZF=0。T
169. POP IP。F
170. 设 327FH 和 0BFFFH 为有符号数的补码表示, 进而有 $327FH < 0BFFFH$ 。F
171. 多个模块间的符号交叉引用要用伪指令 PUBLIC 和 EXTRN 说明。T
172. MOV AX, VAR1-VAR2+100。T
173. ADD [SI], 50。F
174. 计算机中所有带符号数都是以补码形式表示的。T
175. 汇编语言和机器语言都是面向机器的语言, 编制的程序都可以为机器直接识别和执行。
F
176. 补码加减运算时, 符号位与数值一样参加运算。T
177. 标准的 ASCII 码是用 7 位二进制数对字符进行编码的, 最高位用来表示奇偶校验位。T
178. 计算机的硬件系统由运算器、控制器、存储器、输入设备和输出设备等组成。T
179. 计算机的内存存储器分为随机存储器 (RAM) 和只读存储器 (ROM) 两部分。T
180. 对计算机进行管理和维护的软件应属于应用软件。T
181. 程序设计语言分为机器语言、汇编语言和高级语言三大类。T
182. 一个微机有 640KB 内存, 指的是内存容量为 640K 个字节。F
183. 微机的一个字节应有八个二进制数, 而每一个数称为一个字位。T
184. 微型计算机由主机和外部设备两大部分组成。T
185. 微机的主机内包括微处理器和内存存储器。T
186. 内存存储器的 ROM 是读写存储器, 而 RAM 是只读存储器, 用户不能写入信息。F
187. DS 中的内容就是数据段的段地址。F
188. 寄存器 SP 和 BP 都可以用来访问堆栈内容。T
189. 溢出标志可以用来判断运算的结果是否产生溢出。F
190. DEBUG 中 R 命令的功能是将数值填入指定范围。F
191. 调试程序 DEBUG 中的 T、P 命令的功能没有区别。F
192. DEBUG 中所使用的数默认为十进制数, 对十六进制数需要加 H。F
193. 指令 MOV IP, BX 是合法的。F
194. 串操作指令中用 DI 作为目的变址寄存器时使用段寄存器 ES。T
195. OFFSET 的优先级低于 AND。F
196. 语句 LENGTH=SIZE*TYPE 是合法的。F
197. 语句 QEW DB 'ASDF' 是合法的。T
198. 8086/8088 的指令最大长度是 10 个字节。F
199. CLC 是单字节指令。T
200. 8086/8088 的指令从功能上可以分成六组。T
201. 同一条汇编指令助记符汇编后的指令操作码都相同。F

202. 当一条汇编指令翻译成代码指令时，由操作码决定代码指令的格式。F

203. NEG 属于减法指令。T

204. 汇编语言中的字符串分为字节串和字串两种。F

205. 所有的字符串操作指令均可以使用重复前缀指令。T

206. 一条指令可能有多个助记符。T

207. LOOPE 和 LOOPZ 的功能完全相同。T

208. 指令 AAA 必须紧跟在加法指令之后使用。T

209. INC 指令之后可以使用加法调整指令。F

210. AAD 指令放在除法指令之后。F 应该放在之前

211. 无条件转移指令对标志位有影响，而条件转移指令对标志位有影响。F

212. 间接转移指令都可以通过寄存器来寻址。F

213. 段间间接转移指令中，低地址的字送 IP，高地址的字送 CS。T

214. 所有串操作指令的目标串的段地址均取自于段寄存器 DS。F

215. 寄存器传递参数法适合于参数较多的情况。F

216. 用赋值法编写子程序时，子程序内必须修改返回地址。T

217. RET N 指令中，N 可以为任意值。F

218. IN AL, DX 是将一个字节由输入端口传送至 AL。T

219. 所有中断过程均可用 IRET 指令退出。T

220. 8 号类型的中断向量在中断向量表中的地址是 2×8 。F

221. EU 和 BIU 这两个功能部件既可以协同工作又可以各自独立工作的。T