Sayısal Sistemler Laboratuvarı

Ardışık Lojik Devreler1-H11DM1

Dr. Meriç Çetin

versiyon281120

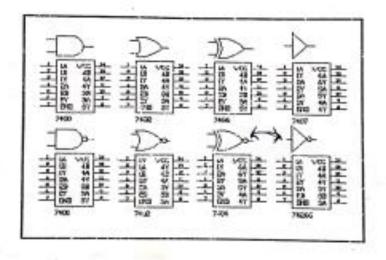
Deney föyü

T. C

PAMUKKALE ÜNİVERSİTESİ MÜHENDİSLİK FAKÜLTESİ

ELEKTRÍK - ELEKTRONÍK MŰHENDÍSLÍĞÍ BÖLÜMÜ

LOJİK DEVRELER LABORATUVARI DENEY KILAVUZU



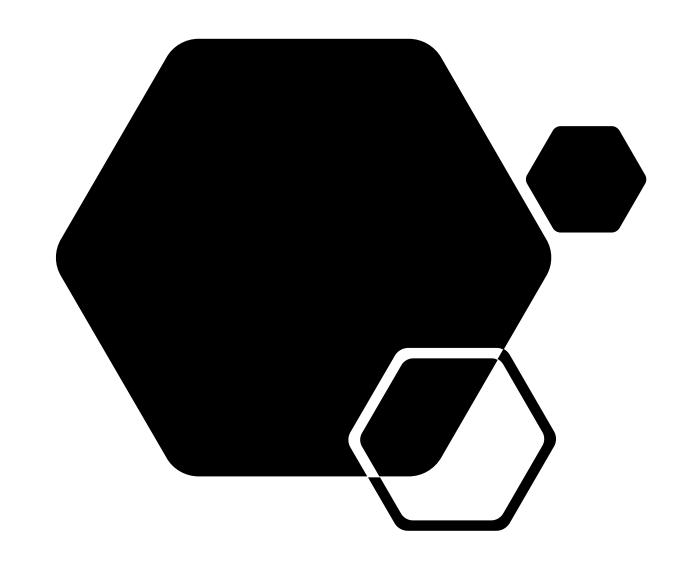
Hazırlayanlar:

Doç. Dr. Mustafa TEMİZ

Doc. Dr. Rafig SAMEDOV

Deney 16

Nand Kapılarıyla R-S FF



Nand Kapılarıyla R-S FF

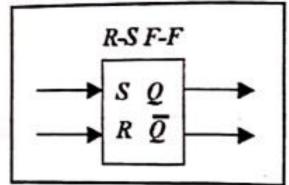
I. R-S Tipi Flip-Flop

A. Teorik bilgi

1. Matematik modeli

$$Q_{(t+1)}=S+Q_{(t)}\circ \overline{R}$$

2. Lojik Sembola

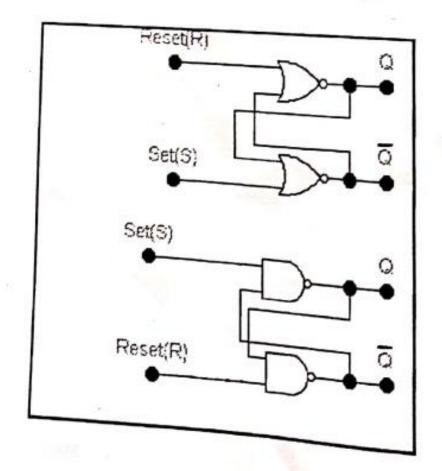


3. Doğruluk tablosa

INPUTS		OUTPUTS	
S	R	0 6	
L	L	Değişme rei	
H	L	H	
L	H	LE	
H	H	Belirsiz	

Nand Kapılarıyla R-S FF

4. NAND ve NOR kapıları ile yapılan R-S F-F şemaları



5. NOR Kapıları ile yışılın. R-S F-F doğruluk tıbisın

INPUTS		OUTPUTS	
S	R	Q	Q
L	L	Değiş	me you
H	L	H	L
L	H	L	H
H	Н	Bel	irsiz

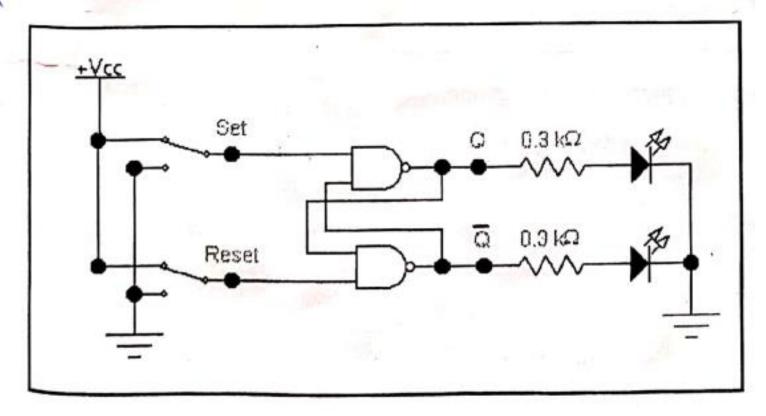
6. NAND Kapılar ile yapılar R-S F-F doğruluk takısı

INPUTS		OUTPUIS	
S	R	00	
L	L	Beltrsit	
H	L	L	
L	H	H	
H	H	Degishic	

Nand Kapılarıyla R-S FF

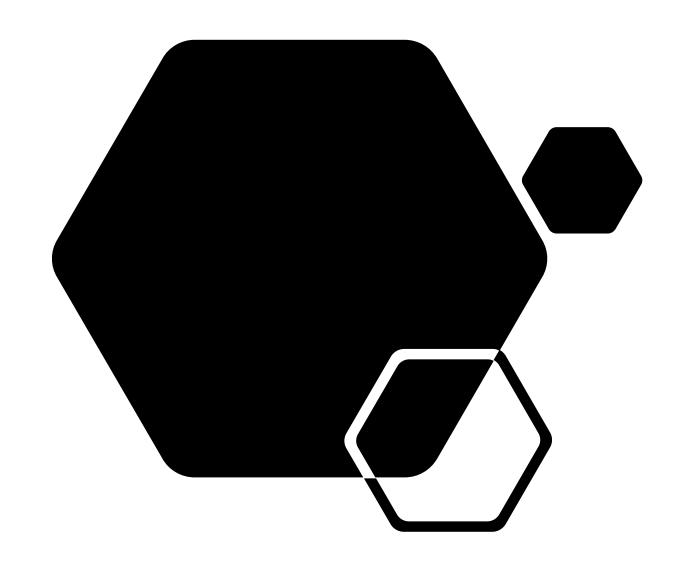
2. Uygulama prensip şeması

2. NAND kapıları ile kurulan R-S F-F

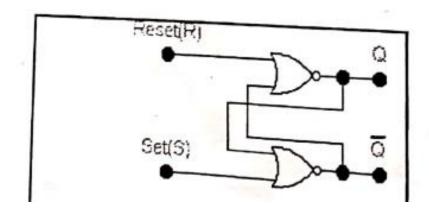


Deney 17

Nor Kapılarıyla R-S FF



Nor Kapılarıyla R-S FF



5. NOR Kapıları ile yışılın. R-S F-F doğruluk mina

INPUTS		OUTPUTS	
S	R	Q	ō
L	L	Değiş	me yek
H	L	H	L
L	H	L	H
H	Н	Bel	11312

Nor Kapılarıyla R-S FF

