



Entwurfsmethodik
Institut für Informatik



Lehrstuhl für
Eingebettete Systeme

Hardwarearchitekturen und Rechensysteme

Sommersemester 2018

Folien zur Vorlesung Hardwarearchitekturen und Rechensysteme von

Prof. Dr. rer. Nat. U. Brinkschulte

Prof. Dr.-Ing. L. Hedrich

Hardwarearchitekturen und Rechensysteme

- **Vorlesung: Lars Hedrich** **3 V**
- **Übung: Ahmad Tarraf** **2 Ü**
+ Tutoren

Personen / Sprechstunden

Vorlesung

- Prof. Dr.-Ing. Lars Hedrich

Institut für Informatik
Entwurfsmethodik
Robert-Mayer-Str. 11-15
60325 Frankfurt

Zimmer 204
Telefon 069/798-22297
hedrich@informatik.uni-frankfurt.de

- Sprechstunde: Jederzeit nach Anmeldung

Übungsleiterin

- M.Sc. Ahmad Tarraf

Institut für Informatik
Entwurfsmethodik
Robert-Mayer-Str. 11-15
60325 Frankfurt

Zimmer 214
Telefon 069/798 22121
tarraf@em.informatik.uni-frankfurt.de

- Sprechstunde: nach Vereinbarung

Organisatorisches: Übersicht

- Zeit: V: Mi. 14:15 - 16:45, Pause ca. 15:45-16:00
Ü: Zweistündig nach Vereinbarung
- Ort: Hörsaalgebäude H VI
- Termine: 11.4.18 - 11.7.18 jeden Mittwoch
- Modulprüfung: 2-stündige Klausur
Termin: 23.7.18
Nachklausur: **voraus. 4. Oktober** 2016

- Prüfung für
 - Bachelor Informatik (B-HW1) , Bachelor Bioinformatik (Module 23)
 - Modularisiertes Lehramt L2, L3, L5
 - ...?

Übung

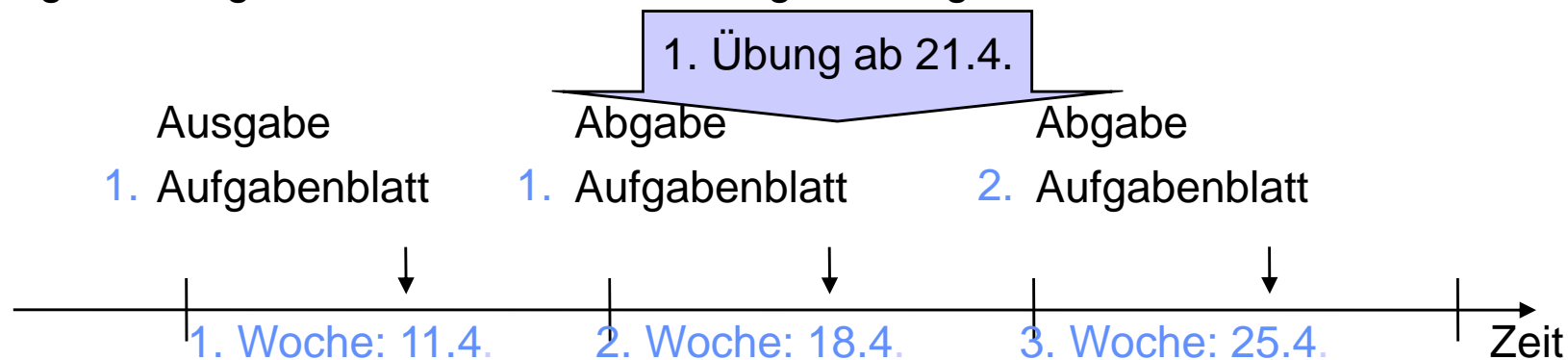
- Übungsgruppen mit Tutoren
 - Ca. 15-30 Studenten pro Gruppe
 - An verschiedenen Wochentagen zu verschiedenen Zeiten
- Webbasierte Anmeldung zu Übungsgruppen
 - Ab sofort bis Freitag 13.4.18 23:55 Uhr
 - Zeitpunkt der Anmeldung ist nicht entscheidend
 - Webseite <http://anmeldung.sd.uni-frankfurt.de/auge>
 - User, Pass: HRZ Account
 - Erst-, Zweit- und Drittwunsch
 - Ohne Gewähr / Verschiebung möglich

Übung II

- Bekanntgabe der Verteilung der Gruppen
 - spätestens ab Montag, 16.4.18 18:00
 - im WWW
- 1. Gruppenübung mit Tutoren findet ab Donnerstag, dem 19.4.18 statt, dann wöchentlich

Aufgabenblätter

- Ausgabe im WWW: <http://www.em.informatik.uni-frankfurt.de>
- User: hwrstudent, Passwort: ksdsg
- Ausgabe immer mittwochs nach der Vorlesung,
- 1 Woche Bearbeitungszeit
- Abgabe Mi. bis 14:15 **vor** der Vorlesung in ausliegende Boxen
 - Achtung: Boxen sind nach Tutoren sortiert
- Drei bewertete Aufgaben / weitere freiwillige Übungsaufgaben
 - In der Regel vier Punkte pro Aufgabe bei drei bewerteten
 - D.h. max. 12 Punkte pro Übungsblatt
 - Voraussichtlich 12 Aufgabenblätter \Rightarrow max. 144 Punkte
- Korrigierte Aufgabenblätter bei Behandlung der Aufgabe im Tutorium



Bewertung der Aufgabenblätter / Klausur

- Anrechnung der Übungsblätter auf Klausur
 - 20 % der Gesamtklausurpunkte können maximal als Bonuspunkte aus den Übungsaufgaben erworben werden.
 - Das sind 40% der zum Bestehen notwendigen Punkte
 - 1.Blatt ausgegeben am 11.4. geht noch nicht in die Bonuspunkte ein
 - Ab dem 2.Blatt ausgegeben am 18.4. gehen alle der Pflichtaufgaben Punkte in die Bonuspunkte ein)
 - Sie müssen in der Lage sein eine abgegebene Aufgabe im Tutorium vorzurechnen
- Modulabschlussprüfung
 - **2-stündige Klausur: Mo. 23. Juli 2018**
 - in Hörsälen des Hörsaalgebäudes z.B. in HVI
 - Elektronische Anmeldung bis spätestens 2 Wochen vorher verbindlich erforderlich!
 - 2. Klausur: voraus. 4. Oktober 2016

Literatur

- Skript:
 - Foliensatz
 - Online
 - Als PDF-Version ausdruckbar
 - Achtung wird erst im Nachhinein abschnittsweise veröffentlicht
 - Sonst: Bücher

- 68000 Assembler-Kurzeinführung

Literaturverzeichnis

- **Technische Informatik [E-Book bei der UB FFM]**
B. Becker, R. Drechsler, P. Molitor
Oldenbourg, 2008
<http://www.degruyter.com/viewbooktoc/product/228487>
- **Logischer Entwurf digitaler Systeme [E-Book bei der UB FFM]**
Liebig, Hans. - - Berlin, Heidelberg : Springer, 2006
<http://link.springer.com/book/10.1007%2F3-540-29430-9>
- **Rechnerarchitektur , Einführung in den Aufbau moderner Computer**
Roland Hellmann
Oldenbourg Verlag, 2013
- **Schaltsysteme**
H.-D. Wuttke / K. Henke
Pearson Studium, 2003
- **Grundlagen der technischen Informatik**
D. Hoffmann
Hanser, 2014

Literaturverzeichnis

- **Synthese und Analyse Digitaler Schaltungen**
G. Scarbata
Oldenbourg Verlag 1996
- **Technische Informatik 1 – Grundlagen der digitalen Elektronik**
W. Schiffmann / R. Schmitz
Springer Verlag 1992/1993
- **VHDL Kurzbeschreibung**
A. Mäder
Universität Hamburg – Fachbereich Informatik
- **Computerarchitektur**
A. S. Tanenbaum, J. Goodman
Pearson Studium, 2001
- **Praktikum des modernen VLSI-Entwurfs**
A. Bleck / M. Goedecke / S. Huss / K. Waldschmidt
Teubner Verlag 1996
- **Contemporary Logic Design**
R. H. Katz
Benjamin/Cummings Publishing Company 1994