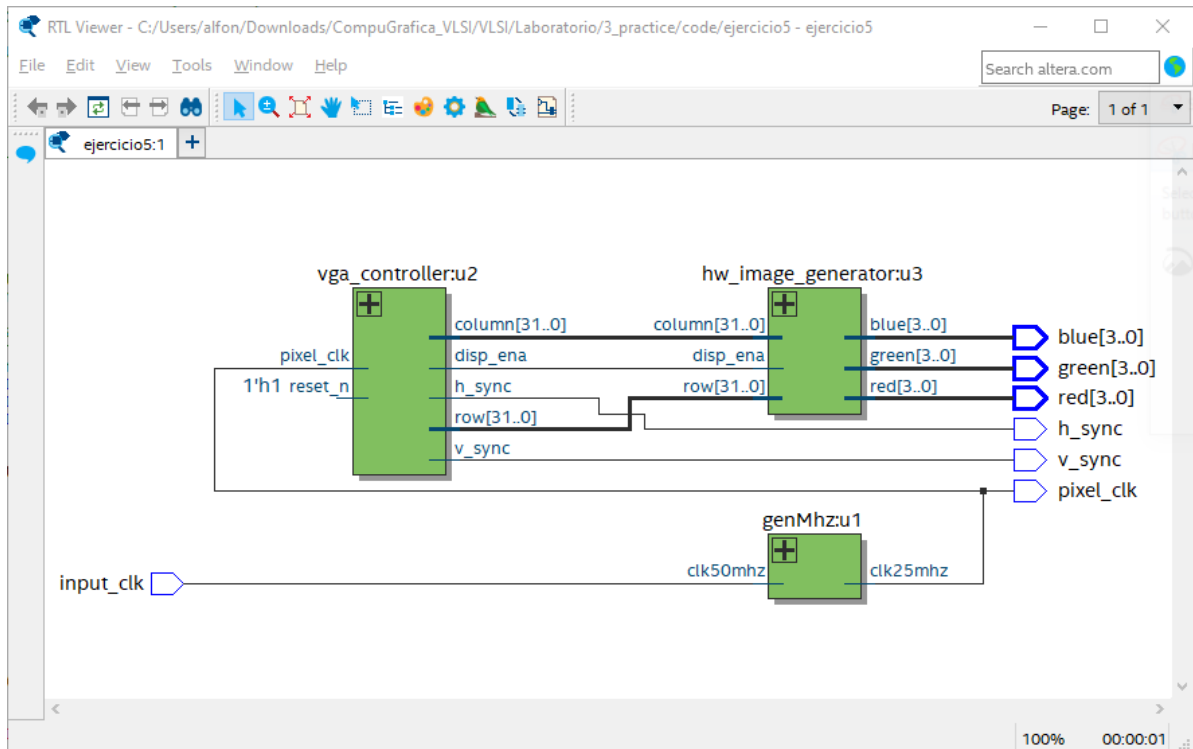


Previo: Practica 3

Alumno: Alfonso Murrieta Villegas

Diagrama RTL



Evidencia en FPGA y pantalla VGA

