≪بــسمه تــعالـــی≫

*آزمایش4: جمع کننده ها

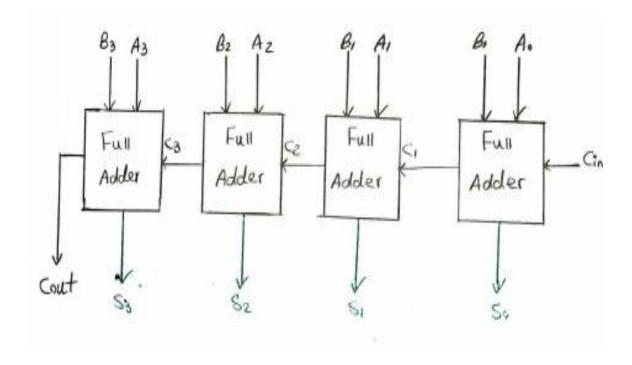
شماره دانشجوبی: 9831118-9831106 تاريخ: 25فروردين 1400 نام و نام خانوادگی: هلیا سادات هاشمی پور-روژینا کاشفی

نام استاد: استاد خجسته دانا

هدف آزمایش: آشنایی با چگونگی عملکرد هر یک از جمع کننده ها است. تفاوت این جمع کننده ها در سرعت محاسبه عملیات جمع میباشد.

4 bit-Ripple Carry Adder

یکی از روش های ساده برای ساختن جمع کننده ی nبیتی ،استفاده از چند FA پشت سر هم است. (در واقع همان تکنیک مورد استفاده در مبنای دو است) . 4 تا تمام جمع کننده ی 1 بیتی را با یکدیگر متصل یا cascade کرده ایم.که هر یک از جمع کننده ها نشان دهنده ی یک ستون وزن دار است.



موج حاصل در مدل سیم به صورت زیر می باشد.

#-> /tb_ripple_carry_ad 4'b0011	≨ 1•	Msgs							
→ /tb_ripple_carry_ad 1 +-→ /tb_ripple_carry_ad 4b1100 (0000 0010 0011 01101 01100 0110 0110 0	 -∜ /tb_ripple_carry_ad	4'b0011	0000	0010	1111	0110	1111	0011	
+> /tb_ripple_carry_ad 4b1100 0000 0010 0011 1101 1110 1100		Section 1999	0000		0100	0111	1111	1000	
		CONTRACTOR OF THE PARTY OF THE	0000	0010	0011	1101	1110	1100	
		55.0	0000	,0010	,0011	,1101	, 1110	1100	
	· · · · · · · · · · · · · · · · · · ·	2							
توضیح بخشی از خرو <u>جی</u>									

-در دو ورودی دوم، می خواهیم 0010 را با 0000 جمع کنیم . جمع بیت های کم ارزش یا بیت صفر ام (AO و BO) هر کدام برابر 0 می شود که در این جا cout جمع کننده ی اول صفر می شود و cout آن cin تمام جمع کننده ی بعدی است که صفر می باشد . حال دو بیت بعدی دو رشته (B1 و B1)را جمع می کنیم که یک می شود؛ بنابراین cout جمع کننده ی دوم صفر می شود جمع دو بیت بعدی رشته ها (A3 و بعدی رشته ها (A3 و بعدی رشته ها (B3 که بیت پر ارزش است برابر صفر است ؛ بنابراین cout جمع کننده ی چهارم صفر می شود که coutنهایی (که در نمودار می بینیم) صفر را می شود.

-در دو ورودی سوم، می خواهیم 1111 را با 0100 جمع کنیم. جمع بیت های کم ارزش یا بیت صفر ام هر کدام از رشته ها برابر یک می شود که در این جا Cout جمع کننده ی اول صفر می شود (در واقع رقم نقلی خروجی نداریم)و Cout تمام جمع کننده ی بعدی است که صفر می باشد حال دو بیت بعدی دو رشته (B1 و B1 و B1) را جمع می کنیم ؛که یک می شود بنابراین Cout جمع کننده ی دوم صفر می شود. جمع دو بیت بعدی رشته ها (A2 و B2) برابر صفر است و Cout جمع کننده ی سوم برابر یک می شود و ورودی (Cin) تمام جمع کننده ی بعدی می شود و جمع دو بیت بعدی رشته ها (A3 و B3)که بیت پر ارزش است با Cin که از تمام جمع کننده ی پیشین آمده است برابر برابر صفر است .در نتیجه Cout جمع کننده ی چهارم برابر یک می شود که Cout نهایی (که در موج می بینیم)یک را می شود.

به همین منوال برای سایر ورودی ها پیش می رویم.

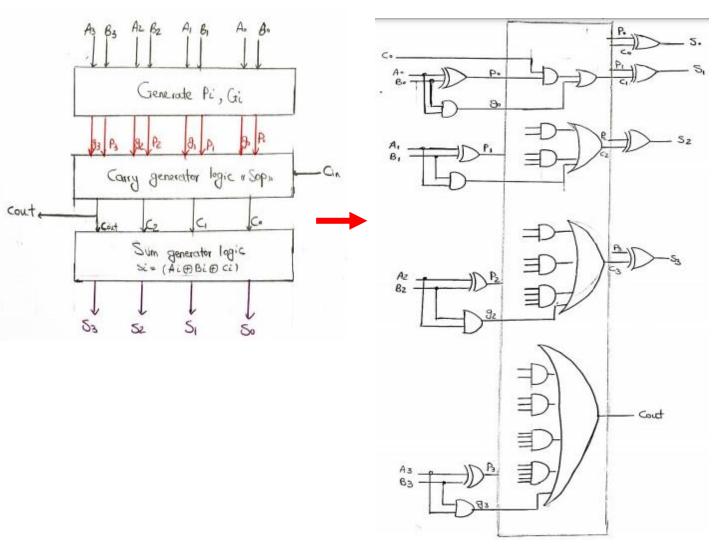
4-bit Carry Lookahead Adder

جمع کننده ی پیش بینی رقم نقلی تاخیر کم تری نسبت به جمع گننده ی موج گونه دارد . توابع زیر را در نظر بگیرید.

$$p_i = a_i \oplus b_i$$
 9 $g_i = a_i b_i$ $s_i = p_i \oplus c_i$ $c_{i+1} = g_i + p_i c_i$

$$\begin{split} c_1 &= g_0 + p_0 c_0 \\ c_2 &= g_1 + p_1 c_1 = g_1 + p_1 g_0 + p_1 p_0 c_0 \\ c_3 &= g_2 + p_2 c_2 = g_2 + p_2 g_1 + p_2 p_1 g_0 + p_2 p_1 p_0 c_0 \\ c_4 &= g_3 + p_3 c_3 = g_3 + p_3 g_2 + p_3 p_2 g_1 + p_3 p_2 p_1 g_0 + p_3 p_2 p_1 p_0 c_0 \end{split}$$

با استفاده از توابع بالا شكل مدار پايين حاصل مي شود.



موج حاصل در مدل سیم به صورت زیر می باشد.

% 1+	Msgs				
+ /tb_carry_look_ahe	4'b0000	0000	1001	1000	1100
→ /tb_carry_look_ahe	4'b0000	0000	1011	0110	1010
/tb_carry_look_ahe	0				
★ /tb_carry_look_ahe	4'b0000	0000	0101	1110	0110
/tb_carry_look_ahe	0				
V					

<u>توضیح بخشی از خروجی</u>

-در دو ورودی اول(رشته های 0000 و 0000) بیت کم ارزش(B0 و B0) و O0با هم xor شده و s0 برابر صفر می شود و c1 هم با استفاده از روابط بالا برابر صفر است. دو بیت بعدی دو رشته (B1 و B1) و 10با هم xor شده و s1 برابر صفر می شود و هم با استفاده از روابط بالا برابر صفر است. دو بیت بعدی دو رشته (B2 و B2) و c2با هم xor شده و s2 برابر صفر می شود و c3 هم با استفاده از روابط بالا برابر صفر است. دو بیت بعدی دو رشته (B3 و B3) و c3با هم xor شده و s3 برابر صفر می شود و c3 هم با استفاده از روابط بالا برابر صفر است.

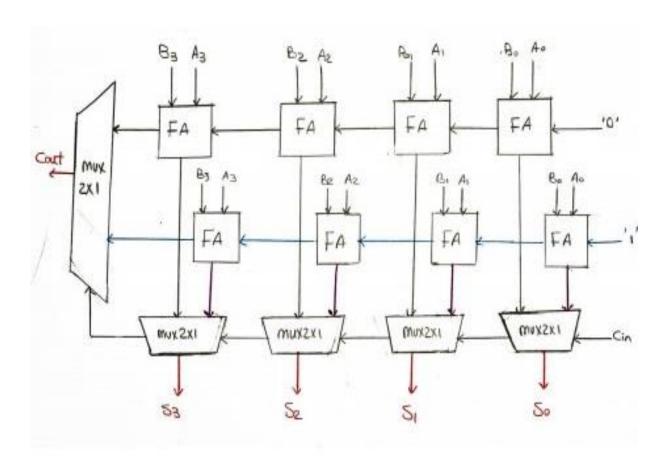
-در دو ورودی دوم (رشته های 1001 و 1011) بیت کم ارزش(B0 و B0) و c0 با هم xor شده و s0 برابر یک می شود و c1 هم با استفاده از روابط بالا برابر یک(با توجه به اینکه c0=1 می باشد) است. دو بیت بعدی دو رشته (B1 و B1) و c1 هم xor شده و sor مفر می شود و c2 هم با استفاده از روابط بالا برابر یک است. دو بیت بعدی دو رشته (B2 و C2) و c2 با هم xor شده و c2 باربر یک می شود و c3 هم با استفاده از روابط بالا برابر صفر است.

دو بیت بعدی دو رشته (A3 و B3) و c3 با هم xor شده و s3 برابر صفر می شود و c4 هم با استفاده از روابط بالا برابر یک است.

به همین شکل برای سایر ورودی ها پیش می رویم.

4bit-Carry Select Adder

این جمع کننده ی چهار بیتی در واقع از دو جمع کننده ی آبشاری و پنج mux2x1 تشکیل شده است. به طور کل جمع کردن دو عدد n بیتی با جمع کننده ی آبشاری با رقم نقلی 0 و یکی دیگر با رقم نقلی یک داریم و این دو محاسبه به صورت موازی انجام می شود و پس از آن یکی از این دو جمع بر اساس اینکه رقم نقلی رسیده شده از محاسبات قبل چه می باشد، حاصل جمع توسط mux انتخاب می شود.



موج حاصل در مدل سیم به صورت زیر می باشد.

% →	Msgs					
+> /tb_carry_select_a	-No Data-	0000	1011	0001	0111	0101
→ /tb_carry_select_a	-No Data-	0000	1001	1010	1111	1101
🌎 🥎 /tb_carry_select_a	-No Data-					
→ /tb_carry_select_a	-No Data-	0000	0100	1011	0110	0011
/tb_carry_select_a	-No Data-					

توضیح بخشی از خروجی

به همین منوال برای سایر ورودی ها پیش می رویم.