آزمایش 5

شماره دانشجويي:9831116، 9831118

نام و نام خانوادگی: هلیا سادات هاشمی پور، روژینا کاشفی

تاريخ:8 ارديبهشت 1400

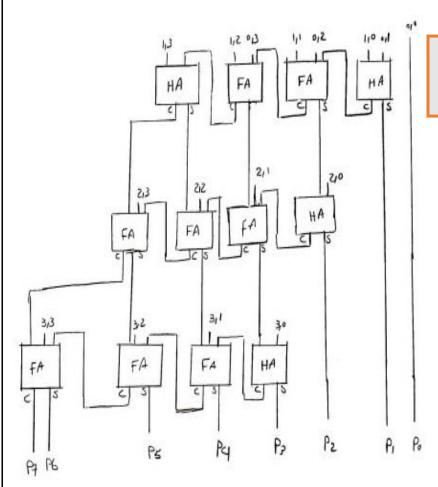
نام استاد:استاد خجسته دانا

هدف آزمایش: پیاده سازی انواع ضرب کننده های 4 بیتی

له ضرب کننده ی اول(الف)ضرب کننده معمولی و ب) ضرب کننده آرایه ای و ج)ضرب کننده (محمل دو)است. سیستم بی علامت و ضرب بوث در سیستم علامتدار (مکمل دو)است.

الف) ضرب كننده معمولي(Basic multiplier)

این ضرب کننده همانند ضرب اعداد مبنای 10می باشد.یعنی ارقام ضرب کننده را در ضرب شونده ضرب میکنیم و هر بار عاصل ضرب جزیی را شیفت به چپ داده و با عاصل قبلی جمع می کنیم.



$$Cost = n^2 + (n-1)(5n-3) - 3 = 64$$
 gate
$$Delay = 14d$$

شکل موج آن به صورت زیر است:

| & i • | Msgs | | | | | |
|--------------------|---------|----------|----------|----------|----------|------|
| /tb_multiplier/A | 4'b1100 | 0110 | 0001 | 0011 | 1100 | |
| | 4'b1011 | 1010 | 1000 | 0110 | 1011 | |
| + /tb_multiplier/C | 8'b1 | 00111100 | 00001000 | 00010010 | 10000100 | |
| | | | | | | İ |
| | | | | | | |
| | | | | | | |
| | | | | | | |
| | | | | | | |
| | | | | | | |
| | | | | | | |
| | | | | | | |
| | | | | | | |
| | | | | | | |
| | | | | | | |
| | | | | | | |
| | | | | | | |
| | | | | | | |
| | | | | | | |
| | 500 ns | | | ns 250 | | 0 ns |
| € Cursor 1 | 0 ns | 0 ns | | | | |

Partial Products

(Product Singlesian)

Partial Product Singlesian)

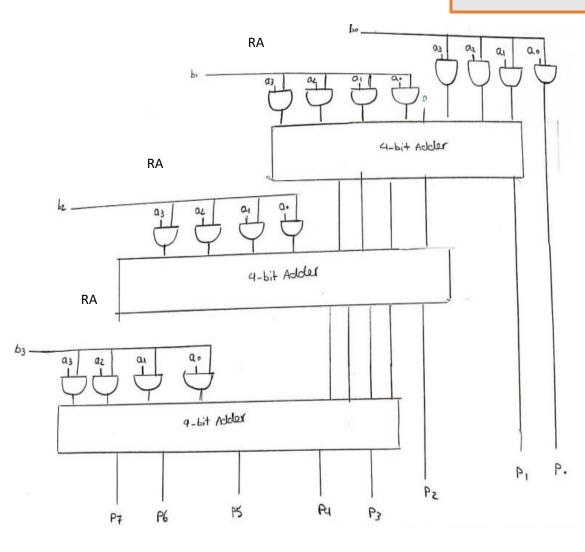
برای **0110** و **1010:**

ب)ضرب کننده آرایه ای

رر این ضرب کننره از وامر های جمع کننره 4 بیتی استفاره شره است.

$$Cost = n^2 + (n-1)(5n) = 76gate$$

$$Delay = 25d$$



شکل موج آن به صورت زیر است.

| ∓ - /tb_array_multiplier/A | 4'b1100 | 0110 | į. | 0001 | | 0011 | | 1100 | |
|-----------------------------------|--|------------|-----|----------|------------|-------------|------------|----------|---------|
| +- /tb_array_multiplier/B | 4b1011 | 1010 | | 1000 | | 0110 | | 1011 | |
| +- /tb_array_multiplier/C | 8'b 10000 100 | 00111100 | | 00001000 | | 00010010 | | 10000100 | |
| | * | | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | AND 100 100 100 100 100 100 100 100 100 10 | 1111111111 | | | THE PERSON | 11111111111 | 1111111111 | THEFT | 1111111 |
| A Now | 400 ns | าร | 100 | | 200 | | | ns ns | |
| Cursor 1 | 395 ns | | | | | | | | |

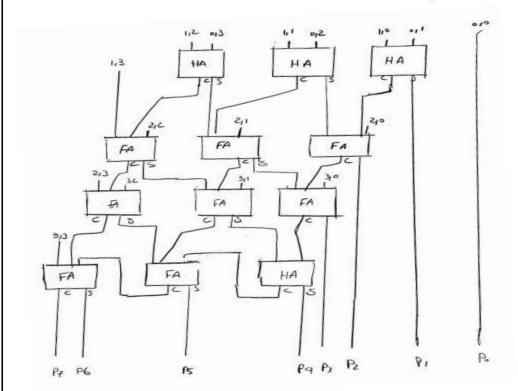
فرومِی برای 0001 و 1000:

a1 (0) میرهر. سیل این قسمت توضیح برهیم و ابترا a0 (0) and b0 (0) می شور و و امیرهر. سپس (0) a1 (0) میرهر. سپس با a1 (0) میس با 4-bit adder می شور و به and (0) می شور و ابه ad-bit adder اول راره می شور. p1 (1) به فروبی می رهر(0). ماصل (0) میس با a1 (0) و سپس با a3 (0) a3 می شور و به 4-bit adder اول راره می شور. p1 را به فروبی می رهر(0). ماصل می تان ها (0) می الله (0) و سپس با 4-bit adder روم راره می شور و علبا a0 (0) سپس با a1 (0) سپس با a3 (0) و سپس با a3 (0) می سپس با a3 (0) می سپس با a3 (0) می شور و به 4-bit adder می شور و به ad-bit adder می شور و به ad-bit adder روم راره می شور. p2 افروبی می رهر(0).

a3 می سپس با a (0) میس با a (0) میس با a (0) می سپس با a (0) میس با a (0) میس با a (0) می سپس با a (0) می سپس با a (0) می شور و به a (1) می شور (1) می

ج)ضرب کننده carry_save_adder

رر این ضرب کننره بیت تقلی به مرمله ی بعر منتقل می شور.

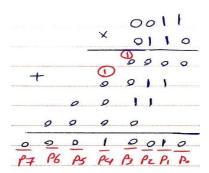


Cost = 64gate Delay = 11d

شکل موج آن به صورت زیر است.



فروبی برای 0011 و 0110؛



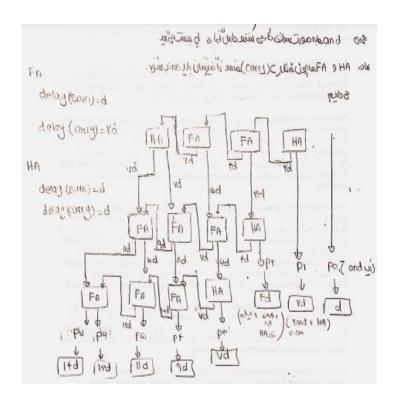
نتيجه

همانطور که می بینیم هزینه(cost)

carry_save_adder (ضرب کننده = Basic Multiplier (ضرب کننده معمولی)< Array Multiplier ضرب کننده آرایه ای

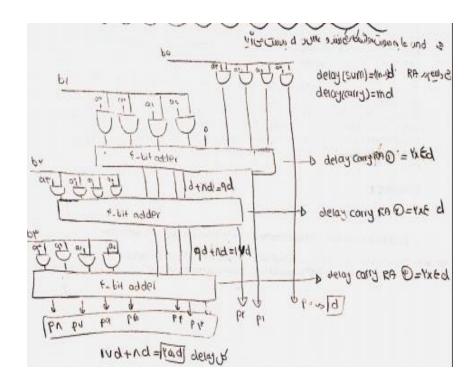
رر واقع هزینه ی ضرب کننره ی معمولی((16 تا گیت and و 4 تا HA (هرکدام 2g) و 8 تا FA (هرکدام 5g)) با ضرب کننره ی and (مرکدام 5g) با ضرب کننره ی HA (مرکدام 5g)) با ضرب کننره ی شود. (16 تا گیت and و 4 تا HA (هرکدام 5g)) FA (هرکدام 5g) و 8 تا FA (هرکدام 5g) است که با هم برابر می شود فرای میرکدام که در مجموع می شود 60g) هستند و دارای مشرب کننره آرایه ای دارای سه 76g می شود که از دو تا ضرب کننره ی قبلی هزینه ی بیش تری دارد.

همانطور که می بینیم تاخیر(delay) ها به صورت زیر است.



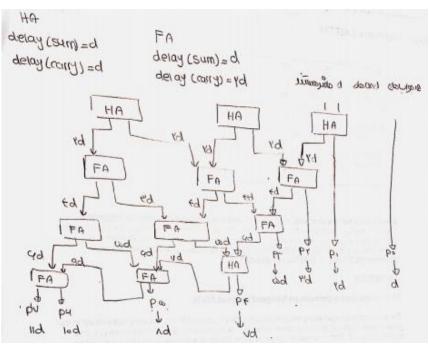
Basic multiplier:

Delay = 14d



Array multiplier:

Delay = 25d



Carry save adder multiplier:

Delay = 11d

همانطور که ریریم تافیر فرب کننره ها به صورت زیر است:

carry_save_adder (فبرب كنتره حمولي)Array Multiplier > فبرب كنتره معمولي)Array Multiplier >(فبرب كنتره آرايه اي

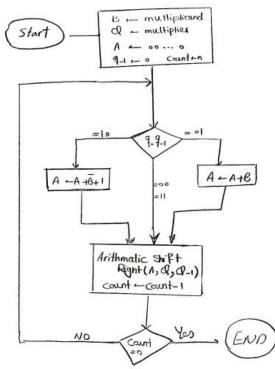
رر واقع تافیر فبرب کننره carry select adder از همه کم تر و تافیر فبرب کننره آرایه ای از همه بیش تر است.بنابراین adder و عتر است زیرا بیت نقلی به مرمله ی بعری فور منتقل می شور.

نتیجه: از تافیر و هزینه های به رست آمره می توان نتیجه گرفت که carry save adder از رو تای

ریگر (از هر رو جهت) بهتر است.

د)ضرب کننده Booth(اختیاری)

الکوریتم ضرب بوث با استفاره از یک الکوریتم ساره رو عرد علامت دار را در یکریکر ضرب می کنر.الکوریتم ضرب بوث در واقع رویه ای است برای ضرب اعراد binary در سیستم مکمل رو است.در واقع در این نوع ضرب کننره که از روشهای ضرب سریع ممسوب میشود ضربهای منتلی کمتری خواهیم داشت که میتوان این ضربهای منتلی را به روشهای منتلف با هم جمع کرد. این روش هر چنر رونر ضرب را سریعتر میکنر ولی آن را پیهیره تر فواهر کرد. تفاوت اصلی این روش با روشهای قبل این است که این روش به صورت ترتیبی



فلوچارت ای ضرب کنند به صورت زیر است:

Q فرب کننره و عاصل A:Q است . بیت سمت راست Q را Q و یک بیت q_{-1} سمت راست Q با مقدار اولیه ی مفر تعریف می کنیم. الکوریتم به این صورت است که q بار (به تعدار بیت های q)مقدار $q_{0}q_{-1}$ را بررسی می کنیم.

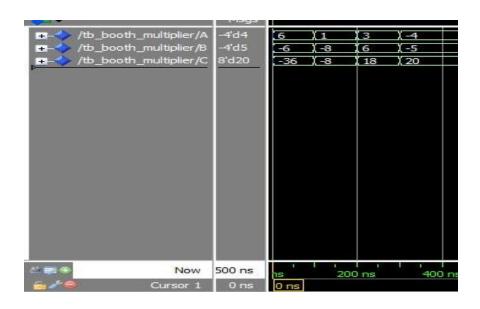
 $A \leftarrow A - B(A + \overline{B} + 1)$ انهام می شور. $A \leftarrow A - B(A + \overline{B} + 1)$

انبام می شور. $A \leftarrow A + B$ انبام می شور. $A \leftarrow A + B$

3- اكر 00 يا 11 باشر هيچ عملي انبام نمي شور.

پس از انهام عملیات بالا ${\sf A}$ و ${\sf Q}$ و q_{-1} یک شیفت به سمت راست راره می شونر.

شکل موج فرومی:



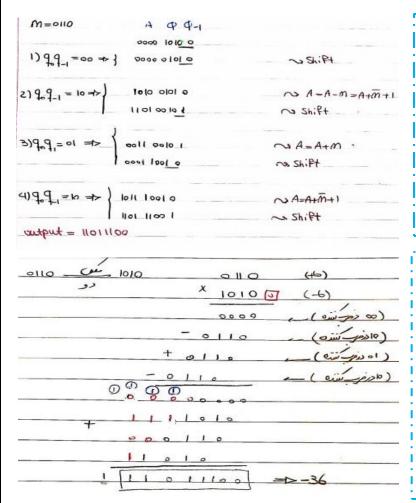
توضيخ (رمور(فروجي:

برای 6 و -6 (0110 و 1010)؛ ((به روش ترتیی با ثبات های **4** بیتی)

- $q_0q_{-1}=00$ می بینیم که $q_0q_{-1}=0$ است بنابراین فقط شیفت به راست را می دهیم.
- $A\leftarrow A-M$ بعد از مرمله ی 1 می بینیم که $10=q_0q_{-1}=10$ بعد از مرمله ی 1 می بینیم که شیفت به سمت راست می دهیم.
 - $A\leftarrow A+M$ بعد از شیفت می بینیم که $q_0q_{-1}=0$ است پس $A\leftarrow A+M$ مساب کرده و یک شیفت به سمت راست می دهیم.
- $A\leftarrow A-M$ بعد از مرعله ی ${\bf 8}$ می بینیم که $q_0q_{-1}=10$ است پس $q_0q_{-1}=10$ می بینیم رهبیم. را عساب کرده و سپس یک شیفت به سمت راست می دهیم.

به شکل ریگر:

سمت راست ضرب کننده یک صفر بی ارزش قرار می دهیم سپس از سمت راست ضرب کننده مرکت می کنیم اگر الکوی 00 یا 11 دیریم صفر می نویسیم.هر با الکوی 10 دیریم ضرب شونده را با علامت منفی می نویسیم اگر الکوی 01 دیریدم ضرب شونده را با علامت مثبت می نویسیم.البته با هر مرکت به سمت چپ، شیفت نیز می دهیم سپس عاصل ضرب های جزیی که دارای علامت منفی هسند را مکمل دو کرده و همه ی عاصلضرب های جزیی را مرک به می کنیم.



Output=11111000

| 0001 | Our- | un | 0001 | (1) | | |
|------|------|------|-----------|--------------------|--|--|
| | دو | | X 1000 1 | (-8) | | |
| | | | 0000 | ~ (cin_pos) | | |
| | | | 0000 | ~ (0 cin - per 00) | | |
| | | ė | 9 9 0 | ~ (0,in _ jes 00) | | |
| | | -, , | 0 1 | (ما درخر ک ستای ک | | |
| | ε | 9 9 | 0 0 0 0 0 | | | |
| | + 0 | 00 | 0000 | | | |
| | | 000 | 9 9 | | | |
| | | 111 | 1 | | | |
| | | 11 | 11000 | > −8 | | |

برای 1 و -8 (0001 و 1000) (به روش ترتیبی با ثبات های 4 بیتی)

1- می بینیم که $q_0q_{-1}=q_0q$ است بنابراین فقط شیفت به راست را می رهیم. -1 حبر از مرمله ی 1 می بینیم که $q_0q_{-1}=00$ است بنابراین فقط شیفت به راست را می رهیم. را می رهیم.

 ${f g}_{-}$ بعر از شیفت می بینیم که ${f g}_{0}={f q}_{-1}$ است بنابراین فقط شیفت به راست را می دهیم.

 $A \leftarrow A - M$ است پس $q_0 q_{-1} = 10$ می بینیم که $q_0 q_{-1} = 10$ است پس $A \leftarrow A - M$ مساب کرده و سپس یک شیفت به سمت راست می دهیم.