

توضیحات دستورهای MOV، STR و LDR :

MOV : به کمک دستور $MOV Rn, OP2$ می توان به داده 8 بیتی $Constant$ را در رجیستر Rn ذخیره کرد یا آن را به داده داخل رجیستر را در رجیستر دیگر می توان بفرستیم.

LDR : به کمک دستور $LDR Rd, [R2]$ می توان محتوای که در آدرس که Ra به آن اشاره می کند را در رجیستر Rd قرار داد. LDR به اندازه یک $word$ داده می خواند.

همان LDR به صورت $instruction$ یا $pseudo instruction$ باشد که در این صورت می توانیم به 32 بیتی که $Constant$ هست را در رجیستر بفرستیم که ساختار آن به شکل زیر است :

$LDR Rd, \#32-bit\ value$

STR : به کمک دستور $STR Rd, [Ra]$ می توانیم محتوای که در رجیستر Rd قرار دارد را به آن اشاره می کند را در رجیستر Ra ذخیره کنیم.

• ایده این بیان برای به بیان تابع $delay$ در اینجا داده شده.

چگونه می توانیم به تابع $delay$ به صورت زیر بیان می سازیم ؟

delay

$MOV R4, \#0$	به رجیستر $R4$ به مقدار 0 را در آن قرار دهیم.
$LDR R5, =0x00B0000$	در رجیستر $R5$ هم به عدد بزرگی را قرار می دهیم
loop	حلقه به نام $loop$ هر بار یک واحد به $R4$
$ADD R4, R4, \#1$	افزودن کنیم و به $R5$ مقایسه می کنیم که اگر
$CMP R4, R5$	برابر نباشند دوباره $loop$ را اجرا می کنیم. این روش
$BNE loop$	تکرار می شود تا مقدار $R4$ به $R5$ برابر شود.
$BX LR$	
END	

• در ادامه دستورات build, batchbuild, stop build و translate توضیحاتی ارائه می‌دهیم.

• Build و Build با modify تابه با ترجمه می‌کند و در نهایت ایجاد می‌کند. (F7)
• Batch Build و Build دستورات مربوط به target های انتخاب شده یا پروژه
یا پروژه‌ها اجرا می‌کند.

• Stop Build و Build با Ctrl+F7 (یا استاندارد) Active تابه ترجمه می‌کند.

• پاسخ به درجین reset handler و Interrupt vector توضیح می‌دهیم.

• reset handler عبارت از رست شدن CPU اجرا شود و تابع System Init را فرا می‌گیرد.
• Interrupt vector، تابعی می‌باشد که توسط سیستم فراخوانی می‌شود، این درجین‌ها
به دست می‌دهند که CPU به این‌ها عمل می‌کند و شروع می‌کند.

• عبارت Interrupt vector table را با Start up، device و Interrupt vector table
در ادامه توضیح می‌دهیم.

• $\langle \text{Interrupt name} \rangle$ - IRQ Handler

• عبارت Start up عبارت از Interrupt vector مربوط به دستگاه‌ها می‌باشد.

• بصورت زیر می‌توانیم Handler - $\langle \text{Device Interrupt First} \rangle$ - long

• $\langle \text{Device Interrupt Last} \rangle$ - Handler - long

• که به این interrupt handler می‌گویند.

Interrupt vector

— Vectors :

Stack ↑

.long	INITIAL — SP →	initial pointer / Stack Pointer
.long	Reset-Handler	
.long	NMI-Handler	
.long	HARD Fault-Handler	
.long	mem manage-Handler	
.long	Bus Fault-Handler	
.long	Usage Fault-Handler	
.long	Secure Fault-Handler	
.long	0	
.long	0	
.long	0	
.long	SVC-Handler	
.long	Debugmon-Handler	
.long	0	
.long	PendSV-Handler	
.long	SysTick-Handler	

نقشه برنامه Reset Handler هر بار که ریست شود:

Reset_Handler :

LDR R0 = --INITIAL--SP

MSR PSP, R0

LDR R0 = --STACK--LIMIT

MSR mspLim, R0

MSR psplim, R0

LDR R0 = --STACK--SEAL

LDR R1, = 0xFF5GDASU

STRD R1, R1, [R0, #0]

BL SystemInit

BL --main

بعد از آنکه CPU ریست شود اجرای برنامه از بخش
تابع SystemInit خواهد بود و سپس --main که حاوی دستورات اصلی است
اجرا شود.

نقشه حالت هش نور - 9831106