# Architectures convolutives Apprentissage Profond

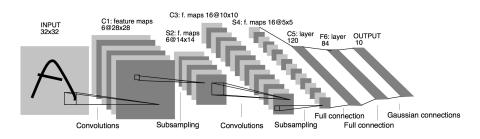
A. Carlier

2023

#### Plan du cours

- 1 Précédemment : LeNet, AlexNet, VGG
- 2 Inception
- ResNet et DenseNet
- 4 Xception, ResNeXt et Inception-ResNet
- SENet
- 6 WideResNet, MobileNet, NASNet et EfficientNet

# Un pionnier: LeNet (1998)



- $\bullet \simeq 60 k$  paramètres
- 2 à 3 jours d'entraînement pour 20 *epochs* sur MNIST (en 1998!).
- Fonctions d'activation sigmoïdes en majorité.

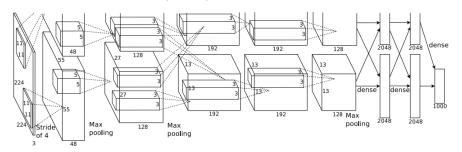
Visualisation: https://scs.ryerson.ca/~aharley/vis/conv/

[LeCun et al.] Gradient-based learning applied to document recognition.



A. Carlier Architectures convolutives 2023 3 / 57

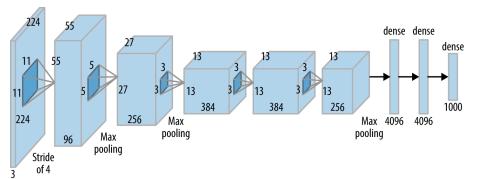
# La bascule : AlexNet (2012)



- $\bullet \simeq 60 M$  paramètres, 8 couches
- l'architecture est conçue pour être implémentée sur 2 GPUs.
- introduit l'usage de la fonction reLU comme un standard pour l'entraînement de réseaux profonds.

[Krizhevsky et al.] ImageNet Classification with Deep Convolutional Neural Networks 🗇 🕟 🚛 🔊 💂 🔊 🔾

# La bascule : AlexNet (2012)



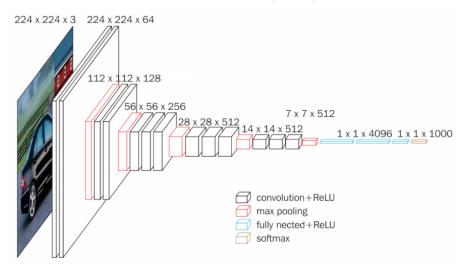
#### Observations:

- $\bullet$  Diminution progressive de la taille des filtres (11  $\rightarrow$  5  $\rightarrow$  3)
- ullet Diminution progressive de la taille de l'image (224 o 55 o 27 o 13)
- $\bullet$  Augmentation progressive du nombre de filtres (96  $\rightarrow$  256  $\rightarrow$  384)
- Stride puis Max Pooling

[Krizhevsky et al.] ImageNet Classification with Deep Convolutional Neural Networks

A. Carlier Architectures convolutives 2023 5 / 57

# Une version "simplifiée": VGG-16 (2014)

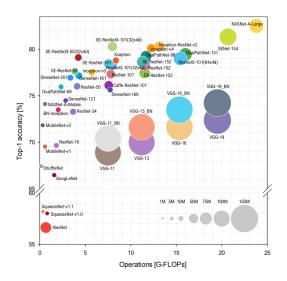


 $\simeq$  138M paramètres, 16 couches dans sa version standard.

[Simonyan et Zisserman] Very Deep Convolutional Networks for Large-Scale Image Recognition

6 / 57

## Depuis 2015

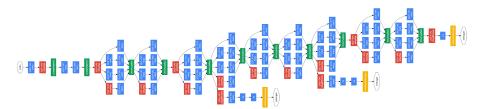


[Bianco et al.] Benchmark Analysis of Representative Deep Neural Network Architectures

#### Plan du cours

- Précédemment : LeNet, AlexNet, VGG
- 2 Inception
- ResNet et DenseNet
- 4 Xception, ResNeXt et Inception-ResNet
- SENet
- 6 WideResNet, MobileNet, NASNet et EfficientNet

# Choisir, c'est renoncer : GoogLeNet (ou Inception, 2014)

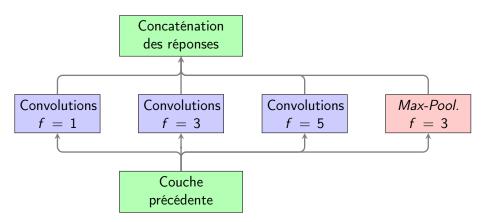


 $\simeq$  7M paramètres, 22 couches



[Szegedy et al.] Going deeper with convolutions.

## La brique de base d'Inception



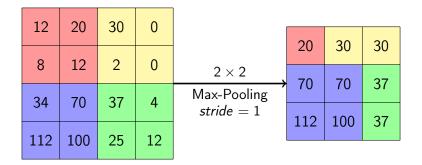
Utilisation de padding et d'une variante particulière du Max-Pooling pour conserver des tenseurs de la même dimension.

[Szegedy et al.] Going deeper with convolutions.

# Couche de Pooling "classique"

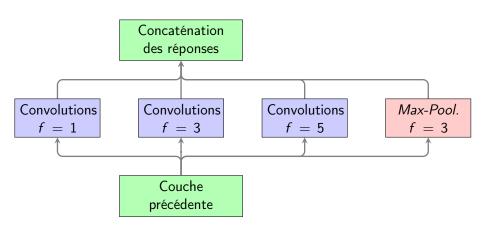
12	20	30	0			
8	12	2	0	2 × 2	20	30
34	70	37	4	Max-Pooling stride = 2	112	37
112	100	25	12			

# Couche de Pooling préservant la dimension



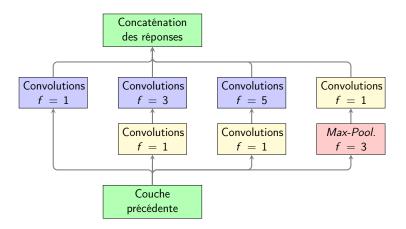
• En utilisant un *stride* de 1 et du *padding*, on peut obtenir une réponse de même dimension que l'entrée.

## La brique de base d'Inception



[Szegedy et al.] Going deeper with convolutions.

## La brique de base, optimisée, d'Inception



Ajout de convolutions  $1 \times 1$  pour diminuer la complexité des calculs et le nombre de paramètres, mais aussi pour ajouter de la non-linéarité.

[Szegedy et al.] Going deeper with convolutions.

# Évolutions d'Inception (v2, v3)

#### Nombreuses optimisations mises au point :

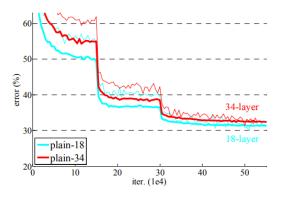
- Remplacement des convolutions  $5 \times 5$  par 2 convolutions  $3 \times 3$  successives (notion de **champ réceptif**).
- Diminution du nombre de blocs, et blocs plus "larges"
- Régularisation par Label Smoothing
- ...
- et plus tard encore, combinaison avec ResNet...

[Szegedy et al.] Rethinking the Inception Architecture for Computer Vision

#### Plan du cours

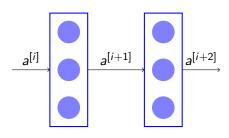
- Précédemment : LeNet, AlexNet, VGG
- 2 Inception
- ResNet et DenseNet
- 4 Xception, ResNeXt et Inception-ResNet
- SENet
- 6 WideResNet, MobileNet, NASNet et EfficientNet

# L'entraînement des réseaux profonds



Les réseaux plus profonds devraient en théorie permettre d'approximer de plus en plus efficacement l'ensemble d'apprentissage. En pratique, la difficulté à optimiser les paramètres augmente avec la profondeur.

[He et al.] Deep Residual Learning for Image Recognition



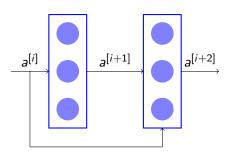
Cette vue abstrait les liaisons synaptiques entre les 2 couches i+1 et i+2. On a ici par exemple :

$$a^{[i+1]} = \text{ReLU}(W^{[i+1]}a^{[i]} + b^{[i+1]})$$

et

$$a^{[i+2]} = \text{ReLU}(W^{[i+2]}a^{[i+1]} + b^{[i+2]})$$



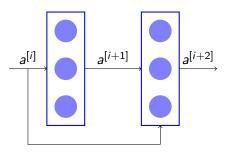


On peut ajouter une connexion comme présenté ci-dessus (*skip connection*) pour former un **bloc résiduel**, d'équation :

$$a^{[i+2]} = \text{ReLU}(W^{[i+2]}a^{[i+1]} + b^{[i+2]} + a^{[i]})$$

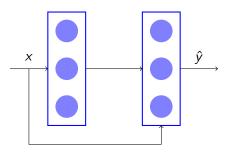


A. Carlier



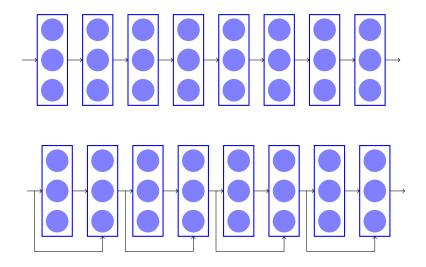
Une condition importante est que les dimensions de  $a^{[i]}$  et  $a^{[i+2]}$  soient identiques !

On utilise donc souvent des convolutions qui conservent la dimension (same) dans les réseaux résiduels.

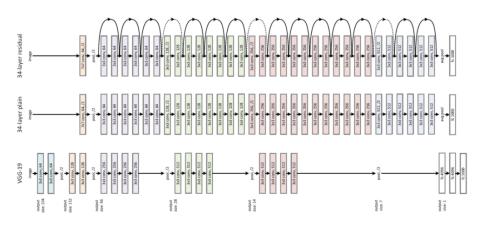


Alors que l'entraı̂nement vise d'ordinaire à estimer une fonction F telle que  $\hat{y} = F(x)$ , on cherche ici la fonction telle que :  $\hat{y} = F(x) + x$ . En d'autres termes, la fonction F estime le **résidu**  $\hat{y} - x$  (d'où le nom de bloc résiduel).

#### Rendre "résiduel" un réseau de neurones

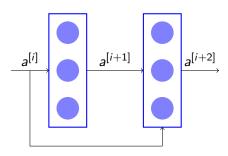


# ResNet (2015)



[He et al.] Deep Residual Learning for Image Recognition

## Une bonne propriété des blocs résiduels



$$a^{[i+2]} = \text{ReLU}(W^{[i+2]}a^{[i+1]} + b^{[i+2]} + a^{[i]})$$

Si les poids synaptiques  $W^{[i+2]}$  et les biais  $b^{[i+2]}$  sont proches de 0, alors :

$$a^{[i+2]} \simeq \mathtt{ReLU}(a^{[i]}) \simeq a^{[i]}$$

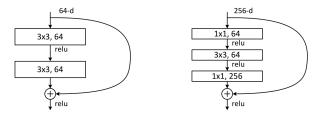
La fonction identité est facile à modéliser par un bloc résiduel. A l'initialisation, le réseau est "conditionné" à prédire l'identité.

A. Carlier

# ResNet (2015)

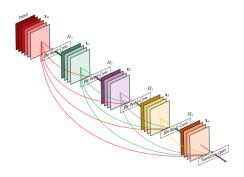
Les blocs résiduels ont permis aux auteurs d'entraîner des réseaux de plusieurs centaines de couches. Le réseau qui a remporté le *challenge* ImageNet en 2015 comptait d'ailleurs 152 couches.

Les problèmes de ces architectures très profondes ne sont plus liés à l'optimisation mais aux performances, ce qui a motivé les auteurs à introduire des blocs résiduels d'étranglement (bottlenecks blocks) :



[He et al.] Deep Residual Learning for Image Recognition

## DenseNet, une généralisation de ResNet



- Dans sa version la plus efficace : 190 couches, 25.6M paramètres
- Les caractéristiques transmises par les skip connections sont concaténées (et pas additionnées).
- Les caractéristiques apprises pour une couche donnée peuvent être réutilisées dans toutes les couches suivantes.
- Architecture compacte et moins susceptible de sur-apprendre.

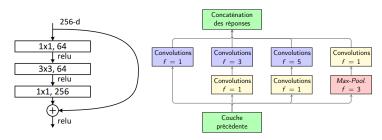
◆ロ > ◆個 > ◆ 種 > ◆ 種 > ■ め < ②</p>

#### Plan du cours

- Précédemment : LeNet, AlexNet, VGG
- 2 Inception
- ResNet et DenseNet
- 4 Xception, ResNeXt et Inception-ResNet
- SENet
- 6 WideResNet, MobileNet, NASNet et EfficientNet

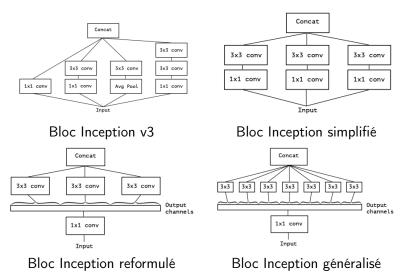
## Variantes de ResNet et Inception

Après 2015, de nombreux travaux ont cherché à mettre au point des architectures reprenant les bonnes propriétés d'Inception (nombre de paramètres réduit pour une performance maintenue) et de ResNet (connexions résiduelles).



#### **Xception**

Point de départ : une reformulation et généralisation du bloc Inception.



[Chollet] Xception : Deep Learning with Depthwise Separable Convolutions

29 / 57

# Depthwise separable convolution

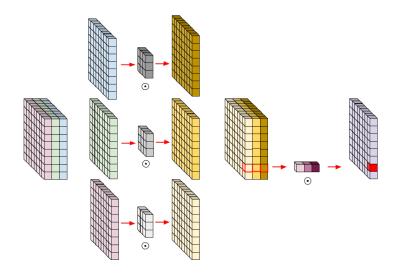
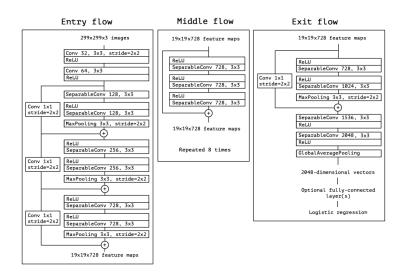


Image de https://eli.thegreenplace.net/2018/depthwise-separable-convolutions-for-machine-learning/

<□ > <□ > <□ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > <

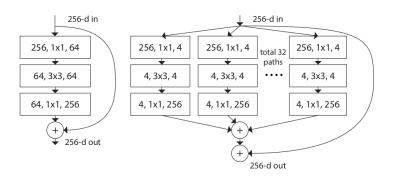
#### **Xception**



[Chollet] Xception : Deep Learning with Depthwise Separable Convolutions

#### ResNeXt.

ResNeXt part d'une idée similaire à Xception (les deux articles ont été déposés sur Arxiv à une semaine d'intervalle) mais avec une implantation différente :



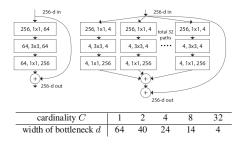
Les auteurs proposent d'intégrer les idées d'Inception à un bloc *bottleneck* de Resnet.

[Xie et al] Aggregated Residual Transformations for Deep Neural Networks



#### ResNeXt

Un des objectifs affichés dans ResNext est de rationaliser l'ensemble des hyperparamètres de bloc.

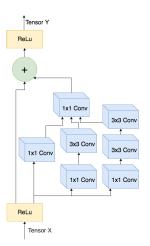


On peut lier le nombre de chemins et le nombre de filtres de la convolution bottleneck pour obtenir un nombre de paramètres approximativement constant. Ceci limite le nombre d'hyperparamètres de l'architecture.

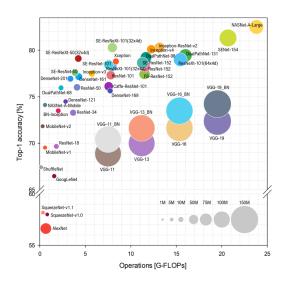
[Xie et al] Aggregated Residual Transformations for Deep Neural Networks

## Inception-ResNet

Enfin, une autre alternative consiste simplement à rajouter une connexion résiduelle aux blocs Inception.



## Comparaison



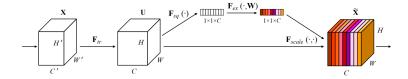
[Bianco et al.] Benchmark Analysis of Representative Deep Neural Network Architectures



#### Plan du cours

- Précédemment : LeNet, AlexNet, VGG
- 2 Inception
- ResNet et DenseNet
- 4 Xception, ResNeXt et Inception-ResNet
- SENet
- 6 WideResNet, MobileNet, NASNet et EfficientNet

## Squeeze and Excitation

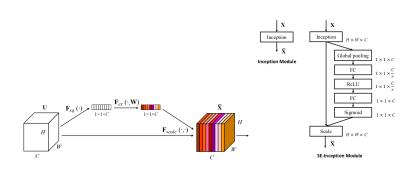


Plus que des évolutions architecturales majeures, certains travaux s'attachent à définir des blocs qui, ajoutés aux architectures existantes, permettent d'en améliorer les performances.

[Hu et al.] Squeeze-and-Excitation Networks



## Le bloc Squeeze and Excitation



Le bloc SE permet de mettre en valeur certaines cartes de caractéristiques au détriment d'autres.

[Hu et al.] Squeeze-and-Excitation Networks

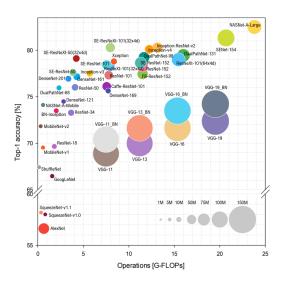
# Le bloc Squeeze and Excitation

	original		re-implementation			SENet		
	top-1 err.	top-5 err.	top-1 err.	top-5 err.	GFLOPs	top-1 err.	top-5 err.	GFLOPs
ResNet-50 13	24.7	7.8	24.80	7.48	3.86	23.29(1.51)	6.62(0.86)	3.87
ResNet-101 13	23.6	7.1	23.17	6.52	7.58	22.38(0.79)	6.07(0.45)	7.60
ResNet-152 13	23.0	6.7	22.42	6.34	11.30	21.57(0.85)	5.73(0.61)	11.32
ResNeXt-50 19	22.2	-	22.11	5.90	4.24	21.10(1.01)	5.49(0.41)	4.25
ResNeXt-101 [19]	21.2	5.6	21.18	5.57	7.99	20.70(0.48)	5.01(0.56)	8.00
VGG-16 [11]	-	-	27.02	8.81	15.47	25.22(1.80)	7.70(1.11)	15.48
BN-Inception [6]	25.2	7.82	25.38	7.89	2.03	24.23(1.15)	7.14(0.75)	2.04
Inception-ResNet-v2 21	19.9 <sup>†</sup>	$4.9^{\dagger}$	20.37	5.21	11.75	19.80(0.57)	$4.79_{(0.42)}$	11.76

Le bloc SE améliore systématiquement les performances des réseaux existants, pour un nombre d'opérations supplémentaire minimal.

[Hu et al.] Squeeze-and-Excitation Networks

## Comparaison



[Bianco et al.] Benchmark Analysis of Representative Deep Neural Network Architectures

### Plan du cours

- Précédemment : LeNet, AlexNet, VGG
- 2 Inception
- ResNet et DenseNet
- 4 Xception, ResNeXt et Inception-ResNet
- SENet
- 6 WideResNet, MobileNet, NASNet et EfficientNet

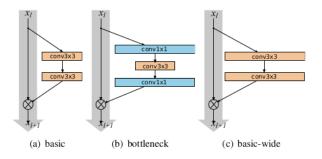
# Hyperparamétrisation d'architectures

La plupart des architectures présentées précédemment sont mises au point pour illustrer certaines idées, mais conservent un large nombre d'hyperparamètres définis manuellement.

Dans cette dernière section nous allons présenter quelques travaux populaires qui cherchent à systématiser la mise au point de topologies optimales de réseaux.

#### WideResNet.

Les connexions résiduelles permettent d'entraîner des réseaux très profonds et très performants (cf. ResNet).



Dans WideResNet, les auteurs questionnent le compromis entre profondeur et largeur (nombre de filtres) des réseaux résiduels.

[Zagoruyko et al.] Wide Residual Networks

### WideResNet

Les calculs des WideResNet sont plus facilement parallélisables et donc moins coûteux. Les meilleurs résultats sont obtenus avec des réseaux peu profonds (< 50 couches) mais plus larges (jusqu'à un facteur 10).

Dataset	model	dropout	test perf.
CIFAR-10	WRN-40-10	✓	3.8%
CIFAR-100	WRN-40-10	✓	18.3%
SVHN	WRN-16-8	✓	1.54%
ImageNet (single crop)	WRN-50-2-bottleneck		21.9% top-1, 5.79% top-5
COCO test-std	WRN-34-2		35.2 mAP

Dans la table, WRN-N-k signifie un réseau résiduel à N couches et appliquant un facteur multiplicatif k sur la largeur originellement décrite des réseaux résiduels.

[Zagoruyko et al.] Wide Residual Networks

#### **MobileNet**

MobileNet est un réseau très proche d'Xception en le sens qu'il fait usage des *depthwise separable convolutions*. Son architecture est décrite ci-dessous :

$ \begin{array}{c ccccccccccccccccccccccccccccccccccc$			
$\begin{array}{c ccccc} Com \ dw \ /s1 & 3 \times 3 \times 32 \ dw & 112 \times 112 \times 32 \\ Com \ /s1 & 1 \times 11 \times 32 \times 64 & 112 \times 112 \times 32 \\ Com \ dw \ /s2 & 3 \times 3 \times 64 \ dw & 112 \times 112 \times 64 \\ Com \ dw \ /s2 & 3 \times 3 \times 64 \ dw & 112 \times 112 \times 64 \\ Com \ /s1 & 1 \times 1 \times 64 \times 128 & 56 \times 56 \times 64 \\ Com \ dw \ /s1 & 1 \times 1 \times 28 \times 128 & 56 \times 56 \times 128 \\ Com \ /s1 & 1 \times 1 \times 128 \times 128 & 56 \times 56 \times 128 \\ Com \ dw \ /s2 & 3 \times 3 \times 128 \ dw & 56 \times 56 \times 128 \\ Com \ dw \ /s2 & 3 \times 3 \times 128 \ dw & 28 \times 28 \times 226 \\ Com \ /s1 & 1 \times 1 \times 128 \times 256 & 28 \times 28 \times 128 \\ Com \ dw \ /s1 & 3 \times 3 \times 256 \ dw & 28 \times 28 \times 256 \\ Com \ /s1 & 1 \times 1 \times 256 \times 512 & 14 \times 14 \times 512 \\ Com \ dw \ /s2 & 3 \times 3 \times 512 \ dw & 14 \times 14 \times 512 \\ Com \ dw \ /s1 & 3 \times 3 \times 512 \ dw & 14 \times 14 \times 512 \\ Com \ dw \ /s2 & 3 \times 3 \times 512 \ dw & 14 \times 14 \times 512 \\ Com \ dw \ /s2 & 3 \times 3 \times 512 \ dw & 14 \times 14 \times 512 \\ Com \ dw \ /s2 & 3 \times 3 \times 512 \ dw & 14 \times 14 \times 512 \\ Com \ dw \ /s2 & 3 \times 3 \times 512 \ dw & 14 \times 14 \times 512 \\ Com \ dw \ /s2 & 3 \times 3 \times 512 \ dw & 14 \times 14 \times 512 \\ Com \ dw \ /s2 & 3 \times 3 \times 512 \ dw & 14 \times 14 \times 512 \\ Com \ dw \ /s2 & 3 \times 3 \times 512 \ dw & 7 \times 7 \times 1024 \\ Com \ dw \ /s2 & 3 \times 3 \times 1024 \ dw & 7 \times 7 \times 1024 \\ Com \ /s1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\ Com \ /s1 & 1 \times 1 \times 1024 \times 1000 & 1 \times 1 \times 1024 \\ Col \ /s1 & 1024 \times 1000 & 1 \times 1 \times 1024 \\ Col \ /s1 & 1024 \times 1000 & 1 \times 1 \times 1024 \\ \end{array}$	Type / Stride	Filter Shape	Input Size
$\begin{array}{c ccccc} Comv/s1 & 1\times1\times32\times64 & 112\times112\times32 \\ Comw/s2 & 3\times3\times64 \ dw & 112\times112\times64 \\ Comv/s1 & 1\times1\times64\times128 & 56\times56\times64 \\ Comv/s1 & 3\times3\times128 \ dw & 56\times56\times128 \\ Comv/s1 & 1\times1\times128\times128 & 56\times56\times128 \\ Comv/s1 & 1\times1\times128\times128 & 56\times56\times128 \\ Comv/s1 & 1\times1\times128\times256 & 28\times28\times128 \\ Comv/s1 & 1\times1\times128\times256 & 28\times28\times2128 \\ Comv/s1 & 1\times1\times128\times256 & 28\times28\times28 \\ Comv/s1 & 1\times1\times256\times256 & 28\times28\times256 \\ Comv/s1 & 1\times1\times256\times256 & 28\times28\times256 \\ Comv/s1 & 1\times1\times256\times256 & 28\times28\times256 \\ Comv/s1 & 1\times1\times256\times512 & 14\times14\times256 \\ Comv/s1 & 1\times1\times256\times512 & 14\times14\times512 \\ Comv/s1 & 1\times1\times512\times512 & 14\times14\times512 \\ Comv/s1 & 1\times1\times512\times512 & 14\times14\times512 \\ Comv/s1 & 1\times1\times512\times512 & 14\times14\times512 \\ Comv/s1 & 1\times1\times512\times124 & 7\times7\times512 \\ Comv/s1 & 1\times1\times512\times1024 & 7\times7\times512 \\ Comv/s1 & 1\times1\times1024\times1024 & 7\times7\times1024 \\ Comv/s1 & 1\times1\times1024\times1024 & 7\times7\times1024 \\ Cor/s1 & 1024\times1000 & 1\times1\times1024 \\ \end{array}$	Conv / s2	$3 \times 3 \times 3 \times 32$	$224 \times 224 \times 3$
$\begin{array}{c ccccc} Conv  dw  /s  2 & 3 \times 3 \times 64  dw & 112 \times 112 \times 64 \\ Conv  /s  1 & 1 \times 1 \times 64 \times 128 & 56 \times 56 \times 64 \\ Conv  /s  1 & 3 \times 3 \times 128  dw & 56 \times 56 \times 128 \\ Conv  dw  /s  1 & 3 \times 3 \times 128  dw & 56 \times 56 \times 128 \\ Conv  dw  /s  2 & 3 \times 3 \times 128  dw & 56 \times 56 \times 128 \\ Conv  dw  /s  2 & 3 \times 3 \times 128  dw & 56 \times 56 \times 128 \\ Conv  dw  /s  1 & 1 \times 1 \times 128 \times 256 & 28 \times 28 \times 128 \\ Conv  dw  /s  1 & 3 \times 3 \times 256  dw & 28 \times 28 \times 256 \\ Conv  dw  /s  1 & 1 \times 1 \times 256 \times 256 & 28 \times 28 \times 256 \\ Conv  dw  /s  1 & 3 \times 3 \times 556  dw & 28 \times 28 \times 256 \\ Conv  dw  /s  1 & 3 \times 3 \times 512  dw & 14 \times 14 \times 512 \\ Conv  dw  /s  1 & 1 \times 1 \times 256 \times 512 & 14 \times 14 \times 512 \\ Conv  dw  /s  1 & 3 \times 3 \times 512  dw & 14 \times 14 \times 512 \\ Conv  dw  /s  2 & 3 \times 3 \times 512  dw & 14 \times 14 \times 512 \\ Conv  dw  /s  2 & 3 \times 3 \times 512  dw & 14 \times 14 \times 512 \\ Conv  dw  /s  2 & 3 \times 3 \times 512  dw & 14 \times 14 \times 512 \\ Conv  dw  /s  2 & 3 \times 3 \times 512  dw & 7 \times 7 \times 512 \\ Conv  dw  /s  2 & 3 \times 3 \times 512  dw & 7 \times 7 \times 512 \\ Conv  dv  /s  2 & 3 \times 3 \times 1024  dw & 7 \times 7 \times 512 \\ Conv  dv  /s  1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\ Conv  /s  1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\ PC  /s  1 & 1024 \times 1000 & 1 \times 1 \times 1024 \\ \end{array}$	Conv dw / s1	$3 \times 3 \times 32 \text{ dw}$	$112 \times 112 \times 32$
$\begin{array}{c cccc} Conv / s1 & 1 \times 1 \times 64 \times 128 & 56 \times 56 \times 64 \\ Conv dw / s1 & 3 \times 3 \times 128  dw & 56 \times 56 \times 128 \\ Conv / s1 & 1 \times 1 \times 128 \times 128 & 56 \times 56 \times 128 \\ Conv / s1 & 1 \times 1 \times 128 \times 128 & 56 \times 56 \times 128 \\ Conv / s1 & 1 \times 1 \times 128 \times 256 & 28 \times 28 \times 128 \\ Conv / s1 & 1 \times 1 \times 128 \times 256 & 28 \times 28 \times 128 \\ Conv / s1 & 1 \times 1 \times 256 \times 256 & 28 \times 28 \times 256 \\ Conv / s1 & 1 \times 1 \times 256 \times 256 & 28 \times 28 \times 256 \\ Conv / s1 & 1 \times 1 \times 256 \times 256 & 28 \times 28 \times 256 \\ Conv / s1 & 1 \times 1 \times 256 \times 512 & 14 \times 14 \times 256 \\ \times Conv / s1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\ \times Conv / s1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\ \times Conv / s1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\ Conv / s1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\ Conv / s1 & 1 \times 1 \times 512 \times 124 & 7 \times 7 \times 512 \\ Conv / s1 & 1 \times 1 \times 1512 \times 104 & 7 \times 7 \times 1024 \\ Conv / s1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\ Conv / s1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\ Corl / s1 & 1024 \times 1000 & 1 \times 1 \times 1024 \\ \end{array}$	Conv / s1	$1 \times 1 \times 32 \times 64$	$112 \times 112 \times 32$
$\begin{array}{c cccc} Conv  dw  /  s1 & 3 \times 3 \times 128  dw & 56 \times 56 \times 128 \\ Conv  /  s1 & 1 \times 1 \times 128 \times 128 & 56 \times 56 \times 128 \\ Conv  dw  /  s2 & 3 \times 3 \times 128  dw & 56 \times 56 \times 128 \\ Conv  dw  /  s1 & 1 \times 1 \times 128 \times 256 & 28 \times 28 \times 128 \\ Conv  dw  /  s1 & 3 \times 3 \times 256  dw & 28 \times 28 \times 256 \\ Conv  dw  /  s1 & 1 \times 1 \times 256 \times 256 & 28 \times 28 \times 256 \\ Conv  dw  /  s1 & 1 \times 1 \times 256 \times 256 & 28 \times 28 \times 256 \\ Conv  dw  /  s2 & 3 \times 3 \times 256  dw & 28 \times 28 \times 256 \\ Conv  dw  /  s2 & 3 \times 3 \times 256  dw & 28 \times 28 \times 256 \\ Conv  /  s1 & 1 \times 1 \times 256 \times 512 & 14 \times 14 \times 256 \\ \times  Conv  /  s1 & 1 \times 1 \times 256 \times 512 & 14 \times 14 \times 512 \\ \times  Conv  /  s1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\ Conv  /  s1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\ Conv  /  s1 & 1 \times 1 \times 512 \times 124 & 7 \times 7 \times 512 \\ Conv  /  s1 & 1 \times 1 \times 512 \times 1024 & 7 \times 7 \times 1024 \\ Conv  /  s1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\ Conv  /  s1 & 1024 \times 1000 & 1 \times 1 \times 1024 \\ PC  /  s1 & 1024 \times 1000 & 1 \times 1 \times 1024 \\ \end{array}$	Conv dw / s2	$3 \times 3 \times 64 \mathrm{dw}$	$112 \times 112 \times 64$
$\begin{array}{c ccccc} Com       & 1 \times 1 \times 128 \times 128 & 56 \times 56 \times 128 \\ Com                   $	Conv / s1	$1 \times 1 \times 64 \times 128$	$56 \times 56 \times 64$
$\begin{array}{c cccc} Conv  dw  /  s2 & 3 \times 3 \times 128  dw & 56 \times 56 \times 128 \\ Conv  /  s1 & 1 \times 1 \times 128 \times 256 & 28 \times 28 \times 128 \\ Conv  /  s1 & 3 \times 3 \times 256  dw & 28 \times 28 \times 256 \\ Conv  /  s1 & 1 \times 1 \times 256 \times 256 & 28 \times 28 \times 256 \\ Conv  /  s1 & 1 \times 1 \times 256 \times 256 & 28 \times 28 \times 256 \\ Conv  /  s1 & 1 \times 1 \times 256 \times 512 & 14 \times 14 \times 256 \\ Conv  /  s1 & 1 \times 1 \times 256 \times 512 & 14 \times 14 \times 512 \\ 5 \times Conv  /  s1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\ Conv  /  s1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\ Conv  /  s1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\ Conv  /  s1 & 1 \times 1 \times 512 \times 1024 & 7 \times 7 \times 512 \\ Conv  /  s1 & 1 \times 1 \times 512 \times 1024 & 7 \times 7 \times 1024 \\ Conv  /  s1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\ Conv  /  s1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\ Conv  /  s1 & 1024 \times 1000 & 1 \times 1 \times 1024 \\ FC  /  s1 & 1024 \times 1000 & 1 \times 1 \times 1024 \\ \end{array}$	Conv dw / s1	$3 \times 3 \times 128 \mathrm{dw}$	$56 \times 56 \times 128$
$\begin{array}{ c c c c c c }\hline Conv / s1 & 1 \times 1 \times 128 \times 256 & 28 \times 28 \times 128 \\\hline Conv dw / s1 & 3 \times 3 \times 256  dw & 28 \times 28 \times 256 \\\hline Conv / s1 & 1 \times 1 \times 256 \times 256 & 28 \times 28 \times 256 \\\hline Conv / s2 & 3 \times 3 \times 256  dw & 28 \times 28 \times 256 \\\hline Conv / s1 & 1 \times 1 \times 256 \times 512 & 14 \times 14 \times 256 \\\hline S - Conv / s1 & 1 \times 1 \times 256 \times 512 & 14 \times 14 \times 512 \\\hline S - Conv / s1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\\hline Conv / s1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\\hline Conv / s1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\\hline Conv / s1 & 1 \times 1 \times 512 \times 1024 & 7 \times 7 \times 512 \\\hline Conv / s1 & 1 \times 1 \times 512 \times 1024 & 7 \times 7 \times 1024 \\\hline Conv / s1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\\hline FC / s1 & 1024 \times 1000 & 1 \times 1 \times 1024 \\\hline \end{array}$	Conv / s1	$1 \times 1 \times 128 \times 128$	$56 \times 56 \times 128$
$\begin{array}{c cccc} Conv  dw  /s  1 & 3 \times 3 \times 256  dw & 28 \times 28 \times 256 \\ Conv  /s  1 & 1 \times 1 \times 256 \times 256 & 28 \times 28 \times 256 \\ Conv  dw  /s  2 & 3 \times 3 \times 256  dw & 28 \times 28 \times 256 \\ Conv  dv  /s  1 & 1 \times 1 \times 256 \times 512 & 14 \times 14 \times 256 \\ Conv  /s  1 & 1 \times 1 \times 256 \times 512 & 14 \times 14 \times 512 \\ 5 \times Conv  dw  /s  1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\ Conv  dw  /s  2 & 3 \times 3 \times 512  dw & 14 \times 14 \times 512 \\ Conw  dw  /s  2 & 3 \times 3 \times 512  dw & 14 \times 14 \times 512 \\ Conv  dw  /s  2 & 3 \times 3 \times 512  dw & 7 \times 7 \times 512 \\ Conw  dw  /s  2 & 3 \times 3 \times 1024  dw & 7 \times 7 \times 1024 \\ Conv  dw  /s  2 & 3 \times 3 \times 1024  dw & 7 \times 7 \times 1024 \\ Conv  dv  /s  1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\ Conv  dv  /s  1 & Pool  /s  7 & 7 \times 7 \times 1024 \\ PC  /s  1 & 1024 \times 1000 & 1 \times 1 \times 1024 \end{array}$	Conv dw / s2	$3 \times 3 \times 128 \mathrm{dw}$	$56 \times 56 \times 128$
$\begin{array}{c ccccc} Conv / s1 & 1 \times 1 \times 256 \times 256 & 28 \times 28 \times 256 \\ Conv dw / s2 & 3 \times 3 \times 256  dw & 28 \times 28 \times 256 \\ Conv / s1 & 1 \times 1 \times 256 \times 512 & 14 \times 14 \times 256 \\ \Sigma Conv dw / s1 & 3 \times 3 \times 512  dw & 14 \times 14 \times 512 \\ \Sigma Conv dw / s1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\ Conw dw / s2 & 3 \times 3 \times 512  dw & 14 \times 14 \times 512 \\ Conv / s1 & 1 \times 1 \times 512 \times 1024 & 7 \times 7 \times 512 \\ Conv dw / s2 & 3 \times 3 \times 1024  dw & 7 \times 7 \times 1024 \\ Conv / s1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\ Conv / s1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\ Conv / s1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\ FC / s1 & 1024 \times 1000 & 1 \times 1 \times 1024 \\ \end{array}$	Conv / s1	$1 \times 1 \times 128 \times 256$	$28 \times 28 \times 128$
$\begin{array}{c cccc} Com  dw  /s2 & 3 \times 3 \times 256  dw & 28 \times 28 \times 256 \\ Com  /s1 & 1 \times 1 \times 256 \times 512 & 14 \times 14 \times 256 \\ \Sigma  Com  dw  /s1 & 3 \times 3 \times 512  dw & 14 \times 14 \times 512 \\ \Sigma  Com  /s1 & 1 \times 1 \times 512 \times 512 & 14 \times 14 \times 512 \\ Com  dw  /s2 & 3 \times 3 \times 512  dw & 14 \times 14 \times 512 \\ Com  dw  /s2 & 3 \times 3 \times 512  dw & 14 \times 14 \times 512 \\ Com  /s1 & 1 \times 1 \times 512 \times 1024 & 7 \times 7 \times 512 \\ Com  dw  /s2 & 3 \times 3 \times 1024  dw & 7 \times 7 \times 1024 \\ Com  /s1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\ Com  /s1 & Pool  /s7 & 7 \times 7 \times 1024 \\ FC  /s1 & 1024 \times 1000 & 1 \times 1 \times 1024 \\ \end{array}$	Conv dw / s1	$3 \times 3 \times 256 \text{ dw}$	$28 \times 28 \times 256$
$\begin{array}{c cccc} Com \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \$	Conv / s1	$1 \times 1 \times 256 \times 256$	$28 \times 28 \times 256$
$\begin{array}{c cccc} Schol & Shift & Sh$	Conv dw / s2	$3 \times 3 \times 256 \text{ dw}$	$28 \times 28 \times 256$
$\begin{array}{llllllllllllllllllllllllllllllllllll$	Conv / s1	$1 \times 1 \times 256 \times 512$	$14 \times 14 \times 256$
$\begin{array}{c ccccc} Conv/sl & 1\times 1\times 512\times 512 & 14\times 14\times 512 \\ Conv dw/s2 & 3\times 3\times 512 \ dw & 14\times 14\times 512 \\ Conv/sl & 1\times 1\times 512\times 1024 & 7\times 7\times 512 \\ Conv dw/s2 & 3\times 3\times 1024 \ dw & 7\times 7\times 1024 \\ Conv/sl & 1\times 1\times 1024\times 1024 & 7\times 7\times 1024 \\ Avg Pool/sl & Pool7\times 7 & 7\times 7\times 1024 \\ FC/sl & 1024\times 1000 & 1\times 1\times 1024 \\ \end{array}$	Conv dw/s1	$3 \times 3 \times 512 \text{ dw}$	$14 \times 14 \times 512$
$\begin{array}{c cccc} Conv / s1 & 1 \times 1 \times 512 \times 1024 & 7 \times 7 \times 512 \\ Conv dw / s2 & 3 \times 3 \times 1024 \ dw & 7 \times 7 \times 1024 \\ Conv / s1 & 1 \times 1 \times 1024 \times 1024 & 7 \times 7 \times 1024 \\ Avg Pool / s1 & Pool 7 \times 7 & 7 \times 1024 \\ FC / s1 & 1024 \times 1000 & 1 \times 1 \times 1024 \\ \end{array}$	Conv/s1	$1 \times 1 \times 512 \times 512$	$14 \times 14 \times 512$
$\begin{array}{llllllllllllllllllllllllllllllllllll$	Conv dw / s2	$3 \times 3 \times 512 \mathrm{dw}$	$14 \times 14 \times 512$
	Conv / s1	$1 \times 1 \times 512 \times 1024$	$7 \times 7 \times 512$
Avg Pool / s1         Pool $7 \times 7$ $7 \times 7 \times 1024$ FC / s1 $1024 \times 1000$ $1 \times 1 \times 1024$	Conv dw / s2	$3 \times 3 \times 1024 \mathrm{dw}$	$7 \times 7 \times 1024$
FC / s1	Conv / s1	$1 \times 1 \times 1024 \times 1024$	$7 \times 7 \times 1024$
	Avg Pool / s1	Pool 7 × 7	$7 \times 7 \times 1024$
Softmax / s1 Classifier $1 \times 1 \times 1000$	FC / s1	$1024 \times 1000$	$1 \times 1 \times 1024$
	Softmax / s1	Classifier	$1 \times 1 \times 1000$

2023

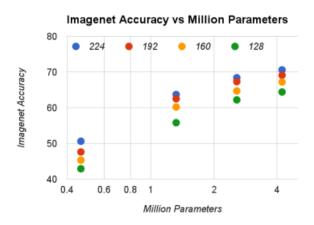
## Adaptation topologiques

MobileNet introduit deux hyperparamètres d'adaptation de la topologie du réseau :  $\alpha$ , un coefficient multiplicatif appliqué au nombre de filtres de chaque couche, et  $\rho$ , un coefficient multiplicatif appliqué à la résolution des images d'entrée.

Layer/Modification	Million	Million	
	Mult-Adds	Parameters	
Convolution	462	2.36	
Depthwise Separable Conv	52.3	0.27	
$\alpha = 0.75$	29.6	0.15	
$\rho = 0.714$	15.1	0.15	

[Howard et al.] MobileNets: Efficient Convolutional Neural Networks for Mobile Vision Applications

## MobileNet

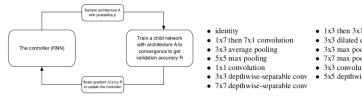


Les performances sont calculées pour 4 valeurs de  $\rho$  et d' $\alpha$ .

[Howard et al.] MobileNets : Efficient Convolutional Neural Networks for Mobile Vision Applications



NAS signifie Neural Architecture Search. On commence par définir un réseau récurrent qui peut générer des séquences d'opérations définissant un bloc de réseau de neurones.

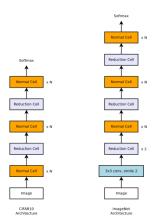


- 1x3 then 3x1 convolution
- 3x3 dilated convolution
- 3x3 max pooling
- 7x7 max pooling
- 3x3 convolution
- · 5x5 depthwise-seperable conv

Le réseau récurrent est entraîné par renforcement.

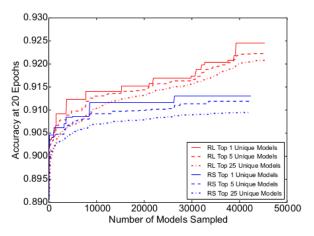
[Zoph et al.] Learning Transferable Architectures for Scalable Image Recognition

Au préalable, on a pré-défini le besoin de deux types de blocs et l'enchaînement de ces blocs.



[Zoph et al.] Learning Transferable Architectures for Scalable Image Recognition

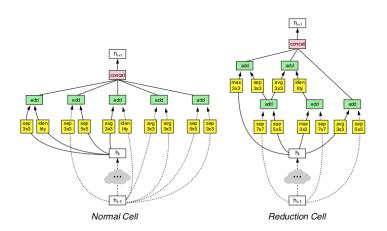
Plus de 50000 réseaux ont été entraînés jusqu'à convergence sur CIFAR-10 pour obtenir des topologies optimales pour les blocs :



4 jours d'entraînement sur 500 GPUs...

[Zoph et al.] Learning Transferable Architectures for Scalable Image Recognition

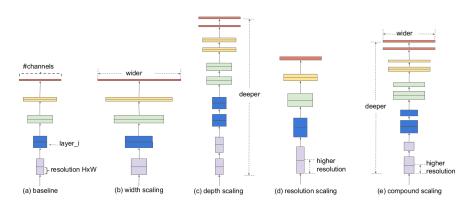
Topologies obtenues pour le bloc normal (gauche) et de réduction (droite) :



[Zoph et al.] Learning Transferable Architectures for Scalable Image Recognition

### **EfficientNet**

Idée de départ : mise à l'échelle d'un réseau sur plusieurs dimensions simultanées



[Tan et al.] EfficientNet : Rethinking Model Scaling for Convolutional Neural Networks

# EfficientNet: méthodologie

$$\begin{split} \text{depth: } d &= \alpha^{\phi} \\ \text{width: } w &= \beta^{\phi} \\ \text{resolution: } r &= \gamma^{\phi} \\ \text{s.t. } \alpha \cdot \beta^2 \cdot \gamma^2 \approx 2 \\ \alpha &\geq 1, \beta \geq 1, \gamma \geq 1 \end{split}$$

Le nombre d'opérations d'un réseau dépend linéairement de la profondeur, et quadratiquement du nombre de filtres et de la résolution de l'image d'entrée.

Le problème est formulé pour faire en sorte qu'à chaque nouvelle valeur de  $\phi$ , le nombre d'opérations du réseau soit doublé.

Les auteurs ont établi les valeurs  $\alpha=$  1.2,  $\beta=$  1.1 et  $\gamma=$  1.15 comme optimales.

 $[{\sf Tan\ et\ al.}]\ {\sf EfficientNet}: \ {\sf Rethinking\ Model\ Scaling\ for\ Convolutional\ Neural\ Networks}$ 

### EfficientNet : architecture de base

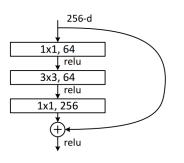
Stage i	Operator $\hat{\mathcal{F}}_i$	Resolution $\hat{H}_i \times \hat{W}_i$	#Channels $\hat{C}_i$	#Layers $\hat{L}_i$
1	Conv3x3	$224 \times 224$	32	1
2	MBConv1, k3x3	$112 \times 112$	16	1
3	MBConv6, k3x3	$112 \times 112$	24	2
4	MBConv6, k5x5	$56 \times 56$	40	2
5	MBConv6, k3x3	$28 \times 28$	80	3
6	MBConv6, k5x5	$14 \times 14$	112	3
7	MBConv6, k5x5	$14 \times 14$	192	4
8	MBConv6, k3x3	$7 \times 7$	320	1
9	Conv1x1 & Pooling & FC	$7 \times 7$	1280	1

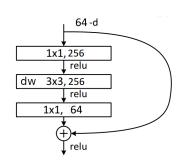
Cett architecture a été établie par renforcement, comme pour NASNet (mêmes auteurs). Le bloc MBConv est une variante du bloc *bottleneck* de ResNet.

[Tan et al.] EfficientNet: Rethinking Model Scaling for Convolutional Neural Networks

### **EfficientNet**

Brique de base : bloc *inverted bottleneck* avec le module *Squeeze-and-Excitation*.



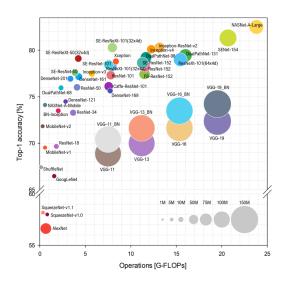


Bloc bottleneck de ResNet

Bloc inverted bottleneck

[Sandler et al.] Mobilenetv2 : Inverted residuals and linear bottlenecks

## Comparaison



[Bianco et al.] Benchmark Analysis of Representative Deep Neural Network Architectures



## Que retenir?

- Après ResNet qui a marqué un tournant dans les performances et la capacité d'entraînement des réseaux, l'essentiel des travaux s'est attaché à optimiser le rapport performance/nombre de paramètres, et performance/nombre d'opérations.
- La méthodologie couramment adoptée pour résoudre un problème consiste à choisir un réseau qui fournit les performances attendues, puis à le mettre à l'échelle pour s'adapter aux contraintes de ressources, ou augmenter la performance.
- 11 réseaux présentés aujourd'hui : 6 Google, 2 Facebook, 1 Microsoft...

Il est inutile d'essayer d'élaborer votre propre architecture!