

VDD = 3.3V (OPA1 同相GAIN = 17, 反相GAIN = 16) (OPA2 同相GAIN = 3)																						
OUTPUT			反相输出				同相输出				差分输出				互补输出				跟随输出			
			OP1_O(PB14)		OP2_O(PB11)		OP1_O(PB14)		OP2_O(PB11)		OP1_O(PB14)		OP2_O(PB11)		OP1_O(PB14)		OP2_O(PB11)		OP1_O(PB14)		OP2_O(PB11)	
			测量值	理论值	测量值	理论值	测量值	理论值	测量值	理论值	测量值	理论值	测量值	理论值	测量值	理论值	测量值	理论值	测量值	理论值	测量值	理论值
-1V	PB15	负	3.317V	16V	3.27V	48V																
浮空	PB13	正																				
禁止	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
-0.1V	PB15	负	1.621V	1.6V	3.27V	4.8V																
浮空	PB13	正																				
禁止	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
-0.01V	PB15	负	0.18V	0.16V	0.56V	0.48V																
浮空	PB13	正																				
禁止	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
0V	PB15	负	0.051V	0V	0.12V	0V																
浮空	PB13	正																				
禁止	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
浮空	PB15	负					0.039V	0V	0.052V	0V								0.03V	0V	0.06V	0V	
0V	PB13	正																				
禁止	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
浮空	PB15	负					0.144V	0.17V	0.519V	0.51V								0.029V	0.01V	0.33V	0.03V	
0.01V	PB13	正																				
禁止	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
浮空	PB15	负					1.667V	1.7V	3.29V	5.1V								0.012V	0.1V	0.333V	0.3V	
0.1V	PB13	正																				
禁止	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
浮空	PB15	负					3.329V	17V	3.29V	51V								1.021V	1V	3V	3V	
1V	PB13	正																				
禁止	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
0V	PB15	负									0.033V	0V	0.075V	0V								
0V	PB13	正																				
禁止	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
0V	PB15	负									0.167V	0.17V	0.502V	0.51V								
0.01V	PB13	正																				
禁止	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
0V	PB15	负																				
0.1	PB13	正																				
禁止	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
0V	PB15	负																				
1V	PB13	正																				
禁止	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
浮空	PB15	负																				
浮空	PB13	正																				
0V	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
浮空	PB15	负																				
浮空	PB13	正																				
0.04V	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
浮空	PB15	负																				
浮空	PB13	正																				
1.25V	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
浮空	PB15	负																				
浮空	PB13	正																				
3.24V	DAC_OP	正																				
级联	PB10	正																				
GND	PB02	负																				
浮空	PB15	负					OPA开 启: 1.639V OPA关 闭:	1.6V()														
0.1V	PB13	正																				
禁止	DAC_OP	正																				
禁止	PB10	正																				
浮空	PB02	负																				

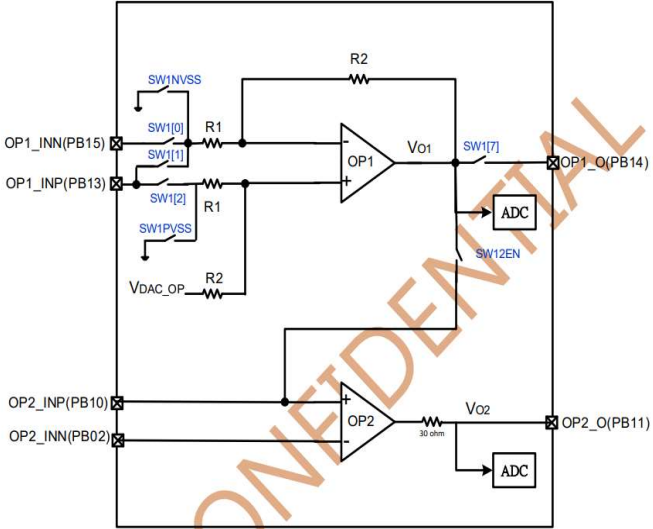


Figure 32 - 1 OPA1,OPA2 结构框图