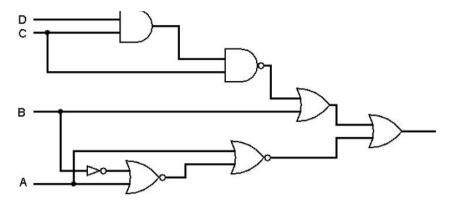
## Atividade de Estudos 2 – Falta a imagem do circuito.

Os circuitos lógicos são compostos por entradas e saídas que podem ser representadas por variáveis, formando uma expressão booleana. As expressões booleanas permitem descrever o relacionamento que ocorre entre as saídas e as entradas dos circuitos lógicos.



Com base no exposto, analise o circuito a seguir:

## Atividade de estudos 03 – Falta a imagem do circuito.

A figura a seguir demonstra como a ULA usa portas lógicas para realizar operações de adição. Ela combina duas portas em paralelo. Há duas entradas e cada porta tem uma única saída, então, no total, há duas saídas, com quatro resultados possíveis:

