第一个例程：

`timescale 1ns / 1ps：时间尺度，单位 / 精度

代码中使用#500.001延迟500ns+1ps，也可以

top.v源文件

module top(

input wire a,

input wire b,

output wire c,

output wire d

);

assign c = a & b;

assign d = a | b;

endmodule

tb\_top.v仿真文件

处于外界，一般没有对外结构，可以删掉module的括号

top top\_u0(); 例化，top\_u0为例化名