2013 年全国硕士研究生入学统一考试

计算机科学与技术学科联考计算机学科专业基础综合试题

一、单项选择题:第 1 \sim 40 小题,每 \prime	小题 2 分,共 80 分 。	下列每题给出的四个选项中,
只有一个选项最符合试题要求。		
1. 已知两个长度分别为 m 和 n 的升序领则最坏情况下的时间复杂度是。	连表,若将它们合并为	可一个长度为 m+n 的降序链表,
A. $O(n)$ B. $O(m \times n)$	C. O(min(m, n)) D. $O(\max(m, n))$
2. 一个栈的入栈序列为 1, 2, 3, ···, n,	其出栈序列是 p ₁ , p ₂ , p ₃	3, …, p _n 。若 p ₂ =3,则 p ₃ 可能取
值的个数是。		
A. n-3 B. n-2	C. n-1	D. 无法确定
3. 若将关键字 1, 2, 3, 4, 5, 6, 7 依次插入	人到初始为空的平衡二	. 叉树 T 中,则 T 中平衡因子为
0的分支结点的个数是。		
A. 0 B. 1	C. 2	D. 3
4. 已知三叉树 T 中 6 个叶结点的权分别	月是 2, 3, 4, 5, 6, 7, 7	了的带权(外部)路径长度最小
是。		
A. 27 B. 46		
5. 若 X 是后序线索二叉树中的叶结点	, 且 X 存在左兄弟约	吉点 Y。则 X 的右线索指向的
是。		
	B. 以 Y 为根的	
C. X 的左兄弟结点 Y		
6. 在任意一棵非空二叉排序树 T_1 中, \mathbb{R}		
形成二叉排序树 T_3 。下列关于 T_1 与 T_3 的叙述	<u></u>	_
I . 若 v 是 T_1 的叶结点,则 T_1 与 T_2		
II ,若 v 是 T_1 的叶结点,则 T_1 与 T_2		
III. 若 v 不是 T_1 的叶结点,则 T_1 与		
IV . 若 v 不是 T_1 的叶结点,则 T_1 与		
A. 仅I、III B. 仅I、IV		D. 仅II、IV
7. 设图的邻接矩阵 A 如下所示。各顶点	瓦的度依次是。	
]	0 1 0 1	
,	0 0 1 1	
A =	0 0 1 1 0 0	
	1 0 0 0	

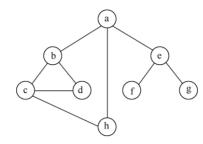
A. 1, 2, 1, 2 B. 2, 2, 1, 1 C. 3, 4, 2, 3 D. 4, 4, 2, 2

- 8. 若对如下无向图进行遍历,则下列选项中,不是广度优先遍历序列的是。
 - A. h, c, a, b, d, e, g, f

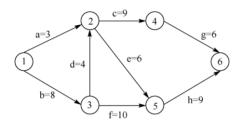
B. e, a, f, g, b, h, c, d

C. d, b, c, a, h, e, f, g

D. a, b, c, d, h, e, f, g



9. 下列 AOE 网表示一项包含 8 个活动的工程。通过同时加快若干活动的进度可以缩短整个 工程的工期。下列选项中,加快其进度就可以缩短工程工期的是。



A. c和 e

B. d和c

C. f和d

D. f和h

10. 在一棵高度为 2 的 5 阶 B 树中, 所含关键字的个数最少是

B. 7

C. 8

11. 对给定的关键字序列 110, 119, 007, 911, 114, 120, 122 进行基数排序,则第 2 趟分配收集 后得到的关键字序列是。

A. 007, 110, 119, 114, 911, 120, 122 B. 007, 110, 119, 114, 911, 122, 120

C. 007, 110, 911, 114, 119, 120, 122 D. 110, 120, 911, 122, 114, 007, 119

12. 某计算机主频为 1.2GHz, 其指令分为 4 类, 它们在基准程序中所占比例及 CPI 如下表所 示。

II. A *F III	cr HIL/DI	ODI
指令类型	所占比例	CPI
A	50%	2
В	20%	3
С	10%	4
D	20%	5

该机的 MIPS 数是

A. 100

B. 200

C. 400

D. 600

13. 某数采用 IEEE754 单精度浮点数格式表示为 C640 0000H,则该数的值是

A. -1.5×2^{13}

B. -1.5×2^{12} C. -0.5×2^{13}

D. -0.5×2^{12}

14. 某字长为8位的计算机中,已知整型变量 x、y 的机器数分别为[x]*=1 1110100, [v]*=1 0110000。 若整型变量 z=2*x+v/2,则 z 的机器数为

A. 1 1000000 B. 0 0100100

C. 1 0101010 D. 溢出

15. 用海明码对长度为 8 位的数据进行检/纠错时, 若能纠正一位错, 则校验位数至少

为。						
A. 2	B. 3		C. 4		D. 5	
16. 某计算机主存均	也址空间大小	为 256 MB	, 按字节编址	上。虚拟地址	L空间大小为 4GB,采	用
页式存储管理,页面大小	小为4KB, 7	TLB (快表)	采用全相联	映射,有 4 /	个页表项,内容如下表	所
示。						
-	有效位	标记	页框号		_	
-	0	FF180H	0002H		_	
	1	3FFF1H	0035H	•••	_	
_	0	02FF3H	0351H		_	
_	1	03FFFH	0153H	•••	_	
则对虚拟地址 03FF	F180H 进行	虚实地址变挂	奂的结果是_	o		
A. 015 3180H	B. 003	3 5180H	C. TLB 颌	央失	D. 缺页	
17. 假设变址寄存器	BR的内容为	与1000H,指	令中的形式地	也址为 2000I	H; 地址 1000H 中的内	容
为 2000H, 地址 2000H 中	中的内容为3	8000H,地址	3000H 中的日	内容为 4000	H,则变址寻址方式下	访
问到的操作数是。						
A. 1000H	B. 200	H00	С. 3000Н	[D. 4000H	
18. 某 CPU 主频为	1.03GHz, 5	采用 4 级指令	流水线,每	个流水段的	执行需要1个时钟周期]。
假定 CPU 执行了 100 条	指令,在其持	丸行过程中,	没有发生任何	何流水线阻差	塞,此时流水线的吞吐	率
为。						
A. 0.25×10^9 条	:指令/秒		B. 0.97×	< 10 ⁹ 条指令/	秒	
C. 1.0×10 ⁹ 条扌	旨令/秒		D. 1.03×	109条指令/	秒	
19. 下列选项中,月	月于设备和设	と 备控制器 (I/O 接口)之	间互连的接	[口标准是。	
A. PCI	B. US	В	C. AGP		D. PCI-Express	
20. 下列选项中, 月	月于提高 RA	ID 可靠性的	措施有	0		
I. 磁盘镜像	Ⅱ.条带 [△]	化 III.	奇偶校验	Ⅳ. 增加	Cache 机制	
A. 仅I、II	B. 仅	I 、III	C. 仅 I、	III和IV	D. 仅II、III和IV	
21. 某磁盘的转速分	夕10 000 转/	分,平均寻过	道时间是 6ms	, 磁盘传输	速率是 20MB/s, 磁盘	控
制器延迟为 0.2ms, 读取	(一个 4KB 的	的扇区所需的	平均时间约为	为。		
A. 9ms	B. 9.41	ms	C. 12ms		D. 12.4ms	
22. 下列关于中断]	I/O 方式和 D	MA 方式比较	交的叙述中,	错误的是_	o	
A. 中断 I/O 方:	式请求的是(CPU 处理时间	司,DMA 方:	式请求的是人	总线使用权	
B. 中断响应发	生在一条指令	令执行结束后	,DMA 响应	立发生在一个	个总线事务完成后	
C. 中断 I/O 方:	式下数据传送	送通过软件完	成,DMA方	7式下数据传	送由硬件完成	
D. 中断 I/O 方:	式适用于所有	有外部设备 ,	DMA 方式仅	又适用于快速	总外部设备	
23. 用户在删除某人	文件的过程中	7,操作系统	不可能执行的	内操作是 <u></u>	o	
A. 删除此文件	所在的目录		B. 删除与	5此文件关联	关的目录项	
C. 删除与此文						
24. 为支持 CD-RC)M 中视频フ	文件的快速隨	5机播放,播	放性能最好	产的文件数据块组织方	式
是。						
					D. 多级索引结构	
25. 用户程序发出码	兹盘 I/O 请求	注后,系统的	处理流程是:	用户程序-	→ 系统调用处理程序→	设

备驱动程序→中断处理 A. 用户程序	程程序。其中,计算		柱面号、磁头号 系统调用处理程	、扇区号的程序是。 [©]
A. 用户程序 C. 设备驱动和	坦定		_{訳机例用处理程} 中断处理程序)1,
				页,则下列选项中,与单个 ————————————————————————————————————
文件长度无关的因素是		7 甲有且按地址	火作的1女地址少	1,则下列起坝中,
A. 索引结点的	 的总数	В. ј	间接地址索引的	级数
C. 地址项的/	个数	D. 3	文件块大小	
27. 设系统缓冲区	和用户工作区均是	采用单缓冲,从	外设读入1个数	(据块到系统缓冲区的时间
				户工作区中的 1 个数据块
				块的最短时间是 。
Z 11 /3	()4 14//1/4//		71 73 171 2 1 30 311	9/(11/2X/)1/1/1/C0
		90		
		用户工作区		
	_	5		
		系统缓冲区		
		100		
		外设		
A. 200	B. 295	C. 3	800	D. 390
28. 下列选项中,	会导致用户进程	从用户态切换到	内核态的操作是	<u>.</u>
I. 整数除以	↓零 Ⅱ.sin()Ē	函数调用 III.	. read 系统调用	
A. 仅I、II	B. 仅 I 、	III C. 1	又II、III	D. I、II和III
29. 计算机开机后	f,操作系统最终	被加载到	0	
A. BIOS	B. ROM	C. I	EPROM	D. RAM
30. 若用户进程访	方问内存时产生缺	页,则下列选项	中,操作系统可	「能执行的操作是。
I. 处理越界	閉告 Ⅱ.置换〕	页 III. 分配	内存	
A. 仅I、II	B. 仅II、	III C. 1	又I、III	D. I、II和III
31. 某系统正在执	点行三个进程 P1、	P2 和 P3, 各进	程的计算(CPU	J) 时间和 I/O 时间比例如
下表所示。				
•	进程	计算时间	I/O 마i回	
	<u>姓</u> 種 P1	90%	I/O 时间 10%	
	P2	50%	50%	
	P3	15%	85%	
	1 			
为提高系统资源和			· 	
A. $P1 > P2 > 1$				D. $P1 > P2 = P3$
32. 下列关于银行		,正确的是	°	
,	去可以预防死锁			
	于安全状态时,系			
C. 当系统处于	于不安全状态时,	系统中一定会出	现死锁进程	
D. 银行家算》	去破坏了死锁必要	条件中的"请求	文和保持"条件	
33. 在 OSI 参考核	莫型中,下列功能:	需由应用层的相	邻层实现的是_	o

B. 数据格式转换

D. 可靠数据传输

A. 对话管理

C. 路由选择

34. 若下图为 10BaseT 网卡接收到的信号波用	》,则该网卡收到的比特串是。
A. 0011 0110 C. 0101 0010	B. 1010 1101 D. 1100 0101 上文和 7 五联 西瓜林 晚 的 粉 据
10Mbps, 主机甲通过1个路田岛(存储转及万式) 10Mbps, 主机甲分别采用报文交换和分组大小为 8Mb(1M=10 ⁶ kb)的报文。若忽略链路传播延迟、分 成该报文传输所需的总时间分别为。	
A. 800ms、1600ms	B. 801 ms \ 1600ms
C. 1600ms 800ms	D. 1600 ms 801ms
36. 下列介质访问控制方法中,可能发生冲突	
A. CDMA B. CSMA	
37. HDLC 协议对 01111100 01111110 组帧后	
	B. 01111100 01111101 01111110
	D. 01111100 01111110 01111101
	岩口无排队,以直通交换(cut-through switching)
方式转发一个以太网帧(不包括前导码)时,引力	
Α. 0μs	B. 0.48μs
C. 5.12µs	D. 121.44μs
39. 主机甲与主机乙之间已建立一个 TCP 连接	妾, 双方持续有数据传输, 且数据无差错与丢失。
若甲收到1个来自乙的TCP段,该段的序号为19	13、确认序号为 2046、有效载荷为 100 字节,
则甲立即发送给乙的 TCP 段的序号和确认序号分	别是。
A. 2046、2012	B. 2046、2013
C. 2047、2012	D. 2047、2013
40. 下列关于 SMTP 协议的叙述中,正确的是	른。
I . 只支持传输 7 比特 ASCII 码内容	
II. 支持在邮件服务器之间发送邮件	
III. 支持从用户代理向邮件服务器发送由	
IV. 支持从邮件服务器向用户代理发送曲	
A. 仅 I、II 和 III	B. 仅I、II和IV
C. 仅 I、III和IV	D. 仅II、III和IV
二、综合应用题:第 41~47 小题,共 70 分	分。
	a_{n-1}), 其中 0 \leqslant a _i \leqslant n(0 \leqslant i \leqslant n)。若存在 a_{p1} = a_{p2} =…
$=a_{pm}=x$ 且 $m>n/2$ (0 $\leq p_k < n$, 1 $\leq k \leq m$),则称 x 为	
5 为主元素; 又如 A= (0, 5, 5, 3, 5, 1, 5, 7),则 A	
一个一维数组中,请设计一个尽可能高效的算法,	找出A的主元素。若存在主元素,则输出该元

素: 否则输出-1。要求:

- (1) 给出算法的基本设计思想。
- (2) 根据设计思想,采用 C、C++或 Java 语言描述算法,关键之处给出注释。
- (3) 说明你所设计算法的时间复杂度和空间复杂度。
- 42. $(10 \, \text{分})$ 设包含 4 个数据元素的集合 S={ "do", "for", "repeat", "while"}, 各元素的 查找概率依次为: p1=0.35,p2=0.15,p3=0.15,p4=0.35。将 S 保存在一个长度为 4 的顺序表中,采用折半查找法,查找成功时的平均查找长度为 2.2。请回答:
- (1) 若采用顺序存储结构保存 S, 且要求平均查找长度更短,则元素应如何排列?应使用何种查找方法?查找成功时的平均查找长度是多少?
- (2) 若采用链式存储结构保存 S, 且要求平均查找长度更短,则元素应如何排列?应使用何种查找方法?查找成功时的平均查找长度是多少?
- 43. (9分) 某 32 位计算机, CPU 主频为 800MHz, Cache 命中时的 CPI 为 4, Cache 块大小为 32 字节; 主存采用 8 体交叉存储方式,每个体的存储字长为 32 位、存储周期为 40ns;存储器总线宽度为 32 位,总线时钟频率为 200MHz,支持突发传送总线事务。每次读突发传送总线事务的过程包括:送首地址和命令、存储器准备数据、传送数据。每次突发传送 32 字节,传送地址或 32 位数据均需要一个总线时钟周期。请回答下列问题,要求给出理由或计算过程。
 - (1) CPU 和总线的时钟周期各为多少?总线的带宽(即最大数据传输率)为多少?
 - (2) Cache 缺失时,需要用几个读突发传送总线事务来完成一个主存块的读取?
 - (3) 存储器总线完成一次读突发传送总线事务所需的时间是多少?
- (4) 若程序 BP 执行过程中,共执行了 100 条指令,平均每条指令需进行 1.2 次访存, Cache 缺失率为 5%,不考虑替换等开销,则 BP 的 CPU 执行时间是多少?
- 44. (14 分) 某计算机采用 16 位定长指令字格式,其 CPU 中有一个标志寄存器,其中包含进位/借位标志 CF、零标志 ZF 和符号标志 NF。假定为该机设计了条件转移指令,其格式如下:

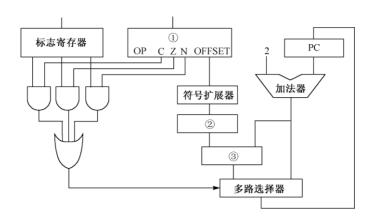
15	11	10	9	8	7	0
000	0 0	C	Z	N	OF	FSET

其中,00000 为操作码 OP; C、Z 和 N 分别为 CF、ZF 和 NF 的对应检测位,某检测位为 1 时表示需检测对应标志位,需检测的标志位中只要有一个为 1 就转移,否则不转移,例如,若 C=1,Z=0,N=1,则需检测 CF 和 NF 的值,当 CF=1 或 NF=1 时发生转移; OFFSET 是相对偏移量,用补码表示。转移执行时,转移目标地址为(PC)+2+2×OFFSET; 顺序执行时,下条指令地址为(PC)+2。请回答下列问题。

- (1)该计算机存储器按字节编址还是按字编址?该条件转移指令向后(反向)最多可跳转多少条指令?
- (2) 某条件转移指令的地址为 200CH, 指令内容如下图所示, 若该指令执行时 CF=0, ZF=0, NF=1, 则该指令执行后 PC 的值是多少? 若该指令执行时 CF=1, ZF=0, NF=0, 则该指令执行后 PC 的值又是多少? 请给出计算过程。

15 11	10	9	8	7 0
00000	0	1	1	11100011

- (3) 实现"无符号数比较小于等于时转移"功能的指令中, C、Z和N应各是什么?
- (4) 以下是该指令对应的数据通路示意图,要求给出图中部件①~③的名称或功能说明。



45. (7分) 某博物馆最多可容纳 500 人同时参观,有一个出入口,该出入口一次仅允许一个人通过。参观者的活动描述如下:

请添加必要的信号量和 $P \times V$ (或 wait()、signal())操作,以实现上述过程中的互斥与同步。要求写出完整的过程,说明信号量的含义并赋初值。

- 46. (8分) 某计算机主存按字节编址,逻辑地址和物理地址都是32位,页表项大小为4字节。请回答下列问题。
 - (1) 若使用一级页表的分页存储管理方式,逻辑地址结构为:

页号(20位)	页内偏移量(12位)

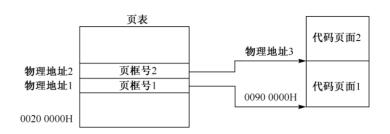
则页的大小是多少字节? 页表最大占用多少字节?

(2) 若使用二级页表的分页存储管理方式,逻辑地址结构为:

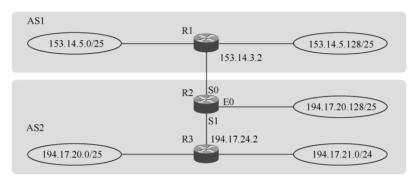
|--|

设逻辑地址为 LA, 请分别给出其对应的页目录号和页表索引的表达式。

(3) 采用(1) 中的分页存储管理方式,一个代码段起始逻辑地址为00008000H, 其长度为8KB, 被装载到从物理地址00900000H开始的连续主存空间中。页表从主存00200000H开始的物理地址处连续存放,如下图所示(地址大小自下向上递增)。请计算出该代码段对应的两个页表项的物理地址、这两个页表项中的页框号以及代码页面2的起始物理地址。



47. (9分) 假设 Internet 的两个自治系统构成的网络如题 47 图所示,自治系统 ASI 由路由器 R1 连接两个子网构成;自治系统 AS2 由路由器 R2、R3 互联并连接 3 个子网构成。各子网地址、R2 的接口名、R1 与 R3 的部分接口 IP 地址如题 47 图所示。



题 47 图 网络拓扑结构

请回答下列问题。

(1) 假设路由表结构如下表所示。请利用路由聚合技术,给出 R2 的路由表,要求包括到达 题 47 图中所有子网的路由,且路由表中的路由项尽可能少。

目的网络	下一跳	接口

- (2) 若 R2 收到一个目的 IP 地址为 194.17.20.200 的 IP 分组, R2 会通过哪个接口转发该 IP 分组?
- (3) R1 与 R2 之间利用哪个路由协议交换路由信息?该路由协议的报文被封装到哪个协议的分组中进行传输?

2013 年计算机学科专业基础综合试题参考答案

一、单项选择题

```
1. D
      2. C
            3. D
                                6. C
                                     7. C 8. D
                  4. B 5. A
9. C
    10. A
           11. C
                  12. C 13. A
                               14. A
                                     15. C 16. A
17. D
     18. C
            19. B
                   20. B
                         21. B
                                22. D
                                      23. A
                                            24. A
                   28. B
25. C 26. A
            27. C
                         29. D
                                30. B
                                      31. B
                                            32. B
33. B 34. A 35. D 36. B 37. A
                               38. B 39. B 40. A
```

二、综合应用题

- 41. 解答:
- (1) 给出算法的基本设计思想:

算法的策略是从前向后扫描数组元素,标记出一个可能成为主元素的元素 Num。然后重新计数,确认 Num 是否是主元素。

算法可分为以下两步:

- ① 选取候选的主元素: 依次扫描所给数组中的每个整数,将第一个遇到的整数 Num 保存到 c 中,记录 Num 的出现次数为 1;若遇到的下一个整数仍等于 Num,则计数加 1,否则计数减 1;当计数减到 0 时,将遇到的下一个整数保存到 c 中,计数重新记为 1,开始新一轮计数,即从当前位置开始重复上述过程,直到扫描完全部数组元素。
- ② 判断 c 中元素是否是真正的主元素: 再次扫描该数组,统计 c 中元素出现的次数,若大于 n/2,则为主元素; 否则,序列中不存在主元素。
 - (2) 算法实现:

```
int Majority(int A[],int n)
                               //c 用来保存候选主元素, count 用来计数
   int i,c,count=1;
                               //设置 A[0]为候选主元素
   c=A[0];
   for(i=1;i<n;i++)
                              //查找候选主元素
          if(A[i]==c)
                              //对 A 中的候选主元素计数
             count++;
                              //处理不是候选主元素的情况
          if (count>0)
             count--;
                              //更换候选主元素,重新计数
             else
              { c=A[i];
                 count=1;
   if(count>0)
          for (i=count=0; i<n; i++) //统计候选主元素的实际出现次数
          if(A[i]==c)
```

```
count++;
if(count>n/2) return c; //确认候选主元素
else return -1; //不存在主元素
}
```

【1)、2)的评分说明】①若考生设计的算法满足题目的功能要求且正确,则 1)、2)根据所实现算法的效率给分,细则见下表:

时间复杂度	空间复杂度	(1)得分	(2) 得分	说明
O(n)	O(1)	4	7	
O(n)	O(n)	4	6	如采用计数排序思想,见表后 Majority1 程序
$O(n\log_2 n)$	其他	3	6	如采用其他排序的思想
$\geqslant O(n^2)$	其他	3	5	其他方法

- ② 若在算法的基本设计思想描述中因文字表达没有非常清晰反映出算法思路,但在算法实现中能够清晰看出算法思想且正确的,可参照①的标准给分。
- ③ 若算法的基本设计思想描述或算法实现中部分正确,可参照①中各种情况的相应给分标准酌情给分。
 - (3) 说明算法复杂性:

参考答案中实现的程序的时间复杂度为 O(n), 空间复杂度为 O(1)。

【评分说明】若考生所估计的时间复杂度与空间复杂度与考生所实现的算法一致,可各给 1分。

【说明】本题如果采用先排好序再统计的方法(时间复杂度可为 $O(nlog_2n)$),只要解答正确,最高可拿 11 分。即便是写出 $O(n^2)$ 的算法,最高也能拿 10 分,因此对于统考算法题,去花费大量时间去思考最优解法是得不偿失的。

42. 解答:

1) 折半查找要求元素有序顺序存储,若各个元素的查找概率不同,折半查找的性能不一定 优于顺序查找。采用顺序查找时,元素按其查找概率的降序排列时查找长度最小。

采用顺序存储结构,数据元素按其查找概率降序排列。采用顺序查找方法。

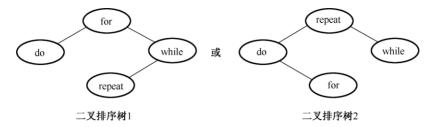
查找成功时的平均查找长度=0.35×1+0.35×2+0.15×3+0.15×4=2.1。

此时,显然查找长度比折半查找的更短。

2) 答案一:采用链式存储结构时,只能采用顺序查找,其性能和顺序表一样,类似于上题。数据元素按其查找概率降序排列,构成单链表。采用顺序查找方法。

查找成功时的平均查找长度=0.35×1+0.35×2+0.15×3+0.15×4=2.1。

答案二:还可以构造成二叉排序树的形式。采用二叉链表的存储结构,构造二叉排序树,元素的存储方式见下图。采用二叉排序树的查找方法。



查找成功时的平均查找长度=0.15×1+0.35×2+0.35×2+0.15×3=2.0。

- 【1)、2)的评分说明】①若考生以实际元素表示"降序排列",同样给分。
- ② 若考生正确求出与其查找方法对应的查找成功时的平均查找长度,给 2 分;若计算过程 正确,但结果错误,给 1 分。
 - ③ 考生给出其他更高效的查找方法且正确,可参照评分标准给分。
 - 43. 解答:
 - 1) CPU 的时钟周期是主频的倒数, 即 1/800MHz=1.25ns。
 - 总线的时钟周期是总线频率的倒数,即 1/200MHz=5ns。
 - 总线宽度为 32 位, 故总线带宽为 4B×200MHz=800MB/s 或 4B/5ns=800MB/s。
 - 2) Cache 块大小是 32B, 因此 Cache 缺失时需要一个读突发传送总线事务读取一个主存块。
- 3)一次读突发传送总线事务包括一次地址传送和 32B 数据传送:用 1 个总线时钟周期传输地址;每隔 40ns/8=5ns 启动一个体工作(各进行 1 次存取),第一个体读数据花费 40ns,之后数据存取与数据传输重叠;用 8 个总线时钟周期传输数据。读突发传送总线事务时间:5ns+40ns+8×5ns=85ns。
- 4) BP 的 CPU 执行时间包括 Cache 命中时的指令执行时间和 Cache 缺失时带来的额外开销。 命中时的指令执行时间: 100×4×1.25ns=500ns。指令执行过程中 Cache 缺失时的额外开销: 1.2×100×5%×85ns=510ns。BP 的 CPU 执行时间: 500ns+510ns=1010ns。
 - 【评分说明】①执行时间采用如下公式计算时,可酌情给分。

执行时间=指令条数×CPI×时钟周期×命中率+访存次数×缺失率×缺失损失

- ② 计算公式正确但运算结果不正确时,可酌情给分。
- 44. 解答:
- 1) 因为指令长度为 16 位, 且下条指令地址为(PC)+2, 故编址单位是字节。

偏移量 OFFSET 为 8 位补码,范围为-128~127,故相对于当前条件转移指令,向后最多可跳转 127 条指令。

【评分说明】若正确给出 OFFSET 的取值范围,则酌情给分。

- 2) 指令中 C=0, Z=1, N=1, 故应根据 ZF 和 NF 的值来判断是否转移。当 CF=0, ZF=0, NF=1 时,需转移。已知指令中偏移量为 1110 0011B=E3H,符号扩展后为 FFE3 H,左移一位(乘 2)后为 FFC6H,故 PC 的值(即转移目标地址)为 200CH+2+FFC6H=1FD4H。当 CF=1, ZF=0, NF=0 时不转移。PC 的值为:200CH+2=200EH。
- 3)指令中的 $C \times Z$ 和 N 应分别设置为 C=Z=1, N=0, 进行数之间的大小比较通常是对两个数进行减法,而因为是无符号数比较小于等于时转移,即两个数相减结果为 0 或者负数都应该转移,若是 0,则 ZF 标志应当为 1,所以是负数,则借位标志应该为 1,而无符号数并不涉及到符号标志 NF。

4) 部件①用于存放当前指令,不难得出为指令寄存器;多路选择器根据符号标志 C/Z/N 来决定下一条指令的地址是 PC+2 还是 PC+2+2×OFFSET,故多路选择器左边线上的结果应该是 PC+2+2×OFFSET。根据运算的先后顺序,以及与 PC+2 的连接,部件②用于左移一位实现乘 2,为移位寄存器。部件③用于 PC+2 和 2×OFFSET 相加,为加法器。

部件②:移位寄存器(用于左移一位);部件③:加法器(地址相加)。

【评分说明】合理给出部件名称或功能说明均给分。

45. 解答:

出入口一次仅允许一个人通过,设置互斥信号量 mutex,初值为 1。博物馆最多可同时容纳 500 个人,故设置信号量 empty,初值为 500。

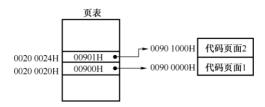
```
//博物馆可以容纳的最多人数
Semaphore empty=500;
                           //用于出入口资源的控制
Semaphore mutex =1;
cobegin
参观者讲程 i:
{
    P(empty);
    P(mutex);
    进门;
   V(mutex);
    参观;
    P(mutex);
    出门;
    V(mutex);
V(empty);
}
coend
```

【评分说明】①信号量初值给1分,说明含义给1分,两个信号量的初值和含义共4分。

- ② 对 mutex 的 P、V 操作正确给 2 分。
- ③ 对 empty 的 P、V 操作正确给 1 分。
- ④ 其他答案,参照①~③的标准给分。
- 46. 解答:
- 1)因为主存按字节编制,页内偏移量是 12 位,所以页大小为 2^{12} B=4KB。(1分) 页表项数为 2^{20} ,故该一级页表最大为 $2^{20} \times 4$ B=4MB。(2分)
- 2) 页目录号可表示为: (((unsigned int)(LA))>>22) & 0x3FF。(1分) 页表索引可表示为: (((unsigned int)(LA))>>12) & 0x3FF。(1分)

【评分说明】①页目录号也可以写成((unsigned int)(LA))>>22; 如果两个表达式没有对 LA 进行类型转换,同样给分。

- ② 如果用除法和其他开销很大的运算方法,但对基本原理是理解的,同样给分。
- ③ 参考答案给出的是 C 语言的描述,用其他语言(包括自然语言)正确地表述了,同样给分。
- 3)代码页面 1 的逻辑地址为 0000 8000H,表明其位于第 8 个页处,对应页表中的第 8 个页表项,所以第 8 个页表项的物理地址=页表起始地址+8×页表项的字节数=0020 0000H+8×4=0020 0020H。由此可得如下图所示的答案。(3 分)



【评分说明】共 5 个答数。物理地址 1 和物理地址 2 共 1 分;页框号 1 和页框号 2 共 1 分;物理地址 3 给 1 分。

47. 解答:

1)要求 R2 的路由表能到达图中所有的子网,且路由项尽可能的少,则应对每个路由接口的子网进行聚合。在AS1中,子网 153.14.5.0/25 和子网 153.14.5.128/25 可以聚合为子网 153.14.5.0/24; 在 AS2 中,子网 194.17.20.0/25 和子网 194.17.21.0/24 可以聚合为子网 194.17.20.0/23; 子网 194.17.20.128/25 单独连接到 R2 的接口 E0。(6 分)

于是可以得到 R2 的路由表如下:

目的网络	下一跳	接口
153.14.5.0/24	153.14.3.2	S0
194.17.20.0/23	194.17.24.2	S1
194.17.20.128/25	_	E0

【评分说明】①每正确解答 1 个路由项,给 2 分,共 6 分,每条路由项正确解答目的网络 IP 地址但无前缀长度,给 0.5 分,正确解答前缀长度给 0.5 分,正确解答下一跳 IP 地址给 0.5 分,正确解答接口给 0.5 分。

- ② 路由项解答部分正确或路由项多于3条,可酌情给分。
- 2) 该 IP 分组的目的 IP 地址 194.17.20.200 与路由表中 194.17.20.0/23 和 194.17.20.128/25 两个路由表项均匹配,根据最长匹配原则,R2 将通过 E0 接口转发该 IP 分组。(1 分)
- 3) R1 和 R2 属于不同的自治系统,故应使用边界网关协议 BGP(或 BGP4)交换路由信息; (1分) BGP 是应用层协议,它的报文被封装到 TCP 协议段中进行传输。(1分)

【评分说明】若考生解答为 EGP 协议,且正确解答 EGP 采用 IP 协议进行通信,亦给分。