

ĐẠI HỌC QUỐC GIA TP.HỒ CHÍ MINH
TRƯỜNG ĐẠI HỌC CÔNG NGHỆ THÔNG TIN



TỔ CHỨC VÀ CẤU TRÚC MÁY TÍNH II
LỚP: IT012.N21.2

BÁO CÁO THỰC HÀNH SỐ 2 (LAB 02)

Giảng viên hướng dẫn: Nguyễn Thành Nhân

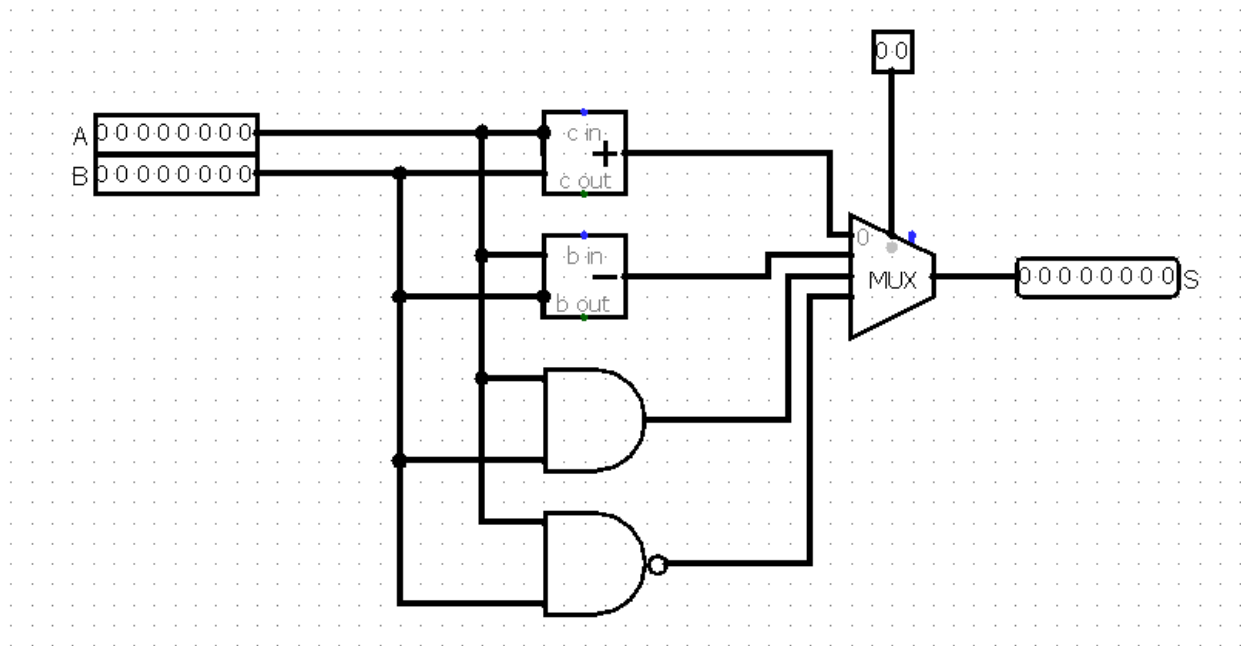
Sinh viên: Hồ Trọng Hiền

MSSV: 22520414

MỤC LỤC

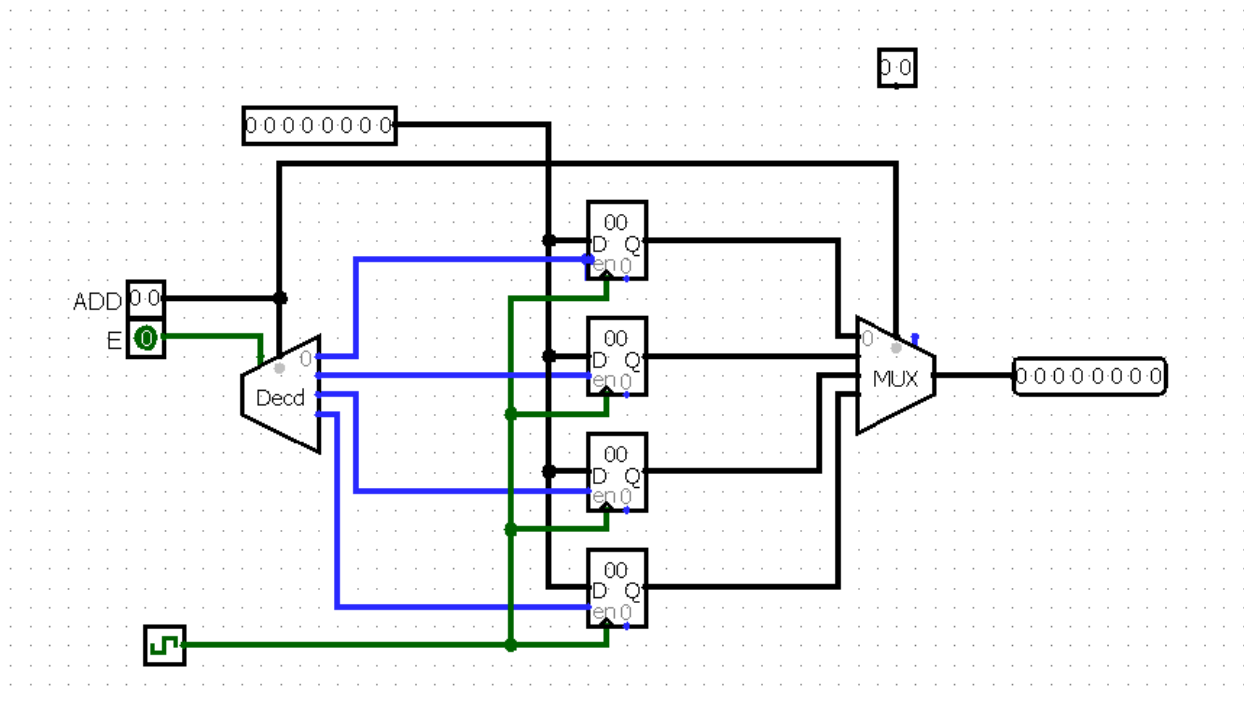
MÔ PHỎNG ALU	3
MÔ PHỎNG REGISTER FILES:.....	4
BÀI TẬP.....	5
3.1	5
3.2	6

MÔ PHỎNG ALU



Bộ ALU gồm có các phép cộng, trừ, AND và NAND với dữ liệu đầu vào là hai số 8 bit. Ta sẽ có một bộ MUX để chọn muốn xuất kết quả của phép toán nào. Nếu ngõ vào của MUX là 00 thì sẽ là phép cộng, 01 là phép trừ, 10 là phép AND và 11 là phép NAND.

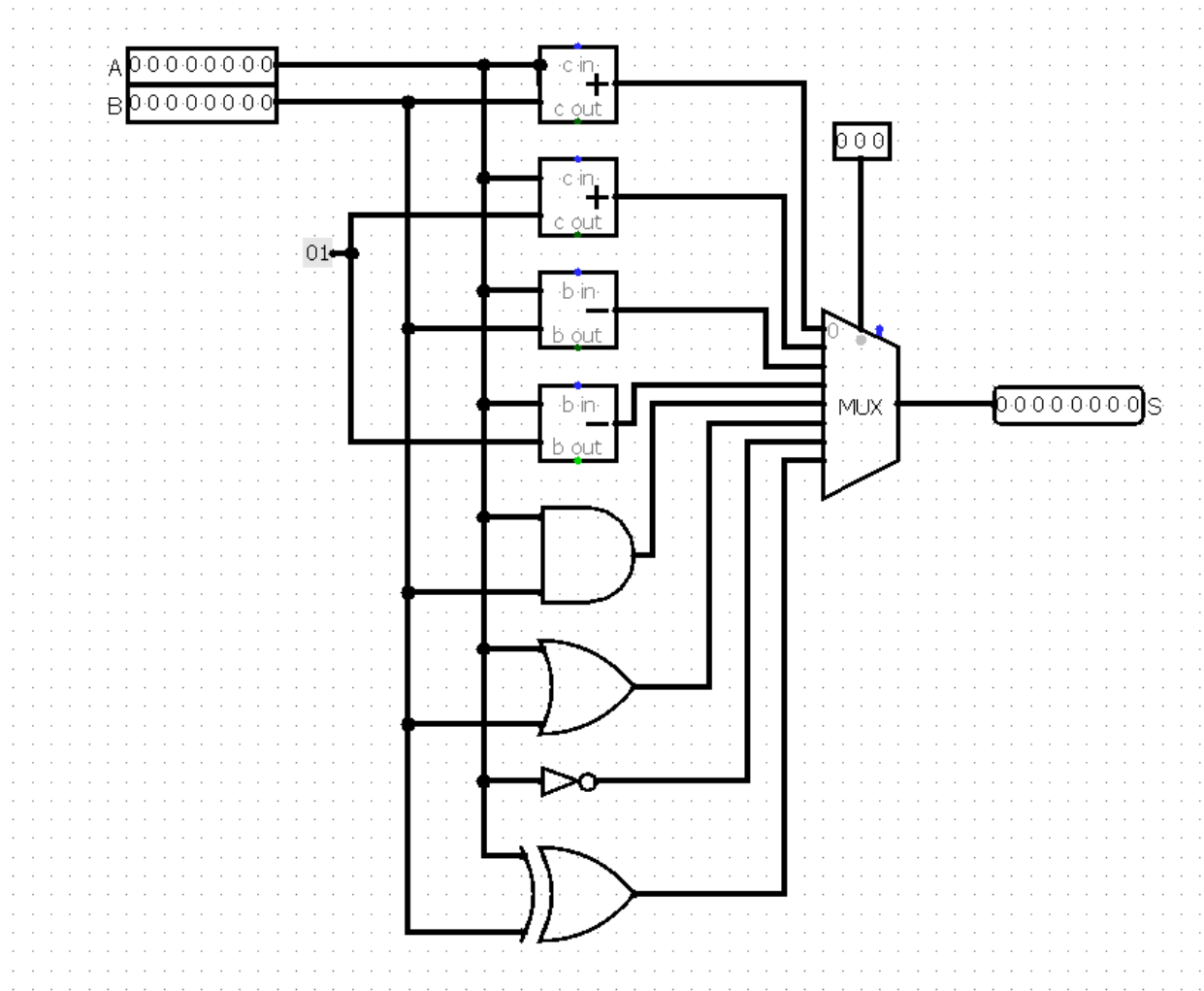
MÔ PHỎNG REGISTER FILES:



Register Files gồm có một chân Enable gắn vào bộ giải mã Decoder, các output của Decoder nối vào chân Enable của các thanh ghi. Mỗi một lần thì Decoder sẽ cho một đầu ra mang giá trị 1, còn lại là 0. Điều đó có nghĩa một lúc thì chỉ có một thanh ghi được ghi dữ liệu và xuất dữ liệu vì ngõ vào điều khiển của MUX và Decd được nối với nhau. Nếu ngõ vào điều khiển là 00 thì thanh ghi 1 sẽ được ghi và xuất dữ liệu, 01 thì thanh ghi thứ 2 sẽ được ghi và xuất dữ liệu, 10 thì thanh ghi 1 sẽ được ghi và xuất dữ liệu và 11 thì thanh ghi thứ 4 sẽ được ghi và xuất dữ liệu.

BÀI TẬP.

3.1



3.2

