



# Programación Paralela - CC332

2021-I

---

José Fiestas

05/05/21

Universidad Nacional de Ingeniería  
jose.fiestas@uni.edu.pe

### Objetivos:

1. Velocidad, eficiencia, escalabilidad. Ley de Ahmdal
2. DAG (Directed Acyclic Graphs)
3. Modelos computacionales en paralelo (PRAM)
4. Operaciones basicas de paralelismo
5. Broadcast/Reduccion

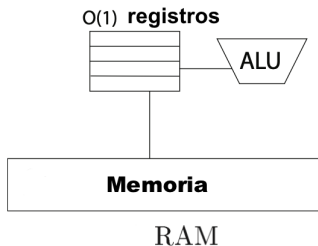
## Modelos computacionales en paralelo (PRAM)

---

Un modelo computacional en paralelo es una abstracción de la funcionalidad de un sistema de acceso, manejo y almacenamiento de información, pero que es independiente del hardware/software específico que se utiliza.

# Modelo RAM (Random Access Machine)

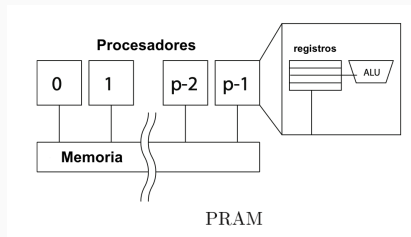
El modelo **RAM** (modelo Von Neumann) es una abstracción de un computador secuencial con memoria infinita, en el cual cada espacio de memoria puede ser accedida en forma directa. Contiene instrucciones para lectura, escritura, y operaciones aritméticas/lógicas. Es útil para el análisis de algoritmos secuenciales.



# Modelo PRAM (Parallel Random Access Machine)

El modelo **PRAM** consiste en un conjunto de procesadores idénticos  $\{P_1, P_2, \dots, P_n\}$ , con acceso a una memoria compartida para lectura/escritura de datos. Cada procesador es un RAM, que ejecuta el mismo código en forma sincrónica. No existe una red entre procesos, si no que se comunican a través de la memoria común. Cada proceso, en cada paso, ejecuta:

- lectura de data de la memoria común
- ejecución local de instrucciones
- escritura de data en la memoria común



E.g.

Sea una instrucción de la forma:

Procesador  $i$ :  $c := a + b$

donde  $a$ ,  $b$ , y  $c$  son espacios de memoria compartidos.

Las instrucciones para el procesador  $i$  serán:

- Copiar espacio  $a$  en la memoria local
- Copiar espacio  $b$  en la memoria local
- Sumar  $a$  y  $b$
- Escribir el resultado en el espacio  $c$

Clasificación segun acceso en paralelo a registros de memoria:

{exclusive, concurrent} **read** {exclusive, concurrent} **write**

- **EREW**, cada locación de memoria puede ser leída o escrita por un solo proceso a la vez
- **CREW**, múltiples procesos pueden leer la memoria pero solo uno puede escribir en ella durante el mismo paso (Broadcast).
- **ERCW**, se permite escritura simultánea, pero la lectura es exclusiva en el mismo paso. No es usada
- **CRCW**, múltiples procesos pueden leer y escribir en el mismo paso



Escritura simultánea exige resolver el problema de escritura en el mismo espacio de memoria:

- **modelo común**: todos los procesos escriben la misma data
- **modelo arbitrario**: todos los procesos escriben un dato arbitrario en el mismo paso
- **modelo combinado**: ejecuta la acumulación de los resultados escritos arbitrariamente por cada proceso en el mismo espacio de memoria y en el mismo paso.
- **modelo prioritario**: los procesos tienen una prioridad de acceso, y aquel con la mayor prioridad podrá escribir en memoria.

El costo de un algoritmo PRAM se define como la cantidad de pasos necesarios para completar el programa. Cada paso puede ser de lectura, escritura o de computación local.

**Tiempo de ejecución** (paralelo),  $T(n)$ : designa el número máximo de ordenes que ejecuta un proceso (número de iteraciones)

**Número de procesos activos**,  $P(n)$

**Espacio de memoria**  $M(n)$ : registros de memoria utilizados.

**Trabajo**,  $W(n)$ : cantidad de operaciones por proceso.

Costos máximos  $W(n) \sim T(n) P(n)$

El máximo valor es **Worst Case Complexity**

# Paradigma WT (work-time)

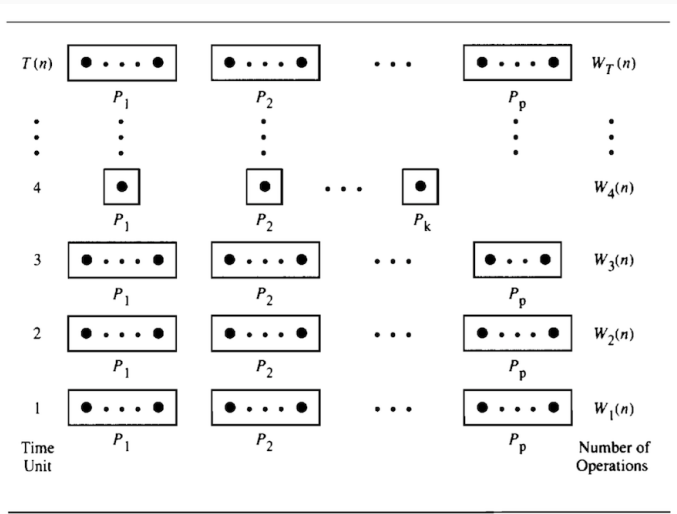
Nivel máximo: cantidad de operaciones concurrentes por paso

Nivel mínimo: dados  $p$  procesos, y un algoritmo con tiempo de ejecución  $T(n)$ , y trabajo  $W(n)$  (cantidad total de operaciones), el algoritmo en un PRAM puede ejecutarse en  $\leq \lfloor \frac{W(n)}{p} \rfloor + T(n)$

## Principio WT de asignación de tareas:

Sea  $W_i(n)$  la cantidad de operaciones ejecutadas en el paso  $i$ , donde  $1 \leq i \leq T(n)$ . Si se ejecutan  $W_i(n)$  operaciones en  $\leq \lceil \frac{W_i(n)}{p} \rceil$  pasos en paralelo por los  $p$  procesos por cada  $i$ . Entonces, el algoritmo PRAM logrará ejecutarse en  $\leq \sum_i \lceil \frac{W_i(n)}{p} \rceil \leq \sum_i (\lfloor \frac{W_i(n)}{p} \rfloor + 1) \leq \lfloor \frac{W(n)}{p} \rfloor + T(n)$  pasos en paralelo

# Paradigma WT (work-time)



Hay problemas fáciles de paralelizar, y problemas imposibles de paralelizar. Un objetivo es la aceleración de la ejecución

Si  $T(n,1)$  es el costo del algoritmo con un procesador, y  $T(n,p)$  el costo de  $p$  procesadores, la velocidad está definida como:  $S(p) = \frac{T(n,1)}{T(n,p)}$

$S(p)$  es óptima, si  $S(p) = p$

La eficiencia da la carga promedio de los procesadores

$$E(n, p) = \frac{S(p)}{p} = \frac{T(n,1)}{pT(n,p)}$$

Lenguaje formal utiliza **pardo** (do in parallel)

```
for  $p_i, 1 \leq i \leq n$  pardo  
  A(i) := B(i)
```

Es decir, n operaciones serán ejecutadas en paralelo, i.e. proceso P1 asigna B(1) a A(1), proceso P2 asigna B(2) a A(2), etc

Global **OR**:

Entrada en  $x[1, \dots, p]$

Result=0

**for**  $i=1, \dots, p$  **pardo**  
    **if**  $x[i]$  **then** Result:=1

Global **AND**:

Entrada en  $x[1, \dots, p]$

Result=1

**for**  $i=1, \dots, p$  **pardo**  
    **if not**  $x[i]$  **then** Result:=0

# PRAM: Suma de $n$ números

**Ingreso:** vector  $A$  con  $n = 2^k$  números

**Salida :** suma  $S$  de los números del vector

Pseudocódigo:

1. **for**  $i = 1$  to  $n$  **pardo**
2.    $B[i] = A[i]$
3. **endfor**
4. **for**  $h = 1$  to  $\log(n)$  **do**
5.   **for**  $i = 1$  to  $n/2^h$  **pardo**
6.      $B[i] = B[2i-1] + B[2i]$
7.   **endfor**
8. **end**
9.  $S := B(1)$



# PRAM: Suma de n números

Si cada proceso suma dos elementos, el número de elementos se reduce a la mitad en cada iteración, por lo tanto se necesitan  **$\log(n)$**  pasos para la suma de  $n$  números.

Además, si se requieren  **$O(n)$**  procesos.

I.e.

$$T(n) = O(\log n)$$

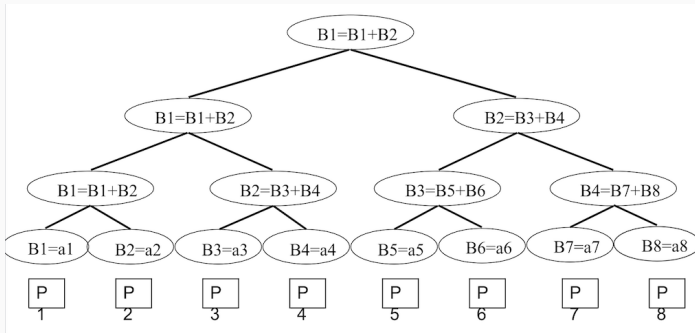
$$P(n) = O(n)$$

$$W(n) = O(n \log n)$$

Este algoritmo ejecuta un modelo PRAM EREW

# PRAM: Suma de n números

Para  $n=8$ ,  $p=8$



# PRAM: Suma de prefijos

Dada una secuencia de  $n$  elementos  $\{x_1, x_2, \dots, x_n\}$ , de un conjunto  $S$  con una operación binaria asociativa  $(*)$ , la suma de prefijos es:

$$s_i = x_1 * x_2 * \dots * x_n, \quad 1 \leq i \leq n$$

**Ingreso:** vector  $A$  con  $n = 2^k$  números

**Salida :** suma de prefijos  $s_i$  para  $1 \leq i \leq n$

**begin**

1. **if**  $n = 1$  **then** {set  $s_1 := x_1$ ; **exit** }

2. **for**  $1 \leq i \leq n/2$  **pardo**

    set  $y_i := x_{2i-1} * x_{2i}$

3. Calcular en forma recursiva, la suma de prefijos de  $\{y_1, y_2, \dots, y_{n/2}\}$  y almacenarlos en  $z_1, z_2, \dots, z_n$

4. **for**  $1 \leq i \leq n$  **pardo**

    {  $i$  par     $s_i = z_{i/2}$

$i=1$     :  $s_1 = x_1$

$i$  impar  $> 1$      $s_i = z_{(i-1)/2} * x_i$  }

**end**

Durante los primeros pasos, cada proceso opera dos elementos hasta obtener la primera suma. Luego, el árbol es recorrido en forma inversa, utilizando los resultados de los primeros pasos, para obtener las sumas de cada  $x_i$ . Además, si se requieren  **$O(n)$**  procesos.

I.e.

$$T(n)=O(\log n)$$

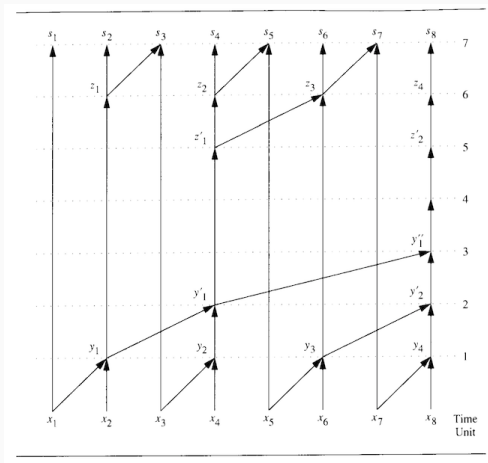
$$P(n)=O(n)$$

$$W(n)=O(n \log n)$$

Este algoritmo ejecuta un modelo PRAM EREW

# PRAM: Suma de prefijos

Suma de prefijos de 8 elementos. Cada nodo representa una operación (\*). En cada paso, las operaciones están representadas por nodos con flechas incidentes



# Máximo de n números

**Entrada** en  $A[1, \dots, n]$

**Salida** en  $M[1, \dots, n]$      $M[i] = 1$ , iff  $A[i] = \max_j A[j]$

**forall**  $(i, j) \in \{1, \dots, n\}^2$  **pardo**

$B[i, j] := A[i] \geq A[j]$

**forall**  $i \in \{1, \dots, n\}$  **pardo**

$M[i] = \bigwedge_{j=1}^n B[i, j]$

Se distribuyen n procesos a cada elemento de un array A con n números.

1. Cada proceso compara el valor del elemento con el resto, y determina si ese elemento es el mayor del array A (puede usar un array booleana con 0 o 1)
2. El índice del elemento de A donde el array booleano sea 1 será el máximo de A

# Máximo de n números

El máximo de n números se puede calcular en  $O(1)$  usando  $n^2$  procesadores, lo que lo hace impracticable para n grande.

En forma **secuencial**,  $P(n)=1$ ,  $T(n) = O(n) \rightarrow W(n)=O(n)$ ,

En **paralelo**,  $P(n)=O(n^2)$ ,  $T(n) = O(1) \rightarrow W(n)=O(n^2)$

$S(n)=T(1)/T(n)=n$

$E(n)=1/n$

Este algoritmo ejecuta un modelo PRAM CRCW

Además,

Optimiza solo  $T(n)$  sin considerar  $P(n)$ , o  $W(n)$ .

Podemos decir que un algoritmo es **óptimo** cuando  **$W(n)$**  es óptimo.

Normalmente comparado con el algoritmo secuencial.

Para emular más cercanamente a un computador real, se han creado varios modelos PRAM, como:

- **SB-PRAM**, que utiliza operadores lógicos para acceder a la memoria común simulados bajo un esquema round-robin (equitativo). Estas máquinas son un ejemplo de procesadores multithreading.
- **phase PRAM**, en el que las operaciones están divididas en fases, tal que los procesos pueden trabajar sin sincronización en las fases, pero son sincronizados al final de las fases
- **delay PRAM**, introduce un retraso entre el momento en que se produce la data en un proceso, y el momento en que es utilizada por otro proceso, con el objetivo de medir retrasos en acceso a memoria.
- **block PRAM**, donde el acceso a memoria toma un tiempo  $l+b$ , donde  $l$  es el tiempo de inicialización de la comunicación, y  $b$  es el tamaño del bloque de memoria accedido.



## Modelo BSP (bulk synchronously parallel):

Es una computadora que consiste en procesos con memoria local y capaz de comunicarse punto a punto a través de una red.

La idea es que el software sea independiente de la arquitectura, y sea, por consecuencia, portable.

El cómputo está organizado en **supersteps**, que a su vez, constan de tres fases:

- cálculo simultáneo en cada proceso
- comunicación entre procesos
- barrera de sincronización que culmina la operación de comunicación y hace data visible a los procesos

## **Modelo BSP** (bulk synchronously parallel):

Una unidad de cálculo se compone de:

- **p**: procesos virtuales, que ejecutan cálculos en cada superstep
- **s**: la velocidad de ejecución en número de operaciones (aritmética/lógica) por segundo, por proceso
- **l**: número de pasos necesarios por barrera de sincronización
- **g**: número de pasos promedio necesarios para transferir una palabra, tal que la ejecución de un proceso con  $m$  palabras, necesita  $l \cdot m \cdot g$  pasos.

## Modelo BSP (bulk synchronously parallel):

El tiempo

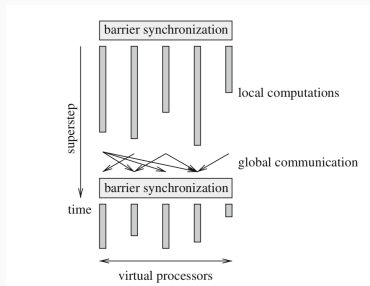
de ejecución de un superstep

( $T_{superstep}$ ) esta dado por:

$$T_{superstep} = \max(w_i) + h \cdot g + l$$

Donde

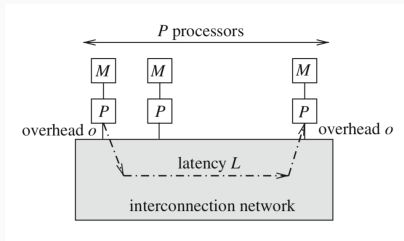
$w_i$  es el tiempo necesitado por proceso  $i$ ,  $h \cdot g$  es el tiempo total de comunicación y  $l$  es el tiempo de la barrera de sincronización.



## Modelo log P

Tiene la estructura de BSP, i.e. un sistema de memoria distribuido, con los siguientes parámetros:

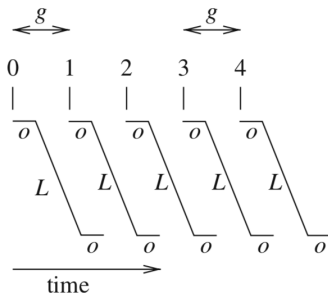
- **L** (latencia), es un límite superior de la latencia de la red, al enviar un mensaje pequeño.
- **o** (overhead), el tiempo requerido en comunicación, durante el cual no se puede ejecutar ninguna otra operación
- **g** (gap), es el tiempo mínimo entre envío/recibo de mensajes consecutivos por proceso
- **P** (procesos), el número de procesadores de la máquina



## Modelo log P

El tiempo de ejecución de un algoritmo en el modelo **log P** es el máximo de los tiempos de ejecución entre todos los procesos

La transmisión de un mensaje largo se hace en varios mensajes pequeños.



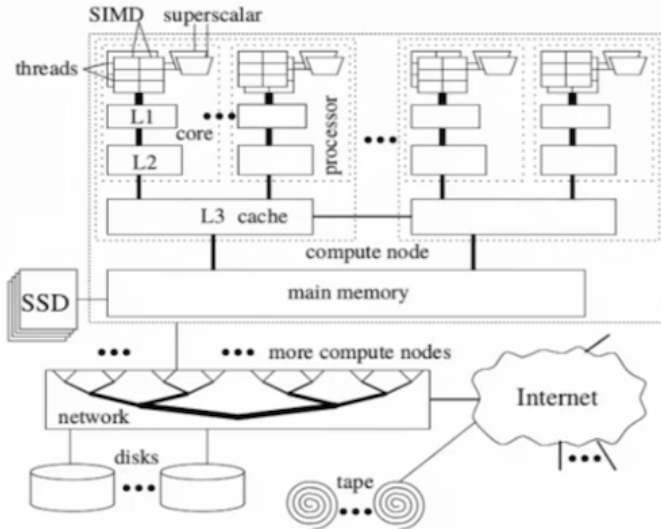
## Modelo realístico:

- asincrónico
- CRQW (concurrent read, queued write), el costo de  $p$  procesos accediendo a un espacio de memoria simultáneamente, es  $O(p)$
- Operaciones de escritura consistentes con instrucciones atómicas
- jerarquía en distribución de memoria

Estrategia es crear modelos con pocos niveles de paralelismo (híbridos)

# Modelos Computacionales en Paralelo

## Modelo Realístico.



## **DAG** → **PRAM**:

Cada nivel del DAG que puede ser paralelizado, se representa como un modelo PRAM






## **DAG** → Red:

- Nodos son procesos
- Aristas son líneas de comunicación en la red
- Tiempo de ejecución depende de los nodos, aristas, y de la longitud de las rutas en cada nivel del DAG.

## **PRAM** → **DAG**:

Identificar bucles y condicionales con distintos procesos en PRAM



-  David B. Kirk and Wen-mei W. Hwu *Programming Massively Parallel Processors: A Hands-on Approach*. 2nd. Morgan Kaufmann, 2013. isbn: 978-0-12-415992-1.
-  Norm Matloff. *Programming on Parallel Machines*. University of California, Davis, 2014.
-  Peter S. Pacheco. *An Introduction to Parallel Programming*. 1st. Morgan Kaufmann, 2011. isbn: 978-0-12-374260- 5.
-  Michael J. Quinn. *Parallel Programming in C with MPI and OpenMP*. 1st. McGraw-Hill Education Group, 2003. isbn: 0071232656.
-  Jason Sanders and Edward Kandrot. *CUDA by Example: An Introduction to General-Purpose GPU Program- ming*. 1st. Addison-Wesley Professional, 2010. isbn: 0131387685, 9780131387683.