

ADC 使用说明

目前测试了 BK3632, BK3432, BK3435, BK3633 的 ADC 系统。使用 ADC 时有以下提示：

- 1、所有采样需要在 ADC 的 IO 上靠近 IO 处加一个 10nF 电容。
- 2、采样精度为 8bits。
- 3、BK3435 推荐软件模式，单步模式时的采样精度经常有误差。注意此芯片的 ADC 值偶尔会有跳动的情况，误差可能在 3 个 bits 左右。如果项目需要 ADC 非常准的请注意该点。
- 4、其他三颗芯片软件和单步模式都可以，使用软件模式，多次平均的结果比单步模式的线性要更好。但耗时相对单步模式要久，可以根据项目做相应的处理。两种模式在软件中有体现。
- 5、芯片的 ADC 的零点和最高点需要校准，如果客户有需求可以分别使用 Vbat 和 ADC 接地在生产的时候做校验。具体校验方法，在软件里有校的方式。
- 6、详细测试情况可参考“3633343534323632 adc 8 位线性图&校准逻辑”。