# Київський національний університет імені Тараса Шевченка факультет радіофізики, електроніки та комп'ютерних систем

Лабораторна робота № 2

**Тема:** «Арифметичні операції над двійковими числами»

Роботу виконав студент 3 курсу KI-CA Мургашов Гліб

**Мета**: Дослідити алгоритми, що використовуються в мікропроцесорах для множення та ділення цілих чисел та підходи до роботи з дійсними числами. Хід роботи

Створити програму, що ілюструє покрокове виконання наступних алгоритмів (за варіантами в Moodle).

Під покроковим виконанням мається на увазі вивід в двійковому представленні значень регістрів, що використовуються в процесі обрахунку на кожній ітерації, а також виводу самої логіки роботи алгоритму у вигляді опису (наприклад: "Значення регістру DIVISOR > 0: додаємо біт 0 до QUOTIENT, сзуваємо....").

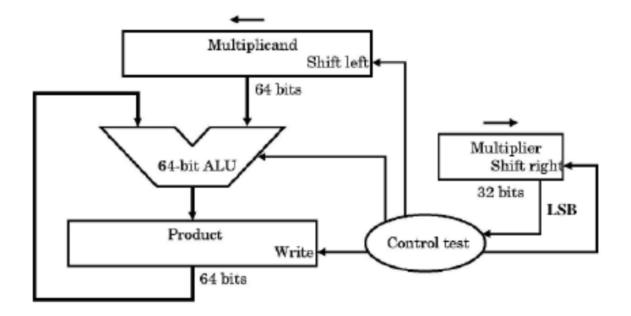
Код завантажте в свій репозиторій в GitHub.

В звіті навести приклад покрокового виконання кожного з варіантів, посилання на код та завантажити в Moodle.

**HINT**: використовуйте операції зсуву та додавання над змінними відповідно до алгоритму та виводьте значення змінних в бітовій формі.

#### 1. Множення двійкових чисел

#### а. Множення як є



### Консольний вивід програми:

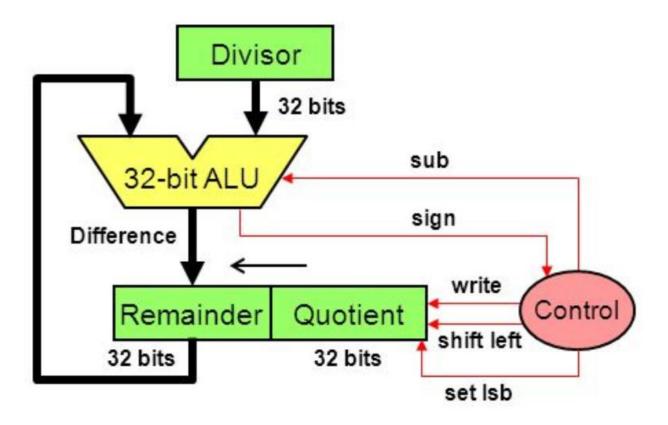
```
Enter first number:756
Enter second number:456
Multiplicand leftshifted: 0000 0000 0000 0000 0000 0101 1110 1000 Multiplier rightshifted: 0000 0000 0000 0000 0000 0000 1110 0100
Multiplicand leftshifted: 0000 0000 0000 0000 0000 1011 1101 0000
|| Multiplier rightshifted: 0000 0000 0000 0000 0000 0011 0010
14| Multiplicand leftshifted:  0000 0000 0000 0000 0001 0111 1010 0000
15| Multiplier rightshifted:  0000 0000 0000 0000 0000 0000 0011 1001
25| Multiplicand leftshifted:  0000 0000 0000 0000 0101 1110 1000 0000
26| Multiplier rightshifted:  0000 0000 0000 0000 0000 0000 0000 1110
```

```
130|
140|
143| Multiplicand leftshifted: 0100 0000 0000 0000 0000 0000 0000
144| Multiplier rightshifted: 0000 0000 0000 0000 0000 0000 0000
  148| Multiplicand leftshifted: 1000 0000 0000 0000 0000 0000 0000
149| Multiplier rightshifted: 0000 0000 0000 0000 0000 0000 0000
  Multiplicand leftshifted: 0000 0000 0000 0000 0000 0000 0000 Multiplier rightshifted: 0000 0000 0000 0000 0000 0000 0000
  158| Multiplicand leftshifted:  0000 0000 0000 0000 0000 0000 0000
159| Multiplier rightshifted:  0000 0000 0000 0000 0000 0000 0000
163| Multiplicand leftshifted:  0000 0000 0000 0000 0000 0000 0000
164| Multiplier rightshifted:  0000 0000 0000 0000 0000 0000 0000
```

Для продолжения нажмите любую клавишу . .

## Ділення двійкових чисел

с. Частка та залишок в одному регістрі



Консольний вивід програми:

- 3. Робота з IEEE 754 Floating Point (Представити лише ключові кроки при виконанні операцій)
- a. Додавання i.Align binary points ii.Add significands iii.Normalize result

Консольний вивід програми:

```
Enter first number:13
Enter second number:56
adding 56 (a) to 13 (b)
Convert "a" to binary:
0 . 00000000 . 000000000000000000000
Convert "b" to binary:
0 . 00000000 . 0000000000000000000000
Normalize "a":
0 . 10000100 . 11000000000000000000000
Normalize "b":
Add "a" to "b":
0 . 10000100 . 1100000000000000000000
+0 . 10000010 . 01101000000000000000000
Product:
decimal: 69
Для продолжения нажмите любую клавишу
```

**Висновок:** В даній лабораторній роботі були освоєні навички роботи з алгоритмами, які використовуються для множення, ділення, додавання в мікропроцесорах. Були написані програми, які виконують певні операції та покроково виводять результат на консоль.

Git: https://github.com/HleBASS/CS labs