

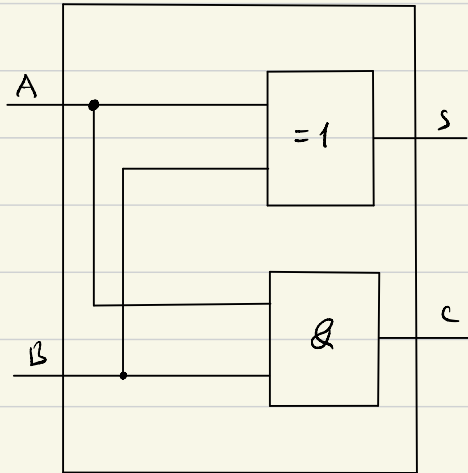

Hoang Long Vu - 231688

Duc Huy Nguyen - 231611

Aufgabe 1

1.1 Halbaddierer

(V)

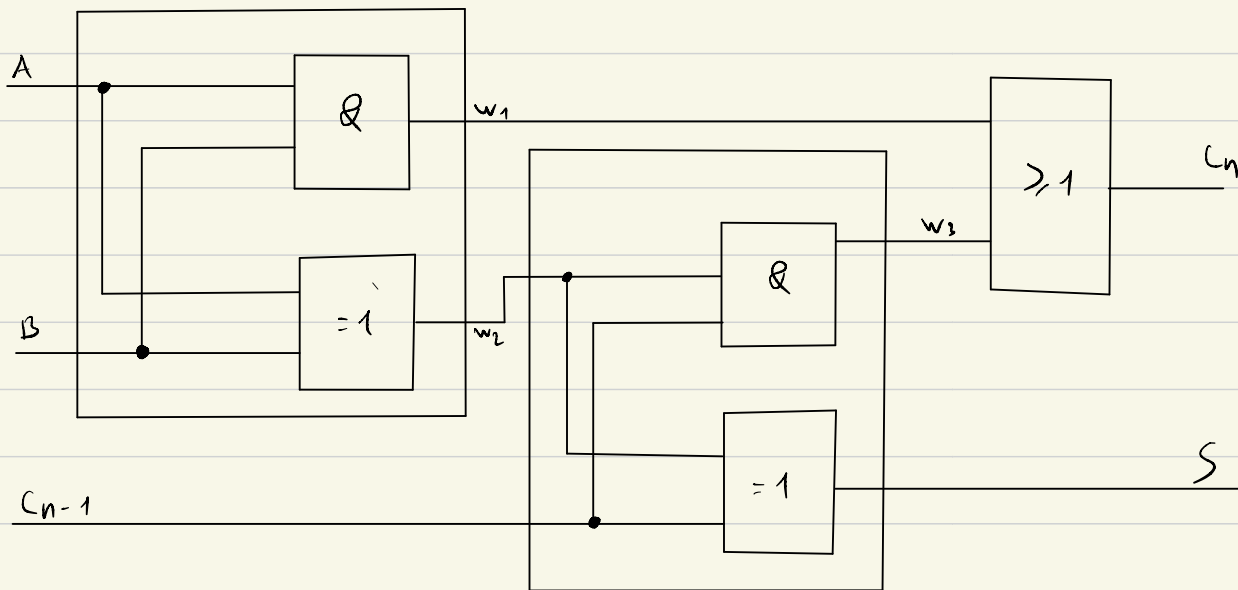


$$C = A \wedge B ; S = A \oplus B$$

A	B	S	C
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1

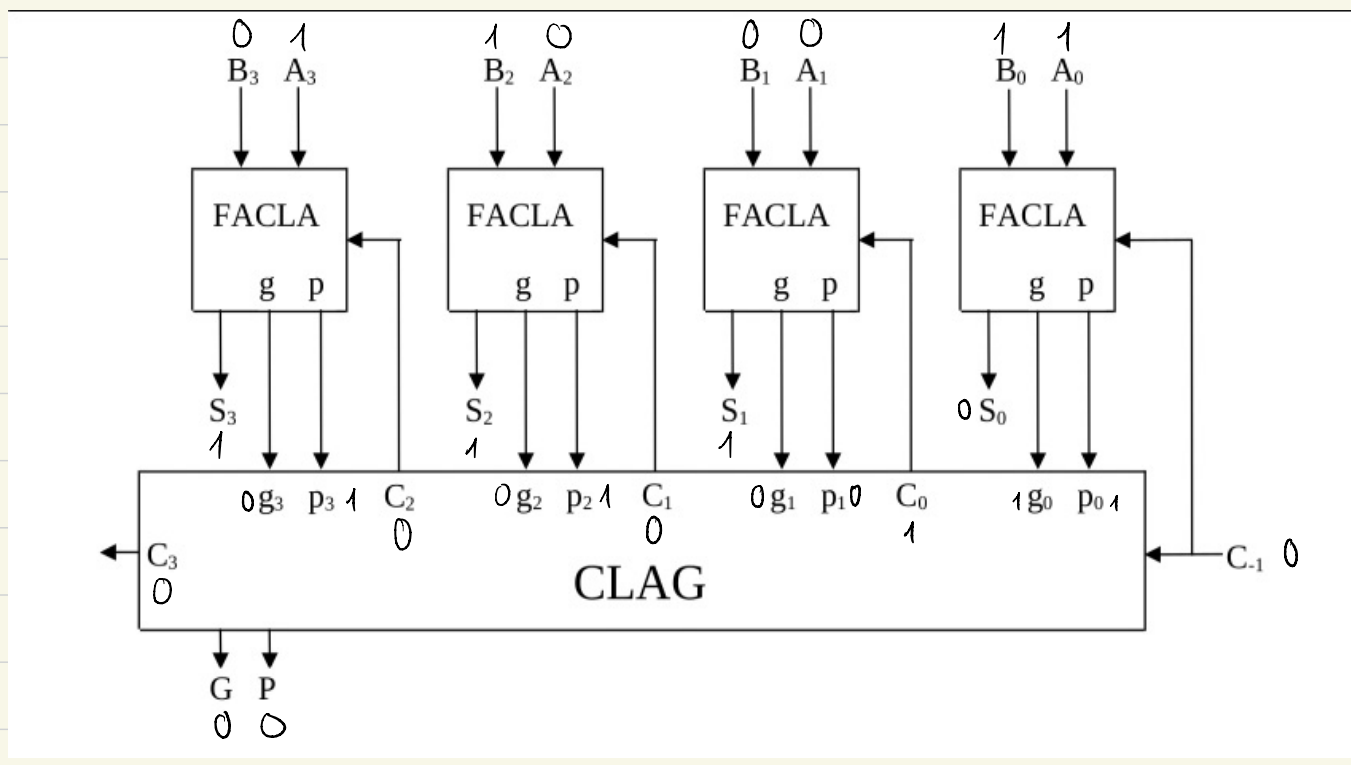
1.2 Volladdierer

a) $w_1 - 3$ sind wire_1 \rightarrow wire_3



Aufgabe 3

a) Nehmen wir $A = 1001$ und $B = 0101$ an



c)

	Vorteile	Nachteile
RCA	immer einfach mit großer Bitzahl	es dauert länger mit großer Bitzahl, weil eine FA auf alle vorherige FAs warten muss
CLA	schnell auch mit großer Bitzahl	es wird komplexer mit großer Bitzahl (mehrere Eingabe für CLAG)