COCO 教学型计算机 定时器设计规范

Revision 1.0.0.2

高小鹏

版本历史

版本	日期	作者	描述
1.0.0.0	2014/1/31	高小鹏	初始版本
1.0.0.1	2014/2/11	高小鹏	1) 第 3.3 节 COUNT 寄存器修改为 "R"
1.0.0.2	2014/12/14	高小鹏	1) 第 4 节 DAT_O[32:0]应修改为 DAT_O[31:0]
			1)
			1)
			1)
			1)
			1)

目录

版本	历史		i
表目	<u>.</u>		ii
图	ii		
表格	ζ Τ		ii
1.	功能描述及	及内部结构	3
2.	计数模式		3
	2.1. 模式	忧 0	3
	2.2. 模式	t 1	3
3.	寄存器		4
	3.1. 控制	川寄存器(CTRL)	4
	3.2. 初值	直寄存器(PRESET)	4
	3.3. 计数	效值寄存器(COUNT)	5
4.	模块接口信	言号定义	5
5.	编程说明		5
图 1	-1 Timer/Cou	NUNTER 内部基本结构	3
表 3 表 3 表 3	-2 控制寄存 -3 初值寄存 -4 计数值寄	UNTER 寄存器 器格式 存器格式 UNTER 接口信号定义	4 4

COCO 采用 32 位定时器/计数器, 并支持中断。

1. 功能描述及内部结构

TC 的内部基本结构如图 1-1 所示。TC 由控制寄存器、初值寄存器、32 位计数器及中断产生逻辑构成。

- 1) 控制寄存器决定该计数起停控制等。
- 2) 初值寄存器为32位计数器提供初始值。
- 3) 根据不同的计数模式,在计数为 0 后,计数器或者自动装填初值并重新倒计数,或者保持在 0 值直至初值寄存器再次被装载。
- 4) 当计数器工作在模式 0 并且在中断允许的前提下,当计数器计数值为 0 时,中断产生逻辑产生中断请求(IRQ 为 1)。

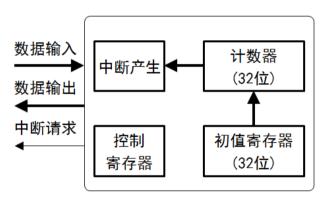


图 1-1 Timer/Counter 内部基本结构

2. 计数模式

2.1. 模式 0

当计数器倒计数为0后,计数器停止计数。当初值寄存器再次被外部写入后,初值寄存器值再次被加载至计数器,计数器重新启动倒计数。

模式 0 通常用于产生定时中断。例如,为操作系统的时间片调度机制提供定时。

2.2. 模式 1

当计数器倒计数为0后,初值寄存器值被自动加载至计数器,计数器继续倒计数。

模式1通常用于产生周期性脉冲。例如,可以用模式1产生步进电机所需的步进控制信号。

3. 寄存器

TC 包括控制寄存器、初值寄存器和计数值寄存器。每个寄存器都为 32 位, 共计占用 12B 空间。

表 3-1 Timer/Counter 寄存器

偏移	寄存器	寄存器描述	R/W	复位值
0h	CTRL	控制寄存器	R/W	0
4h	PRESET	初值寄存器	R/W	0
8h	COUNT	计数值寄存器	R	0

3.1. 控制寄存器(CTRL)

当读取 CTRL 寄存器时,未定义位始终为 0;当写入 CTRL 寄存器时,未定义位被忽略。

表 3-2 控制寄存器格式

Bit	Bit	Description	D/W	Value After
mnemonic	No.	Description R/V		Reset
Reserved	31:4	保留	_	0
IM	3	中断屏蔽 0:禁止中断 1:允许中断	R/W	0
Mode	2:1	模式选择 00: 方式 0 01: 方式 1 10: 未定义 11: 未定义	R/W	00
Enable	0	计数器使能 0:停止计数 1:允许计数	R/W	0

3.2. 初值寄存器(PRESET)

表 3-3 初值寄存器格式

Bit mnemonic	Bit No.	Description	R/W	Value After Reset
PRESET	31:0	32 位计数初值	R/W	0

3.3. 计数值寄存器(COUNT)

表 3-4 计数值寄存器格式

Bit mnemonic	Bit No.	Description	R/W	Value After Reset
COUNT	31:0	32 位计数值	R	0

4. 模块接口信号定义

表 4-1 Timer/Counter 接口信号定义

信号名	方向	描述
CLK_I	I	时钟
RST_I	I	复位信号
ADD_I[3:2]	I	地址输入
WE_I	I	写使能
DAT_I[31:0]	I	32 位数据输入
DAT_O[31:0]	О	32 位数据输出
IRQ	0	中断请求

5. 编程说明

- 1) 在允许计数器计数前,应首先停止计数;然后加载初值寄存器;再允许计数。
- 2) 无论哪种模式,如果不需要产生中断,则应屏蔽中断。