

Aufgabe 3

- 8 Bit Phase Correct PWM Mode; konfiguriere OC1A und OC1B, so dass OC1A=1 falls $\text{Timer1} < \text{OCR1A}$ (genauso für OC1B)
 - *LDI TEMP1, (1<<WGM10) / (1<<COM1A1) / (1<<COM1B1)*
 - *OUT TCCR1A, TEMP1*

Aufgabe 3

- Timer 1 aktivieren, Prescaler auf CLK/64
 - *LDI TEMP1, (1<<CS11)/(1<<CS10)*
 - *OUT TCCR1B, TEMP1*

Aufgabe 3

- Höherwertiges Byte des Referenzwertes
 - *OUT OCR1AH, Rxx*
- Niederwertiges Byte des Referenzwertes
 - *OUT OCR1AL, Rxx*