

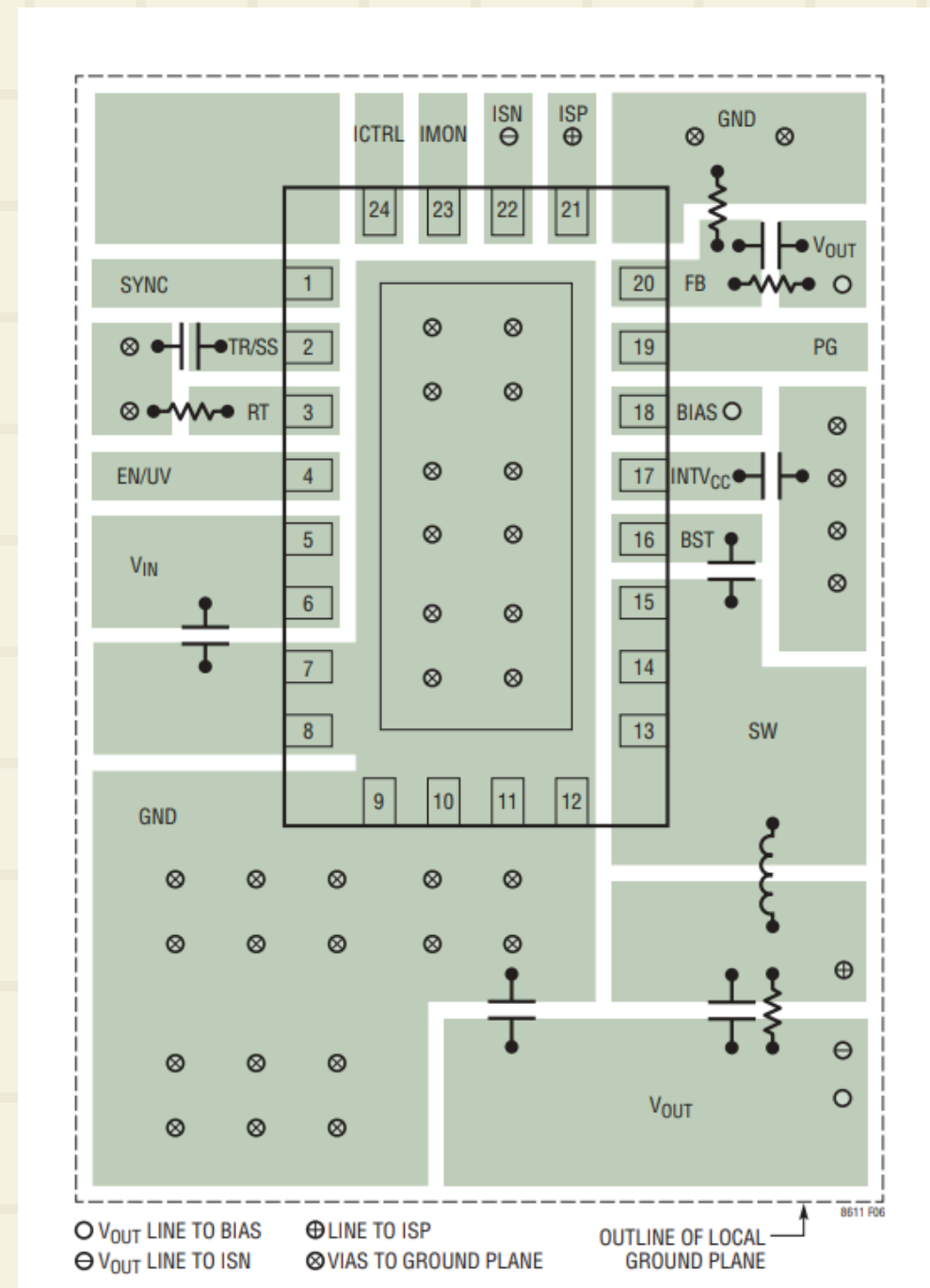


So sánh

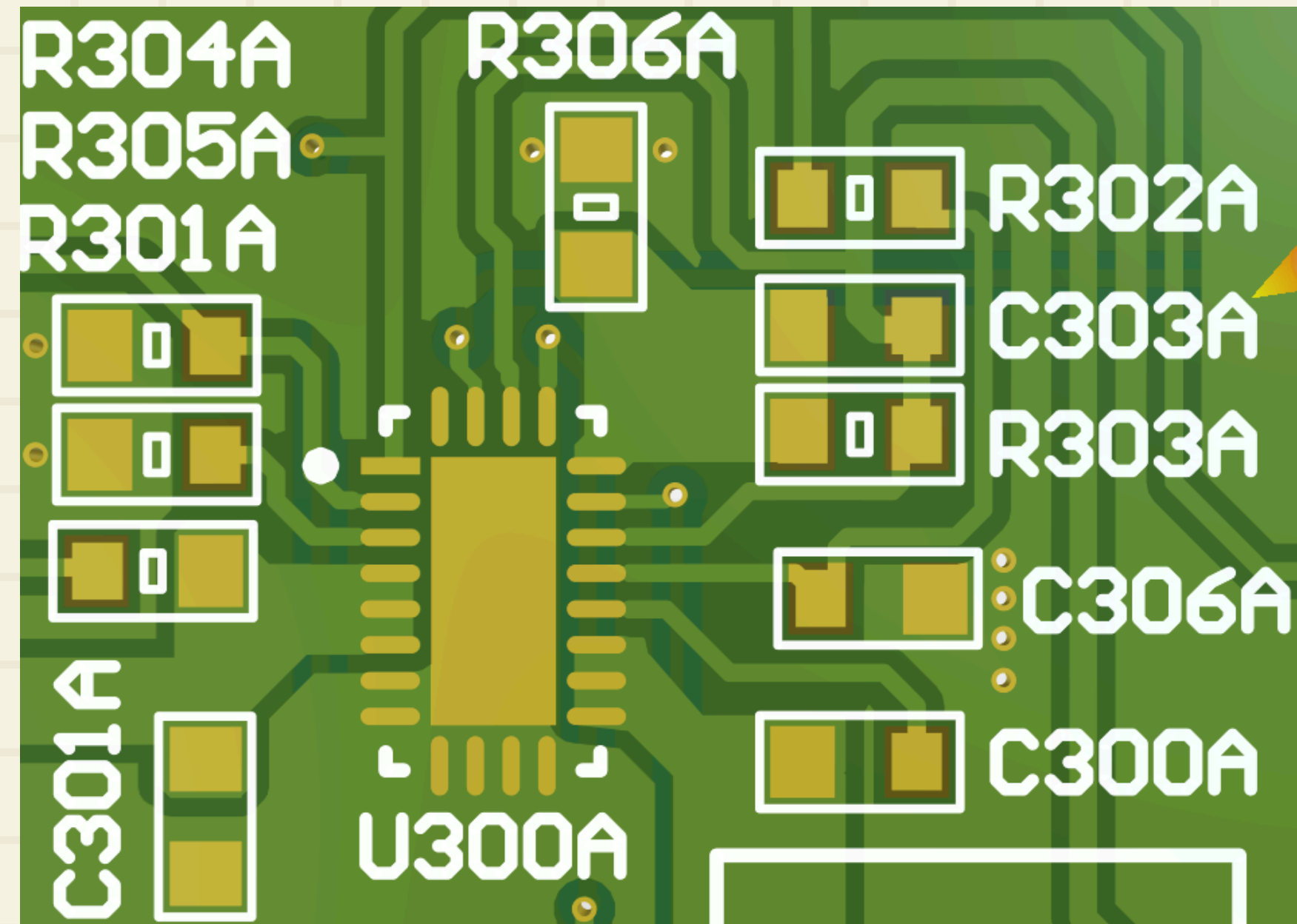
Layout guidelines và
thực tế



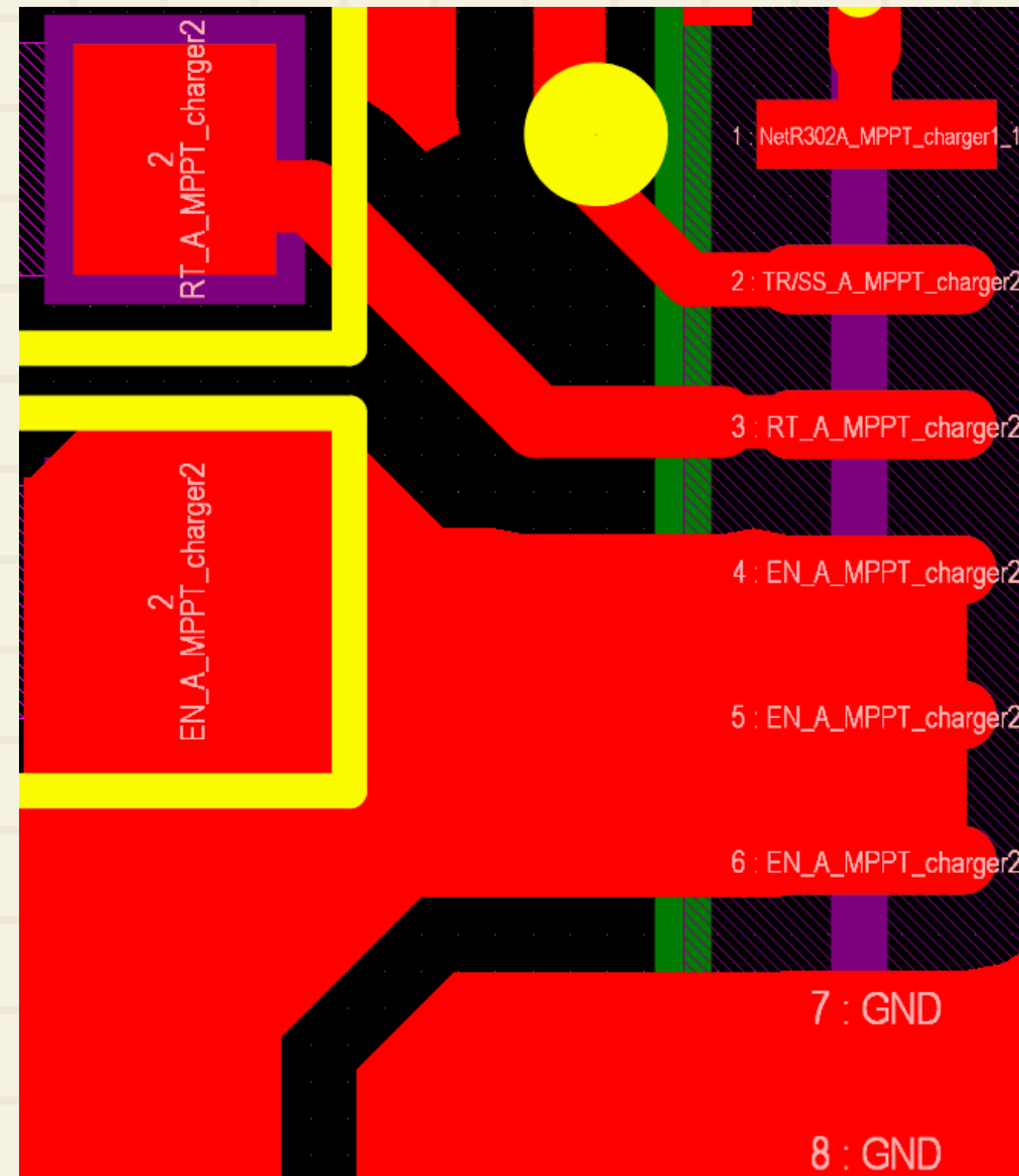
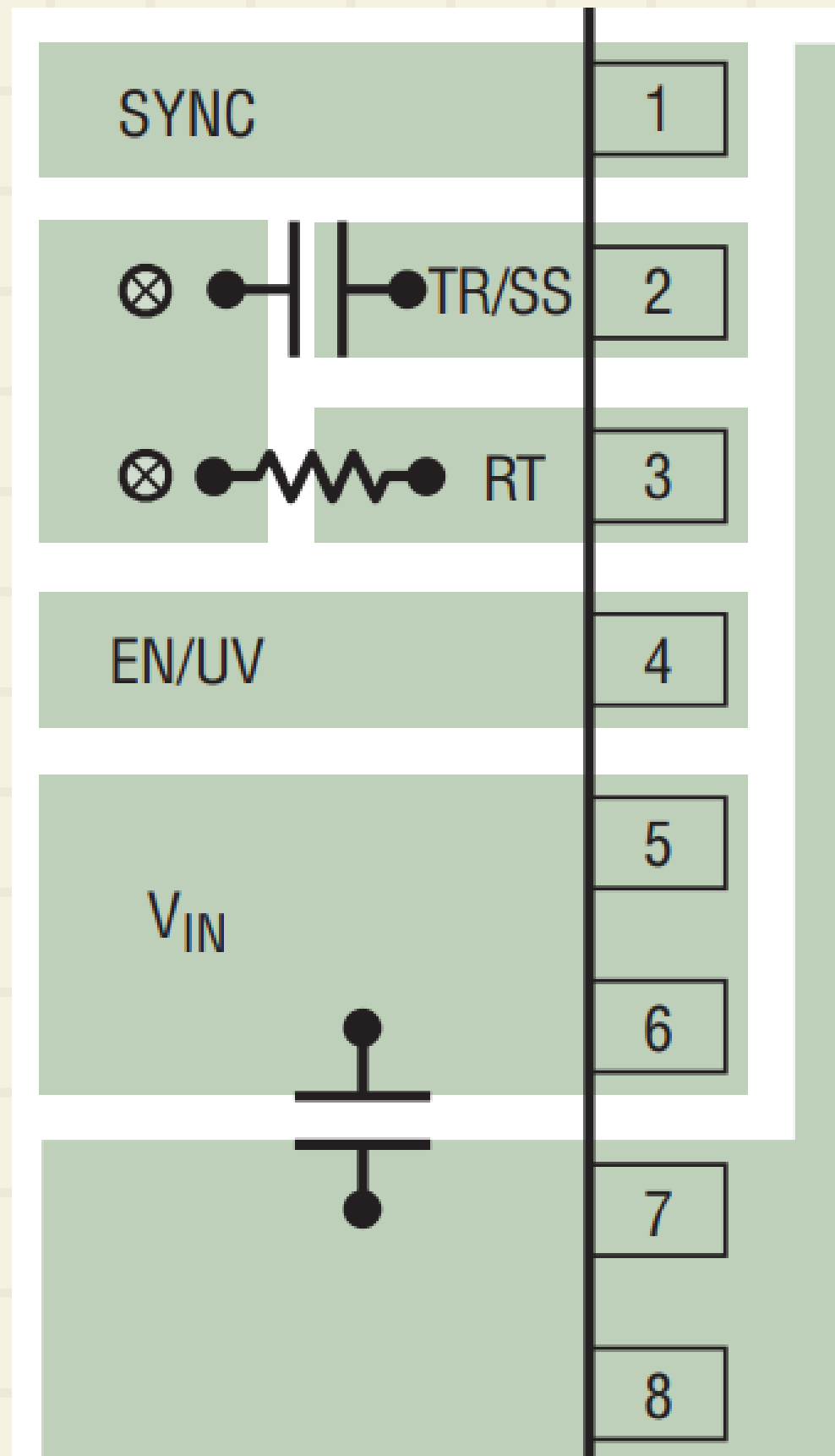
LT8611



Layout Guidelines



Layout thực tế



Pin 1 : nối với chân MCU

Pin 2: nối với tụ điện

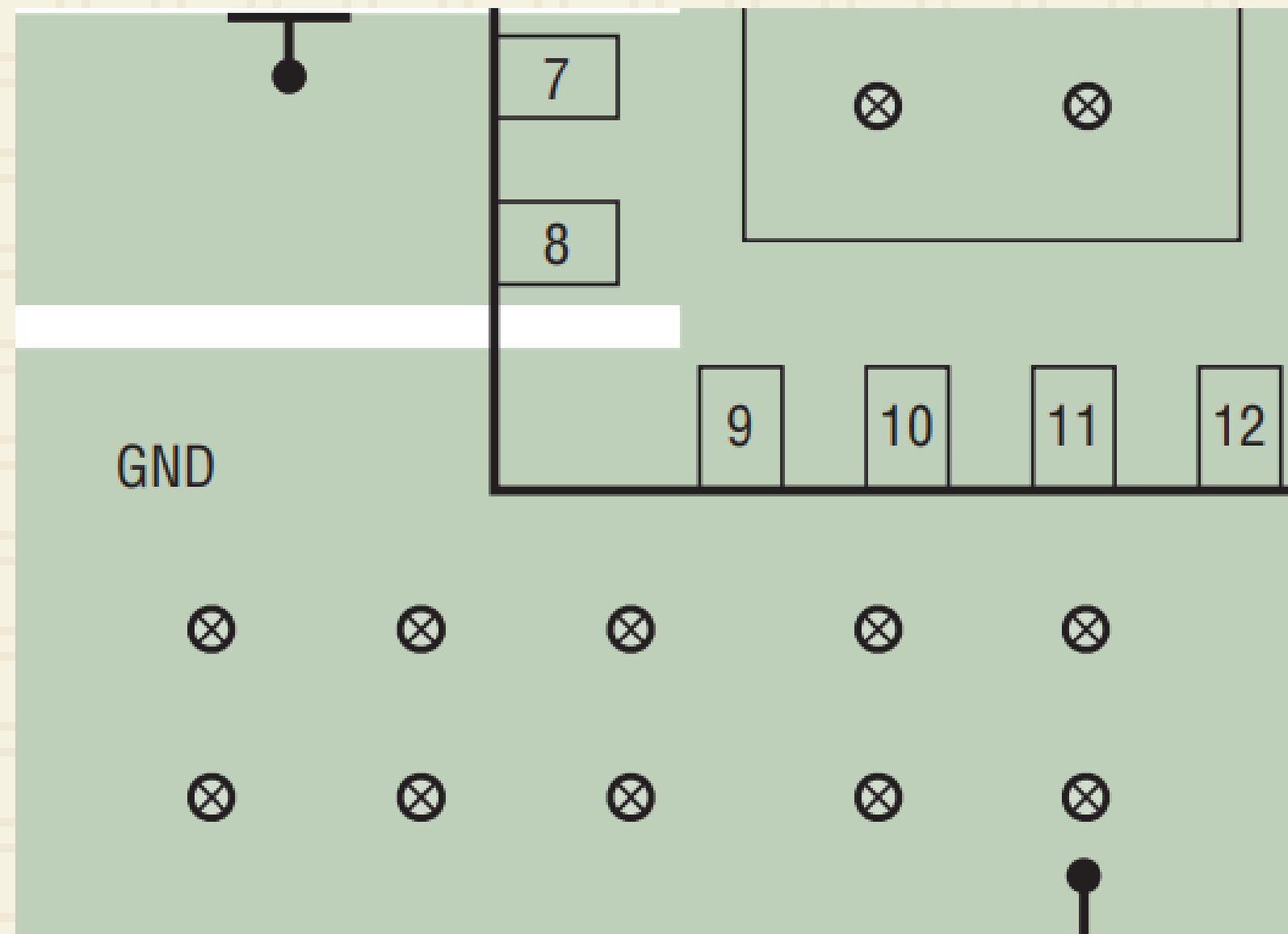
Pin 3: nối với điện trở

Pin 4 5 6 (các chân Enable): nối với

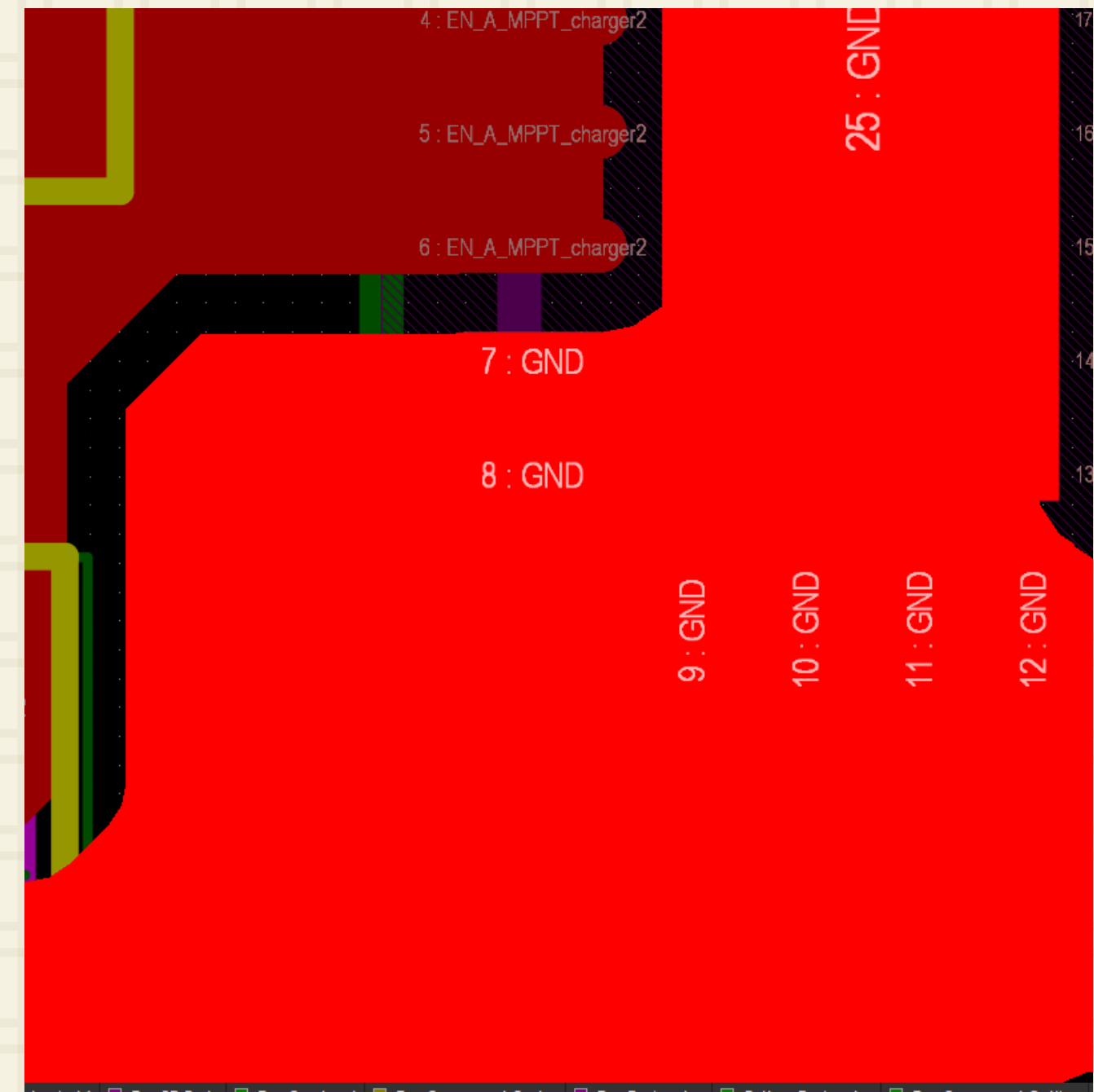
nguồn Vin

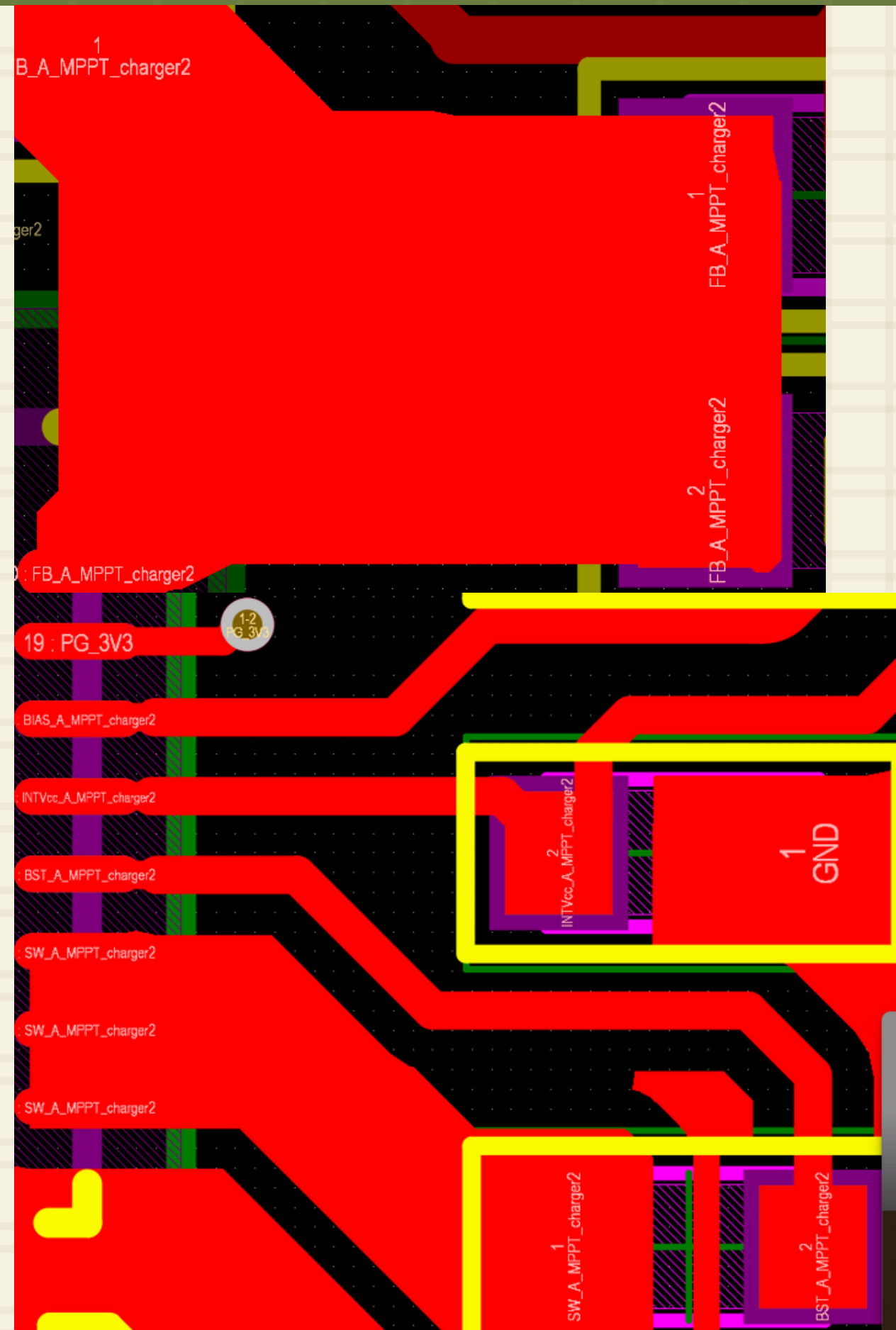
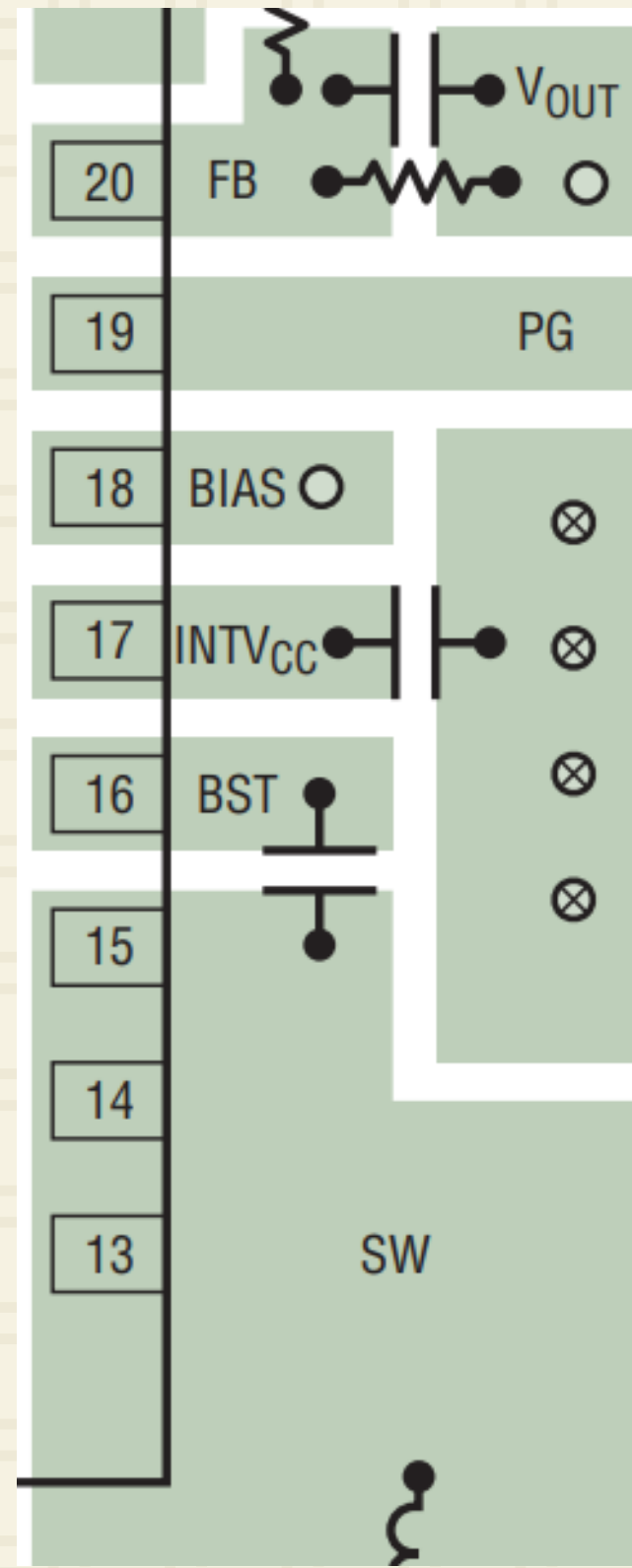
Pin 7 8: nối GND

(giữa chân 7 8 và 4 5 7 có nối 1 tụ điện ở giữa)

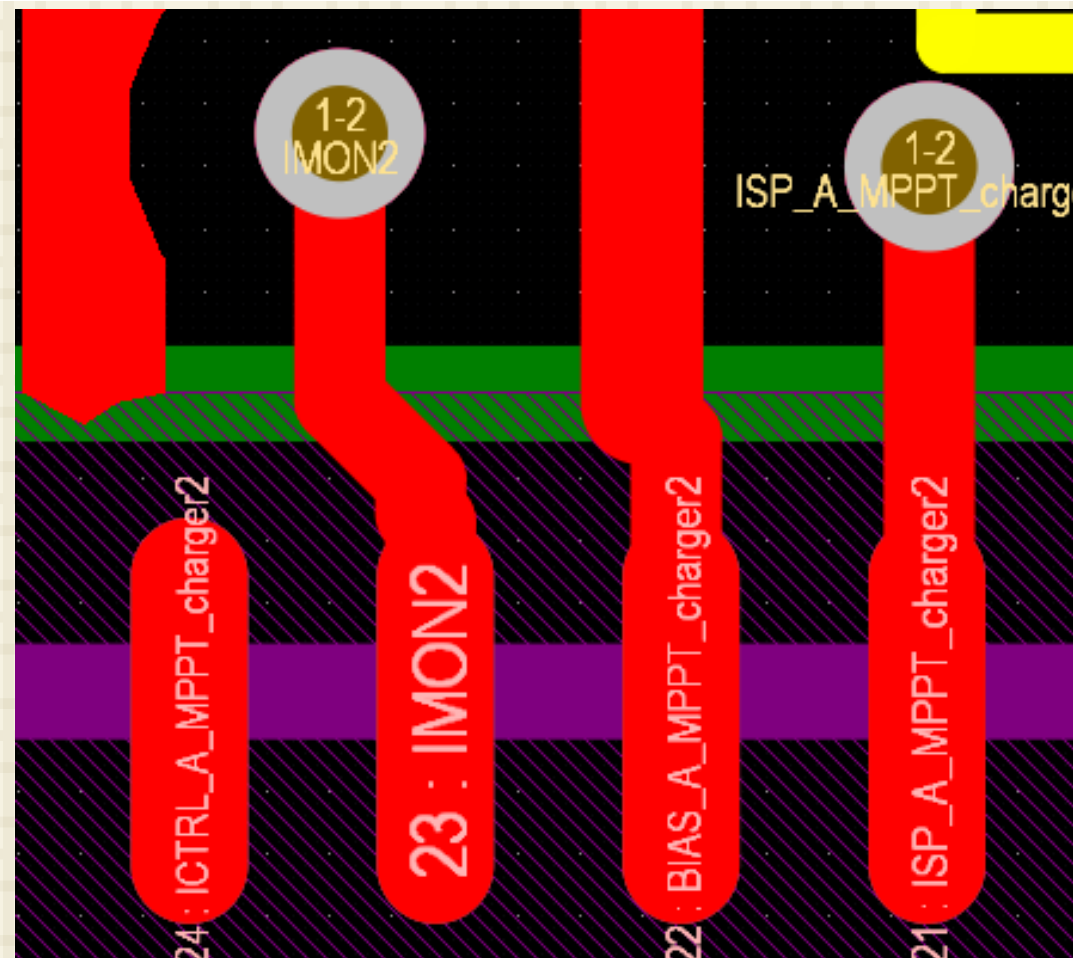
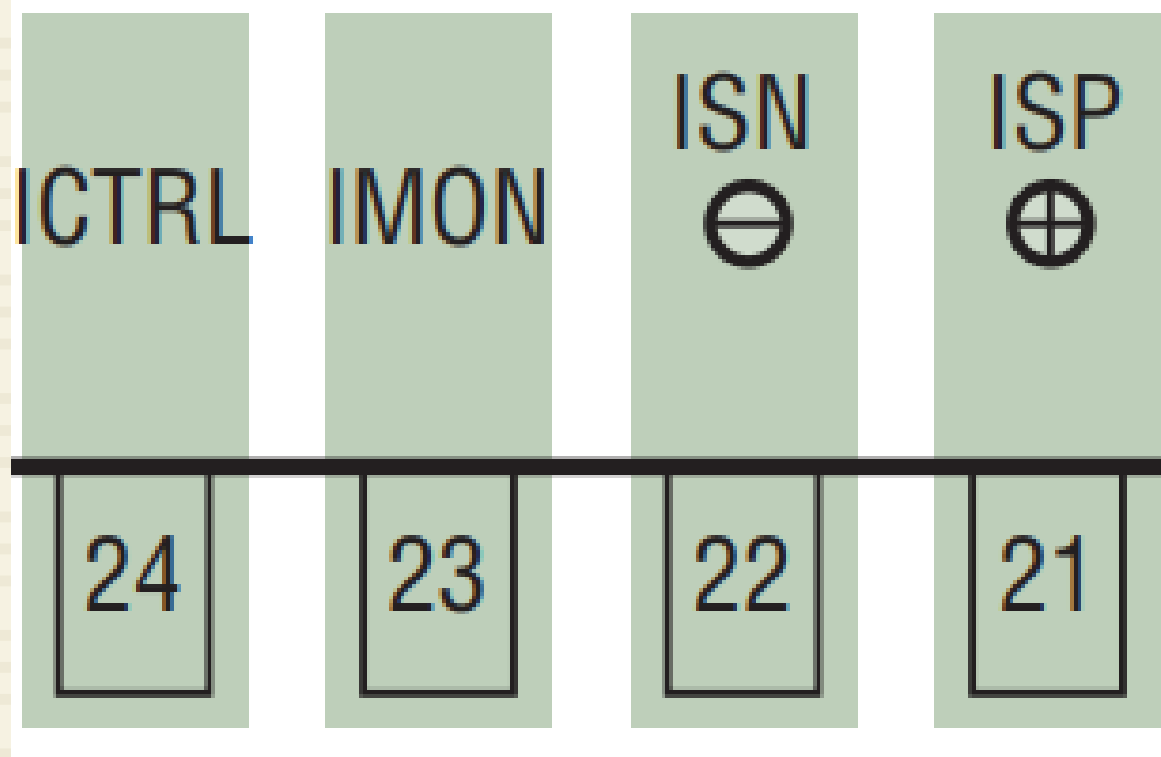


Toàn bộ các chân
đều nối GND





Pin 13 14 15: nối với 1 cuộn cảm và 1 tụ
 Pin 16: nối với 1 tụ
 Pin 17: nối với 1 tụ
 Pin 18: nối với nguồn
 Pin 19: nối vào chân MCU
 Pin 20: Nối với 2 trở 1 tụ sau đó nối trực tiếp với áp ra



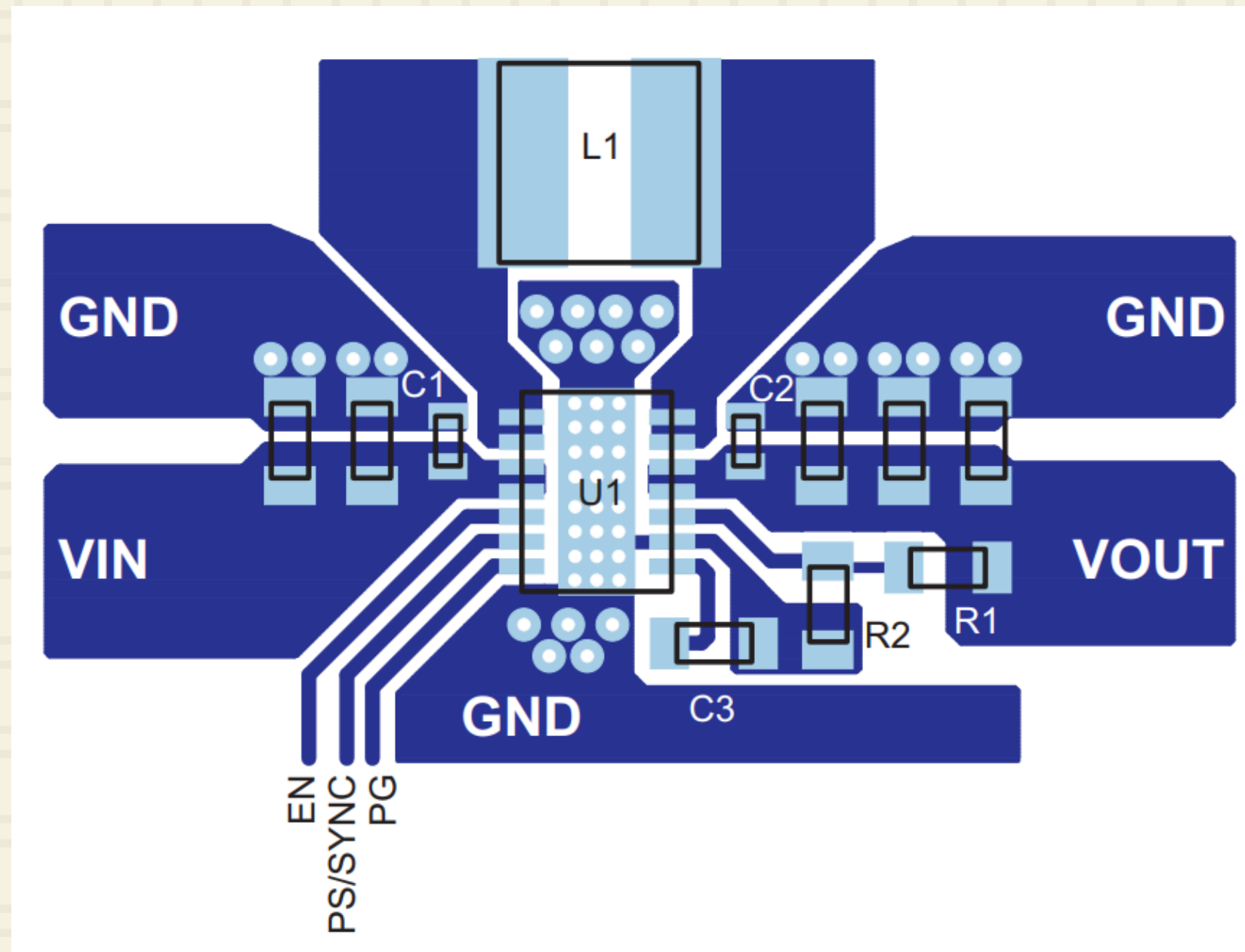
Pin 21: ISP

Pin 22: ISN

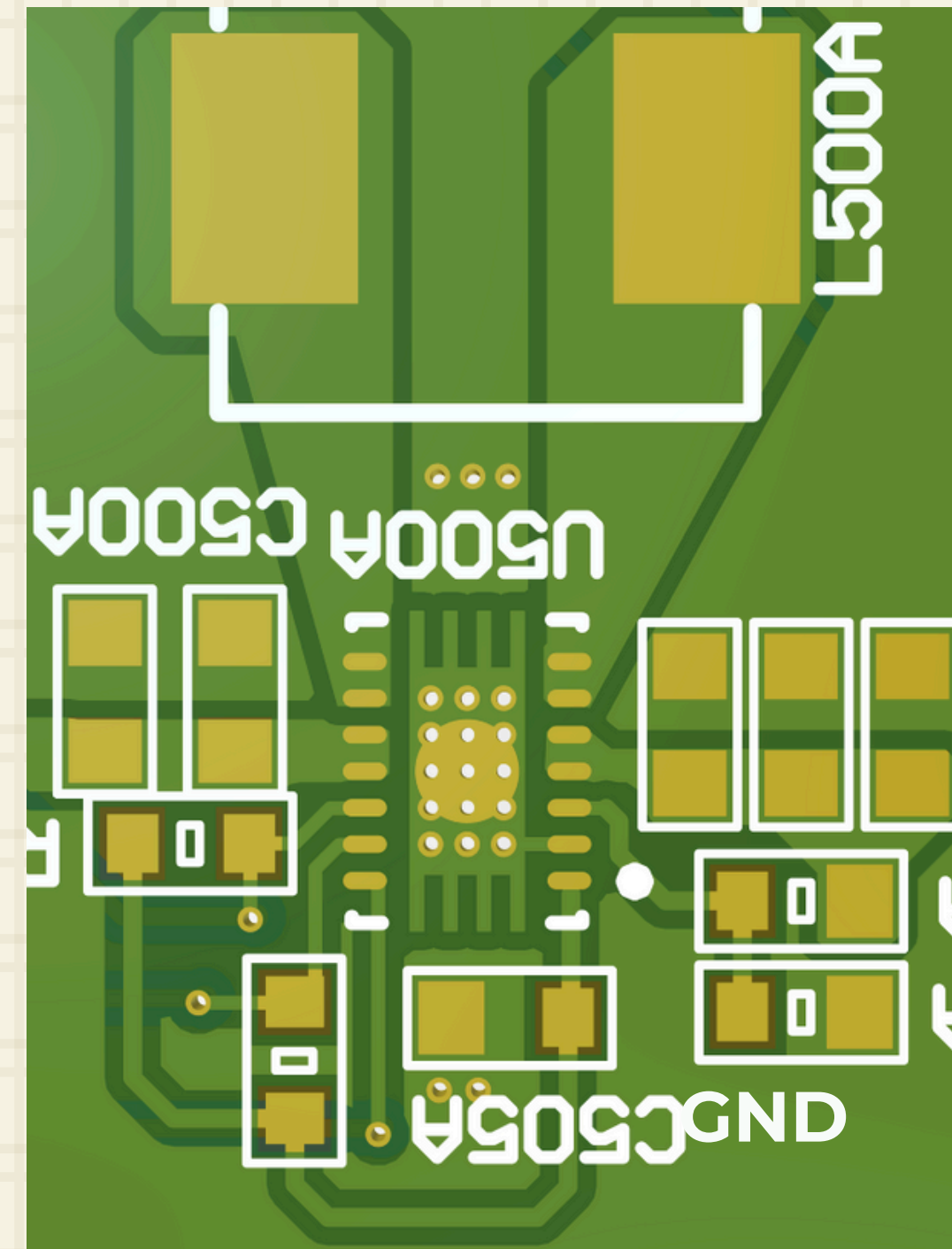
Pin 23: nối chân MCU

Pin 24: không sử dụng

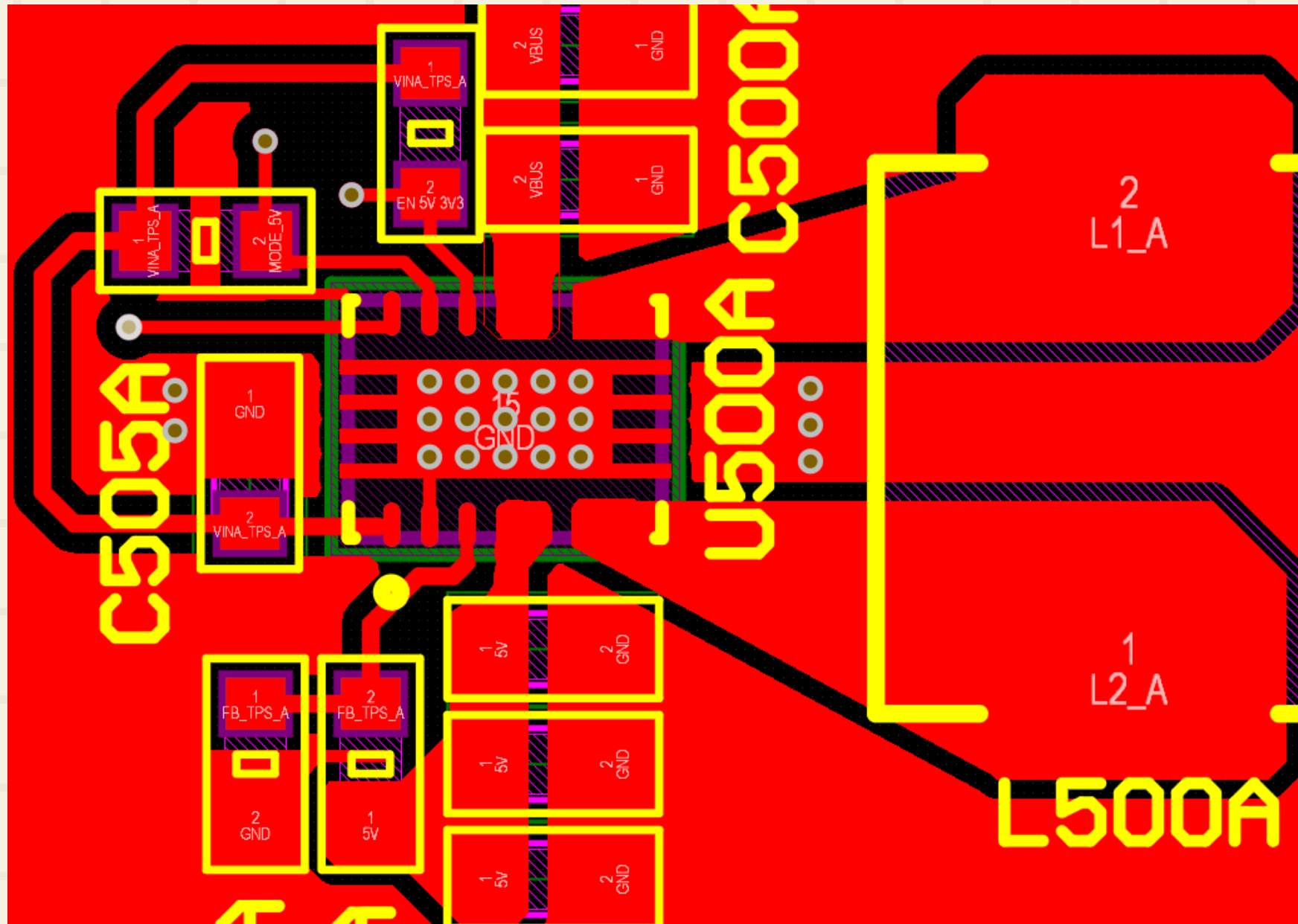
TPS63020



Layout Guidelienes



Layout thực tế



Vị trí và số lượng các trở, tụ có sự khác biệt so với guidelines điều này dẫn đến có sự khác biệt về cách kết nối trong layout thực tế



THE END

