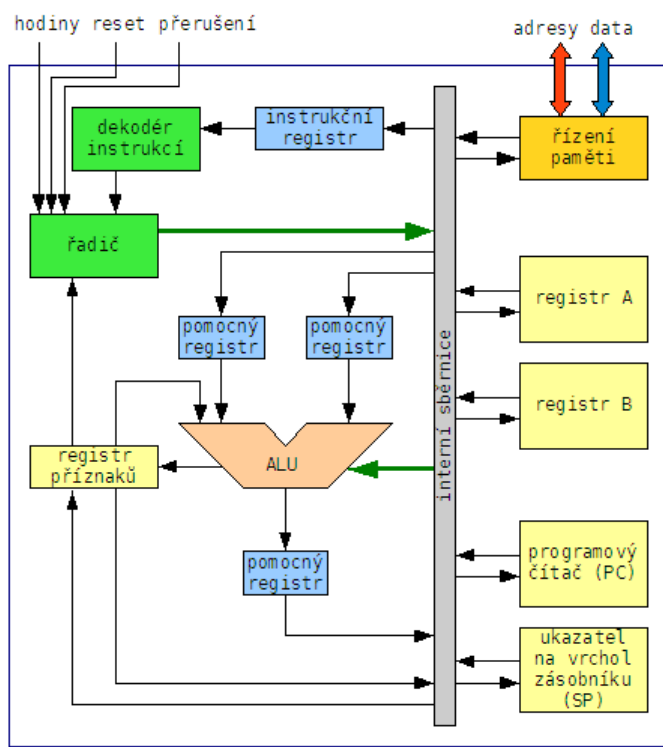


M12 Pipeline CPU

#technicke_vybaveni_pocitacu

- využívá technologii pipeline k urychlení vykonávání instrukcí
- umožňuje provádění několika instrukcí najednou v různých fázích zpracování
- efektivnější využití zdrojů procesoru
- zkrácení doby potřebné k vykonání instrukcí
- má 4 fáze (*fetch*, *decode*, *execute*, *zásah do paměti*) - instrukce procházejí skrz tyto fáze postupně
- mohou se vyskytnout **problémy**
- je důležité zajistit předcházení konfliktům

Schéma pipeline CPU



TISNÍK 2008

Popis jednotlivých **komponent** a **fází**

Fáze plnění

•