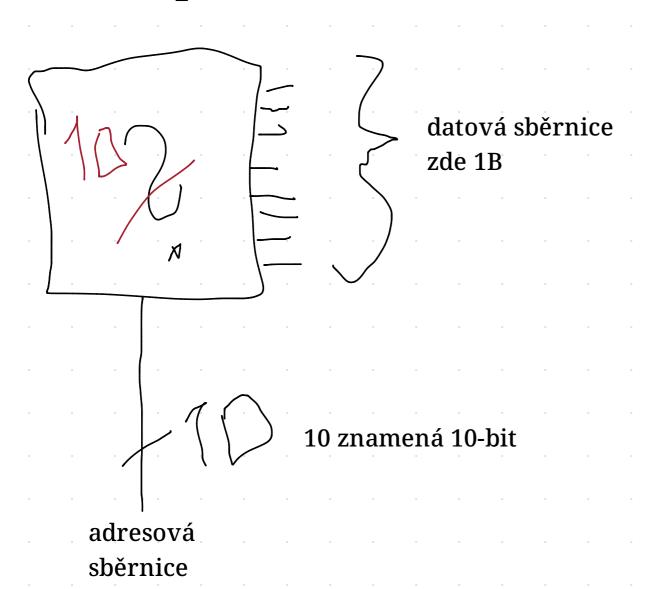
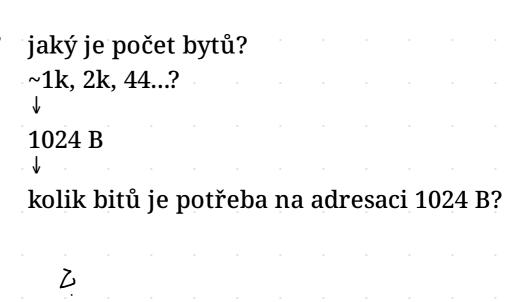
## paměť chips

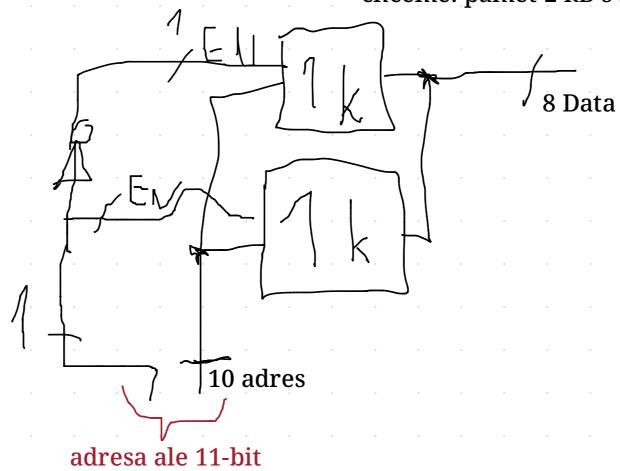




$$\frac{z}{2} = 1024$$

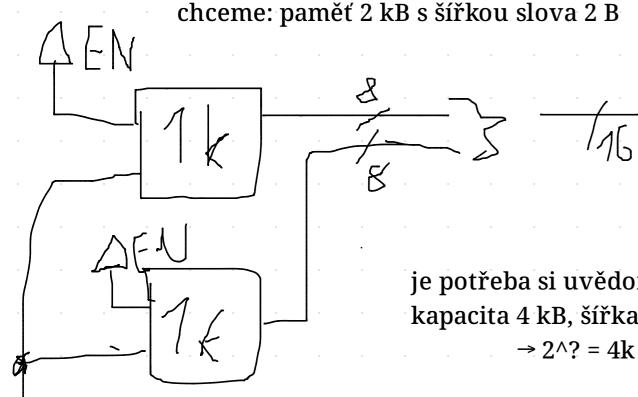
jak to vypadá vevnitř? tento čip je v podstatě "pole" ("Array") "blok pro display" problém: co když šířka slova MCU není 1 B ale 2 B? co když nepotřebujeme 1 kB ale 4 kB a máme k dispozici pouze 1 kB čipy?

zadání: máme: 1 kB čipy s šířkou dat 8-bit/1 B chceme: paměť 2 kB s šířkou slova 1 B



problém: co když šířka slova MCU není 1 B ale 2 B? co když nepotřebujeme 1 kB ale 4 kB a máme k dispozici pouze 1 kB čipy?

zadání: máme: 1 kB čipy s šířkou dat 8-bit/1 B chceme: paměť 2 kB s šířkou slova 2 B



10 ADDR

je potřeba si uvědomit že existují i kombinace sériových/paralelních zapojení: kapacita 4 kB, šířka slova 16-bit (=šířka sběrnice)